



Problem B

二进制加法器

Time limit: 2 seconds

在数字电路学习过程中，需要设计一个二进制加法器（全加器），即用门电路实现两个二进制数相加并求出和的组合线路。一位全加器可以处理低位进位，并输出本位加法进位，多个一位全加器进行级联可以得到多位全加器。

请封装一个二进制加法函数，以实现二进制加法运算。

Input

输入两个字符串型二进制数

Output

以字符串形式输出两个输入的二进制之和

Example

standard input	standard output
10101010 11111111	110101001