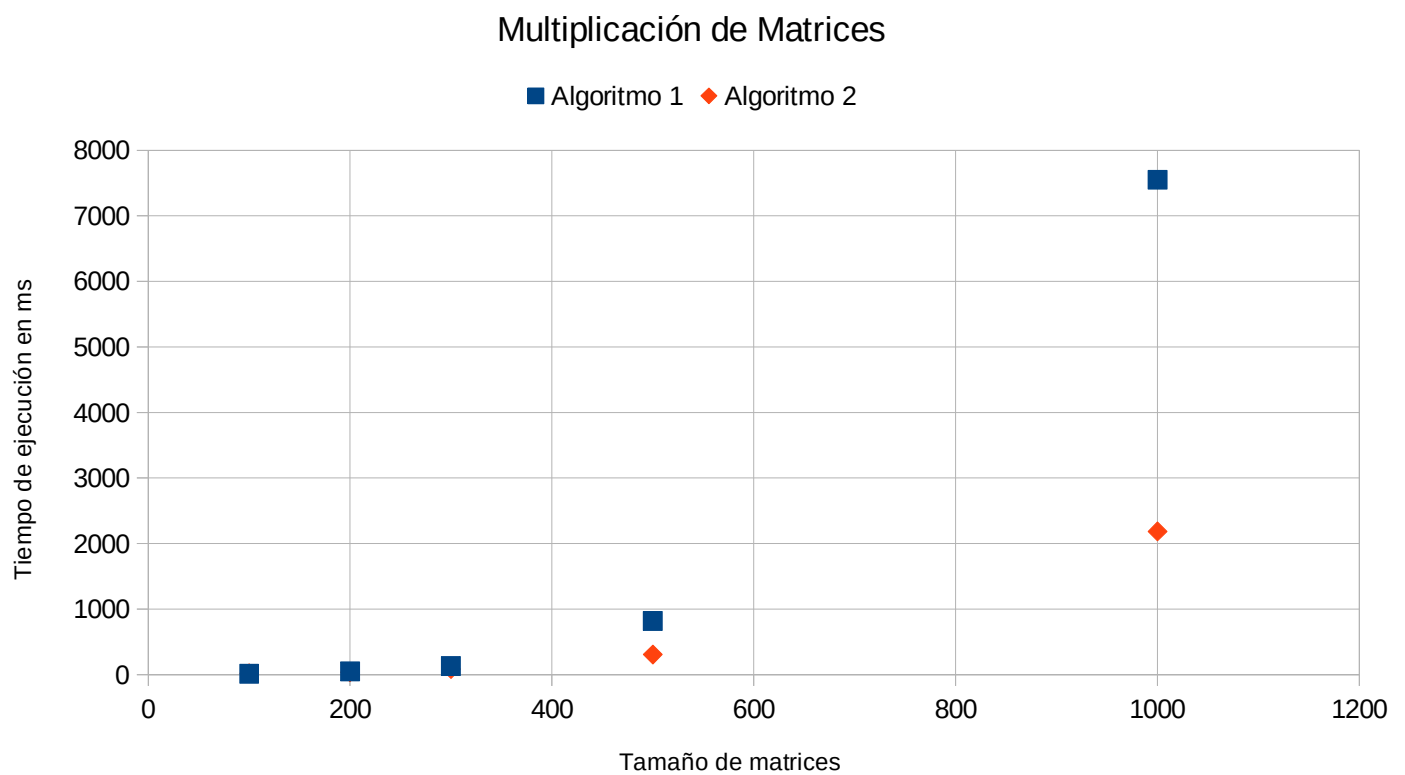


	Algoritmo 1	Algoritmo 2
100	12	19
200	49	35
300	131	85
500	818	306
1000	7551	2184



Comprobación:

```
usielarb@Tashido ~/E/S/Tarea II> java MultiplicaMatriz
Tiempo: 7525ms
usielarb@Tashido ~/E/S/Tarea II> java MultiplicaMatriz
Tiempo: 7795ms
usielarb@Tashido ~/E/S/Tarea II> java MultiplicaMatriz
Tiempo: 19ms
usielarb@Tashido ~/E/S/Tarea II> java MultiplicaMatriz
Tiempo: 49ms
usielarb@Tashido ~/E/S/Tarea II> java MultiplicaMatriz
Tiempo: 131ms
usielarb@Tashido ~/E/S/Tarea II> java MultiplicaMatriz
Tiempo: 818ms
usielarb@Tashido ~/E/S/Tarea II>

usielarb@Tashido ~/E/S/Tarea II> java MultiplicaMatriz_2
Tiempo: 17ms
usielarb@Tashido ~/E/S/Tarea II> java MultiplicaMatriz_2
Tiempo: 35ms
usielarb@Tashido ~/E/S/Tarea II> java MultiplicaMatriz_2
Tiempo: 85ms
usielarb@Tashido ~/E/S/Tarea II> java MultiplicaMatriz_2
Tiempo: 306ms
usielarb@Tashido ~/E/S/Tarea II>
```

Especificaciones de la pc.

```
fish /home/usielarb/Escritorio/Sistemas Distribuidos/Tarea II 73x38
Pruebe con: sudo apt install <nombre del paquete deb>

usielarb@Tashido ~/E/S/Tarea II> lscpu
Arquitectura:                x86_64
modo(s) de operación de las CPUs:  32-bit, 64-bit
Orden de los bytes:          Little Endian
CPU(s):                      2
Lista de la(s) CPU(s) en línea:  0,1
Hilo(s) de procesamiento por núcleo: 1
Núcleo(s) por «socket»:        2
«Socket(s)»                  1
Modo(s) NUMA:                 1
ID de fabricante:             AuthenticAMD
Familia de CPU:                21
Modelo:                       112
Nombre del modelo:             AMD A9-9410 RADEON R5, 5 COMPUTE COR
ES 2C+3G
Revisión:                     0
CPU MHz:                      3187.253
CPU MHz máx.:                 2900.0000
CPU MHz mín.:                 1400.0000
BogoMIPS:                     5789.69
Virtualización:               AMD-V
Caché L1d:                    32K
Caché L1i:                    64K
Caché L2:                     1024K
CPU(s) del nodo NUMA 0:       0,1
Indicadores:                   fpu vme de pse tsc msr pae mce cx8 a
pic sep mtrr pge mca cmov pat pse36 clflush mmx fxsr sse sse2 ht syscall
```

EXPLICACIÓN:

Ambos tiempos se incrementan exponencialmente en primera por que cualquier algoritmo de multiplicación de matrices tiene una complejidad cúbica pero hay una diferencia notable en los dos algoritmos ya que el segundo al usar la matriz transpuesta B ayuda a que los datos que vayan requiriendo se obtengan con menos llamadas. Solamente al momento de realizar las operaciones se hace esta corrección en los iteradores para que se realice correctamente la multiplicación.