Partiel S1 Architecture des ordinateurs

Durée: 1 h 30

Nom : Prénom :	Groupe:
----------------	---------

Répondre exclusivement sur le sujet. Ne pas détailler les calculs sauf si cela est explicitement demandé. Ne pas écrire à l'encre rouge.

Exercice 1 (2 points)

Convertissez les nombres suivants de la forme de départ vers la forme d'arrivée. Ne pas écrire le résultat sous forme de fraction ou de puissance (p. ex. écrire 0,25 et non pas $\frac{1}{4}$ ou 2^{-2}).

Nombre à convertir	Forme de départ	Forme d'arrivée	Résultat
101011101,0101	Binaire	Décimale	
1E2,5	Hexadécimale	Décimale	
750	Décimale	Base 5	
1707,66	Hexadécimale	Base 8	

Exercice 2 (5 points)

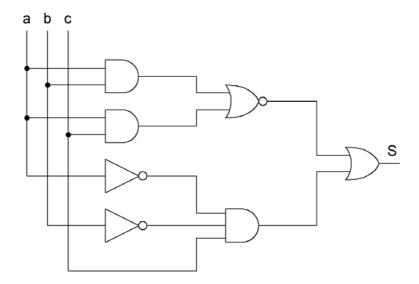
Effectuez les opérations suivantes en binaire (les deux opérandes et le résultat sont codés sur 8 bits). Convertissez le résultat en une valeur décimale non signée et signée. Si un dépassement apparaît, écrire « ERREUR » à la place de la valeur décimale.

Onévotion	Dágultat himaina	Valeur d	écimale
Opération	Résultat binaire	Non signée	Signée
10110111 + 00101101			
01011010 - 10001101			
01110111 + 11111000			
10000001 - 10000000			
11010111 - 01111100			

Partiel S1 1/6

Exercice 3 (3 points)

On cherche à simplifier le montage ci-dessous :



1. Exprimez, sans simplification, la sortie S en fonction des entrées a, b et c.

S =

2. Donnez l'expression la plus simplifiée de S.

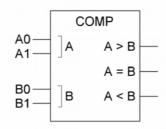
S =

3. À partir de l'expression la plus simplifiée, donnez un nouveau montage constitué de trois portes NON, d'une porte ET à deux entrées et d'une porte OU à deux entrées.

Partiel S1 2/6

Exercice 4 (4 points)

On souhaite réaliser le comparateur suivant :



Les entrées A et B représentent deux entiers non signés sur deux bits (A0 et B0 sont les bits de poids faible):

- Si A > B alors la sortie 'A > B' est au niveau logique 1 et les autres sorties sont au niveau logique 0;
- Si A = B alors la sortie A = B' est au niveau logique 1 et les autres sorties sont au niveau logique 0;
- Si A < B alors la sortie 'A < B' est au niveau logique 1 et les autres sorties sont au niveau logique 0.
- 1. Complétez la table de vérité suivante :

A1	A0	B1	В0	A > B	A = B	A < B
0	0	0	0			
0	0	0	1			
0	0	1	0			
0	0	1	1			
0	1	0	0			
0	1	0	1			
0	1	1	0			
0	1	1	1			
1	0	0	0			
1	0	0	1			
1	0	1	0			
1	0	1	1			
1	1	0	0			
1	1	0	1			
1	1	1	0			
1	1	1	1			

2. Sans l'aide de tableaux de Karnaugh, donnez l'expression simplifiée de la sortie 'A = B'. Utilisez une simplification à l'aide de l'opérateur OU EXCLUSIF.

Partiel S1 3/6

3. Remplissez les tableaux de Karnaugh ci-dessous (bulles comprises) puis donnez les expressions simplifiées des sorties A > B' et A < B'. Aucun point ne sera attribué à une expression si son tableau est faux.

			B1	B0	
	A > B	00	01	11	10
	00				
A1 A0	01				
A1 A0	11				
	10				

	A < B	00	01	11	10
A 1 A 0	00				
A1 A0	01				
	11				
	10				

B1 B0

A > B' = A < B' =

Exercice 5 (6 points)

Soit les tables de vérité ci-dessous. A, B, C et D sont les entrées. U, V, W, X, Y et Z sont les sorties.

A	В	C	U	V
0	0	0	0	1
0	0	1	1	1
0	1	0	0	1
0	1	1	1	1
1	0	0	0	1
1	0	1	0	0
1	1	0	0	0
1	1	1	0	1

A	В	C	W	X
0	0	0	0	0
0	0	1	1	1
0	1	0	1	1
0	1	1	0	1
1	0	0	0	1
1	0	1	1	0
1	1	0	1	0
1	1	1	0	0

A	В	C	D	Y	Z
0	0	0	0	0	1
0	0	0	1	0	0
0	0	1	0	0	1
0	0	1	1	Φ	0
0	1	0	0	0	0
0	1	0	1	0	Φ
0	1	1	0	0	0
0	1	1	1	Φ	Φ
1	0	0	0	Φ	1
1	0	0	1	Φ	0
1	0	1	0	1	1
1	0	1	1	1	0
1	1	0	0	1	0
1	1	0	1	1	Φ
1	1	1	0	1	0
1	1	1	1	1	Φ

Partiel S1 4/6

onnez la	seconde	forme c	anonique	e de la sor	tie V.					
us simpl	ifiée poi	ır chaqu	e sortie.	Aucun p	oint ne	sera attr	ibué à 1	une exp	ression s	-
		D	eC.			ſ	v	1		1
w	00			10				0	1	┨
0		01	11	10			01			1
1						AB	11			1
W =		J					10			
							X =			
		C	CD		_			C	CD	
Y	00	01	11	10		Z	00	01	11	10
00					-	00				
01					AB	01				
11					-	11				
10						10				
	emplisse us simpl t faux. F	emplissez les dia us simplifiée pou t faux. Pour l'in W 00 0 1 W =	emplissez les diagramme us simplifiée pour chaqu t faux. Pour l'instant, no B W 00 01 0 1 W =	emplissez les diagrammes de Karus simplifiée pour chaque sortie. t faux. Pour l'instant, ne pas sin BC W 00 01 11 0 1 W = CD Y 00 01 11	emplissez les diagrammes de Karnaugh cius simplifiée pour chaque sortie. Aucun pt faux. Pour l'instant, ne pas simplifier à BC W 00 01 11 10 0 1 W = CD Y 00 01 11 10	BC W 00 01 11 10 0	emplissez les diagrammes de Karnaugh ci-dessous (bulles dus simplifiée pour chaque sortie. Aucun point ne sera attrit faux. Pour l'instant, ne pas simplifier à l'aide de l'opéra BC W 00 01 11 10 AB W = CD Y 00 01 11 10 Z	emplissez les diagrammes de Karnaugh ci-dessous (bulles comprise us simplifiée pour chaque sortie. Aucun point ne sera attribué à ut faux. Pour l'instant, ne pas simplifier à l'aide de l'opérateur Older de l'opérateur de l'opérateu	emplissez les diagrammes de Karnaugh ci-dessous (bulles comprises) puis us simplifiée pour chaque sortie. Aucun point ne sera attribué à une exp t faux. Pour l'instant, ne pas simplifier à l'aide de l'opérateur OU EXCL BC W 00 01 11 10 00 01 01 11 10 00 01 01 01	C

Partiel S1 5/6

Partiel S1 6/6