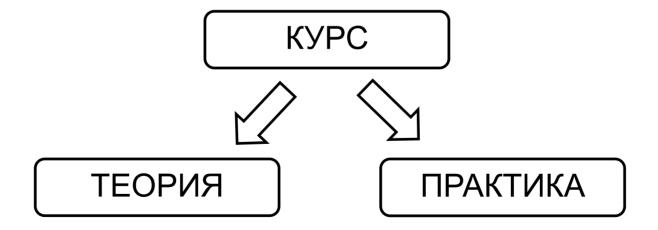




Проектирование простых цифровых устройств

Владимир Хрусталев Email : v_crys@mail.ru Обзор существующих утилит для разработки устройств

«В ВУЗе нужно излагать материал на высоком профессиональном уровне. Но поскольку этот уровень проходит значительно выше головы среднего студента, я буду объяснять на пальцах. Это не очень профессионально, зато понятно». Неизвестный преподаватель





Теория

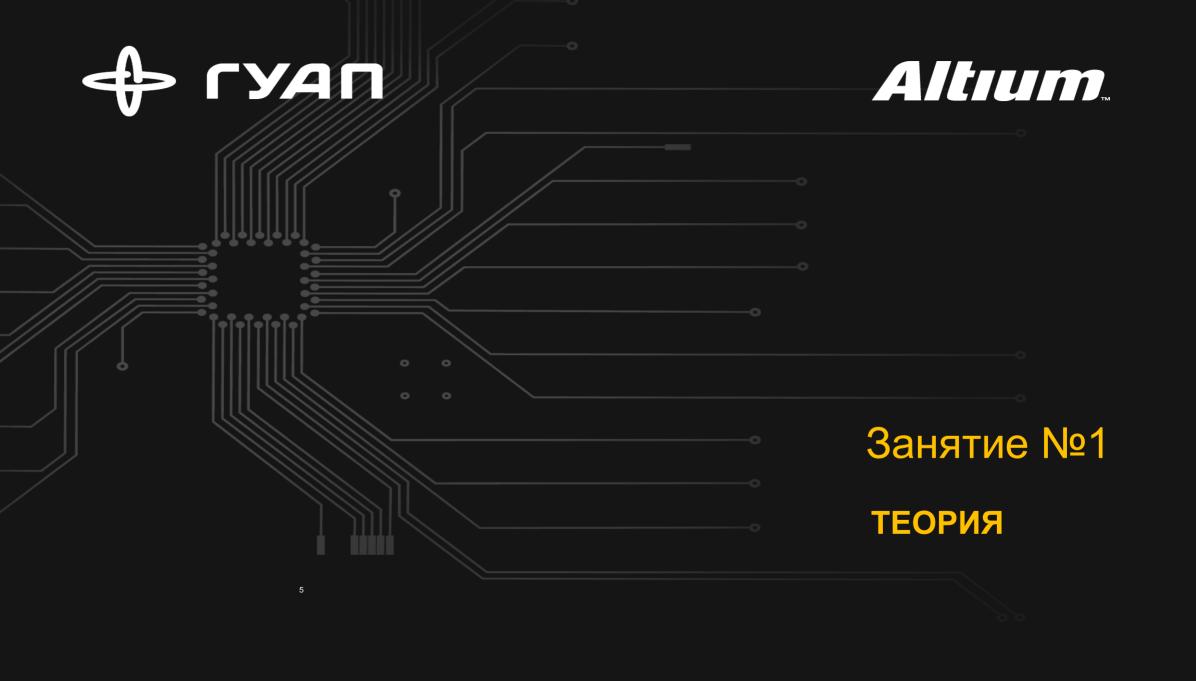
- 1. Введение. Обзор существующих утилит для разработки устройств
- 2. Современные подходы к проектированию устройств (иерархическая схемотехника, системы контроля версий, структура типового отдела разработки)
- 3. Технический цикл производства печатных плат
- 4. Современная компонентная база
- 5. Оборудование, используемое при разработке и отладке устройств
- 6. Краткий обзор классических цифровых интерфейсов



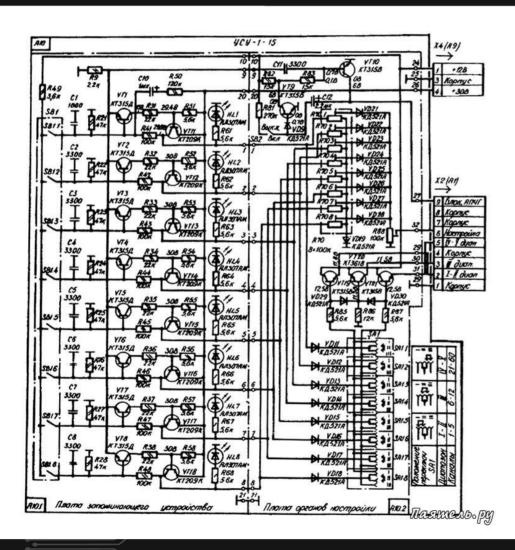
Практика

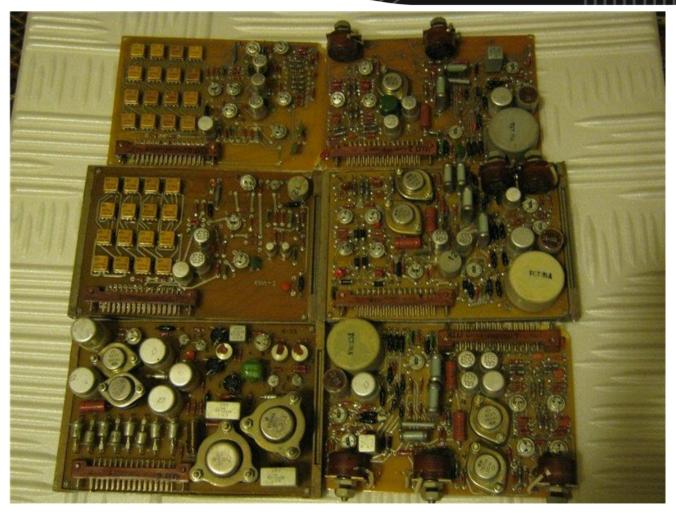
- 1. Введение (знакомство, установка софта, разбор решаемой задачи)
- 2. Библиотеки компонентов (создаем два компонента)
- 3. Разработка схемы (вспоминаем схемотехнику, делаем схему)
- 4. Преобразование схемы в плату (дорабатываем схему, конвертируем ее в плату)
- 5. Трассировка платы
- 6. Подготовка платы к производству. Заключение





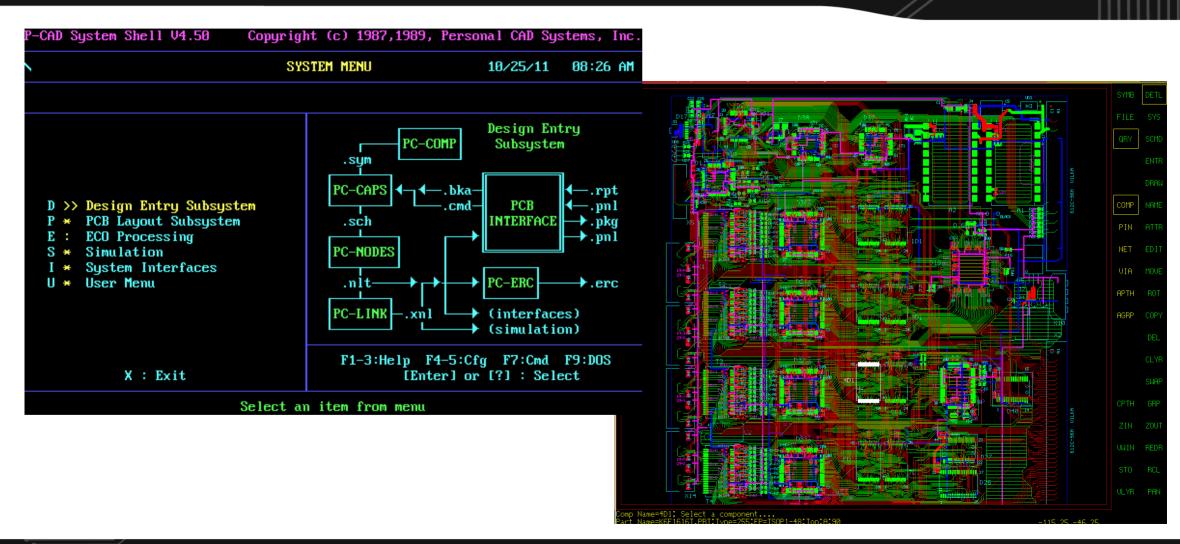
Подходы к проектированию устройств (до 1980-ых)





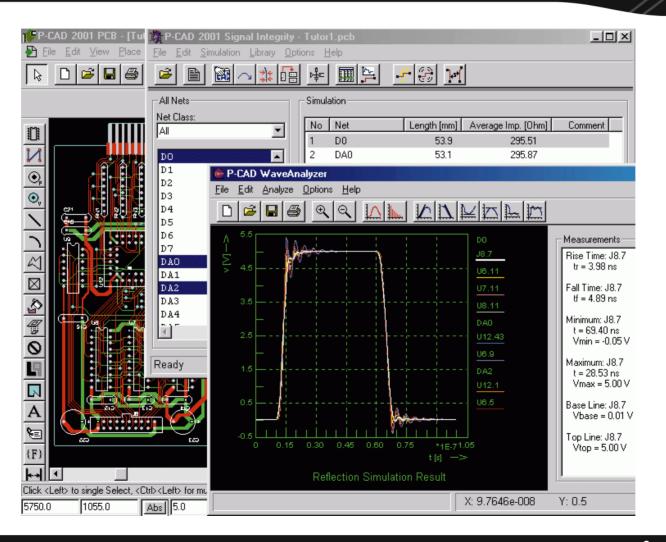


Подходы к проектированию устройств (1980-е 1990-е)



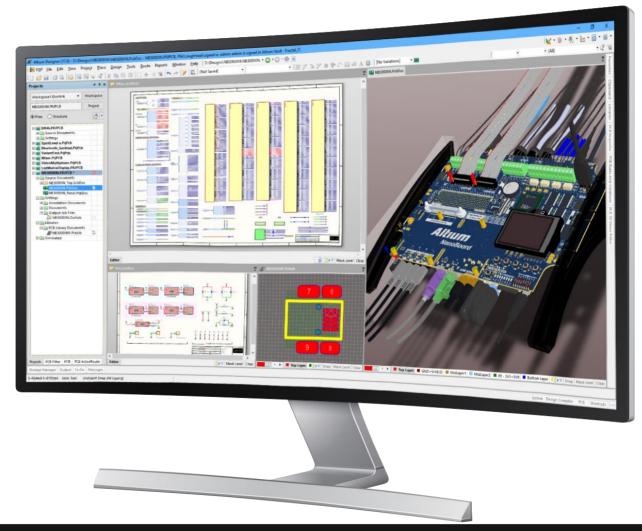


Подходы к проектированию устройств (2000-е)





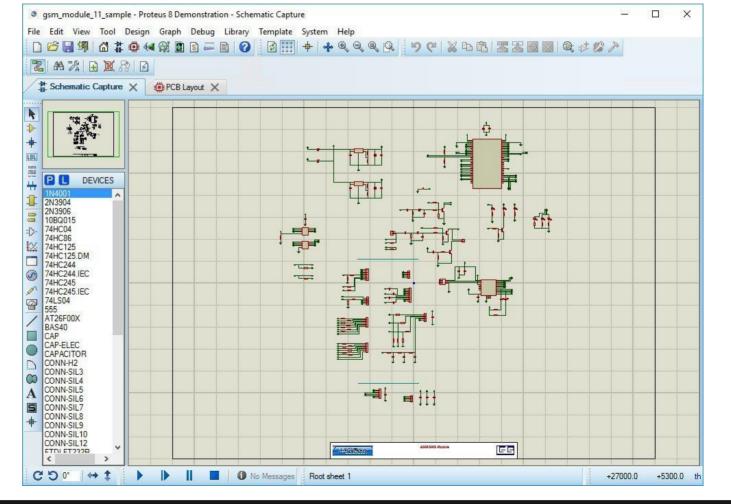
Подходы к проектированию устройств (2020-е)





Софт для разработчика аппаратуры

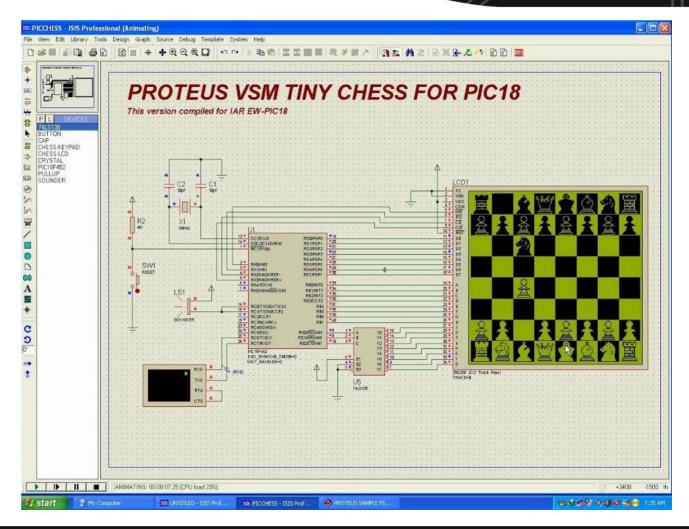
- Proteus
- Micro-CAP
- EasyEDA
- OrCAD / Allegro Cadence
- Spectra
- TopoR
- CAM350
- SolidWorks
- Altium Designer *u* ∂*p*.





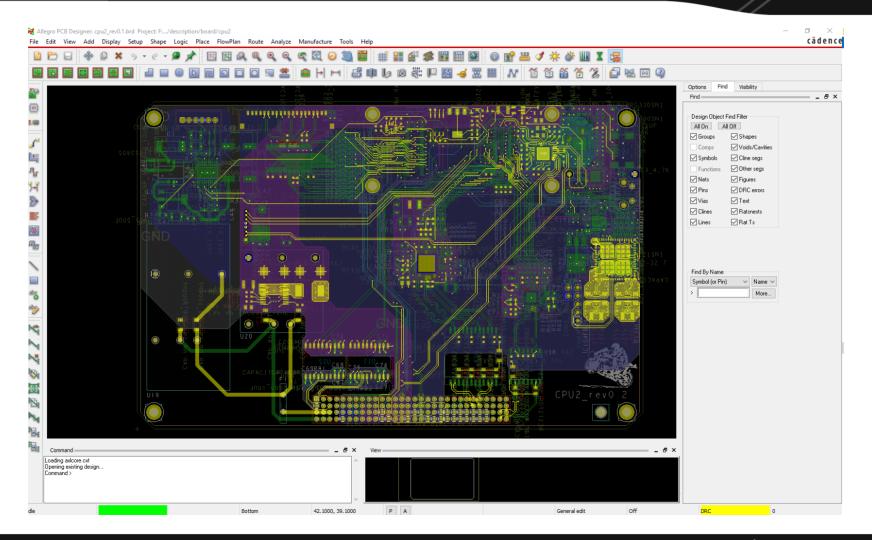
CAD Proteus

VSM Программный Proteus пакет собрать любого схему позволяет электронного устройства и симулировать его работу, выявляя ошибки, допущенные на стадии проектирования и трассировки. Программа состоит И3 ДВУХ модулей. **ISIS** – редактор электронных схем с последующей имитацией работы. ARES – редактор печатных плат, оснащенный автотрассировщиком Electra, встроенным редактором библиотек и автоматической системой размещения компонентов на плате. Кроме этого ARES может создать трехмерную модель печатной платы.



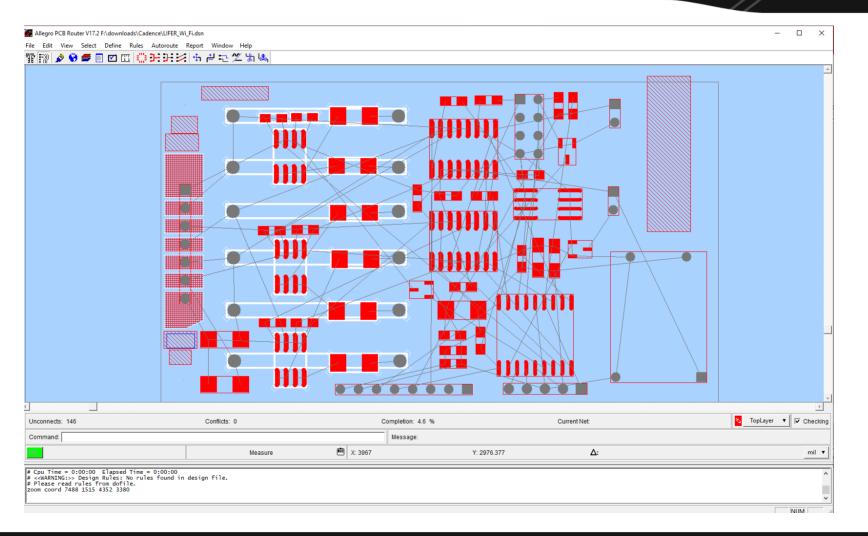


OrCAD



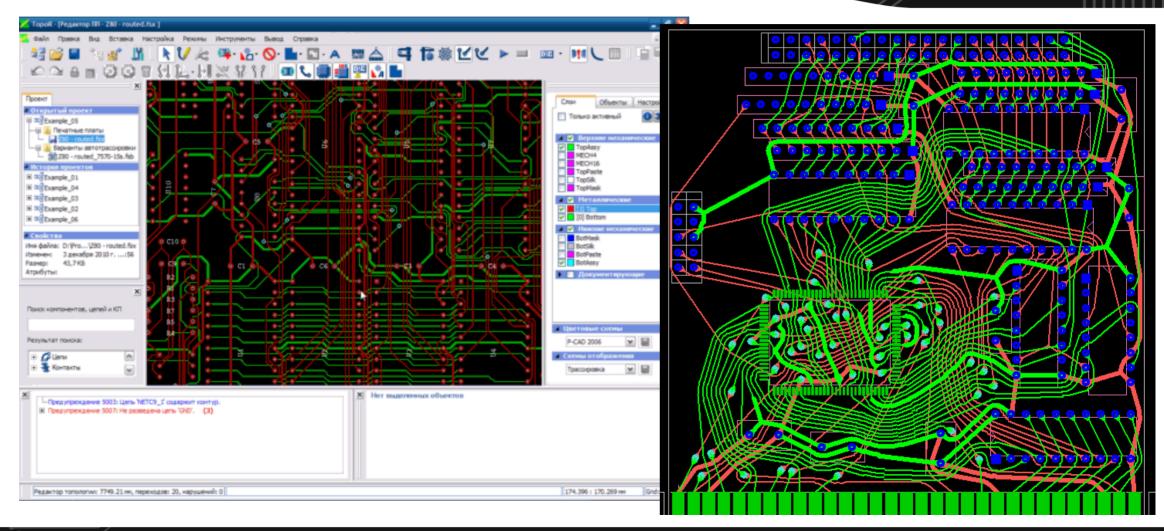


Spectra



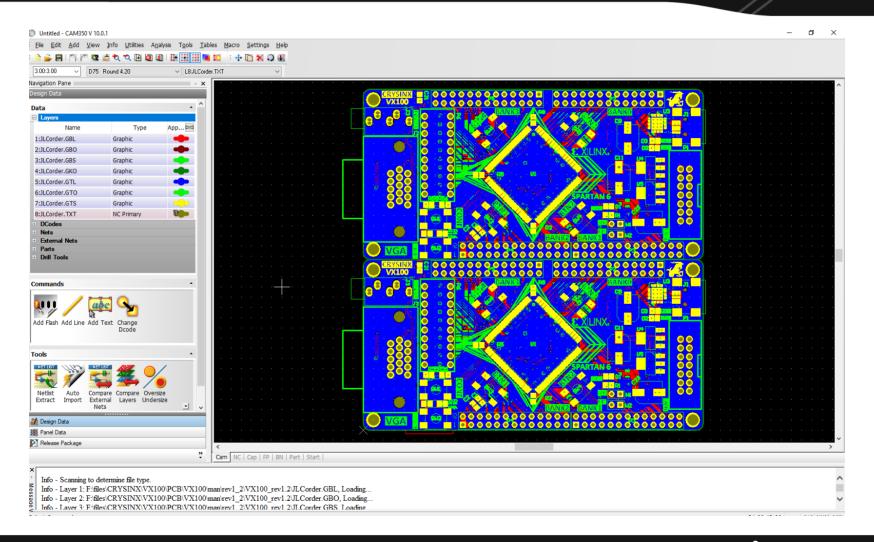


TopoR



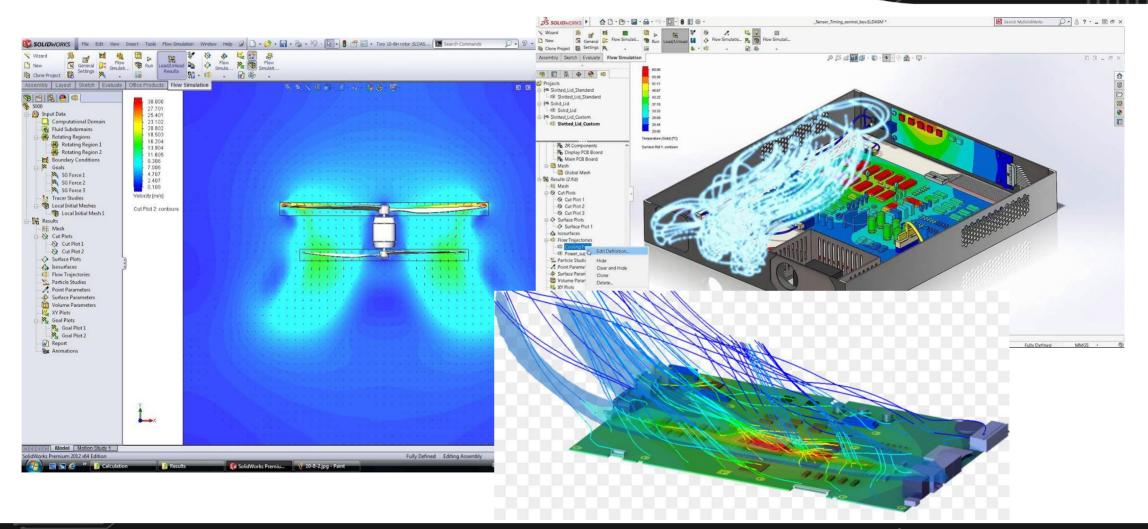


CAM350





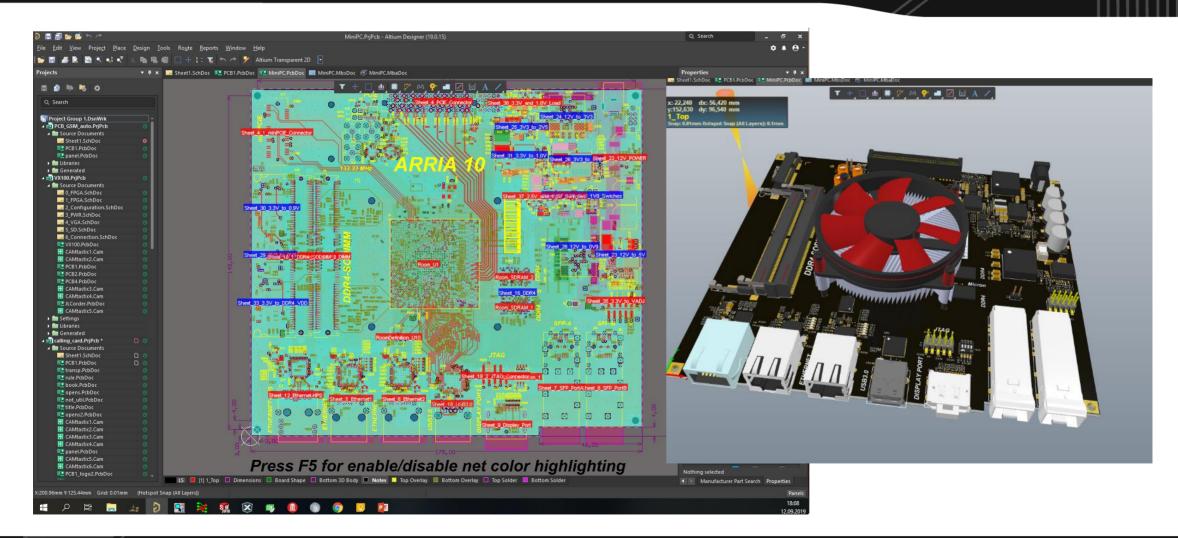
SolidWorks





Altium Designer

Copyright © 2009 Altium Limited – AD Overview – JK, V2.2



Altium Designer: история

Altium Designer -- комплексная система автоматизированного проектирования радиоэлектронных средств, разработанная австралийской компанией Altium. История продукта начинается с конца прошлого столетия.

Nicholas Martin, разработчик электроники, понимает, что имеющиеся инструменты не имеют достаточного функционала для эффективной работы. Он решает создать продукт, который бы можно было использовать для разработки электроники на платформе ПК.

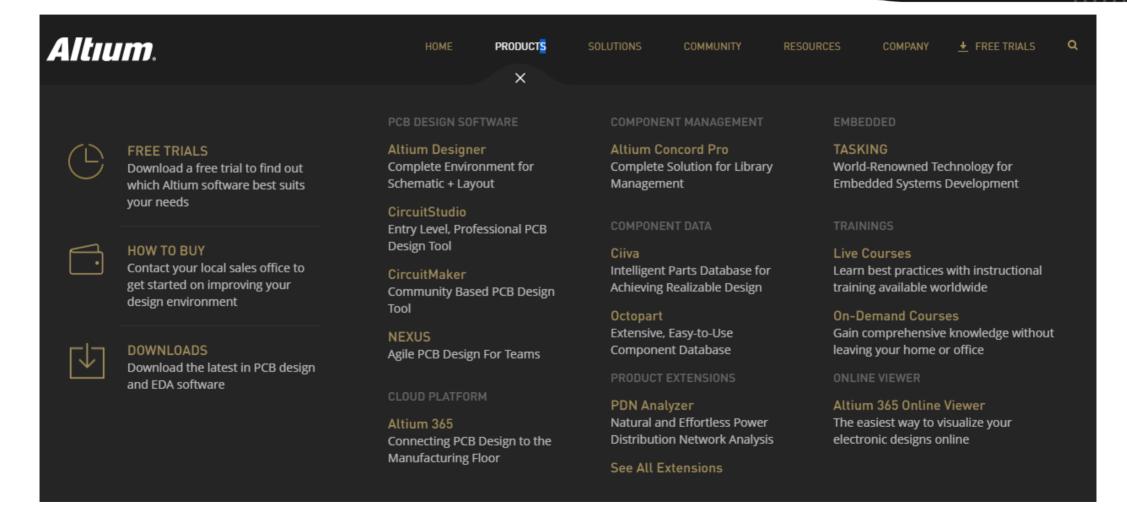
В 1985 году он основывает фирму Protel, в этом же году выходит первый одноименный продукт.

В августе 1999 года, бренд Altium регистрируется в качестве публичной компании. Компания продолжает разработку и выпуск новых версий этого инструмента проектирования, выходит версия Protel для Windows.

Параллельно с этим идет разработка продукта под маркой P-CAD. В 1988 году P-CAD является самым популярным продуктом среди систем автоматизированного проектирования, опережая такие компании как Autotrol, Calma, Intergraph, Daisy, Mentor, Cadnetix, CAE Systems, ECAD, SDA Syatems и другие. В 1990 Altium покупает PCAD и параллельно ведет работу над двумя продуктами. Выходит Protel 4. В 2006 выходит последняя версия P-CAD 2006 SP2. После чего работа над P-CAD заканчивается. В этом же году выходит новый продукт Altium Designer 6. Он включает в себя все наработки P-CAD и Protel.В 2008 Altium прекращает поддержку и поставки P-CAD. Дальнейшая работа идет только над Altium Designer.



Altium: экосистема

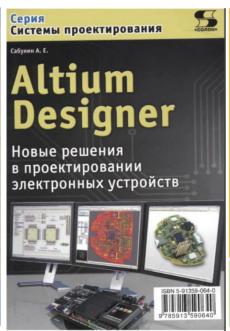




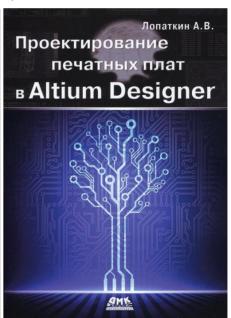
Altium Designer: Литература

- Altium Designer проектирование функциональных узлов РЭС на печатных платах,
 B. Ю.Суходольский
- Altium Designer Новые решения в проектировании электронных устройств,
 A. Е. Сабунин
- Применение Altium Designer при разработке схем и печатных плат, В. П. Певчаев
- Проектирование печатных плат в Altium Designer, Лопаткин А. В. (ЭБС Лань ГУАП)







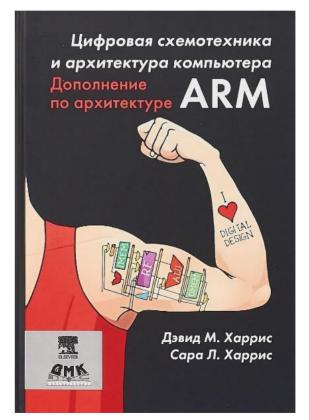




Общая литература

- Дэвид М. Харрис, Сара Л. Харрис «Цифровая схемотехника и архитектура компьютера»
- Дэвид М. Харрис, Сара Л. Харрис «Цифровая схемотехника и архитектура компьютера. Дополнение по архитектуре ARM»

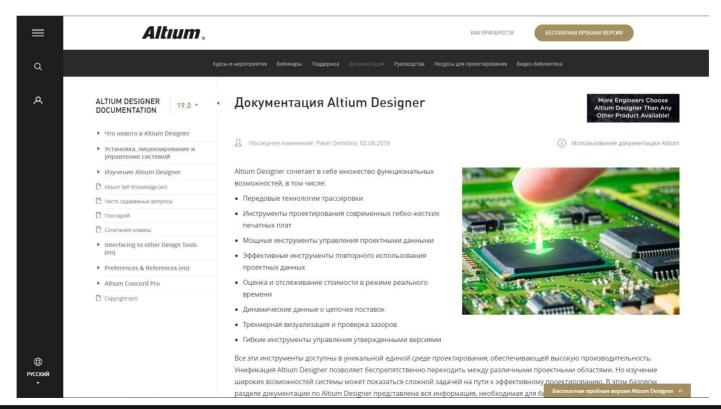






Altium Designer: дополнительные источники

- Официальная документация:
 https://www.altium.com/documentation/ru/19.0/display/ADES/Altium+Designer+Documentation
- Канал Алексей Сабунина (автора книг по Altium):
 https://www.youtube.com/user/SabuninAlexey







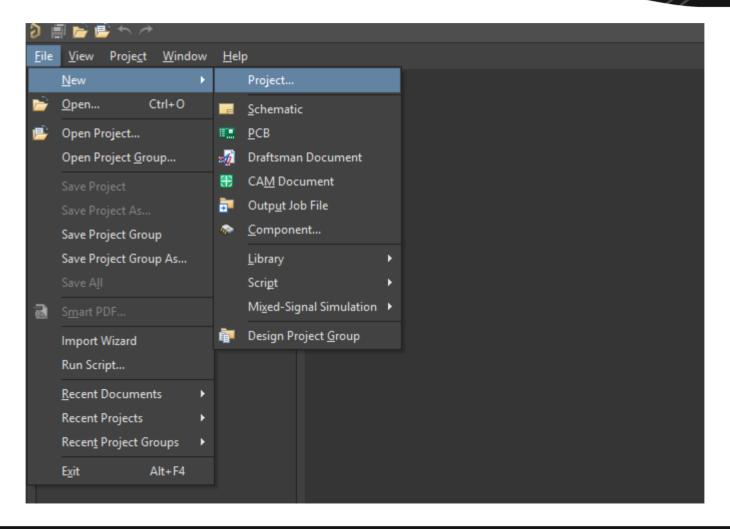
Общие слова





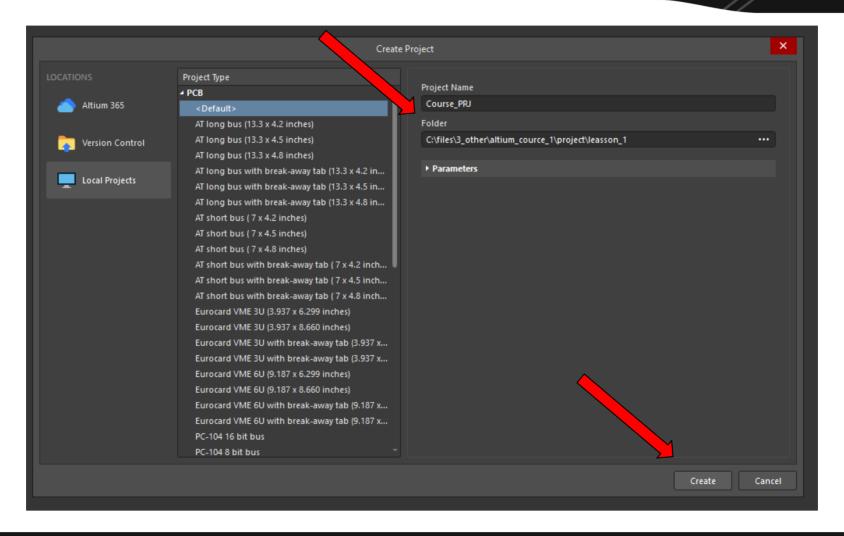
life.augmented

Создание проекта



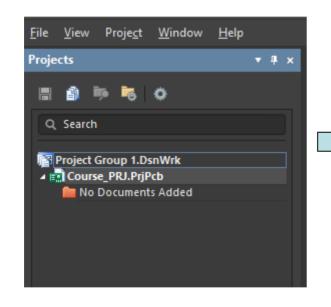


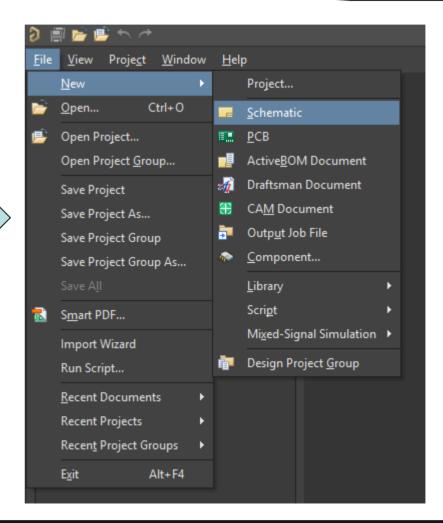
Создание проекта





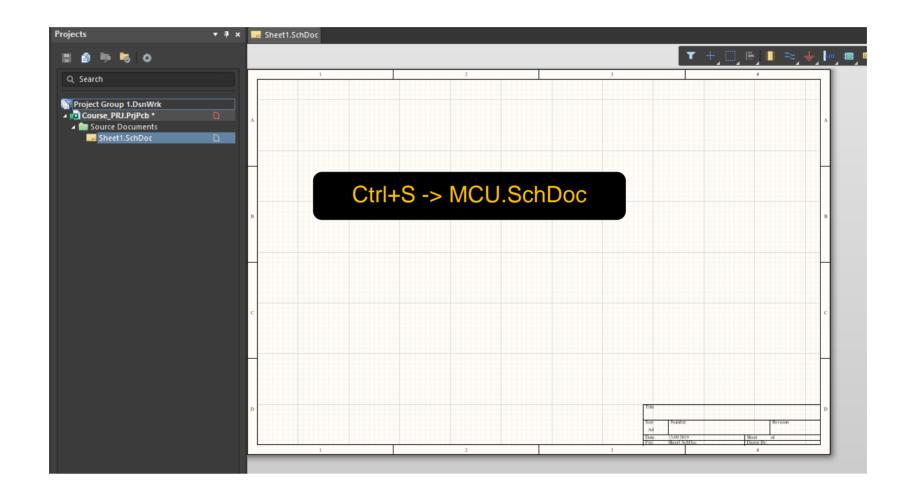
Добавление файлов в проект





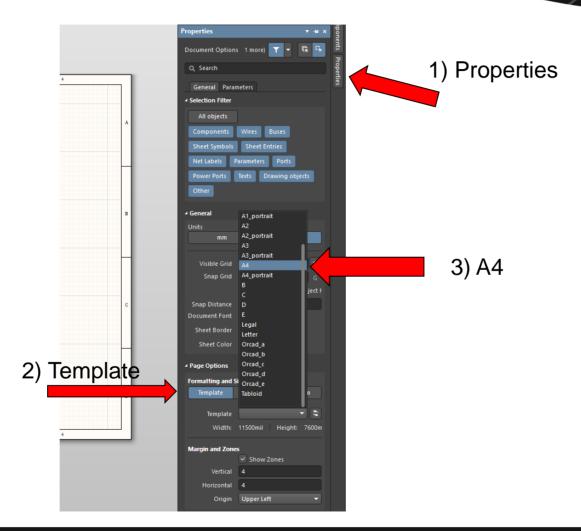


Сохраняем преокт



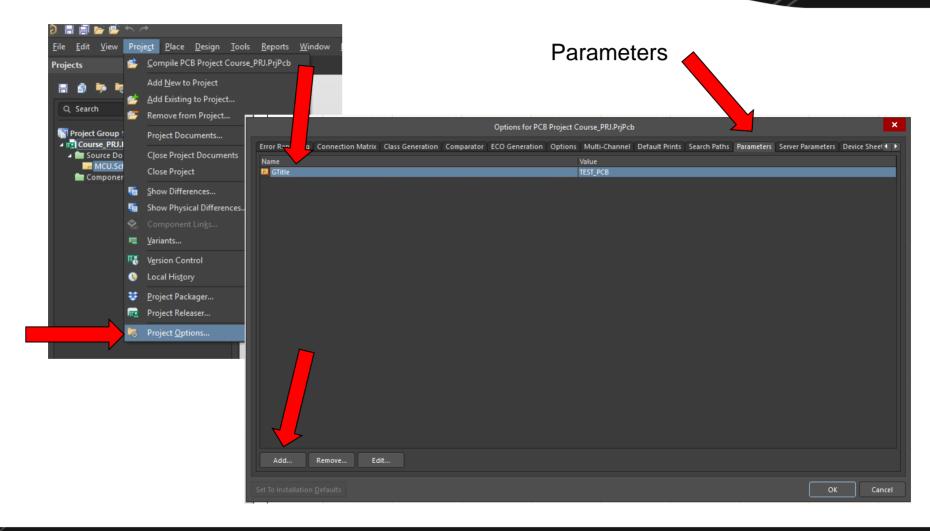


Настройка листа схемы



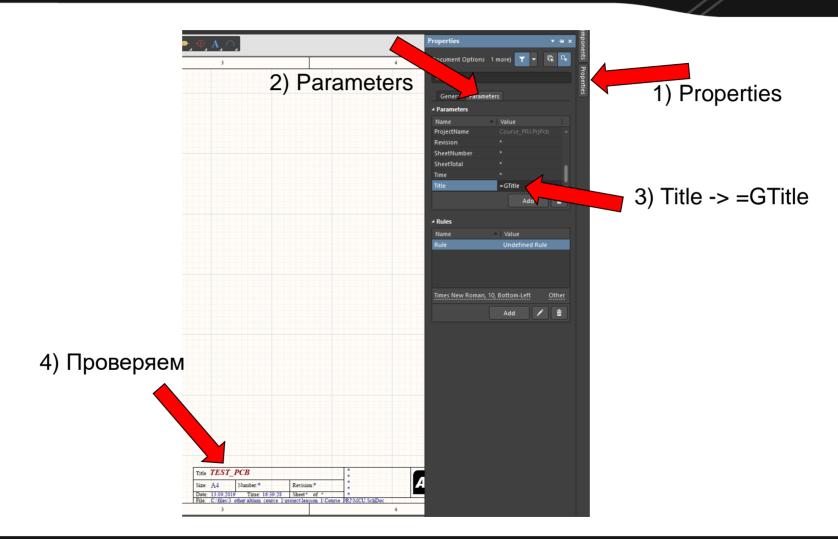


Глобальные настройки проекта

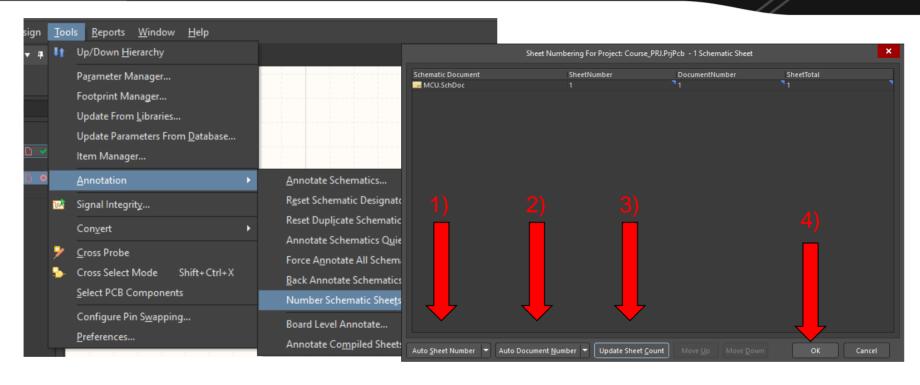




Настройка шапки листов схемотехники



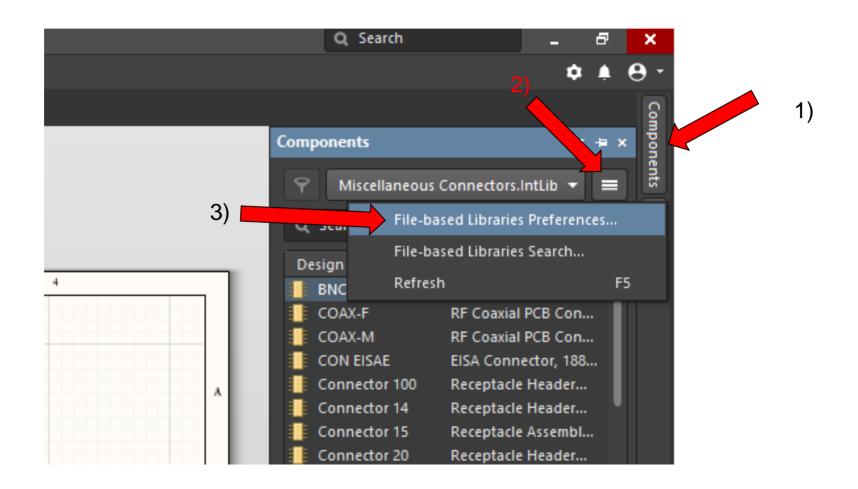
Автоматическая аннотация листов схем



Title TEST_PCB				*	
Size:	A4	Number:1	Revision:*	*	Altium.
Date:	13.09.2019	Time: 16:48:00	Sheet 1 of 1	*	1
File: C:\files\3 other\altium cource 1\project\leasson 1\Course PRJ\MCU.SchDoc					

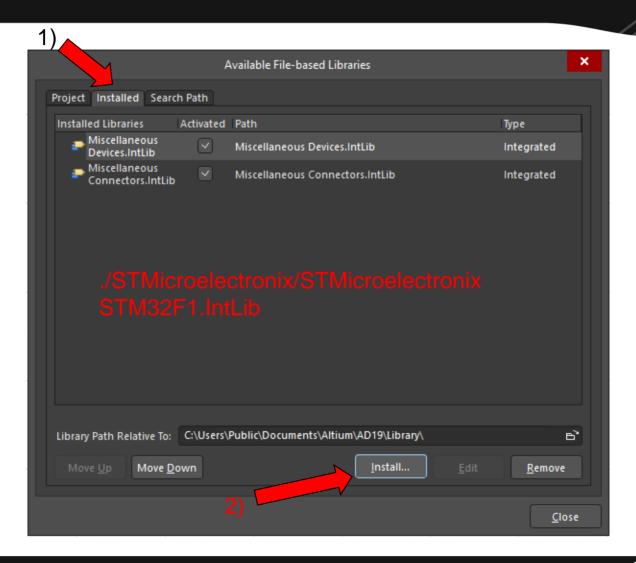


Добавление библиотек в проект





Добавление библиотек в проект (2)





Поиск компонента и добавление его на схему





Панель инструментов



Фильтр компонентов

Copyright © 2009 Altium Limited - AD Overview - JK, V2.2

Перемещение компонентов

Выделение компонентов

Выравнивание компонентов

Окно компонентов (components)

Соединения (проводники)

Стандартные обозначения

Жгуты (именованные проводники)

Обозначение листа схемотехники

Межлистовое соединение

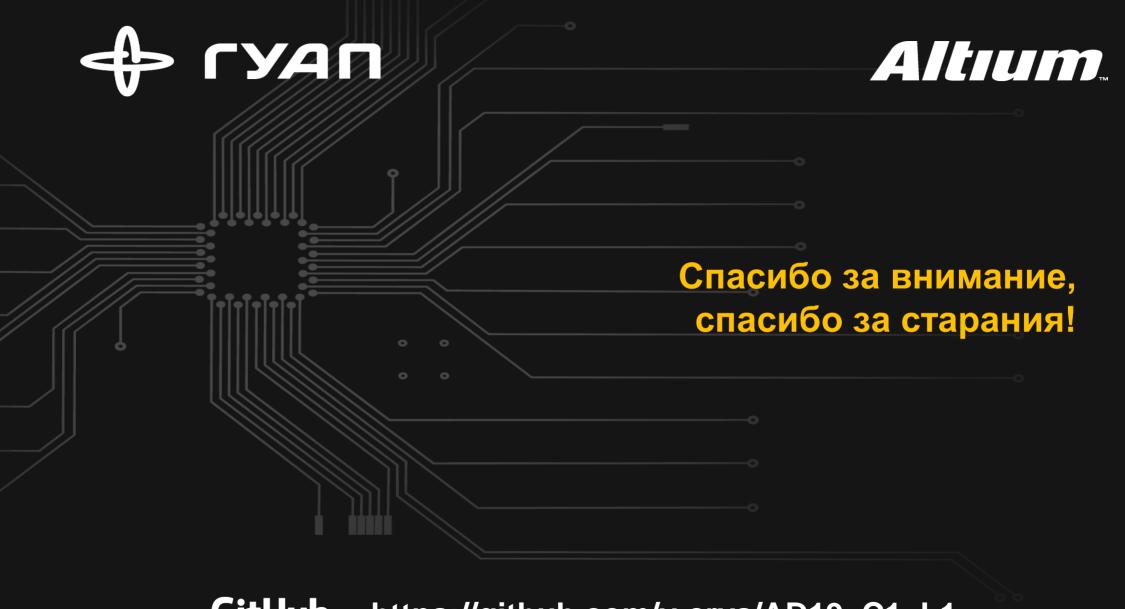
Особые параметры

Работа с текстом

Геометрические фигуры







GitHub https://github.com/v-crys/AD19_C1_L1