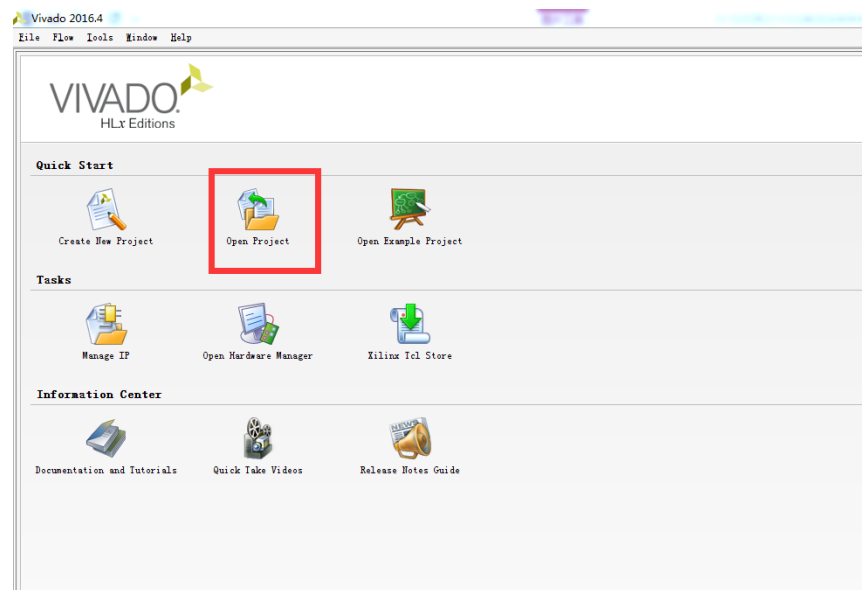
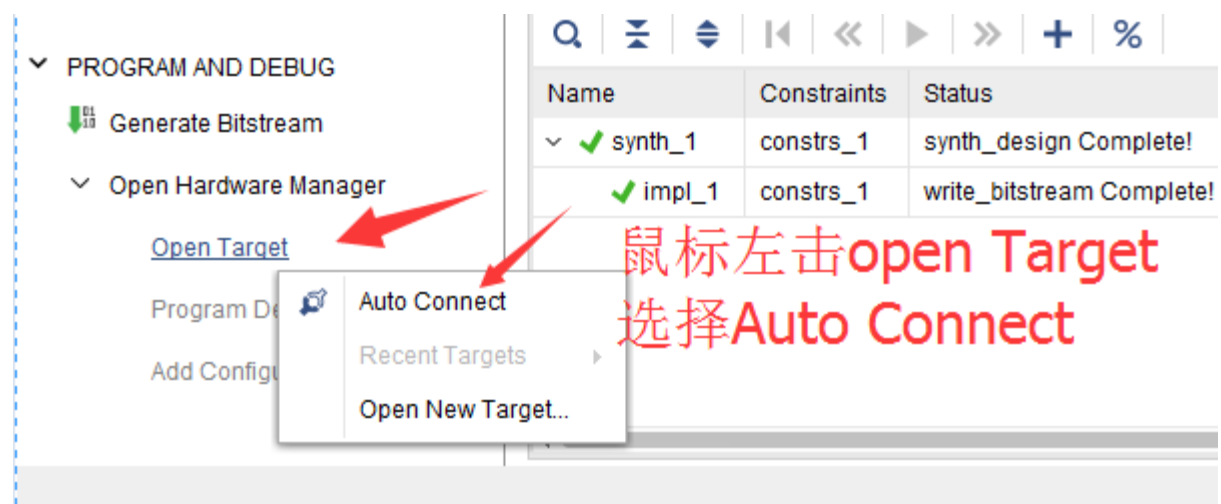


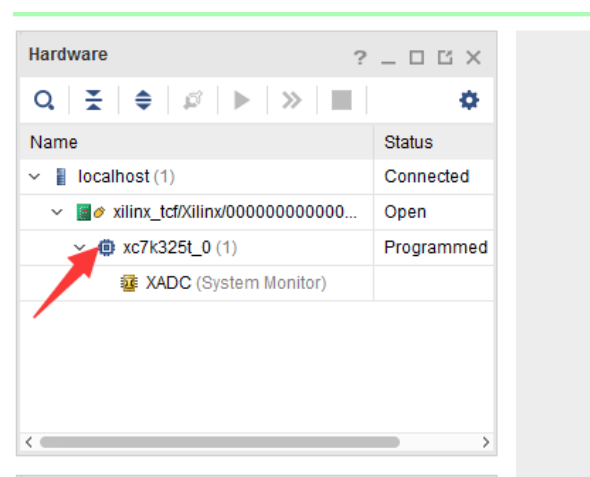
## 1. 打开工程



## 2. 连接单板, 打开一个例程



## 3. 正常连接后显示



4. 下载 bit 程序, 该操作是将程序烧写到 FPGA 中, 下电后需要重新烧写:

