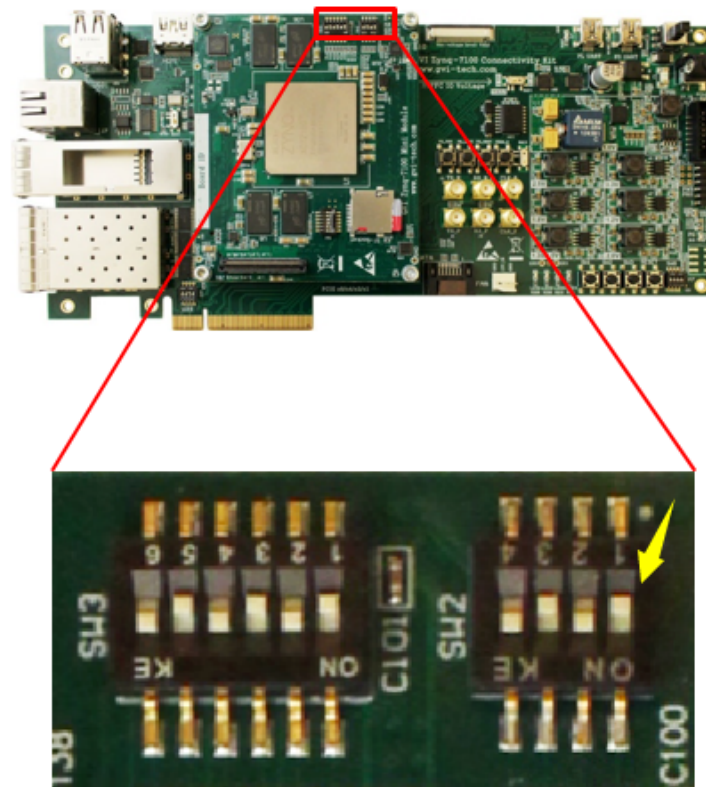


请使用 Vivado2016.4 打开这个工程,低版本无法运行

设置核心板上的 启动模式,设置成 **JTAG** 模式, 注意拨码开关的数字位一定要正确,比如 SW2 的 1 对应黄色箭头位置

	SW2				SW3					
	1	2	3	4	1	2	3	4	5	6
<b>JTAG</b>	OFF	ON	OFF	ON	OFF	ON	OFF	ON	OFF	ON
<b>QSPI</b>	ON	OFF	OFF	ON	OFF	ON	OFF	ON	OFF	ON
<b>SD</b>	ON	OFF	OFF	ON	OFF	ON	OFF	ON	ON	OFF



本例程测试单板上的

1. PL\_UART 对应的 USB 串口
2. 串口波特率是 115200, 请注意一定要选择正确, 串口工具使用可参考文档<19\_如何使用串口工具 Tera Term>

注意: 如果电脑上安装过多个版本的 Vivado, 那么在运行 SDK 的时候会存在各种不确定的 bug, Xilinx 官方已经出了相应的解决方法, 参考例程中的文件夹< SDK\_Patch>, 里面有相应的解决方法, 请参考

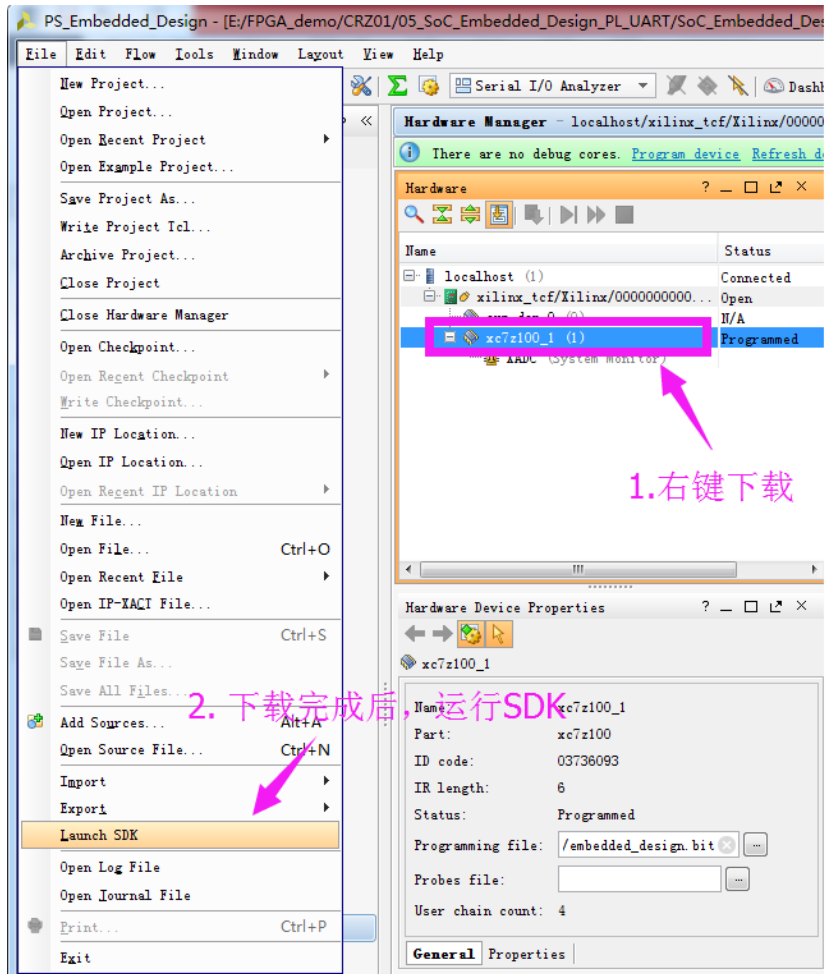
验证步骤:

1. PL\_UART 连线方式, 串口工具注意波特率设置为 115200

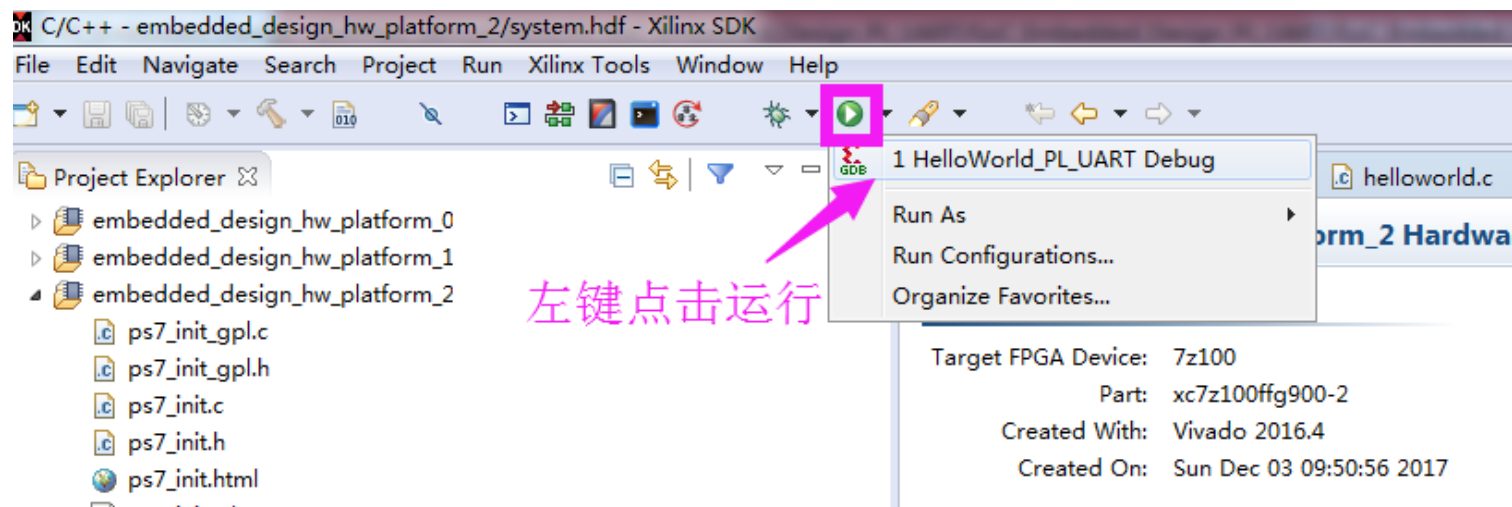


2. 将开关拨到 ON, 打开电源上电;
3. 打开工程后下载程序

#### 4. 下载成功后运行 SDK,如下截图



5. 到 SDK 运行界面中:



6. 串口中可以观察到 PL 串口打印信息:

