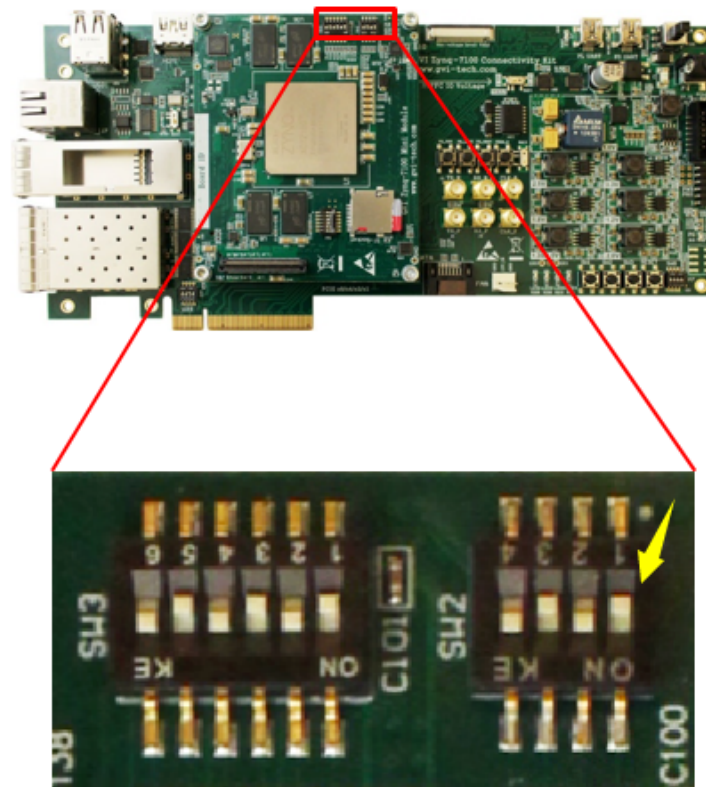


请使用 Vivado2016.4 打开这个工程,低版本无法运行

设置核心板上的 启动模式,设置成 **JTAG** 模式, 注意拨码开关的数字位一定要正确,比如 SW2 的 1 对应黄色箭头位置

	SW2				SW3					
	1	2	3	4	1	2	3	4	5	6
JTAG	OFF	ON	OFF	ON	OFF	ON	OFF	ON	OFF	ON
QSPI	ON	OFF	OFF	ON	OFF	ON	OFF	ON	OFF	ON
SD	ON	OFF	OFF	ON	OFF	ON	OFF	ON	ON	OFF



本例程测试单板上的

1. 测试板子上的 PL 端的 DDR3,U7,U8 两个器件在扣板上面

验证步骤:

1. 将开关拨到 ON,打开电源上电;
2. 打开工程后下载程序
3. 下载成功后 4 个 LED 灯会不停的闪动
4. 同时程序自动运行 chipscope,可以进行以下解图操作

Status - hw_ila_1

Core status

Idle	Waiting for Trigger	Post-Trigger	Full
------	---------------------	--------------	------

Capture status

Window 1 of 1	Window sample 0 of 1024	Total sample 0 of 1024
Idle	Idle	Idle

Trigger Setup - hw_ila_1

Press the + button to add probes.

Capture Setup - hw_ila_1

Capture equation cannot be added because support EASIC capture mode.

Waveform - hw_ila_1

ILA Status: Idle

ILName	Value
dbg_s_axi_araddr[29:0]	00000000
dbg_s_axi_arid[29:0]	2
dbg_error_cnt[24:0]	00000000
dbg_s_axi_araddr[29:0]	082b4000
dbg_s_axi_rdata[15:0]	ffe0
dbg_s_axi_wdata[15:0]	5932
dbg_s_axi_arready	1

Updated at: 2017-Dec-23 13:04:49

点击运行一次

看是否有DDR数据错误