

Behavioral Simulation

主要用意為 確認 function 功能可以如期運作

Testbench

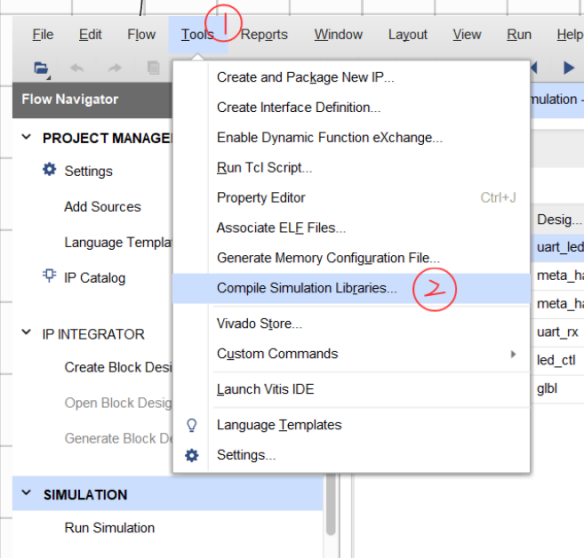
額外撰寫的 testbench 包含

Internal signals
Unit under test instantiation
Input stimulus including clock signals
Output monitoring

來去驗證設計電路的功能

Third-party Simulation Libraries

一些既有的 IP 和 device 已具有寫好的 simulation libraries 可供使用，
也可以將需要測試模擬的 libraries 弄成 scripts 執行批次 (batch) 模擬



也同時支援多種 simulator

