

MASTER TEST PLAN

Evaluador de microcontroladores para misiones
espaciales

Gonzalo Nahuel Vaca



Facultad de Ingeniería
Universidad de Buenos Aires
Argentina
28 de octubre de 2021

1. Introducción

El objetivo de este documento es detallar todos los aspectos referidos al *Master Test Plan* (Plan Maestro de Pruebas) del proyecto “Evaluador de microcontroladores para misiones espaciales”. Su función será determinar si un integrado de calificación comercial puede ser utilizado en una misión espacial. Además se espera que permita evaluar distintas técnicas de mitigación de errores. El proyecto en desarrollo consiste de un firmware de auto comprobación y un sistema de inyección de *soft-errors*. Finalmente, se proponen los siguientes subsistemas:

- Firmware de auto comprobación:
 - Validación de *CANBUS*.
 - Validación de *SPI*.
 - Validación de *Watchdog*.
 - Validación de *UART*.
 - Generador de informe de secuencia.
- Sistema de inyección de *soft-errors*:
 - Consola de usuario.
 - Controlador de ensayos.
 - Interfaz OCD.
 - Interfaz serie.
 - Persistencia de datos.
 - Generador de informes.

2. Asignaciones

2.1. Responsable

El responsable de la elaboración de este documento es el ingeniero a cargo del desarrollo del proyecto, Gonzalo Nahuel Vaca.

2.2. Contratista

La asignación es ejecutada bajo responsabilidad de Gonzalo Nahuel Vaca, jefe de *testing* del desarrollo de este proyecto.

2.3. Alcances

El alcance del test de aceptación es el “Evaluador de microcontroladores para misiones espaciales”, versión 1.0.

2.4. Objetivos

Los objetivos son:

- Determinar si el sistema cumple con los requerimientos.
- Reportar las diferencias entre lo observado y el comportamiento deseado.