

PROJETOS PROPOSTOS

Todo material necessário para o desenvolvimento dos projetos propostos, está disponível nos arquivos disponibilizados na plataforma de compartilhamento e no Trabalho de Conclusão de Curso: ESTUDO DA UNIDADE LÓGICA ARITMÉTICA PARA FINS EDUCACIONAIS.

- 1). Atualizar o MEIO SOMADOR HA para um somador total.
- 2). Atualizar o SOMADOR TOTAL FA para um somador subtrator total utilizando: porta XOR em uma versão e multiplexador em outra.
- 3). Desenvolver uma ULA de 2 Bits.
- 4). Desenvolver uma ULA de 2 Bits utilizando plexers em substituição a XOR no circuito SST.
- 5). Desenvolver ULAs de 5, 6, 7, 8, e 9 Bits.
- 6). Desenvolver a ULA de 10 Bits, substituindo o circuito SST por um Somador Total FA e elaborar um circuito de subtração com multiplexador e inversor.
- 7). Elaborar um circuito que substitua circuito XOR 10 Bits, mantendo a mesma funcionalidade da ULA 10 Bits.
- 8). Desenvolver uma ULA de 10 Bits, que realize as funções: soma e subtração e AND, OR, XOR e respectivas negações. Utilizar 3 Bits de seleção. Gerar tabelas de interface e operacionalidade. Diagrama de blocos e esquema comportas lógicas e circuitos principais.
- 9). Elaborar um somador CSA de 4 bits utilizando somador total FA.
- 10). Atualizar o SOMADOR CLA para 5 Bits.
- 11). Elaborar um somador CSA de 8 bits utilizando somador CLA.