Schaltung:

Aufbau und Funktion

- Zusammengesetzt aus zwei gekoppelten NAND-Gattern
- Ausgänge sind (vom Zustand $\overline{S} = 0$ und $\overline{R} = 0$ abgesehen) invertiert
- Durch Setzen von $\overline{S}=1$ bzw. $\overline{R}=1$ können die Ausgänge gesetzt weden
- Wahrheitstafel des NAND-Gatters bewirkt, dass durch das Setzen der beiden Eingänge auf 1 der letzte Zustand des Flip-Flops ausgegeben wird - Flip-Flop kann Zustände speichern

Sequentielle Logik 00● RS-Flip-Flop

Wahrheit stafel: