

UNIVERSIDAD NACIONAL DE CÓRDOBA

FACULTAD DE CIENCIAS EXACTAS, FÍSICAS Y NATURALES
CÁTEDRA DE SÍNTESIS DE REDES ACTIVAS

TRABAJO PRÁCTICO Nº 3

"DISEÑO DE AMPLIFICADORES"

Autores:

Beierbach, Alejo Ramirez, Valentin José Lopez, Franco Lopez Sivilat, José Ignacio

Profesores:

Ing. Ferreyra, Pablo Ing. Reale, Cesar

Índice

1. Introducción					2
2.	Objetivos Desarrollo				
3.					
	3.1.	Ampli	ficador VFA - VFA:		3
		3.1.1.	Ganancia de Lazo Abierto		3
		3.1.2.	Ganancia de Lazo T		4
		3.1.3.	Ganancia de Lazo Cerrado		4
		3.1.4.	Simulaciónes		5
		3.1.5.	Conclusiones		8
	3.2.	Ampli	ficador VFA - CFA:		9
		3.2.1.	Análisis teórico		9
		3.2.2.	Simulaciones		11
		3.2.3.	Conclusión		13
	3.3.	Amplif	ficador VFA - CFA II:		14
		3.3.1.	Análisis teórico		
		3.3.2.	Simulaciones		
		3.3.3.	Conclusiones		18

1. Introducción

En este trabajo de laboratorio, se analizarán tres circuitos:

- 1. Amplificador VFA VFA.
- 2. Amplificador VFA CFA.
- 3. Amplificador VFA CFA con red de compensación.

Para cada circuito, se realizará un análisis teórico, simulaciones y se compararan los resultados obtenidos.

2. Objetivos

- Diseñar amplificadores utilizando tecnologías VFA (Amplificador Realimentado por Tensión) y CFA (Amplificador Realimentado por Corriente) aplicando conceptos de compensación.
- Fortalecer el uso del simulador LTspice.
- Comparar los errores relativos que existen entre el modelo teórico calculado y las simulaciones.

3. Desarrollo

La figura 1 muestran un amplificador compuesto que deberá ser diseñado para obtener una ganancia global Avf = 20dB, compensándolo para obtener una máxima planicidad de módulo ($M\varphi = 65^{\circ}$ o Qp = 0, 707).

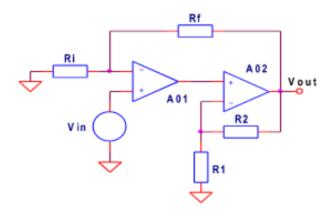


Figura 1: Esquema del amplificador compuesto

3.1. Amplificador VFA - VFA:

Las especificaciones del VFA LM324 se detallan a continuación.

- $A_{d0} = 100 \ dB$
- $f_T = 1 MHz$
- $f_1 = 10 \; Hz$
- $f_2 = 5.06 \ MHz$

Considerando AO2 como ideal, se calcularan las ganancias de lazo abierto Ad(s), ganancia de lazo T(s) y ganancia de lazo cerrado Avf(s).

A continuación en la Figura 2 se muestra donde se corta el lazo.

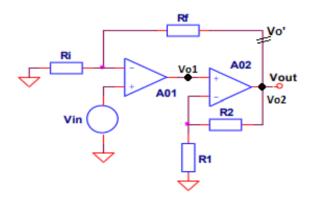


Figura 2: Esquema del amplificador compuesto lazo abierto

3.1.1. Ganancia de Lazo Abierto

Es la relación entre la tensión de salida y la tensión de entrada.

$$Av(s) = \frac{V_{out}}{V_{in}}|_{V_{o'}=0} \tag{1}$$

Por un lado, se tiene

$$V_{o1} = Ad(s) \cdot V_{in} \tag{2}$$

Además

$$V_o = \left(1 + \frac{R_2}{R_1}\right) \cdot V_{o1} \tag{3}$$

$$V_o = \left(1 + \frac{R_2}{R_1}\right) \cdot Ad(s) \cdot V_{in} \tag{4}$$

Por lo tanto

$$Av(s) = \left(1 + \frac{R_2}{R_1}\right) \cdot Ad(s) \tag{5}$$

3.1.2. Ganancia de Lazo T

$$T(s) = \frac{V_{out}}{V_{o'}}|_{V_{in}=0} \tag{6}$$

$$T(s) = \left(1 + \frac{R_2}{R_1}\right) \cdot \left(-Ad(s)\right) \cdot \left(\frac{R_i}{R_i + R_f}\right) \tag{7}$$

Entonces,

$$T(s) = -Ad(s) \cdot \left(1 + \frac{R_2}{R_1}\right) \cdot \left(\frac{R_i}{R_i + R_f}\right)$$
 (8)

3.1.3. Ganancia de Lazo Cerrado

$$Avf(s) = \frac{Av(s)}{1 - T} \tag{9}$$

Reemplazando se llega a

$$Avf(s) = \frac{\left(1 + \frac{R_2}{R_1}\right) \cdot Ad(s)}{1 + Ad(s) \cdot \left(1 + \frac{R_2}{R_1}\right) \cdot \left(\frac{R_i}{R_i + R_f}\right)} = \frac{\left(1 + \frac{R_2}{R_1}\right)}{\frac{1}{Ad(s)} + \left(1 + \frac{R_2}{R_1}\right) \cdot \left(\frac{R_i}{R_i + R_f}\right)}$$

Considerando la ganancia Ad(s) que tiende a ser muy grande o infinita, se simplifican los cálculos

$$Avf(s) = \frac{\left(1 + \frac{R_2}{R_1}\right)}{\left(1 + \frac{R_2}{R_1}\right) \cdot \left(\frac{R_i}{R_i + R_f}\right)} \tag{10}$$

Por lo tanto

$$Avf(s) = \frac{R_i + R_f}{R_i}$$
(11)

La consigna define que la ganancia de lazo cerrado debe ser $Avf(s) = 20 \ dB$. Con dicho dato, es posible obtener la relación entre las resistencias R_i y R_f .

$$Avf(s) = 20 \ dB$$
 $\frac{R_i + R_f}{R_i} = 20 \ dB = 10 \ veces$ (12)

Despejando la relación de resistencias,

$$\frac{R_f}{R_i} = 9 \tag{13}$$

Colocando valores arbitrarios de resistencias para cumplir con la relación, se llega a:

$$R_i = 10 \text{ k}\Omega \tag{14}$$

$$R_f = 90 \text{ k}\Omega \tag{15}$$

Considerando el producto ancho de banda-frecuencia constante, obtenemos:

$$f_q * 10 = 100000 * 10Hz \tag{16}$$

$$f_q = 100KHz \tag{17}$$

Con este valor calculado, se determinó la ganancia a lazo cerrado del amplificador AO2 ideal. Recordando que la consigna especificaba que Avfi = 20 dB y que $Ad_o = 100 dB$:

$$Avf_{2i} = \frac{Avfi \cdot \omega_{gi}}{Ad_0 \cdot \omega_1} = \frac{10 \ veces \cdot 2\pi \cdot 100 \ KHz}{100 \ Kveces \cdot 2\pi \cdot 10 \ Hz}$$
(18)

$$Avf_{2i} = 1 \ veces = 0 \ dB \tag{19}$$

Siendo ω_1 la frecuencia del primer polo, especificada en frecuencia angular. Finalmente, la ganancia del amplificador compuesto resulta

$$Av_{comp} = Ad0 \cdot Av f_{2i} = 100 \ dB \cdot 0 \ dB \tag{20}$$

$$Av_{comp} = 100 \ dB \tag{21}$$

En este punto, es posible obtener el valor de las resistencias R_1 y R_2

$$Avf_{2i} = 0 \ dB$$
 $\frac{R_1 + R_2}{R_1} = 0 \ dB = 1 \ veces$ (22)

Entonces

$$R_1 \gg R_2 \tag{23}$$

Colocando valores arbitrarios de resistencias para cumplir con la relación, se llega a:

$$\begin{vmatrix} R_1 = 100 \ K\Omega \\ R_2 = 1 \ K\Omega \end{vmatrix} \tag{24}$$

3.1.4. Simulaciónes

Digrama de bode realizado con Phyton en Figura 3:

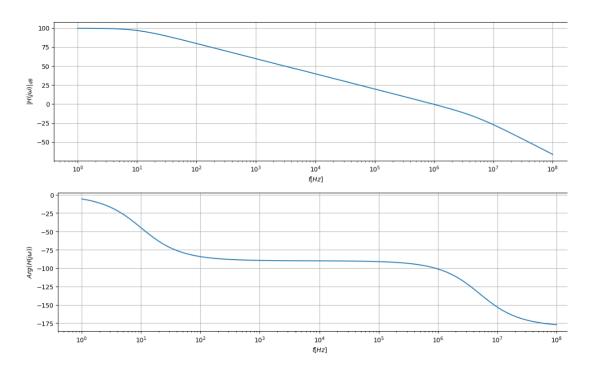


Figura 3: Diagrama de bode

Circuito simulado con LTspice:

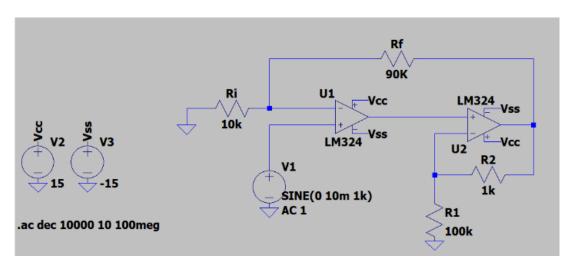


Figura 4: Circuito en LTspice

Ganancia del amplificador compuesto y respuesta en frecuencia:

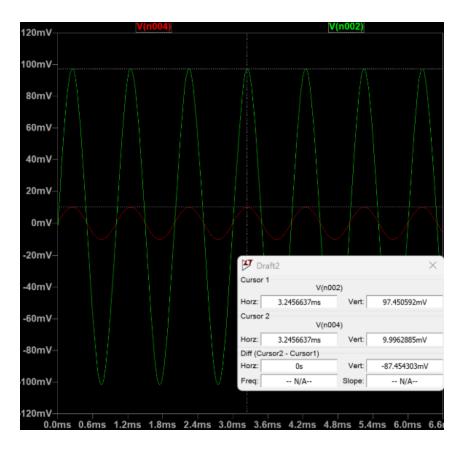


Figura 5: Ganancia

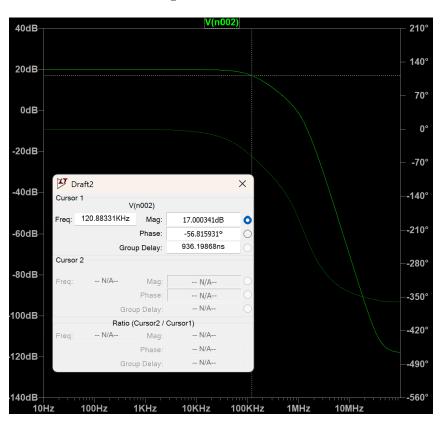


Figura 6: Respuesta en frecuencia

3.1.5. Conclusiones

De las simulaciones obtenemos que los valores de ganancia del circuito y la frecuencia de corte son los siguientes:

$$Avf(s) = \frac{97,45 \ mV}{10 \ mV} = 9,745 \ veces \tag{25}$$

$$f_g = 120 \ KHz \tag{26}$$

Por lo que el error porcentual en la ganancia a lazo cerrado es de:

$$E_{\%=\frac{|10-9,745|}{9,745}*100=2,62\%(27)}$$

El error porcentual de la frecuencia de corte es de:

$$E_{\%=\frac{|100\ KHz-120KHz|}{120\ KHz}*100=16,67\%(28)}$$

En conclusion los errores obtenidos son aseptables y se permite validar el diseño del circuito VFA-VFA

3.2. Amplificador VFA - CFA:

Para el desarrollo de este caso, se utilizará el mismo circuito propuesto en el apartado anterior, pero se reemplazará el A02 por un CFA. Se decidió actualizar el amplificador operacional CFA propuesto en la consigna, reemplazando el LM6181 por el AD8011 de ANALOG DEVICE debido a su obsolescencia.

Las especificaciones del VFA LM324 se detallan a continuación.

- $A_{d0} = 100 \ dB$
- $f_T = 1 MHz$
- $f_1 = 10 \; Hz$
- $f_2 = 5,06 \ MHz$

Las especificaciones del CFA AD8011 se detallan a continuación.

- $R_T = 450 \ K\Omega$
- $C_T = 2,3 \ pF$

3.2.1. Análisis teórico

Para el desarrollo de este caso, se considerará que el VFA presenta el mismo comportamiento que el caso anterior. Además, el polo de mayor frecuencia del CFA cuenta con un efecto despreciable sobre la respuesta del amplificador a lazo cerrado. Con ello, la ecuación del margen de fase para máxima planicidad resulta:

$$M\varphi = 180^{\circ} - arctg\left(\frac{f_g}{f_{1VFA}}\right) - arctg\left(\frac{f_g}{f_{2VFA}}\right) - arctg\left(\frac{f_g}{f_{CFA}}\right) = 65, 5^{\circ}$$
 (29)

Reemplazando por los valores que son dato.

$$65, 5^{o} = 180^{o} - arctg\left(\frac{2\ MHz}{10\ Hz}\right) - arctg\left(\frac{2\ MHz}{5,06\ MHz}\right) - arctg\left(\frac{2\ MHz}{f_{CFA}}\right)$$
(30)

Dado que el polo f_{1VFA} se encuentra lo suficientemente alejado como para no influir sobre la respuesta del amplificador

$$\implies arctg\left(\frac{2\ MHz}{10\ Hz}\right) = 90^o \tag{31}$$

Entonces

$$65, 5^{o} = 180^{o} - 90^{o} - 21, 57^{o} - arctg\left(\frac{2\ MHz}{f_{CFA}}\right)$$
(32)

Resolviendo y despejando se obtiene.

$$tg(2,93^{o}) = \frac{2 MHz}{f_{CFA}}$$
 (33)

Entonces, para obtener una máxima planicidad, la frecuencia del polo de lazo cerrado del CFA debe ser

$$f_{CFA} = \frac{2 MHz}{tg(2,93^{\circ})} \tag{34}$$

$$f_{CFA} = 39 \ MHz \tag{35}$$

Contando con dicha frecuencia, se procede a calcular la resistencia R_2 partiendo de la siguiente ecuación:

$$\omega_{CFA} = \frac{1}{C_T \cdot R_2} \tag{36}$$

$$\Longrightarrow R_2 = \frac{1}{C_T \cdot 2\pi f_{CFA}} \tag{37}$$

$$R_2 = \frac{1}{2,3 \ pF \cdot 2\pi \cdot 39 \ MHz} \tag{38}$$

$$R_2 = 1774 \ \Omega = > 1800 \ \Omega$$
 (39)

Para calcular la resistencia R_1 se parte del producto ganancia por ancho de banda.

$$Avf \cdot f_q = Ado \cdot f_1 \cdot Avf_2 \tag{40}$$

donde Avf_2 es la ganancia ideal de lazo cerrado del CFA. Despejando la fórmula anterior

$$\Longrightarrow Avf_2 = \frac{Avf \cdot f_g}{Ado \cdot f_1} \tag{41}$$

$$=\frac{10 \cdot 2 \ MHz}{100000 \cdot 10 \ Hz} \tag{42}$$

$$Avf_2 = 20 \tag{43}$$

Recordando que

$$Avf_2 = 1 + \frac{R_2}{R_1} = 20 (44)$$

Se despeja R_1 de la ecuación anterior

$$\Longrightarrow R_1 = \frac{R_2}{Avf_2 - 1} \tag{45}$$

$$= \frac{1800 \ \Omega}{20 - 1} \tag{46}$$

$$R_1 = 94,74 \ \Omega = > 100 \ \Omega$$
 (47)

3.2.2. Simulaciones

Nuevamente en este apartado, se simuló el circuito final para evaluar los cálculos obtenidos con anterioridad. El circuito utilizado fue el siguiente:

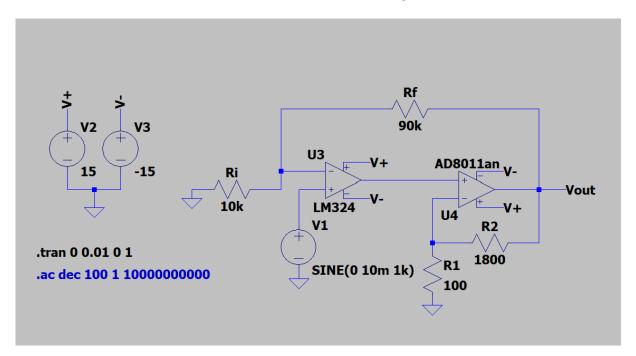


Figura 7: Circuito VFA-CFA en LTspice

Ganancia del amplificador compuesto y respuesta en frecuencia:

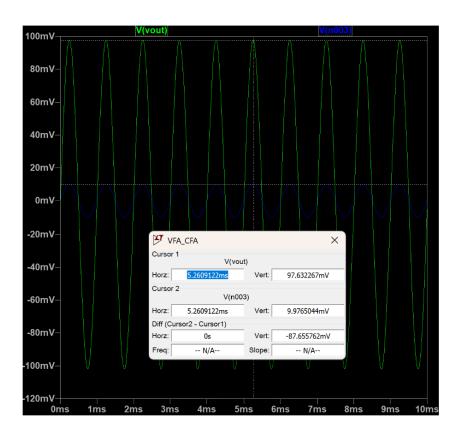


Figura 8: Ganancia del circuito VFA-CFA

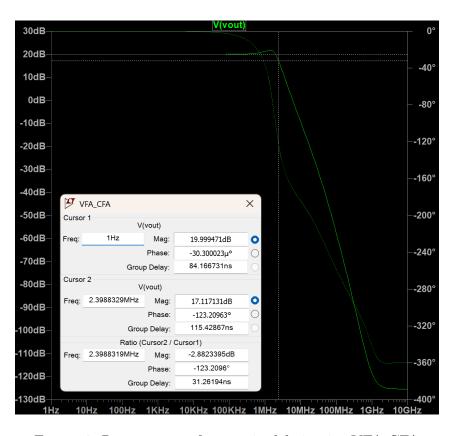


Figura 9: Respuesta en frecuencia del circuito VFA-CFA

3.2.3. Conclusión

De las simulaciones obtenemos que los valores de ganancia del circuito y la frecuencia de corte son los siguientes:

$$Avf(s) = \frac{97,63 \ mV}{10 \ mV} = 9,76 \ veces \tag{48}$$

$$f_g = 2,4 MHz (49)$$

Por lo que el error porcentual en la ganancia a lazo cerrado es de:

$$E_{\%=\frac{|10-9,76|}{9,76}*100=2,46\%(50)}$$

El error porcentual de la frecuencia de corte es de:

$$E_{\,\%=\frac{|2\ MHz-2,4\ MHz|}{2,4\ KHz}*100=8,33\,\%(51)}$$

En conclusion los errores obtenidos son aseptables y se permite validar el diseño del circuito VFA-CFA

3.3. Amplificador VFA - CFA II:

En este apartado se procede a anadir una red de compensación cero-polo a la configuración anterior, con el prop´osito específico de cancelar el polo ubicado en 5,06 MHz del amplificador VFA.

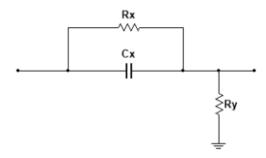


Figura 10: Red de compensación RC cero-polo

3.3.1. Análisis teórico

La red de compensación cuenta con la siguiente función transferencia

$$A_c(s) = \frac{R_y}{R_x + R_y} \cdot \frac{1 + sC_x R_x}{1 + sC_x (R_x / / R_y)}$$
 (52)

Donde se definen las siguientes notaciones:

- $k_{comp} = \frac{R_y}{R_x + R_y}$
- $\bullet \ \omega_{pcomp} = \frac{1}{1 + sC_x(R_x//R_y)}$
- $\omega_{zcomp} = \frac{1}{C_-R_-}$

Dado que el cero del compensador debe cancelar el polo producido por f_2 , se tendrá

$$\Longrightarrow \omega_{zcomp} = \omega_2 = 2\pi \cdot 5,06 \ Mrps \tag{53}$$

Como se solicitó en la consigna, el polo de compensación se ubicará una octava por encima de este cero, resultando entonces:

$$\omega_{pcomp} = 2 \cdot \omega_{zcomp} = 2\pi \cdot 10{,}12 \ Mrps \tag{54}$$

Con estos valores deducidos, es posible calcular la ganancia del compensador

$$k_{comp} = \frac{\omega_{zcomp}}{\omega_{pcomp}} = \frac{2\pi \cdot 5,06 \ Mrps}{2\pi \cdot 10,12 \ Mrps}$$
 (55)

$$k_{comp} = 0.5 \tag{56}$$

Recordando que

$$k_{comp} = \frac{R_y}{R_x + R_y} \Longrightarrow \frac{R_y}{R_x + R_y} = 0.5 \tag{57}$$

Despejando para obtener la relación entre las resistencias

$$\frac{R_y}{R_x + R_y} = \frac{1}{2} \tag{58}$$

$$2R_y = R_x + R_y \tag{59}$$

$$2 = \frac{R_x}{R_y} + 1 \tag{60}$$

$$1 = \frac{R_x}{R_y} \tag{61}$$

Considerando valores normales

$$R_x = R_y = 1 \ k\Omega \tag{62}$$

Obtenido el valor de las resistencias, es posible calcular el valor del capacitor C_x , despejando de la ecuación del cero

$$\omega_{zcomp} = \frac{1}{C_x R_x}$$

$$\Longrightarrow C_x = \frac{1}{\omega_{zcomp} \cdot R_x}$$

$$C_x = \frac{1}{2\pi \cdot 5,06 \ Mrps \cdot 1 \ k\Omega}$$

$$\boxed{C_x = 31 \ pF}$$
(63)

Al agregar el compensador, se obtiene la siguiente función de transferencia del lazo de realimentación:

$$T(s) = -A_d(s) \cdot A_c(s) \cdot A_{vf2}(s)$$

$$= -\frac{k \cdot A_d(0)}{\left(1 + \frac{s}{\omega_1}\right) \left(1 + \frac{s}{\omega_2}\right)} \cdot k_{comp} \frac{\left(1 + \frac{s}{\omega_{zcomp}}\right)}{\left(1 + \frac{s}{\omega_{pcomp}}\right)} \cdot A_{vf2}(s)$$
(65)

donde:

- \bullet k: realimentación del VFA.
- $A_d(0)$: ganancia del VFA.

- A_{vf2} : función de transferencia del CFA.
- ω_1, ω_2 : los polos del VFA.

Se observa que el valor de k_{comp} induce una atenuación en la función de transferencia, y por ende, en la ganancia. Por ello, es necesario ajustar la ganancia a lazo cerrado del CFA, teniendo en cuenta que $k_{comp} = 0.5$:

$$A_{vf2comp}(s) = 2 \cdot A_{vf2}(s) \tag{66}$$

Esta relación garantiza que la atenuación provocada por k_{comp} se compense adecuadamente en la ganancia a lazo cerrado del Compensador de Fase Avanzada (CFA), asegurando así un rendimiento equilibrado del sistema. Recordando que A_{vf2} es:

$$A_{vf2} = 1 + \frac{R_2}{R_1} \tag{67}$$

Reemplazando se obtiene.

$$A_{vf2comp}(s) = 2\left(1 + \frac{R_2}{R_1}\right)$$

$$= 2 \cdot 20$$
(68)

$$A_{vf2comp}(s) = 40$$
(69)

Dado que el polo del CFA permanece invariable con respecto al caso anterior, el valor de R_2 continúa siendo

$$R_2 = 1800 \ \Omega \tag{70}$$

Por su parte, R_1 se obtiene de:

$$\frac{R_2}{R_1} = 40 - 1$$

$$\Rightarrow R_1 = \frac{1800 \Omega}{39}$$
(71)

$$R_1 = 46, 15 \ \Omega = > 47 \ \Omega$$
 (72)

3.3.2. Simulaciones

Nuevamente en este apartado, se simuló el circuito final para evaluar los cálculos obtenidos con anterioridad. El circuito utilizado fue el siguiente: Ganancia del amplificador compuesto y respuesta en frecuencia:

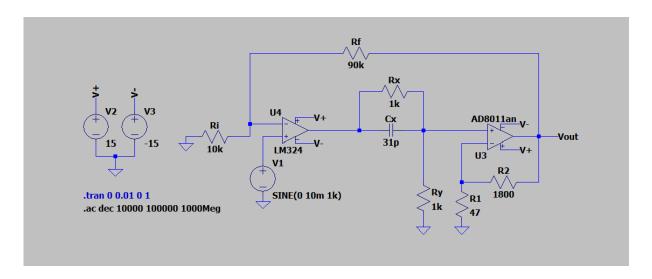


Figura 11: Circuito VFA-CFA compensado en LTspice

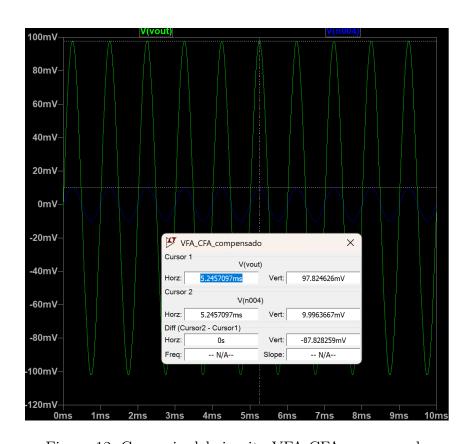


Figura 12: Ganancia del circuito VFA-CFA compensado

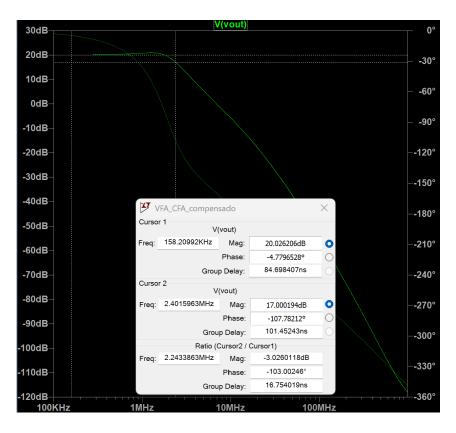


Figura 13: Respuesta en frecuencia del circuito VFA-CFA compensado

3.3.3. Conclusiones

De las simulaciones obtenemos que los valores de ganancia del circuito y la frecuencia de corte son los siguientes:

$$Avf(s) = \frac{97,82 \ mV}{10 \ mV} = 9,8 \ veces \tag{73}$$

$$f_g = 2,4 MHz (74)$$

Por lo que el error porcentual en la ganancia a lazo cerrado es de:

$$E_{\%=\frac{|10-9,8|}{9.8}*100=2\%(75)}$$

El error porcentual de la frecuencia de corte es de:

$$E_{\%=\frac{|2\ MHz-2,4\ MHz|}{2,4\ KHz}*100=8,33\%(76)}$$

En conclusion los errores obtenidos son aseptables y se permite validar el diseño del circuito VFA-CFA compensado. Además este circuito dismuniye el pico de ganancia en la frecuencia de corte y disminuye el error en la ganancia total.