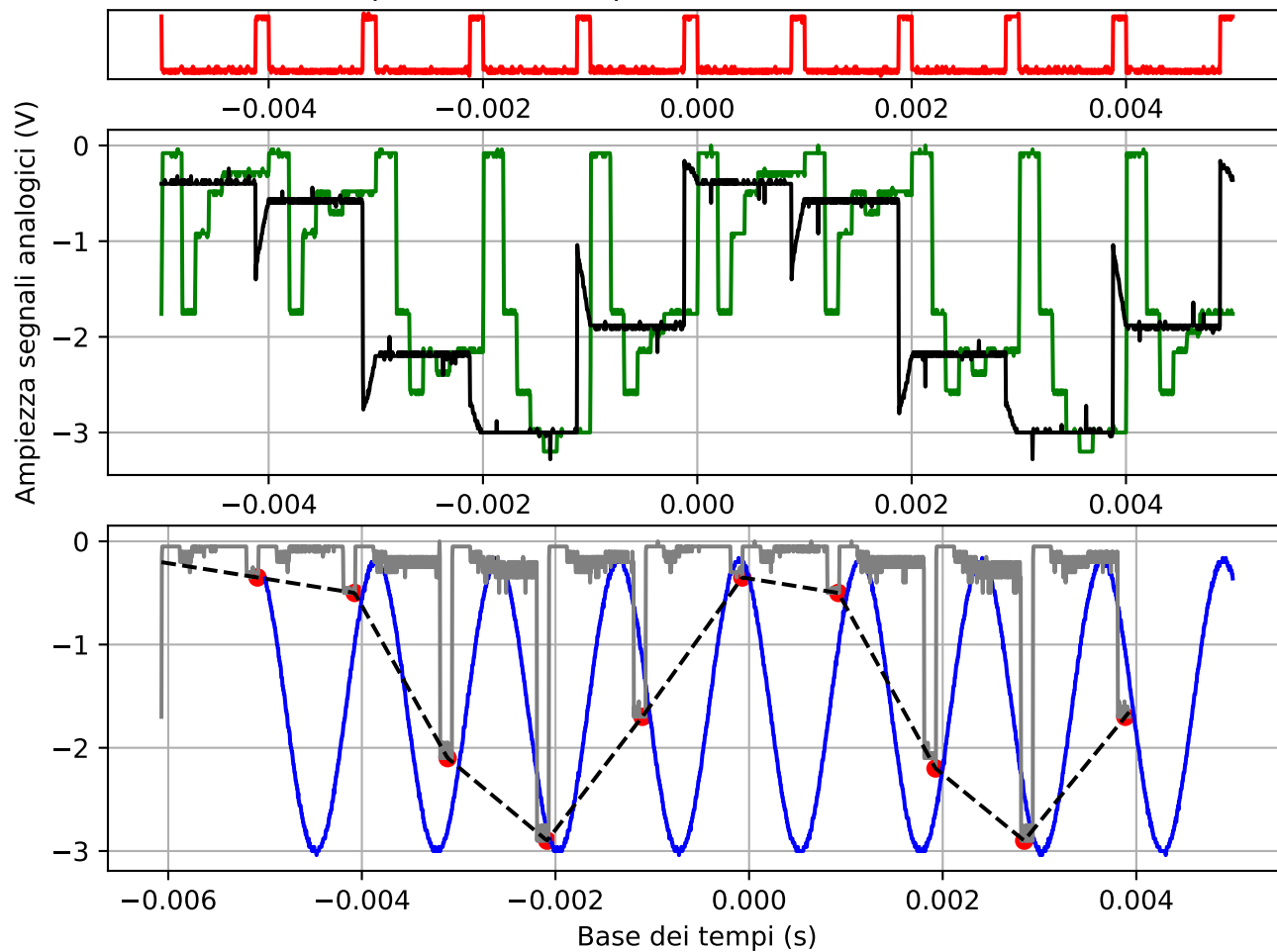


Campionamento e quantizzazione ADC $f = 800$ Hz



— Segnale inizio shift register