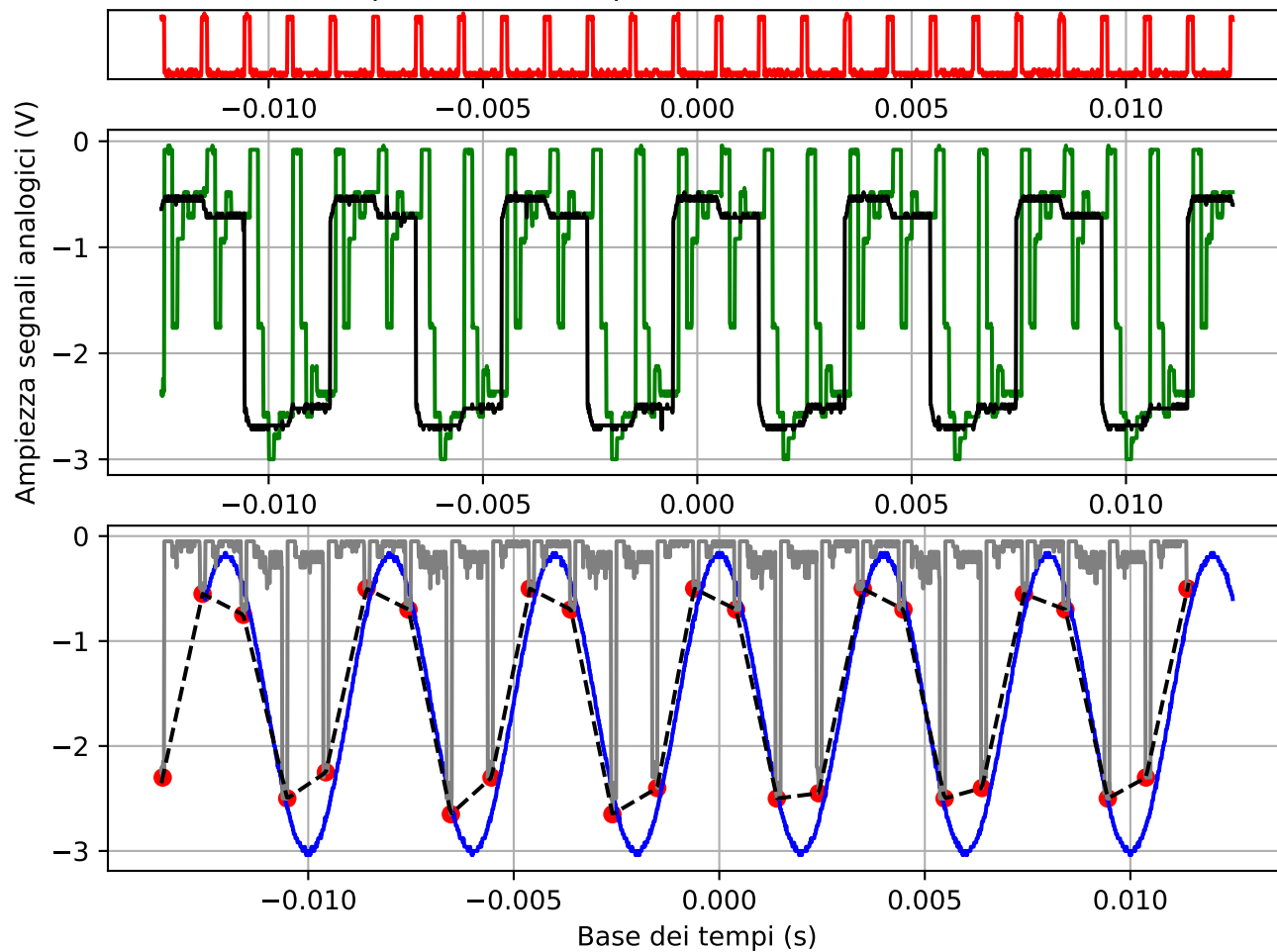


Campionamento e quantizzazione ADC $f = 250$ Hz



— Segnale inizio shift register