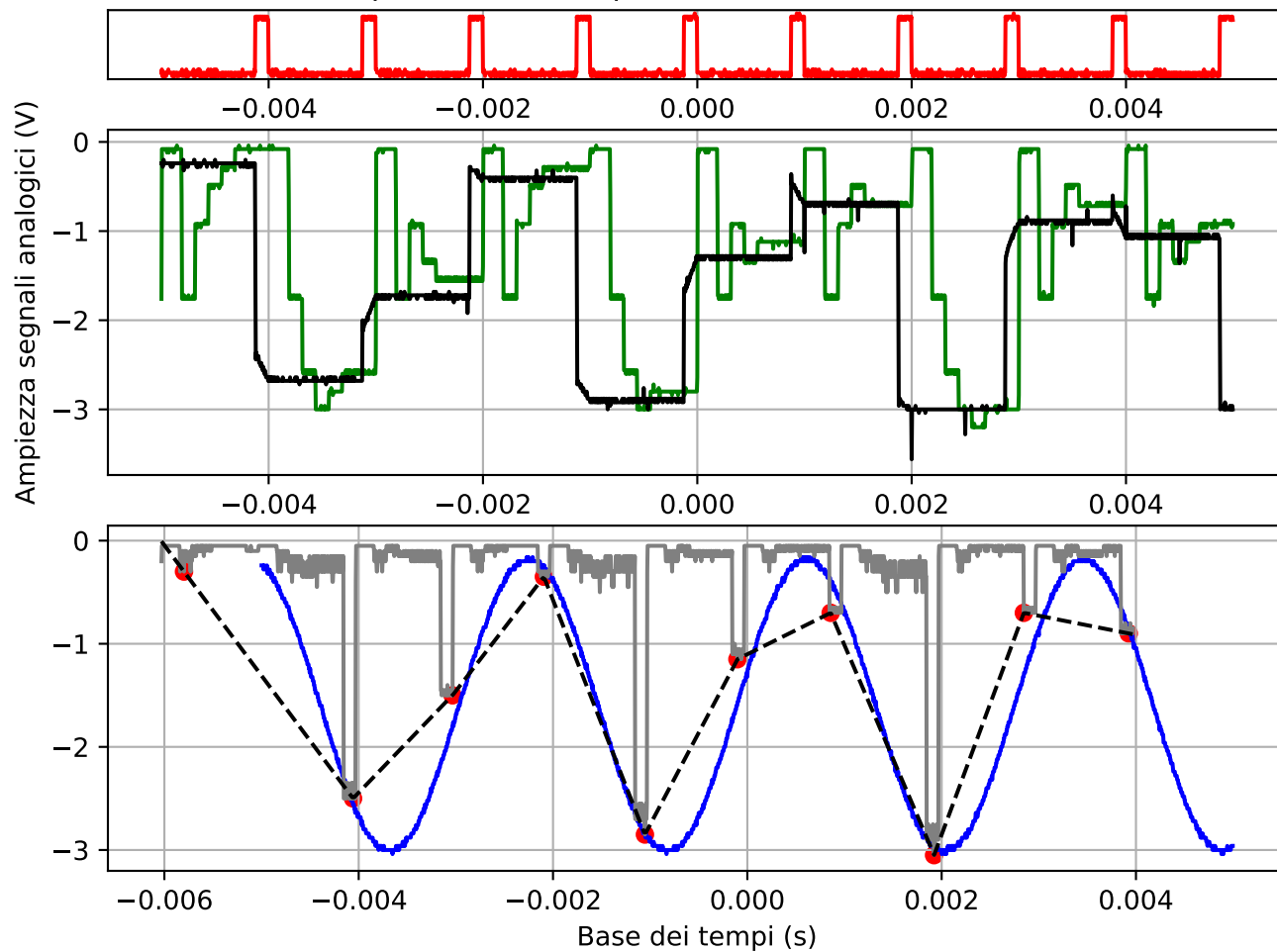


Campionamento e quantizzazione ADC $f = 350$ Hz



— Segnale inizio shift register