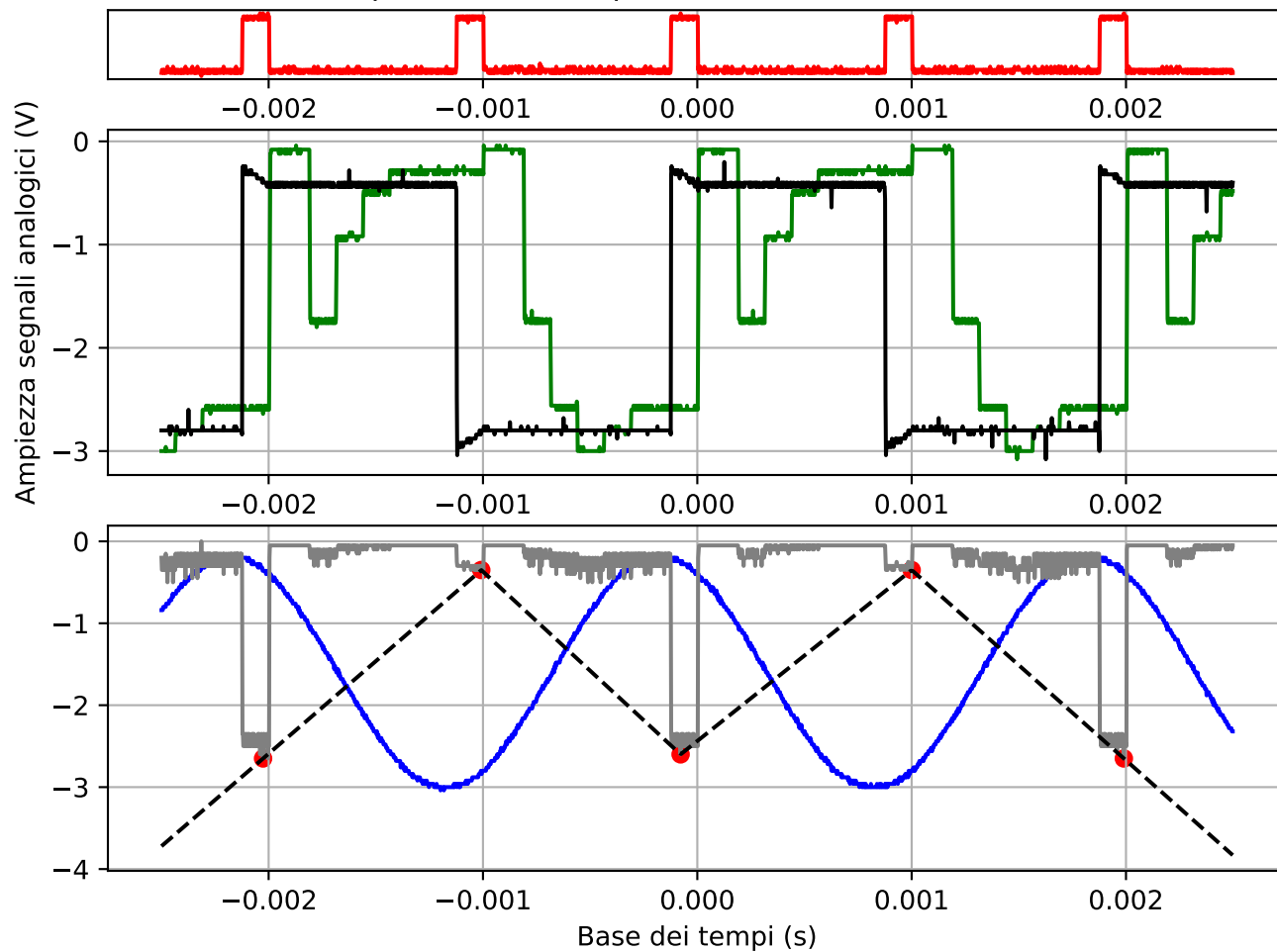


Campionamento e quantizzazione ADC $f = 500$ Hz



— Segnale inizio shift register