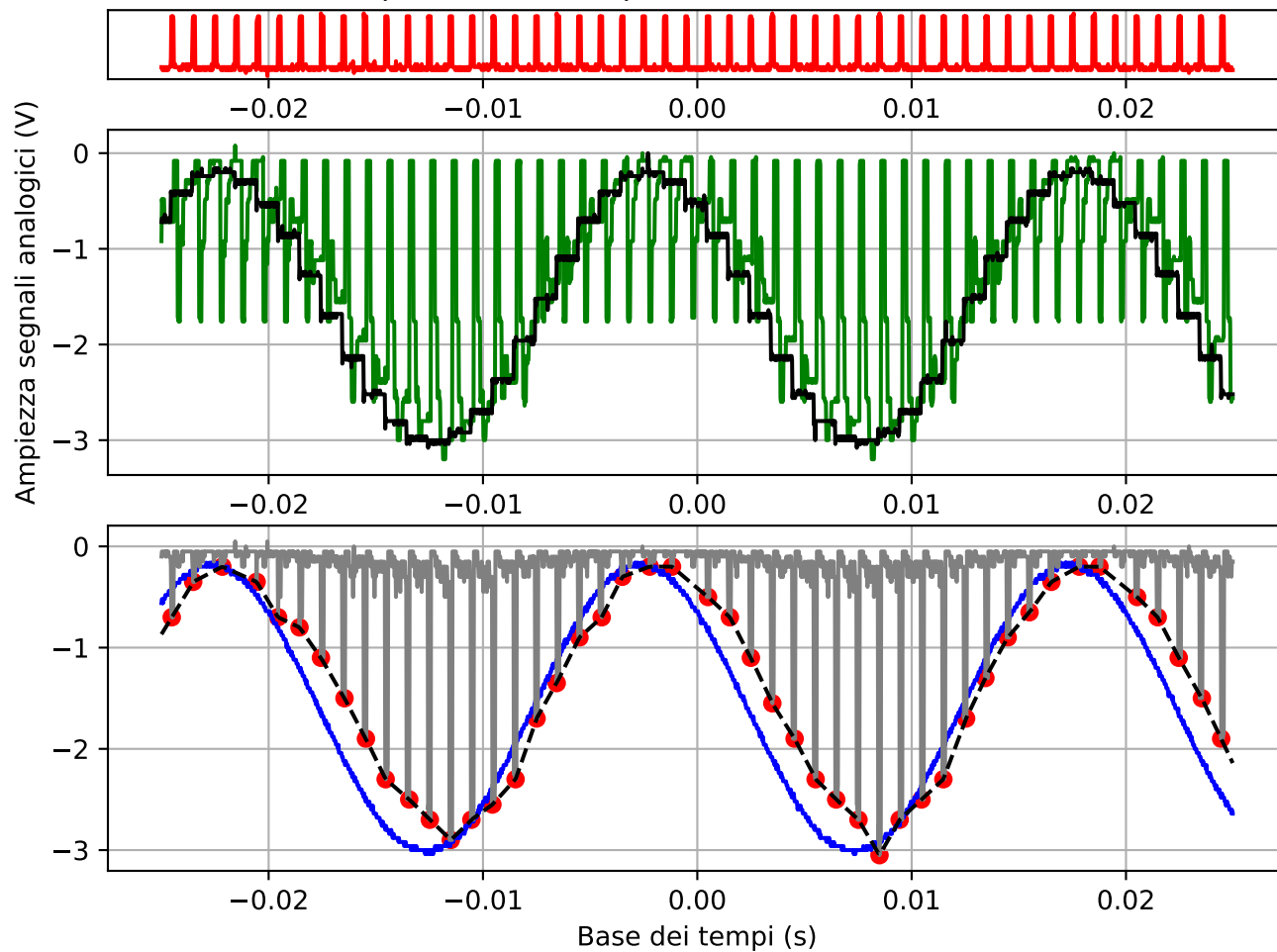


Campionamento e quantizzazione ADC $f = 50$ Hz



— Segnale inizio shift register