Registrador					
Numero	Name	Uso	Valor bit		
0	\$ZERO	constante 0	0000		
1	\$t0	Temporario	0001		
2	\$t1	Temporario	0010		
3	\$t2	Temporario	0011		
4	\$t3	Temporario	0100		
5	\$t4	Temporario	0101		
6	\$s0	save	0110		
7	\$s1	save	0111		
8	\$s2	save	1000		
9	\$s3	save	1001		
10			1010		
11			1011		
12			1100		
13			1101		
14			1110		
15	\$a0	return fun	1111		

				Unidade	de controle					
instrução	Opcode	Reg write	Regdst	Alu Src	mem read	aluop	Branch	jump	memWrite	memtoreg
add	0000	1	1	0	0	000	0	0	0	0
addi	0001	1	0	1	0	000	0	0	0	0
sub	0010	1	1	0	0	001	0	0	0	0
subi	0011	1	0	1	0	001	0	0	0	0
slt	0100	1	0	0	0	101	0	0	0	0
bne	0101	0	0	0	0	001	1	0	0	0
lw	0110	1	0	1	1	000	0	0	0	1
movn	0111	1	1	0	0	001	0	0	0	0
	1000									
	1001									
	1010									
	1011									
	1100									
	1101									
	1110									
	1111									

<u>addi</u>					
opcode	Rs	rt	imediato		
4	4	4	4		
addi	\$t0	\$t0	4	hex decimal	
0001	0001	0001	0100	1114	

auu				
opcode	rs	rt	rd	
4	4	4	4	
add	\$s1	\$s2	\$s3	hex decimal
0000	0110			

Alu Contro			
operação	aluop	Bnegate	ainvert
add	000	0	0
sub	001	1	0
and	010	0	0
or	011	0	0
nor	100	1	1
slt	101	1	0

sub				
opcode	rs	rt	rd	1
4	4	4	4	1
sub	\$s3	\$t2		hex decimal

	h	N		
opcode	rs	rt	imediato	
4	4	4	4	
lw	\$t0	\$t3	0	hex decimal
0111	0001	0100	0000	7140

	S	lt		
opcode	rs	rt	rd	
4	4	4	4	
slt	\$t2	\$t3	\$t4	hex decimal
0100	0011	0100	0101	4345

movn					
opcode	rs	rt	rd		
4	4	4	4		
movn	t3	t4	t2	hex decimal	
0111	0100	0101	0011	7453	

bne				
opcode	rs	rt	addres	
4	4	4	4	
bne	\$t1	\$tzero	loop/addres	hex decimal
0101	0010	0000	f	520f

Intruções	
Binario	Hexadecial
0001 0000 0010 0101	1027
0001 0000 0001 0001	1011
0110 0011 0011 0011	6333
1111 0000 0000 0000	f000
0110 0100 0100 0100	6444
0100 0011 0100 0101	4345
0101 0101 0000 1010	550a
0011 0010 0010 0001	3221
0101 0010 0001 0011	5213
0101 0010 0000 1111	520f
0001 0100 0011 0000	1430
0101 0010 0001 0111	5217