

BÁO CÁO KẾT THÚC MÔN HỌC

CÁC VẤN ĐỀ HIỆN CỦA CÔNG NGHỆ ĐIỆN, ĐIỆN TỬ
VÀ VIỄN THÔNG

Học viên: Đinh Văn Nam

Mã học viên (ID): 17028023

Contents

1	Mục tiêu và phạm vi đề tài	2
2	cơ sở thực hiện mô phỏng	2
2.1	Nền tảng Gem5	2
2.2	Garnet2.0	3
3	Các kịch bản mô phỏng	3
3.1	Thảo luận và kết luận	3
4	Tài liệu tham khảo	3

Tóm Tắt

>>>

từ điển

từ khóa

1 Mục tiêu và phạm vi đề tài

Nội dung chính của đề tài hướng đến các nội dung chính sau:

1. Cách cài đặt Gem5 để xây dựng một kiến trúc máy tính lõi chip như ARM, X86, etc...
2. Khảo sát mạng Garnet2.0 sử dụng nền tảng Gem5 để có một cách tiếp cận hướng nghiên cứu về phát hiện và chống lỗi cho hệ thống mạng trên chip.
3. Hiểu cơ bản về mạng trên chip Garnet2.0 để áp dụng cho việc nghiên cứu phục vụ cho khóa luận tốt nghiệp.
4. Mục tiêu cuối cùng của đề tài là khảo sát điểm bão hòa của mạng trên chip (tiêu chí khảo sát dựa trên đầu ra là độ trễ truyền thông gói tin trung bình của mạng).

2 cơ sở thực hiện mô phỏng

2.1 Nền tảng Gem5

Gem5 có thể coi như là một bộ công cụ mã nguồn mở, là nền tảng giúp cho các nhà nghiên cứu làm trong lĩnh vực thiết kế kiến trúc các hệ thống máy tính. Gem5 bao gồm nhiều đặc tính như là các mô hình đơn vị xử lý trung tâm có khả năng đa tác vụ (Multiple interchangeable CPU models), hay đơn vị xử lý đồ họa, điều khiển điều hướng sự kiện bộ nhớ... và đặc biệt nó có khả năng mô hình hóa và mô phỏng một hệ thống đầy đủ (full system capability). Ngoài ra, Gem5 còn hỗ trợ việc mô phỏng kết hợp với SystemC.

Các đặc tính có thể được tìm hiểu một cách đầy đủ và chi tiết hơn trong đường liên kết Các đặc điểm chính của Gem5

Ngoài ra, Gem5 còn được biết đến như là một hệ thống máy tính điều khiển sự kiện hướng mô-đun. Điều này có nghĩa là:

1. Các thành phần của Gem5 có thể được sắp xếp lại, thay đổi các thông số, cũng như việc cấu hình lại một cách phù hợp theo mục đích của người dùng một cách dễ dàng.
2. Gem5 thực hiện mô phỏng chuỗi các sự kiện rời rạc một cách tuần tự theo thời gian.
3. Gem5 có thể sử dụng để mô phỏng một hay nhiều hệ thống máy tính theo nhiều kịch bản (cách) khác nhau.
4. Gem5 không chỉ đơn thuần là một bộ công cụ mô phỏng, nó như là một nền tảng mô phỏng cho phép chúng ta có thể dùng nhiều các thành phần kiến trúc tự thiết kế để có thể xây dựng và mô phỏng một thiết kế riêng biệt.

Gem5 là nền tảng mã nguồn mở được viết chủ yếu dựa trên ngôn ngữ C++ và python. Hầu hết các thành phần đều được cấp phép bởi BSD licenses. Nó có thể mô phỏng một hệ thống hoàn chỉnh với đầy đủ các thiết bị, ngoại vi, hệ điều hành trong chế độ FS (full system mode). Hoặc nó cũng có thể được sử dụng chế độ mô phỏng hệ thống (SE = syscal emulation mode).

2.2 Garnet2.0

3 Các kịch bản mô phỏng

Mỗi một kịch bản mô phỏng được thực hiện bằng cách thay đổi kết hợp giữa tốc độ tải tin (tải gói tin) vào trong mạng và thay đổi các benchmark khác nhau.

Tốc độ tải gói tin vào mạng (ir = injection rate) được thay đổi với các giá trị từ 0.01 cho đến giá trị 1.0 với các bước lặp nhảy biến đổi từ 0.01 đến 0.1 và 0.2.

Cụ thể việc thay đổi các giá trị tốc độ tải tin được thực hiện tương ứng với các giá trị thông số IR truyền vào mạng là như bảng sau:

0.10	0.20	0.30	0.32	0.34	0.36	0.38	0.40	0.45	0.50
0.55	0.60	0.65	0.70	0.75	0.80	0.85	0.90	0.95	1.0

3.1 Thảo luận và kết luận

4 Tài liệu tham khảo