ADD: recibe una señal del pc y devuelva la señal más 4.

CAND: operación and de las señales branch de la unidad de control y zf de la alu.

INST\_MEM: recibe una dirección de memoria del pc y devuelve la concatenación de esa intrucciónn y las siguientes 3.

MUX1: recibe la señal regdst, si es 1 manda rd a writeRegistrer, si no, manda rt.

MUX5: recibe la señal compand (salida de CAND), si es 1 manda ALUresult a pc, si no, manda lo que de ADD.

PC: cada subida de señal de reloj, si la entrada es mayor o igual a 0, la manda, si no, manda 0.

REGISTRERS. Banco de registros, si el enable es 1, escribe en mem, posición wr la entrada wd, además de que lee los datos en la posición rr1 y rr2, si no, solo lee los datos en la posición rr1 y rr2.