



ТЕХНИЧЕСКИ УНИВЕРСИТЕТ – СОФИЯ.

Курсова работа

на

тема:

**„Архитектурни и схемотехнически
характеристики на съвременните
FPGA – чипове. Видове цифрови устройства
и системи, имплементирани върху тях.“**

Изготвил:

/Николай Чобанов/

Студент в IV-ти курс на ТУ-
София, специалност КСИ,
група 44, с факултетен
номер 121214189

Проверил:

/доц. д-р инж. Петър
Маноилов/,

катедра "Компютърни
системи", ФКСТ
ТУ-София

