پیش گزارش آزمایشگاه معماری **کامپیو**تر

آزمایش شماره 2

تاريخ انجام آزمايش : 96/12/3



طراحی مدارهای اولیه Decoder, Encoder, Multiplexer DeMultiplexer) و مقایسه گر) ۴ بیتی

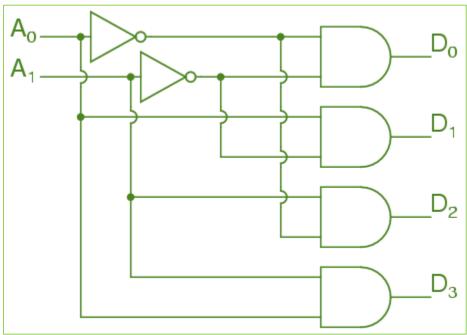
استاد درس : مهندس تلافی

تهیه و تنظیم : آریا وارسته نژاد

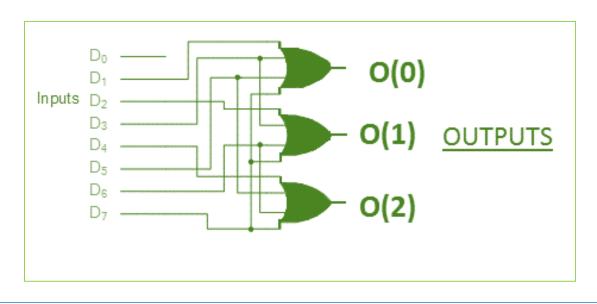
عنوان:

در این آزمایش هدف آشنایی با نحوه عملکرد و پیادهسازی هر یک از مدارهای پایه در **سطح تجرید گیت** است.

Decoder



Encoder





پیش گزارش آزمایشگاه معماری کامپیوتر

آزمایش شماره 2

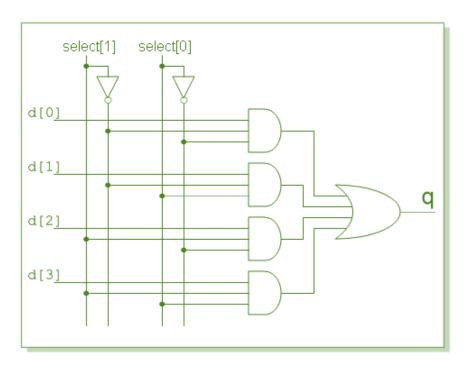
تاريخ انجام آزمايش : 96/12/3



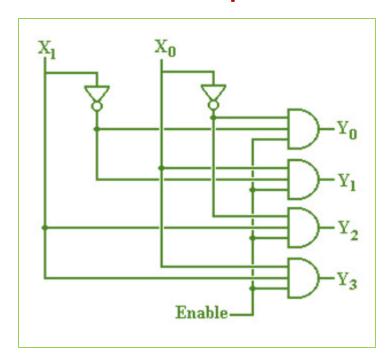
تهیه و تنظیم : آریا وارسته نژاد

استاد درس : مهندس تلافی

Multiplexer



DeMultiplexer





پیش گزارش آزمایشگاه معماری کامپیوتر

آزمایش شماره 2

تاريخ انجام آزمايش : 96/12/3



تهیه و تنظیم : آریا وارسته نژاد

استاد درس : مهندس تلافی

4-bit comparator circuit

