

## Avaliação Intercalar I

26 de abril de 2023

08h00m

Neste ponto intermédio deve ser submetido na plataforma de apoio à docência (*Moodle*), todo o desenvolvimento realizado até à data. Na Figura 1 apresenta-se um diagrama lógico dos módulos que devem ser submetidos para avaliação: *Keyboard Reader* (*Key Decode*), *Serial LCD Controller* na componente de hardware; *HAL*, *KBD*, *Serial Emitter* e *LCD* na componente de software.

A submissão deve incluir os ficheiros de descrição hardware (VHDL), a implementação dos módulos de software (*Kotlin*), e toda a documentação de suporte ao projeto (diagramas de blocos, máquinas de estados, interligações do HW e SW, etc.).

Assim, esta informação deve ser submetida num ficheiro ZIP com a seguinte estrutura:

1. moduloKeyboardReader\_G#.pdf
2. moduloSerialLCDController\_G#.pdf
3. \hardware
  - a. \KeyboardReader
  - b. \SerialLCDController
4. \software

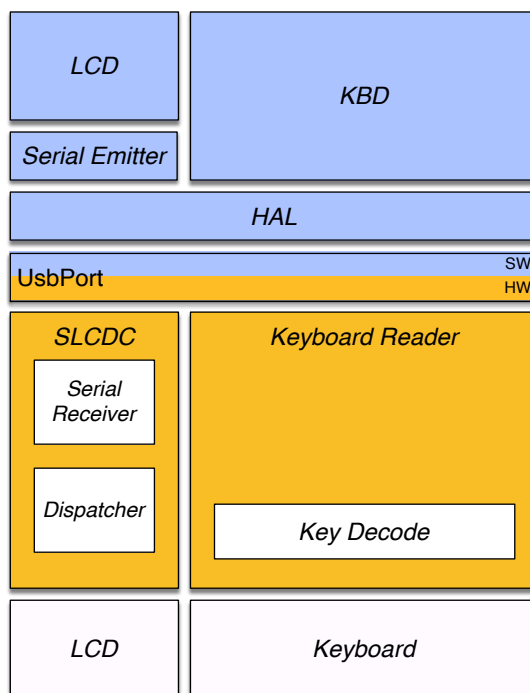


Figura 1 – Diagrama lógico dos módulos a submeter para avaliação