操作系统实验: 内存管理 实验报告

毛子恒 2019211397 北京邮电大学 计算机学院

日期: 2021年12月4日

1 概览

1.1 实验目的

基于 openEuler 操作系统,通过模拟实现按需调页式存储管理的几种基本页面置换算法,了解虚拟存储技术的特点,掌握虚拟存储按需调页式存储管理中几种基本页面置换算法的基本思想和实现过程,并比较它们的效率。

1.2 实验内容

首先用 srand()和 rand()函数定义和产生指令地址序列,然后将指令地址序列变换成相应的页地址流。

设计以下三种算法:

- 最优置换算法 (Optimal)
- 最近最少使用(Least Recently Used)
- 先进先出法(Fisrt In First Out)

其中,缺页率=页面失效次数/页地址流长度

要求:分析在同样的内存访问串上执行,分配的物理内存块数量和缺页率之间的关系;并在同样情况下,对不同置换算法的缺页率比较。

1.3 实验环境

- openEuler 20.03 64bit with ARM
- gcc version 7.3.0
- vim 8.1

2 实验设计

2.1 随机数生成

通过随机数产生一个内存地址, 共300个地址, 地址按下述原则生成

- 70% 的指令是顺序执行的。
- 10% 的指令是均匀分布在前地址部分。
- 20% 的指令是均匀分布在后地址部分。

具体生成规则为:

- 1. 从地址 0 开始。
- 2. 若当前指令地址为m,按上面的概率确定要执行的下一条指令地址,分别为顺序、在前和在后:
 - 顺序执行: 地址为 $(m+1) \mod 300$ 的指令。
 - 在前地址: [0, m-1] 中依前面说明的概率随机选取地址。
 - 在后地址: [m+1,299] 中依前面说明的概率随机选取地址。
- 3. 重复3直至生成300个指令地址。

假设每个页面可以存放 15 条指令,将指令地址映射到页面,生成内存访问串。

2.2 页面置换算法设计

LRU 置換算法 采用计数器记录页表中每个条目的使用时间,每次引用一个页或者置换一个页时,将它对应的计数器设为 0,将其它页的计数器自增 1。

算法的主要部分如下:

```
for (int i = 0; i < ins_num; ++i)
 1
 2
 3
        int max_index = 0, max_count = 0;
 4
        bool hit = false;
 5
        for (int j = 0; j < frame_num; ++j)
 6
 7
            if (frame[j] == address[i])
            {
 8
 9
                hit = true;
10
                max_index = j;
                break;
11
12
            if (frame[j] == -1) // 当前帧为空
13
14
            {
15
                max_index = j;
                break;
16
17
18
            if (count[j] > max_count)
19
20
                max_count = count[j];
21
                max_index = j;
```

```
22
             }
23
        }
24
        for (int i = 0; i < frame_num; ++i)</pre>
25
             count[i]++;
        count[max_index] = 0;
26
27
        if (!hit)
28
        {
29
             tot_miss++;
30
             frame[max_index] = address[i];
31
        }
32 }
```

FIFO 置换算法 采用一个指针指向当前队列的队首,每次置换时替换队首的页,并且将指针自增1。

算法的主要部分如下:

```
for (int i = 0; i < ins_num; ++i)
 1
 2
 3
        bool hit = false;
 4
        for (int j = 0; j < frame_num; ++j)
 5
 6
            if (frame[j] == address[i])
 7
 8
                hit = true;
 9
                break;
10
            }
11
        }
12
        if (!hit)
13
        {
14
            tot_miss++;
15
            frame[ptr] = address[i];
16
            ptr = (ptr + 1) % frame_num;
17
18 }
```

最优置换算法 首先对内存访问串进行预处理,计算出 next[i,j] 表示第 i 个内存访问后第一个访问页 j 的位置,每次置换页时,从页表中挑选 next 最大的页即可。

算法的主要部分如下:

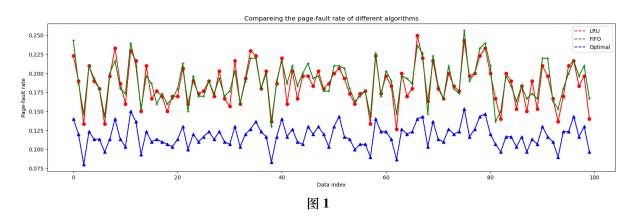
```
for (int i = ins_num - 2; ~i; --i)
for (int j = 0; j < ins_num; ++j)

{
    if (address[i + 1] == j)
        next[i][j] = i + 1;
else
    next[i][j] = next[i + 1][j];</pre>
```

```
8
 9
    for (int i = 0; i < ins_num; ++i)</pre>
10
11
         int max_index = 0, max_count = 0;
12
         bool hit = false;
13
         for (int j = 0; j < frame_num; ++j)</pre>
14
             if (frame[j] == address[i])
15
16
17
                 hit = true;
18
                 break;
19
             }
             if (frame[j] == -1)
20
21
22
                 max_index = j;
23
                 break;
24
             }
25
             if (next[i][frame[j]] > max_count)
26
27
                 max_count = next[i][frame[j]];
28
                 max_index = j;
29
             }
30
         }
31
         if (!hit)
32
         {
33
             tot_miss++;
34
             frame[max_index] = address[i];
35
         }
36
    }
```

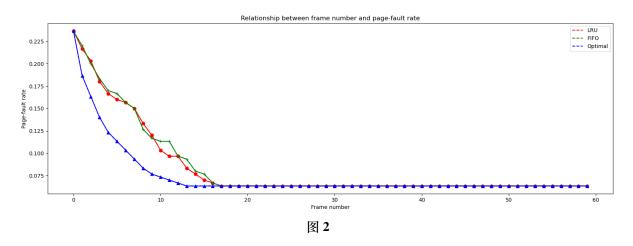
2.3 分析

对于上述的数据规模,假定页表大小为5,随机生成100条数据,得到如图1的结果。



可以发现最优置换算法的缺页错误率明显低于其他两种,FIFO 算法和 LRU 算法的缺页错误率接近,但是大部分情况下 LRU 的缺页错误率更低,LRU 算法没有表现出比 FIFO 算法优更多的性能,推测是由于生成的数据局部性不够强导致。

得到的结果如图 2。



可以发现随着页表大小的增加,缺页率都呈下降趋势,最优置换算法的下降最快,LRU 次之,FIFO 最慢。

3 实验总结

本次实验中我实现了三种页面置换算法,并且对它们的性能进行比较,使我对相关知识点的掌握更加牢固。

实验结果显示最优页面置换算法的优异性能,然而LRU算法的性能却和FIFO算法接近,这是由于数据生成的过程没有考虑页面访问的局部性所致,数据的随机生成仍然有优化空间。

本次实验使我的 C 编程能力得到提高, 我从中收获颇丰。