

# WAR

**i0: fdiv f0, f2, f4**

**i1: fadd f6, f0, f8**

**i2: fsub f8, f10, f14**

Může vzniknout jen při změně pořadí provedení instrukcí, i2 před i1: i2 změnění chybně hodnotu f8 pro i1, čekající na f0