```
memcpy
                     t0
                             t2 t3 t4 t5 t6 t7 ....
add r1, r2, r3 IF
                                   MA, WB
                              EX 、
                                             bypass EX-EX, MA-EX
      r4,0(r1)
                                      MA WB
                                                    bypass MA-MA
     r4,12(r1)
    r2,0(r1)
                                                 MA. WB
                                             EX
sub r4, r1, r2

   (r1) = výsledek add, který teprve bude zapsán o reg. r1

   Kopírování dat lw – sw bez pokuty.

   Předávat data do minulého taktu nelze !!

sub musí 1 takt počkat! (viz příští slajd).
```