

memcpy

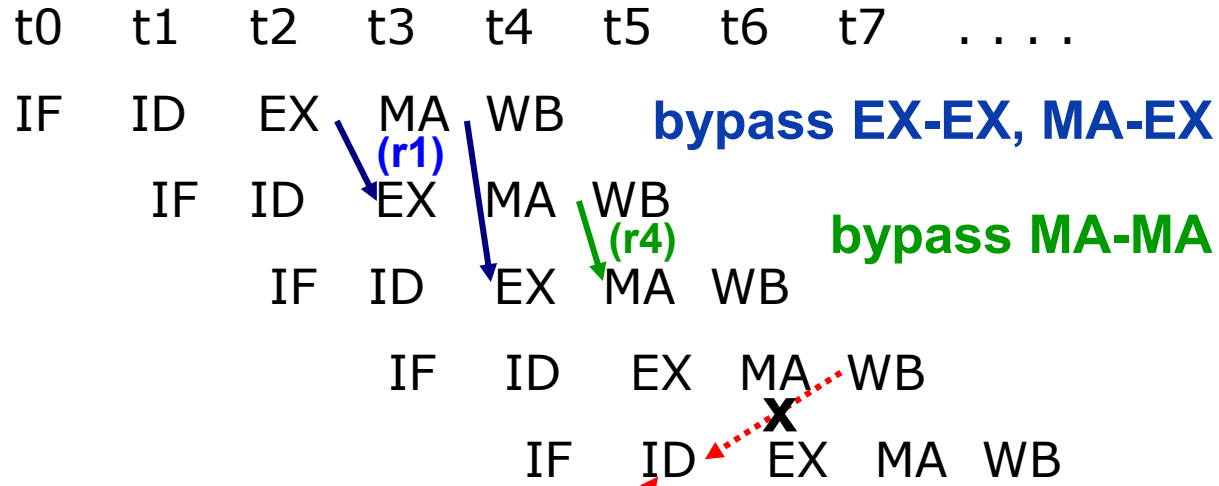
add **r1**, r2, r3

lw **r4**, 0(**r1**)

sw **r4**, 12(**r1**)

lw **r2**, 0(**r1**)

sub **r4**, **r1**, **r2**



- **(r1) = výsledek add, který teprve bude zapsán do reg. r1**
- Kopírování dat lw – sw bez pokuty.
- **Předávat data do minulého taktu nelze !!**
sub musí 1 takt počkat! (viz příští slajd).