



Aktualizace	Koherence
„write-through, zapisuje slovo,	write invalidate“ zneplatní blok

Legenda:  
(**vstup** / **výstup**) řadiče cache

- pr, pw = proc. read, write
- br, bw = bus read, write
- blok v cache označen jedním bitem “in/valid”

**použití:** CC mezi privátními cache L1 a sdílenou L2 ve vícejádrových procesorech.  
**Nevýhoda:** velké množství výpadků