

- Další stav **E** bloku cache značí, že existuje čistá kopie pouze v jediné cache. Stačí 2-bitový kód jako pro MSI.
- **Výhody:**
  - Ve stavu **E** (i **M**) je možný zápis ( $E \rightarrow M$ ,  $M \rightarrow M$ ) **bez oznamování** brx nebo bxo na **sběrnici**
  - Blok **E** dodá cache dalšímu žadateli ( $E \rightarrow S$ ) rychleji místo Mem!
- Na sběrnici jsou ale teď místo signálu **dirty bit d** nově dva wired-OR signály:
  - **owner bit e** (exkluzivní vlastník, signalizuje **M** i **E**) a
  - **shared bit f** (kopie jen v paměti a v žádné cache:  $f = \text{false}$ ;  
existuje platná kopie alespoň v jedné cache:  $f = \text{true}$ ).