- Záznam v adresáři o bloku na adrese X je N+1 bitový vektor:
  - nultý clean/dirty bit V<sub>0</sub>
    N presenčních bitů V<sub>i</sub>, i =1,2, ..., N (bit-mapa):
- bit 0 1 2 3 4 5 ... *N*X [ 0 0 1 1 0 1 ... 0 1] sdílený blok S je ve více cache

  X [ 0 0 0 0 0 0 ... 0 0] samé nuly: blok je jen v RAM

  X [ 1 0 0 1 0 0 ... 0 0] špinavý blok M je v cache 3
- Bloky v cache jsou označeny duplicitně dirty/clean bitem (kromě valid bitu).
- Stavové bity jsou čteny a modifikovány dvěma řadiči: CacheCtrl a DirCtrl. (V názvosloví Intel: "Cache agent" a "Home agent" nebo jen "Home"). Zpracovávají zprávy CC a datové odpovědi.