| | | 1 | | | 1 | | |
|--|---|---|--|--|--|--|---|
| SV MCU_RX 3v3 MCU_TX VCC CTS/RTS & SS GND | SV MCU_RX 3v3 MCU_RX 3v3 MCU_TX FG VCC CTS/RTS FG GG GND | SV MCU_RX 3v3 MCU_TX 5v3 VCC 15 CTS/RTS 5v 5v 5v GND | SV MCU_RX 3v3 MCU_TX 5v3 VCC VCC CTS/RTS 5c 5c 5c GND | SV MCU_RX 3v3 MCU_TX C VCC PT CTS/RTS & 당당 | SV MCU_RX 3v3 MCU_TX B VCC EX CTS/RTS 등 당 당 | SV MCU_RX 3v3 MCU_TX C VCC PT CTS/RTS 등 당당 | SV DTR VCC MCU_RX 3v3 MCU_TX B VCC E CTS/RTS B 당당 |
| SV MCU_RX 3v3 MCU_TX G VCC EX CTS/RTS D C C | SV MCU_RX 3v3 MCU_TX 을 VCC 을 CTS/RTS 등 등 | SV MCU_RX 3v3 MCU_TX 을 VCC 을 CTS/RTS 를 건 CTS/RTS G | SV MCU_RX 3v3 MCU_TX 2v3 VCC 등 CTS/RTS 등 등 | SV DTR VCC MCU_TX 3v3 VCC 명 VCC 명 CTS/RTS 없 일 일 | 5V DTR VCC MCU_RX 3v3 WCU_TX 문 VCC 문 CTS/RTS 다 다 다 | SV DTR VCC MCU_RX 3v3 MCU_TX 2 VCC 2 CTS/RTS 12 12 12 12 12 12 12 12 12 12 12 12 12 | SV OTR VCC MCU_RX 3v3 MCU_TX 등 VCC s VCC s VC VC VC s VC VC VC VC VC VC VC VC VC VC VC VC VC |
| SV MCU_RX 3v3 MCU_TX <u>SV</u> VCC 및 CTS/RTS 및 등 등 | SV DTR VCC MCU_RX 3v3 MCU_TX 을 VCC 을 CTS/RTS 등 등 | SV MCU_TX 3v3 MCU_TX 등 VCC 등 CTS/RTS 등 등 등 | SV MCU_RX 3v3 MCU_TX 등 VCC 등 CTS/R1S 등 등 | SV DTR VCC MCU_TX 3v3 MCU_TX 25 VCC 또 CTS/RTS 다 다 다 CD | SV DTR VCC MCU_RX 3v3 MCU_TX 등 VCC 등 CTS/RTS 등 당 당 | VZ DTR VCC MCU_RX 3v3 MCU_TX | SV DTR VCC MCU_RX 3v3 MCU_TX SVC VCC STS/RTS 값 단 GND |
| SV MCU_RX 3v3 MCU_TX 2v3 VCC 분 VCC 분 CTS/RTS [전 단 CTS/RTS 6ND | SV MCU_RX 3v3 MCU_TX 2v3 VCC 등 CTS/RIS 등 등 등 S | SV MCU_RX 3v3 MCU_RX 3v3 WCU_TX 등 VCC 등 CTS_RTS 등 등 등 | SV MCU_RX 3v3 MCU_TX EX VCC 본 VCC 당당 CTS/RTS 당당 당당 | SV MCU_RX 3v3 MCU_TX E VCC 분 CTS/RTS 및 당당 | 5V DTR VCC MCU_RX 3v3 MCU_TX E VCC E CTS/RTS 다 단 GND | SV MCU_RX 3v3 MCU_TX 2v3 VCC 분 VCC 보 CTS/RTS [[] 당 당 | 5V DTR VCC MCU_RX 3v3 MCU_TX 등 VCC 등 CTS/RTS 등 등 등 |
| SV MCU_RX 3v3 MCU_TX | SV MCU_RX 3v3 MCU_TX 5v3 VCC 6v2 CTS/RTS 5v2 GND GND | SV DTR VCC MCU_TX 3v3 MCU_TX 5v VCC 5v CTS/RTS 5v COD 0v GND | SV MCU_RX 3v3 MCU_TX 등 VCC 등 CTS/RTS 등 등 | SV DTR VCC MCULTX 3v3 WCULTX 5 VCC 5 CTS/RTS 15 15 15 15 15 15 15 15 15 15 15 15 15 | SV DTR VCC MCU_RX 3v3 MCU_TX 2v VCC 2v VCC 2v CTS/RTS 2v C C | SV MCU_RX 3v3 MCU_TX 2v3 VCC 2 CTS/RTS 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2 | SV OTR VCC MCU_RX 3v3 MCU_TX 으 VCC 본 CTS/RTS 등 등 등 |
| SV DTR VCC WCU_TX VCC CTS/RTS GND SD SD SD SD SD SD SD SD SD | SV MCU_TX 3v3 MCU_TX 5v3 VCC 등 CTS/RTS 등 등 | SV DTR VCC MCU_TX 3v3 MCU_TX 5v VCC 5v CTS/RTS 5v GND | SV MCU_RX 3v3 MCU_TX | SV DTR VCC MCULTX 3v3 WCULTX 등 VCC 등 CTS/RTS 등 등 등 | SV DTR VCC MCU_RX 3v3 MCU_TX 등 VCC 등 CTS/RTS 등 등 등 | SV MCU_RX 3v3 MCU_TX 2v3 VCC 등 CTS/RTS 값 값 CS/RTS GND | SV OTR VCC MCU_RX 3v3 MCU_TX 등 VCC 등 CTS/RTS 등 당 당 |
| SV MCU_RX 3v3 MCU_TX | SV DTR VCC MCU_TX 3v3 WCU_TX 6v VCC CTS/RTS 5v GND | SV DTR VCC MCU_TX 3v3 MCU_TX 등 VCC 등 CTS/RTS 등 등 | SV MCU_TX 3v3 MCU_TX 5v3 VCC 등 CTS/RIS 등 등 등 | VR DTR VCC MCU_RX 3v3 MCU_TX 5 VCC 8 VCC 15 CTS/RTS 15 15 15 15 15 15 15 15 15 15 15 15 15 | 5V DTR VCC MCU_RX 3V3 MCU_TX 등 VCC 등 CTS/RTS 등 등 등 | SV MCU_RX 3v3 MCU_TX 2v3 VCC 원 VCC 원 CTS/RTS 없 입 US | SV DTR VCC MCU_RX 3v3 MCU_TX 등 VCC 등 VCC 등 VCC 등 GUD |
| SV DTR VCC MCU_TX 3v3 WCU_TX 5v3 VCC CTS/RTS 5v2 GND | SV MCU_RX 3v3 MCU_TX 등 VCC 등 CTS/R1S 등 등 등 | SV DTR VCC MCU_TX 3v3 WCU_TX 등 VCC 등 CTS/RTS 등 등 CTS/RTS 등 등 등 GND | SV MCU_TX 3v3 MCU_TX E VCC E CTS/RIS 등 등 등 | SV DTR VCC MCU_RX 3v3 MCU_TX 5 VCC 8 VCC 8 CTS/RTS 12 12 12 12 12 12 12 12 12 12 12 12 12 | SV DTR VCC MCU_RX 3v3 MCU_TX E VCC 문 CTS/RTS 다 단단 | VZ DTR VCC MCU_RX 3v3 MCU_TX 2v3 VCC 열 CTS/RTS [[] CTS/\RTS 2 GND | 5V DTR VCC MCU_RX 3v3 MCU_TX 등 VCC 등 CTS/RTS 등 당 당 |

| GUND CI2\BI2 RST CTS\RTS | |
|---|---|
| 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 | |
| CIS/BIS CIS/RIS CTS/RIS | MCN-6X 3/3 D16 ACC 2A |
| OND CL2\SL2\SL2\ST2 RST CTS\RTS XCM-XCM-XT | MCG ⁻ KX 3 ^A 3 D16 ACC 2A |
| CUD CIEVELE RST CC NCC MCN ⁻ IX | мсп-бх 3л3 D16 лсс 2л |
| GND CIS/SIS CTS RST CTS/RTS | MCN_BX 3/3 D1B ACC 2/A |