

#### **TP3:**

Asignatura: Sistemas de Representación

Profesor: Fernando Aló

Ayudantes: Andres Dominguez / Eugenia Ipar

Alumno: Velazquez Lautaro

Legajo: 171.632-3

Curso: R1001

Fecha: 26-11-2020

### Indice

Descripción del Proyecto:	3
Estructura del archivo .zip entregado y explicación del mismo:	3
Esquemático:	4
Circuito Impreso:	9
Vista 3D del PCB:	9
Vista 3D del Panelizado:	10
Vistas 3D del Gabinete (Captura de pantalla) y link al proyecto en onshape	11
√istas de dimensiones de cada pieza:	13
Гabla y link a la BOM en octopart:	14
Tabla del checklist	22

#### Descripción del Proyecto:

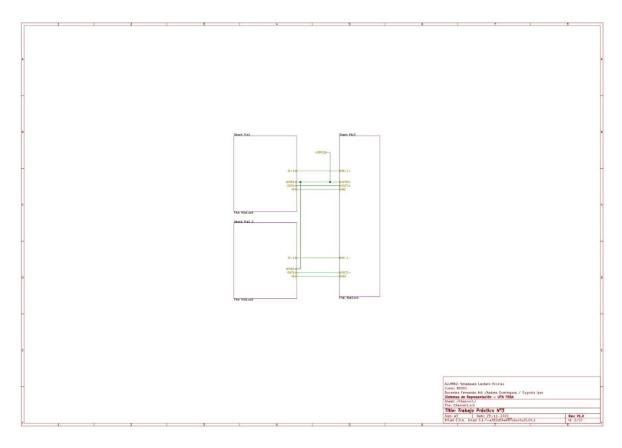
Se propuso como proyecto rediseñar un amplificador de audio de 150W Stereo Clase D. En el siguiente link vamos a poder encontrar más información: <a href="https://www.digikey.com/reference-designs/en/audio-amplifiers/1648">https://www.digikey.com/reference-designs/en/audio-amplifiers/1648</a>

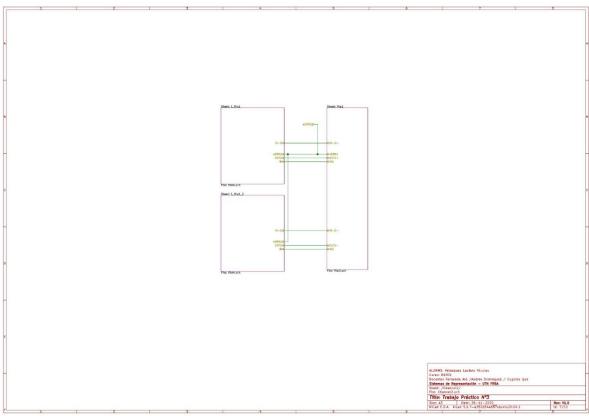
Este proyecto utiliza como principal integrado al EPC2016

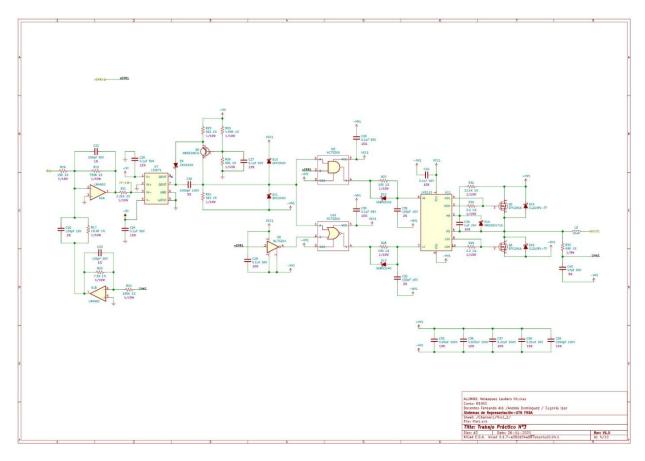
#### Estructura del archivo .zip entregado y explicación del mismo:

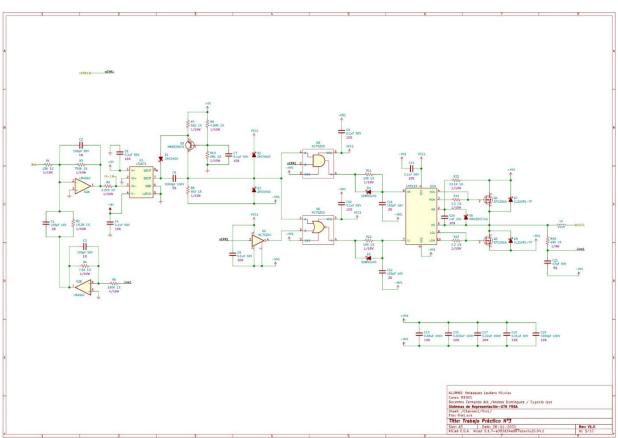
Arbol de directorios	Descripcion	Contenido
<u> </u>	Lista de Materiales	Archivos .xls /.ods con la lista de materiales del proyecto
	CheckList	Checklist actualizado del proyecto
—— Gabinete	Gabinete	Proyecto en Onshape con el gabinete del PCB del proyecto
Informe	Informe	Informe de todo el proyecto en PDF
└── ТРЗ	Proyecto	Archivos de diseño del proyecto en Kicad (en esta carpeta va el archivo .pro, los .sch, los .kicad_pcb, los -cache.lib, y demás que kicad crea automáticamente)
	Librerías de footprints	Carpeta contenedora de librerías de footprint
	Librería del proyecto	Librería de footprints propias del proyecto
LogoUTN.pretty	Librería del proyecto	Otras librerías
gerber	Gerbers	Gerbers, archivos de fabricación, drill files, etc
libraries	Librería de simbolos	Carpeta contenedora de librerías de simbolos
—— Modelos_3D	Modelos en 3D	Archivos .step, .stp o .wrl de los componentes
output	Output	Contiene la BOM en CSV y los equemáticos en PDF
L—— Panel	Panel	Contiene el Panelizado del PCB
L—gerber	Gerbers	Gerbers, drill files, etc. del panel
└── Modelos_3D	Modelos en 3D	Archivos .step, .stp o .wrl de los componentes

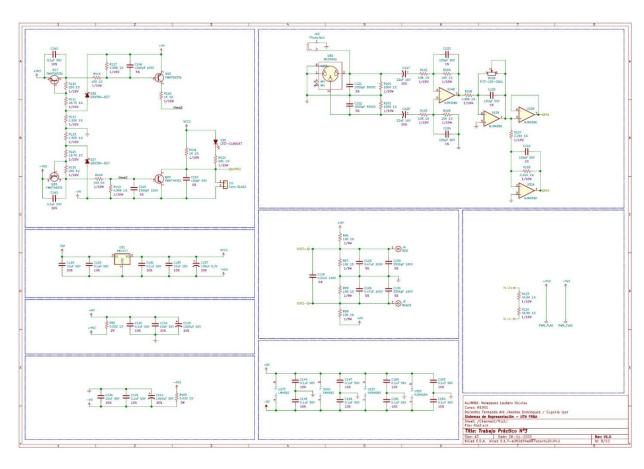
# Esquemático:

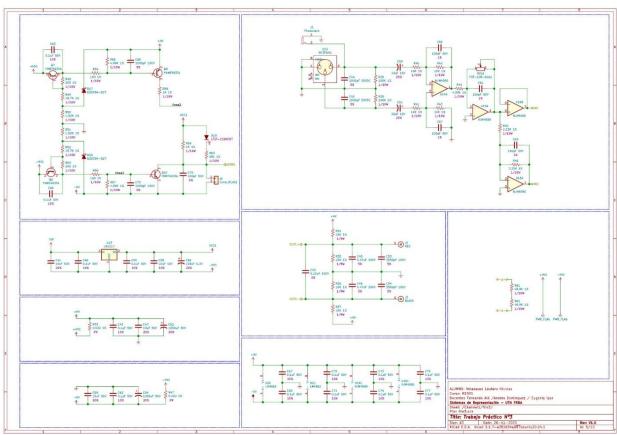


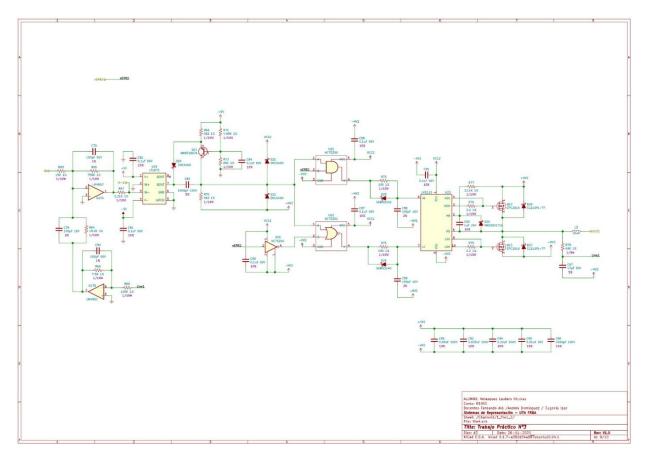


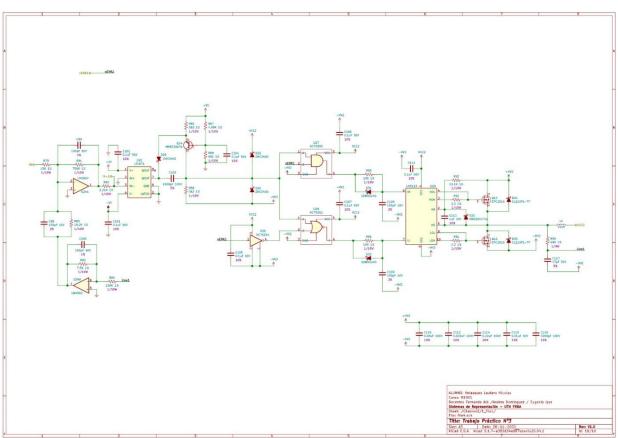


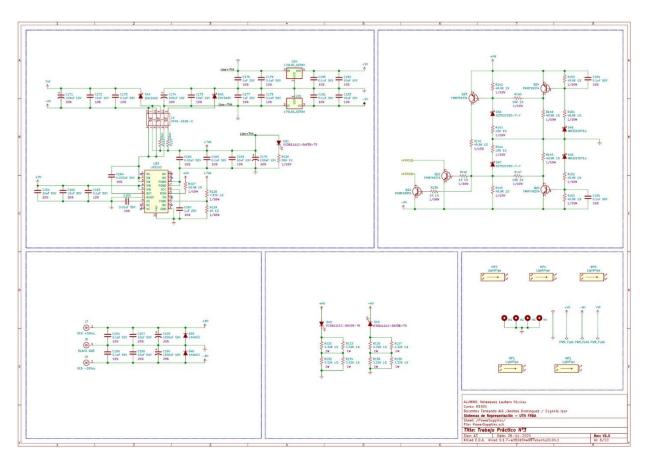


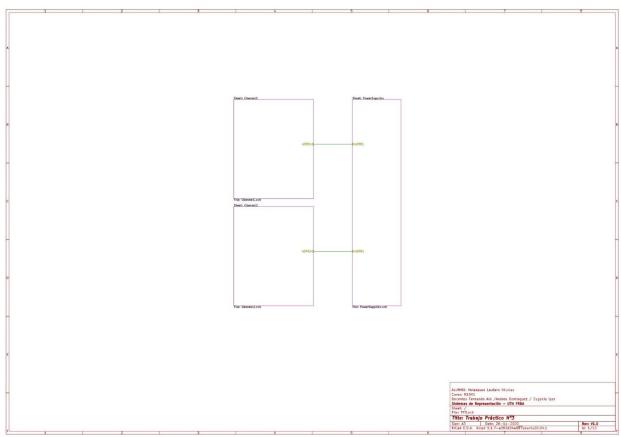




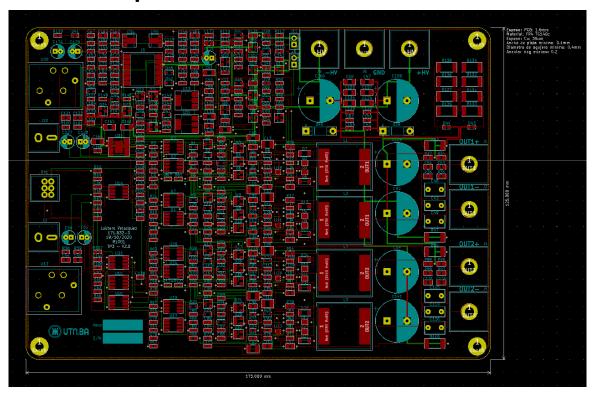




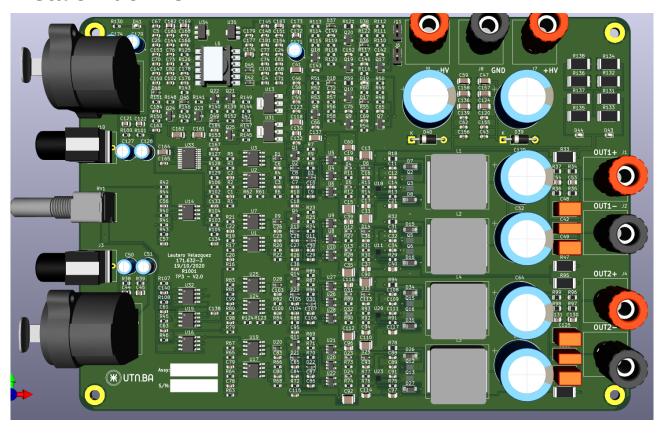




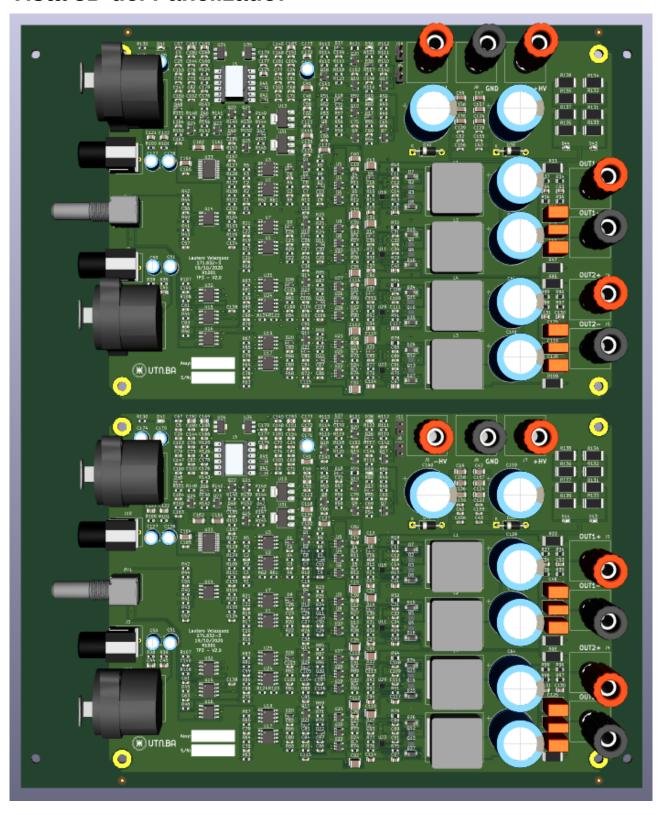
### **Circuito Impreso:**



### Vista 3D del PCB:



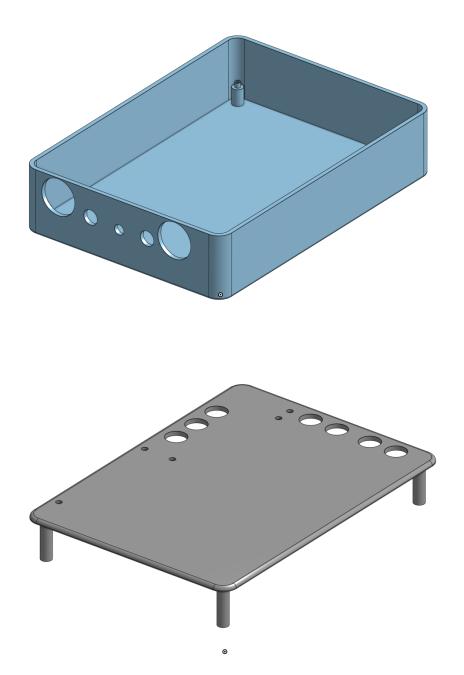
#### Vista 3D del Panelizado:

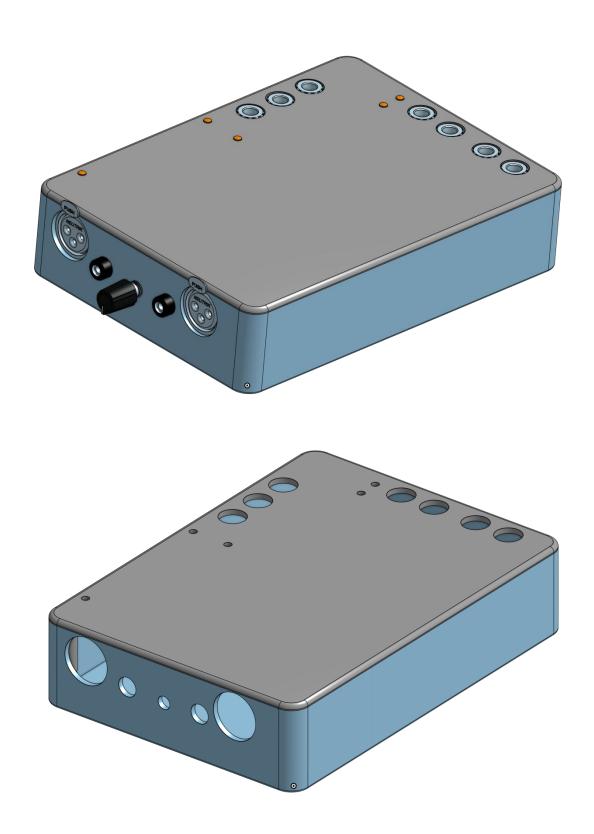


# Vistas 3D del Gabinete (Captura de pantalla) y link al proyecto en onshape

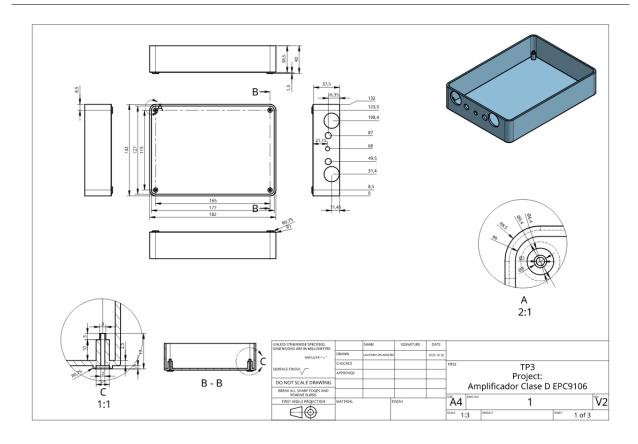
Link:

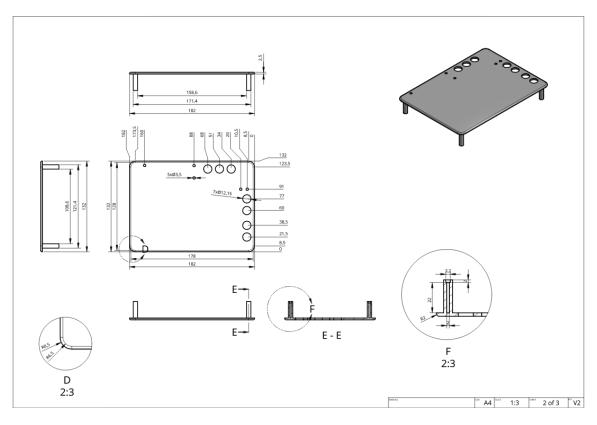
 $\frac{https://cad.onshape.com/documents/e8a14a2475994c0af7fda45a/w/5aba2215bbbb8c3741b4be23/e/034031ad34256893db9816b7}{}$ 

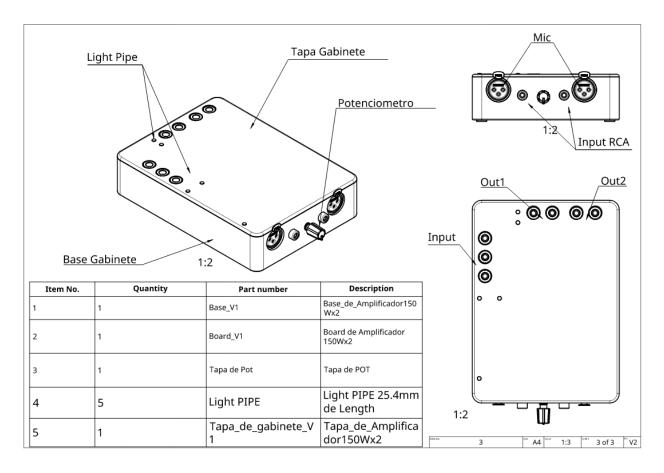




# Vistas de dimensiones de cada pieza:







## Tabla y link a la BOM en octopart:

I	Q	Reference(s)	Valu	Digik	Manuf	Manuf
t	t		e	ey	acturer	acturer
e	y			P/N		P/N
m						
1	1	C1, C11, C12, C20, C31, C32, C78, C88, C89, C98, C108, C109	100p	PCF1	Panaso	ECH-
	2		F	441C	nic	U1C1
			16V	T-ND	Electr	01GX
					onic	5
					Comp	
					onents	
2	1	C2, C3, C22, C23, C56, C57, C61, C63, C75, C79, C80, C99,	100p	478-	AVX	06035
	8	C100, C133, C134, C138, C140, C152	F	6202-	Corpor	A101F
			50V	1-ND	ation	AT2A
3	6	C4, C5, C7, C8, C9, C10, C14, C24, C25, C27, C28, C29, C30,	0.1u	399-	KEME	C0603
	7	C34, C43, C46, C55, C62, C65, C66, C67, C68, C70, C71, C73,	F	5089-	T	C104
		C74, C76, C77, C81, C82, C84, C85, C86, C87, C91, C101, C102,	50V	1-ND		K5RA
		C104, C105, C106, C107, C111, C120, C123, C132, C139, C142,				CTU
		C143, C144, C145, C147, C148, C150, C151, C153, C154, C155,				
		C156, C163, C168, C173, C178, C179, C180, C181, C184, C185				
4	8	C6, C26, C69, C72, C83, C103, C146, C149	1000	490-	Murat	GRM1
			pF	3281-	a	885C2
			100	1-ND	Electr	A102J
			V		onics	A01D
5	4	C13, C33, C90, C110	0.68	490-	Murat	GRM3
				1854-	a	2CR7

				1-ND	Electr onics	2A684 KA01 L
6	4	C15, C35, C92, C112	0.03 3uF 100 V	478- 1611- 1-ND	AVX Corpor ation	12101 C333 KAT2 A
7	7	C16, C36, C93, C113, C167, C176, C177	1uF 25V	587- 2984- 1-ND	Taiyo Yuden	TMK1 07B71 05KA- T
8	4	C17, C37, C94, C114	0.22 uF 100 V	445- 6802- 1-ND	TDK Corpor ation	C2012 X7S2 A224 M085 AE
9	6	C18, C38, C95, C115, C165, C166	0.01 uF 50V	399- 1091- 1-ND	KEME T	C0603 C103 K5RA CTU
1 0	4	C19, C39, C96, C116	2200 pF 100 V	445- 1339- 1-ND	TDK Corpor ation	C2012 X7R2 A222 K085 AA
1 1	4	C21, C40, C97, C117	47p F 50V	399- 1117- 1-ND	KEME T	C0805 C470J 5GAC TU
1 2	1 0	C41, C47, C59, C118, C124, C136, C157, C158, C161, C162	10u F 50V	587- 3248- 1-ND	Taiyo Yuden	UMK 316B BJ106 ML-T
1 3	2	C42, C119	0.22 uF 100 V	399- 6037- ND	KEME T	R82E C3220 AA70 J
1 4	4	C44, C45, C121, C122	1000 pF 50V DC		Panaso nic	ECH- U1H1 02JX5
1 5	4	C48, C49, C125, C126	0.47 uF 100 V	399- 5454- 1-ND	KEME T	R82E C3470 DQ70 J
1 6	4	C50, C51, C127, C128	22u F 16V	493- 1769- ND	Nichic on	UPW1 C220 MDD
1 7	6	C52, C64, C129, C141, C159, C160	1000 uF 50V	493- 1228 5-1-	Nichic on	UPW1 H102 MHD

				ND		1TN
1	4	C53, C54, C130, C131	3300	445-	TDK	C2012
8			pF	2323-	Corpor	C0G2
			100	1-ND	ation	A332J
			V			125A
						A
1	7	C58, C135, C169, C172, C175, C182, C183	10u	587-	Taiyo	LMK2
9			F	2668-	Yuden	12B71
			10V	1-ND		06KG-
						TD
2	2	C60, C137	100u	587-	Taiyo	JMK3
0			F	1963-	Yuden	16BJ1
			6.3V	1-ND		07ML
						-T
2	1	C164	0.03	1276-	Samsu	CL31
1			3uF	1805-	ng	B333
			50V	1-ND	Electr	KBCN
					0-	NNC
					Mecha	
					nics	
2	3	C170, C171, C174	100u	493-	Nichic	UPW1
2			F	1737-	on	A101
			10V	ND		MDD
						6
2	1	D1, D2, D3, D9, D10, D11, D20, D21, D22, D28, D29, D30, D42,	ZHC	ZHC	Diodes	ZHCS
3	4	D45	S40	S400	Incorp	400TA
			0	CT-	orated	
				ND		
2	8	D4, D5, D12, D13, D23, D24, D31, D32	SD	SDM	Diodes	SDM0
4			M03	03U4	Incorp	3U40-
			U40	0DIC	orated	7
				T-ND		
2	4	D6, D14, D25, D33	MM	MM3	ON	MM3
5			3Z5	Z5V1	Semic	Z5V1
			V1T	T1G	onduct	T1G
			1G	OSC	or	
				T-ND		
2	8	D7, D8, D15, D16, D26, D27, D34, D35	SL2	SL21	Micro	SL210
6			10P	0PL-	Comm	PL-TP
			L-	TPM	ercial	
			TP	SCT-	Co	
<u></u>				ND		
2	4	D17, D18, D36, D37	BZX	1727-	Nexpe	BZX3
7			384-	3646-	ria	84-
			B27	1-ND	USA	B27,1
					Inc.	15
2	2	D19, D38	RED	160-	Lite-	LTST-
8			_LE	1181-	On	C190
			D	1-ND	Inc.	CKT
2	2	D39, D40	1N4	1N40	ON	1N400
9			003	03G	Semic	3G
				OS-	onduct	
				ND	or	
3	3	D41, D43, D44	BLU	404-	Stanle	VCDB

0			E_L ED	1288- 1-ND	y Electri c Co	1111C - 5AY3 B-TR
3	2	D46, D47	BZT 52C 39S- 7-F	BZT 52C3 9S- FDIC T-ND	Diodes Incorp orated	BZT5 2C39S -7-F
3 2	2	D48, D49	MM 3Z1 8VT 1G	MM3 Z18V T1G OSC T-ND	ON Semic onduct or	MM3 Z18V T1G
3	4	H1, H2, H3, H4	Mou ntin gHol e_Pa d			
3 4	2	J1, J4	RED	36- 7006- ND	Keysto ne Electr onics	7006
3 5	2	J2, J5	BLA CK	36- 7007- ND	Keysto ne Electr onics	7007
3 6	2	J3, J10	Pho noJa ck	2092- KLP X- 0848 A-2- B- ND	Kycon , Inc.	KLPX - 0848A -2-B
3 7	2	J6, J11	Con n_01	609- 3469-	Amph enol	68001
			x02	ND	ICC (FCI)	202H LF
3 8	1	J7		36- 7006- ND	ICC (FCI) Keysto ne Electr onics	202H LF 7006
	1	J7 J8	x02 RED +35	ND 36- 7006-	ICC (FCI) Keysto ne Electr	202H LF
3	1		RED +35 Vdc BLA CK GN	36- 7006- ND 36- 7007-	ICC (FCI) Keysto ne Electr onics Keysto ne Electr	202H LF 7006

1			Н	1718- 2-ND	Dale	767G ZER1 50M5 A
4 2	1	L5	VPH 1- 0190 -R	513- 1194- 1-ND	Eaton - Electr onics Divisi on	VPH1 -0190- R
4 3	5	MP1, MP2, MP3, MP4, MP5	Ligh tPip e	LFB1 00CT P-ND	Visual Comm unicati ons Comp any - VCC	LFB1 00CT P
4 4	4	Q1, Q4, Q11, Q14	MM BT2 907 A	MM BT29 07A- FDIC T-ND	Diodes Incorp orated	MMB T2907 A-7-F
4 5	8	Q2, Q3, Q5, Q6, Q12, Q13, Q15, Q16	EPC 2016	917- 1080- 1-ND	EPC	EPC2 016C
4 6	6	Q7, Q9, Q17, Q19, Q23, Q24	FM MT5 93T A	FMM T593 CT- ND	Diodes Incorp orated	FMM T593T A
7	7	Q8, Q10, Q18, Q20, Q21, Q22, Q25	FM MT4 93T A	FMM T493 CT- ND	Diodes Incorp orated	FMM T493T A
4 8	4	R1, R16, R63, R79	15K 1%	P15.0 KHC T-ND	Panaso nic Electr onic Comp onents	ERJ- 3EKF 1502V
9	4	R2, R17, R64, R80	18.2 K 1%	P18.2 KHC T-ND	Panaso nic Electr onic Comp onents	ERJ- 3EKF 1822V
5 0	4	R3, R19, R65, R81	750 K 1%	P750 KHC T-ND	Panaso nic Electr onic Comp onents	ERJ- 3EKF 7503V
5 1	4	R4, R20, R66, R82	7.5K 1%	P7.50 KHC T-ND	Panaso nic Electr	ERJ- 3EKF 7501V

					onic Comp onents	
5 2	8	R5, R21, R45, R46, R67, R83, R107, R108	2.21 K 1%	P2.21 KHC T-ND	Panaso nic Electr onic Comp onents	ERJ- 3EKF 2211V
5 3	8	R6, R22, R38, R39, R68, R84, R100, R101	100 K 1%	P100 KHC T-ND	Panaso nic Electr onic Comp onents	ERJ- 3EKF 1003V
5 4	8	R7, R8, R23, R24, R69, R70, R85, R86	562 1%	P562 HCT- ND	Panaso nic Electr onic Comp onents	ERJ- 3EKF 5620V
5 5	1 0	R9, R25, R44, R55, R57, R71, R87, R106, R117, R119	4.99 K 1%	P4.99 KHC T-ND	Panaso nic Electr onic Comp onents	ERJ- 3EKF 4991V
5 6	6	R10, R26, R60, R72, R88, R122	681 1%	P681 HCT- ND	Panaso nic Electr onic Comp onents	ERJ- 3EKF 6810V
5 7	1 2	R11, R12, R27, R28, R54, R56, R73, R74, R89, R90, R116, R118	100 1%	P100 HCT- ND	Panaso nic Electr onic Comp onents	ERJ- 3EKF 1000V
5 8	8	R13, R14, R29, R30, R75, R76, R91, R92	2.2	P2.2 AJCT -ND	Panaso nic Electr onic Comp onents	ERJ- 3RQF 2R2V
5 9	4	R15, R31, R77, R93	22.1 K 1%	P22.1 KHC T-ND	Panaso nic Electr onic Comp onents	ERJ- 3EKF 2212V
6	4	R18, R32, R78, R94	680 1%	P680 CCT- ND	Panaso nic Electr	ERJ- 6ENF 6800V

					onic	
					Comp	
					_	
		D00 D4E D05 D400	0.00		onents	DIDE
6	4	R33, R47, R95, R109	0.02		TE	RLP7
1			2		Conne	3M3A
			1%		ctivity	R022F
					Passiv	TDF
					e	
					Produc	
					t	
6	8	R34, R35, R36, R37, R96, R97, R98, R99	10K	P10.0	Panaso	ERJ-
2			1%	KCC	nic	6ENF
				T-ND	Electr	1002V
					onic	
					Comp	
					onents	
6	1	R40, R41, R42, R43, R102, R103, R104, R105, R143, R144,	10K	P10.0	Panaso	ERJ-
3	2	R146, R147	1%	KHC	nic	3EKF
	_	1110,111	170	T-ND	Electr	1002V
				1110	onic	1002 (
					Comp	
					onents	
6	4	R48, R53, R110, R115	200	P200	Panaso	ERJ-
4	4	K40, K55, K110, K115	1%	HCT-		3EKF
4			170		nic Electr	
				ND	Electr	2000V
					onic	
					Comp	
	_	D. (0. D. D. (1. D. (1. )	10.	710 -	onents	
6	4	R49, R52, R111, R114	18.7	P18.7	Panaso	ERJ-
5			K	KHC	nic	3EKF
			1%	T-ND	Electr	1872V
					onic	
					Comp	
					onents	
6	4	R50, R51, R112, R113	1.82	P1.82	Panaso	ERJ-
6			K	KHC	nic	3EKF
			1%	T-ND	Electr	1821V
					onic	
					Comp	
					onents	
6	5	R58, R120, R129, R139, R140	1K	P1.00	Panaso	ERJ-
7			1%	KHC	nic	3EKF
				T-ND	Electr	1001V
					onic	
					Comp	
					onents	
6	2	R59, R121	1K	P1.00	Panaso	ERJ-
8		,	1%	KCC	nic	6ENF
				T-ND	Electr	1001V
				- 1.10	onic	1001
					Comp	
					onents	
6	1	R61, R62, R123, R124, R127, R141, R142, R145, R148, R149,	49.9	P49.9	Panaso	ERJ-
9	4	R150, R151, R152, R153	49.9 K	KHC	nic	3EKF
J	4	11100, 11101, 11104, 11100	11	MIC	IIIC	OLIVE

			1%	T-ND	Electr onic Comp onents	4992V
7 0	2	R125, R126	Ohm	P0.0 GCT- ND	Panaso nic Electr onic Comp onents	ERJ- 3GEY 0R00 V
7 1	1	R128	7.87 K 1%	P7.87 KHC T-ND	Panaso nic Electr onic Comp onents	ERJ- 3EKF 7871V
7 2	1	R130	806 1%	P806 HCT- ND	Panaso nic Electr onic Comp onents	ERJ- 3EKF 8060V
7 3	8	R131, R132, R133, R134, R135, R136, R137, R138	3.32 K 1%	541- 3.32 KAF CT- ND	Vishay Dale	CRC W251 23K32 FKEG
7 4	1	RV1	POT - 10K - DU AL		Alps Alpine	RK09 71220 08T
7 5	4	U1, U2, U17, U24	LM4 562	296- 4441 6-5- ND	Texas Instru ments	LM45 62MA /NOP B
7 6	4	U3, U7, U19, U25	LT1 671	LT16 71CS 8#PB F-ND	Analo g Device s Inc.	LT167 1CS8# PBF
7	4	U4, U8, U20, U26	NC7 SZ0 4	NC7 SZ04 M5X CT- ND	ON Semic onduct or	NC7S Z04M 5X
7 8	4	U5, U9, U21, U27	NC7 SZ0 8	NC7 SZ08 M5X CT- ND	ON Semic onduct or	NC7S Z08M 5X
7 9	4	U6, U10, U22, U28	NC7 SZ0 2	NC7 SZ02 M5X	ON Semic onduct	NC7S Z02M 5X

				CT- ND	or	
8	4	U11, U18, U23, U29	LM5	296-	Texas	LM51
0			113	3600	Instru	13TM
				0-1-	ments	E/NO
				ND		PB
8	2	U12, U30	NC3		Neutri	NC3F
1			FAH		k	AH2-0
			2			
8	2	U13, U31	LM1	497-	STMic	LD111
2			117	1243-	roelect	7S50C
				1-ND	ronics	TR
8	4	U14, U15, U16, U32	NJM	NJM	NJR	NJM4
3			4580	4580	Corpor	580E
				E-	ation/	
				ND	NJRC	
8	1	U33	LM3	LM3	Texas	LM31
4			102	102	Instru	02MH
				MH/	ments	/NOP
				NOP		В
				B-		
				ND		
8	1	U34	L78	497-	STMic	L78L0
5			L05	1183-	roelect	5ACU
			_SO	1-ND	ronics	TR
			T89			
8	1	U35	L79	497-	STMic	L79L0
6			L05	1219-	roelect	5ACU
			_SO	1-ND	ronics	TR
			T89			

Link: https://octopart.com/bom-tool/YxOttL9e

## Tabla del checklist:

Ubicación de	Comentarios	Cumple / No cumple /
componentes		No aplica
Orientación		CUMPLE
consistente de		
componentes		
SMD		
Espacio para		CUMPLE
herramientas		
de retrabajo y		
extraccion de		
ICs		
Verificar		CUMPLE
componentes		
polarizados		
Utilizar grilla	Componentes THT y SMD con grilla de 20mils(0.5mm)	NO CUMPLE
de 50 mil (o		

1.05	
1.25mm) para	
componentes	
THT y 20 mils	
(o 0.5mm)	
para SMD	
Verificar	CUMPLE
orientación de	
todos los	
conectores	
Verificar	CUMPLE
espacio	
mínimo entre	
cuerpo de	
componentes	
Capacitores de	NO APLICA
desacople	1,01111011
(bypass) cerca	
de pines de	
alimentación	
de los IC	
Verificar	NO APLICA
	NO APLICA
terminadores	
en serie	
cercanos a la	
fuente	NO ADLICA
Drivers I/O	NO APLICA
cercanos a	
donde las	
señales	
abandonan el	
PCB	
Pistas de	CUMPLE
alimentación y	
test points,	
todos	
etiquetados.	
Filtros EMI y	NO APLICA
RFI lo más	
cerca posible a	
puntos de	
entrada y	
salida en áreas	
blindadas.	
Verificar que	CUMPLE
los	
potenciómetro	
s incrementar	
la cantidad	
controlada en	
sentido de las	
semuo de las	

agujas del reloj.		
Verificar si los		CUMPLE
orificios de		COMPLE
montaje deben		
estar aislados		
eléctricamente		
0 no.		CIDADLE
Verificar		CUMPLE
distancia de		
seguridad de		
los orificios de		
montaje hacia		
otros		
componentes.		
Verificar		CUMPLE
factor de		
forma de los		
pads SMD.		
Fiduciales		CUMPLE
locales y en		
panel para		
ensamle		
automático.		
Distancia de	NO LLEVA ZOCALO	NO CUMPLE
seguridad		
suficiente para		
ICs con		
zócalo.		
Zocaro.		
Ruteo/pistas	Comentarios	Cumple / No cumple /
Traces, process	Comemaros	No aplica
Comunes		NO APLICA
digitales y		TOTH EIGH
analógicos		
unidos en un		
solo punto.		
Verificar		NO APLICA
pistas debajo		INO ALLICA
de		
componentes		
ruidosos o		
sensibles.		
No ubicar vias		NO APLICA
		NUAPLICA
debajo de		
resistores de		
metalfilm u		
otros		
componentes		
con aislación		

pobre.		
Verificar		NO APLICA
pistas		
susceptibles a		
puentes de		
soldadura.		
Verificar		CUMPLE
		COMPLE
pistas sin		
conexión en		
un extremo, a		
menos que sea		
a propósito.		
Asegurar que		CUMPLE
el CAD		
unifica o no		
señales		
Vcc/Vdd y		
Vss/GND		
según lo		
requiera el		
diseño.		
Utilizar		CUMPLE
múltiples vías		
en pistas de		
alta corriente		
y/o baja		
impedancia.		
Observar		NO APLICA
keepout de		TIOTH EIGH
componentes		
y pistas.		
Utilizar planos		CUMPLE
de GND		COMILE
donde sea		
posible.		
D: .		0 1 /27
Dimensiones	Comentarios	Cumple / No cumple /
711		No aplica
Diámetro de		CUMPLE
orificios debe		
considerar el		
metalizado.		
Diámetro de		CUMPLE
orificios más		
grande que el		
diámetro de		
pata al menos		
en 10 mils.		
Ancho de		CUMPLE
		I .

texto en silkscreen		
0.20mm o		
más.		
Pad al menos		CUMPLE
0.4mm más		COMPLE
grande que		
drill.		CLIMADLE
Componentes		CUMPLE
ubicados al		
menos a 1mm		
del borde del		
PCB.		
Test point		NO APLICA
ubicados al		
menos a 5mm		
del borde del		
PCB.		
Pistas al		CUMPLE
menos a		
0.5mm del		
borde del		
PCB.		
Tolerancia de		NO APLICA
drills		
especificada.		
Tolerancia de		NO APLICA
máscara		
antisoldante		
especificada.		
Tolerancia de		NO APLICA
pistas		
especificada.		
Tolerancia de		NO APLICA
serigrafía		
especificada.		
Ancho de		CUMPLE
pista		
suficiente para		
la corriente		
que conduce.		
Distancia		CUMPLE
suficiente		
entre pistas de		
alto voltaje.		
.j		
Serigrafía	Comentarios	Cumple / No cumple /
(silkscreen)		No aplica
Evitar		CUMPLE
LVItal		COMPLE

serigrafía	
sobre vías u	
orificios.	
Todos los	CUMPLE
textos y	
leyendas	
legibles en	
una o dos	
direcciones.	
Logo de la	CUMPLE
compañía en	
serigrafía y/o	
en cobre (logo	
de la facultad	
en nuestro	
caso)	
Nota de	CUMPLE
copyright en	
PCB.	
Fecha en	CUMPLE
PCB.	
Número de	CUMPLE
parte en PCB.	
(en nuesto	
caso TP1/TP2,	
etc)	
Revisión del	CUMPLE
PCB en	
serigrafía.	
(v1.0 o R01)	
Espacio para	CUMPLE
revisión de	
montaje en	
serigrafía.	
(ASSY)	CLD (DL 7
Espacio para	CUMPLE
número de	
serie en	
serigrafía.	
(S/N)	CLIMPLE
Ubicar todo el	CUMPLE
texto de la	
serigrafía de	
manera tal que	
sea legible cuando los	
componentes están	
montados.	

Todos los ICs		CUMPLE
deben tener el		
pin 1		
debidamente		
marcado y		
visible con el		
IC instalado.		
ICs de muchos		NO APLICA
pines deberían		THO THE LIGHT
tener los pines		
extremos		
numerados		
para facilitar		
su		
identificación.		NO ADLICA
Marcas cada 5		NO APLICA
o 10 pines en		
ICs o		
conectores de		
muchos pines		
para facilitar		
su		
identificación.		
Otros	Comentarios	Cumple / No cumple /
		No aplica
Utilizar DRC		CUMPLE
y ERC		
habilitados en		
el CAD.		
(chequeo de		
errores en		
esquemático y		
PCB)		CUMPLE
PCB) Tomar las		CUMPLE
PCB) Tomar las precauciones		CUMPLE
PCB) Tomar las precauciones necesarias en		CUMPLE
PCB) Tomar las precauciones necesarias en circuitos de		CUMPLE
PCB) Tomar las precauciones necesarias en circuitos de alta		CUMPLE
PCB) Tomar las precauciones necesarias en circuitos de alta frecuencia.		
PCB) Tomar las precauciones necesarias en circuitos de alta frecuencia. Colocar		CUMPLE  NO APLICA
PCB) Tomar las precauciones necesarias en circuitos de alta frecuencia. Colocar conectores y		
PCB) Tomar las precauciones necesarias en circuitos de alta frecuencia. Colocar conectores y pines extra en		
PCB) Tomar las precauciones necesarias en circuitos de alta frecuencia. Colocar conectores y pines extra en prototipos		
PCB) Tomar las precauciones necesarias en circuitos de alta frecuencia. Colocar conectores y pines extra en prototipos para pruebas,		
PCB) Tomar las precauciones necesarias en circuitos de alta frecuencia. Colocar conectores y pines extra en prototipos para pruebas, por si es		
PCB) Tomar las precauciones necesarias en circuitos de alta frecuencia. Colocar conectores y pines extra en prototipos para pruebas, por si es necesario.		NO APLICA
PCB) Tomar las precauciones necesarias en circuitos de alta frecuencia. Colocar conectores y pines extra en prototipos para pruebas, por si es		

formas de	
orificios en	
conectores	
raros	
(rectangulares,	
ovalados).	
Verificar si la	CUMPLE
máscara	
antisoldante	
cubre o no	
cubre las vías.	
No rutear	CUMPLE
ángulos	COMILE
agudos.	
Verificar	CUMPLE
profundidad	
de la máscara	
antisoldante.	
Verificar el	CUMPLE
netlist	COMILE
manualmente	
o por	
inspección	
visual.	
Verificar si el	CUMPLE
origen de	COMPLE
orificios es un	
pad de	
referencia.	
Anotar en	CUMPLE
layer auxiliar	COMILL
ancho del	
PCB, material	
y espesor del	
cobre.	
Utilizar	NO APLICA
aislamiento	TO THE LIGHT
térmico	
(thermal	
relief) en	
capas internas	
de	
distribución	
de	
alimentación.	
Verificar que	CUMPLE
las aperturas	
para pasta de	
estaño sean	
del tamaño	
aci talliallo	

adecuado.	
Verificar si se	NO APLICA
permiten	
blind/buried	
vias en PCB	
multicapa.	
Definir	CUMPLE
correctamente	
el panelizado	
del PCB.	
Encapsulados	CUMPLE
metálicos de	
cristales de	
alta frecuencia	
deberían	
conectarse a	
GND.	