

FPGA 实验板实物图

四位一体数码管管脚分配

信号说明	信号名称	方向	管脚
数码管位选信号	DS4	output	PIN_4
数码管位选信号	DS3	output	PIN_3
数码管位选信号	DS2	output	PIN_144
数码管位选信号	DS1	output	PIN_143
数码管数据	Q[3]	output	PIN_141
数码管数据	Q[2]	output	PIN_139
数码管数据	Q[1]	output	PIN_137
数码管数据	Q[0]	output	PIN_142
数码管小数点	h	output	PIN_8

拨码开关管脚分配

信号说明	信号名称	方向	管脚
拨码开关 K8	K8	input	PIN_21
拨码开关 K7	K7	input	PIN_22
拨码开关 K6	K6	input	PIN_52
拨码开关 K5	K5	input	PIN_55
拨码开关 K4	K4	input	PIN_58
拨码开关 K3	K3	input	PIN_60
拨码开关 K2	K2	input	PIN_64
拨码开关 K1	K1	input	PIN_67
按键 Key	Key	input	PIN_90

发光二极管管脚分配

信号说明	信号名称	方向	管脚
发光二极管 1	LED1	output	PIN_79
发光二极管 2	LED2	output	PIN_75
发光二极管 3	LED3	output	PIN_73
发光二极管 4	LED4	output	PIN_71
发光二极管 5	LED5	output	PIN_69
发光二极管 6	LED6	output	PIN_65
发光二极管 7	LED7	output	PIN_63
发光二极管 8	LED8	output	PIN_59
发光二极管 LG	LG	output	PIN_112
发光二极管 LS	LS	output	PIN_103

时钟和温度传感器管脚

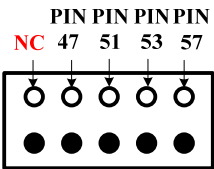
信号说明	信号名称	方向	管脚
50MHz 时钟	CLK	input	PIN_88
温度传感器	18B20	inout	PIN_9

ADC0804 管脚分配

信号说明	信号名称	方向	管脚
AD 片选	AD_CS	output	PIN_136
AD 中断	AD_INT	input	PIN_133
AD 写信号	AD_WR	output	PIN_134
AD 读信号	AD_RD	output	PIN_135
AD 数据 0	AD_Data[0]	input	PIN_132
AD 数据 1	AD_Data[1]	input	PIN_129
AD 数据 2	AD_Data[2]	input	PIN_126
AD 数据 3	AD_Data[3]	input	PIN_125
AD 数据 4	AD_Data[4]	input	PIN_122
AD 数据 5	AD_Data[5]	input	PIN_121
AD 数据 6	AD_Data[6]	input	PIN_120
AD 数据 7	AD_Data[7]	input	PIN_119

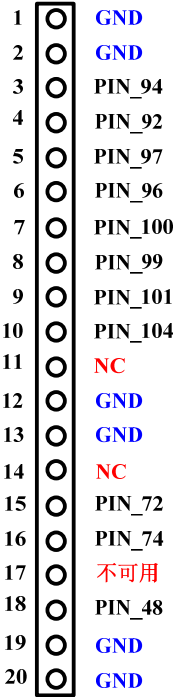
DAC0832 管脚分配

信号说明	信号名称	方向	管脚
DA 片选	DA_CS	output	PIN_41
DA 写信号	DA_WR	output	PIN_40
DA 数据 0	DA_Data[0]	output	PIN_44
DA 数据 1	DA_Data[1]	output	PIN_45
DA 数据 2	DA_Data[2]	output	PIN_42
DA 数据 3	DA_Data[3]	output	PIN_43
DA 数据 4	DA_Data[4]	output	PIN_30
DA 数据 5	DA_Data[5]	output	PIN_28
DA 数据 6	DA_Data[6]	output	PIN_32
DA 数据 7	DA_Data[7]	output	PIN_31



下面5个脚全为GND

8个发光二极管



右下 IDC10 和右侧 SIP20 管脚分配