

Sincronizzazione dei Processi

Sistemi Operativi

Antonino Staiano

Email: antonino.staiano@uniparthenope.it

Introduzione

- Cosa è la sincronizzazione dei processi?
- Race condition
- Sezioni critiche
- Sincronizzazione di controllo e operazioni indivisibili
- Approcci alla sincronizzazione
- Struttura dei sistemi concorrenti

Introduzione (cont.)

- Problemi di sincronizzazione di processi classici
- Approccio algoritmico per implementare le sezioni critiche
- Semafori
- Monitor
- Casi di studio

Cosa è la Sincronizzazione dei Processi?

- Il termine processo è un termine generico usato sia per processi che per thread
- Notazione
 - ***read_set_{P_i}*** -> insieme di dati letti dal processo P_i e messaggi interprocesso o segnali ricevuti da P_i
 - ***write_set_{P_i}*** -> insieme di dati modificati dal processo P_i e messaggi interprocesso o segnali inviati da P_i

Processi interagenti: i processi P_i e P_j sono processi interagenti se la *write_set* di uno dei processi si sovrappone con la *write_set* o *read_set* dell'altro

- I processi che non interagiscono sono *processi indipendenti*
- La *sincronizzazione dei processi* è un termine generico per le tecniche usate per ritardare e ripristinare i processi per implementare le interazione tra i processi

CdL in Informatica – Sistemi Operativi - A.A. 2018/2019 - Prof. Antonino Staiano

- The statement grouping facilities of a language such as **begin-end**, can be used if a process is to consist of a block of code instead of a single statement. For visual convenience, we depict concurrent processes created in a **Parbegin-Parend** control structure as follows:

where statements $S_{11} \cdots S_{1m}$ form the code of process P_1 , etc.

CdL in Informatica – Sistemi Operativi – A.A. 2018/2019 – Prof. Antonino Staiano

- Race condition:** Una condizione in cui il valore di un oggetto condiviso d_s , risultante dall'esecuzione delle operazioni a_i e a_j su d_s nei processi interagenti, può essere diversa da ambo $f_i(f_j(d_s))$ e $f_j(f_i(d_s))$.

CdL in Informatica – Sistemi Operativi - A.A. 2018/2019 - Prof. Antonino Staiano

cdL in Informatica – Sistemi Operativi – A.A. 2018/2019 - Prof. Antonino Staiano

Execution of instructions by processes

Race Condition (cont.)

- Le race condition sono prevenute garantendo che le operazioni a_i e a_j non siano eseguite concorrentemente
 - mutua esclusione*
 - Solo un'operazione accede ai dati in ogni istante
- La sincronizzazione per l'accesso ai dati è il coordinamento dei processi per implementare la mutua esclusione su dati condivisi
- Con la mutua esclusione è assicurato che il risultato delle operazioni a_i e a_j sarà $f_i(f_j(d_s))$ oppure $f_j(f_i(d_s))$

9

Race Condition (cont.)

- Definiamo
 - update_set_i** -> insieme di dati aggiornati dal processo P_i (letti, modificati e scritti)
- Per prevenire una race condition:
 - Si controlla che la logica dei processi causa una race
 - $update_set_i \cap update_set_j \neq \emptyset$
 - Es.: Nel sistema di prenotazione aereo
 - $update_set_i = update_set_j = \{nextseatno\}$
- Noto il dato su cui c'è una race
 - Si usano tecniche di sincronizzazione per l'accesso ai dati che implementano la mutua esclusione

10

Sezioni Critiche

- La mutua esclusione è implementata usando le sezioni critiche di codice

Sezione critica (SC): una sezione critica per un oggetto d_s è una sezione di codice che è progettata in modo che non possa essere eseguita concorrentemente con se stessa o con altre sezioni critiche per d_s

- Nei codici di esempio, una SC è indicata con un rettangolo grigio
- Se un processo P_i sta eseguendo una SC per d_s , un altro processo che intendesse eseguire una SC per d_s dovrebbe attendere la fine dell'esecuzione della SC di P_i
 - Una SC per un dato d_s , è una regione di mutua esclusione rispetto agli accessi a d_s

11

Sezioni Critiche (cont.)

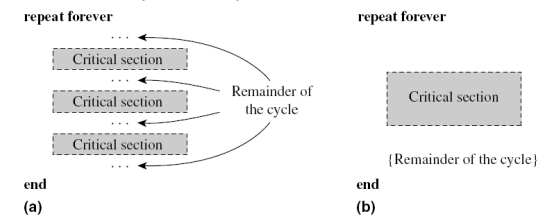
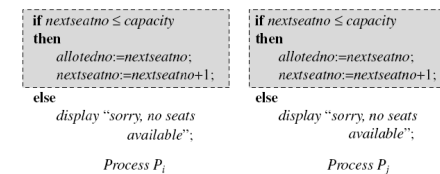


Figure 6.3 (a) A process with many critical sections; (b) a simpler way of depicting this process.



Uso di sezioni critiche in un sistema di prenotazione aereo

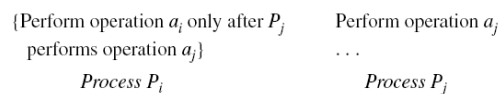
12

Sezioni Critiche (cont.)

- Usare SC causa ritardi nelle operazioni dei processi
 - Un processo non deve essere eseguito a lungo in una SC
 - Il processo non deve invocare chiamate di sistema che possono portarlo in uno stato bloccato, all'interno di una SC
 - Il kernel non deve prelatinare un processo che è alle prese con l'esecuzione di una SC
 - Il kernel dovrebbe essere sempre informato se un processo è in una SC
 - Non è possibile implementarlo nel caso un processo implementi una SC da solo
- Assumeremo che un processo trascorra poco tempo in una SC

Sincronizzazione di Controllo e Operazioni Indivisibili

- I processi interagenti devono coordinare la loro esecuzione uno rispetto all'altro, per eseguire le rispettive azioni nell'ordine desiderato
 - Requisito soddisfatto mediante la sincronizzazione di controllo



Processi che richiedono la sincronizzazione di controllo

- La segnalazione è una tecnica generale di sincronizzazione di controllo

Proprietà Implementazione di una Sezione Critica

- Proprietà essenziali di un'implementazione di una SC

Property	Description
Mutual exclusion	At any moment, at most one process may execute a CS for a data item d_s .
Progress	When no process is executing a CS for a data item d_s , one of the processes wishing to enter a CS for d_s will be granted entry.
Bounded wait	After a process P_i has indicated its desire to enter a CS for d_s , the number of times other processes can gain entry to a CS for d_s ahead of P_i is bounded by a finite integer.

- Il *progresso* e l'*attesa limitata* insieme prevengono la **starvation**

Sincronizzazione di Controllo e Operazioni Indivisibili (cont.)

<pre> var operation_aj_performed : boolean; pi_blocked : boolean; begin operation_aj_performed := false; pi_blocked := false; Parbegin ... if operation_aj_performed = false then pi_blocked := true; block (P_i); {perform operation a_i} Parent; end. </pre>	<pre> ... {perform operation a_i} if pi_blocked = true then pi_blocked := false; activate (P_i); else operation_aj_performed := true ... </pre>
<p>Process P_i</p>	<p>Process P_j</p>

Un tentativo di segnalazione naive mediante variabili booleane

Sincronizzazione di Controllo e Operazioni Indivisibili (cont.)

- Una segnalazione naive non funziona
 - P_i potrebbe bloccarsi indefinitamente in alcune situazioni

Race condition nella sincronizzazione di Processi

Time	Actions of process P_i	Actions of process P_j
t_1	if $action_{aj_performed} = false$	
t_2		{perform action a_j }
t_3		if $pi_blocked = true$
t_4		$action_{aj_performed} := true$
\vdots		
t_{20}	$pi_blocked := true;$	
t_{21}	$block(P_i);$	

- Usare invece operazioni atomiche o indivisibili

Sincronizzazione di Controllo e Operazioni Indivisibili (cont.)

Operazione indivisibile: un'operazione su un insieme di oggetti che non può essere eseguita concorrentemente con se stessa o altra operazione su un oggetto incluso nell'insieme

```

procedure check_aj
begin
    if operation_aj_performed=false
    then
        pi_blocked:=true;
        block(P_i)
    end;
end;

procedure post_aj
begin
    if pi_blocked=true
    then
        pi_blocked:=false;
        activate(P_i)
    else
        operation_aj_performed:=true;
    end;
end;
    
```

Operazioni indivisibili **check_aj** e **post_aj** per la segnalazione

Approcci alla Sincronizzazione

- Ciclare vs bloccare
- Supporto HW per la sincronizzazione dei processi
- Approcci algoritmici, primitive di sincronizzazione e costrutti di programmazione concorrente

Ciclare vs Bloccare

- Busy wait (attesa attiva)

```

while (some process is in a critical section on {d_s} or
      is executing an indivisible operation using {d_s})
{ do nothing }
    
```

Critical section or
indivisible operation
using $\{d_s\}$

- Un'attesa attiva ha molte conseguenze
 - Non può fornire la proprietà di attesa limitata
 - Degrado delle prestazioni a causa del ciclare
 - Deadlock
 - Inversione di priorità
 - Tipicamente affrontato mediante il protocollo di ereditarietà della priorità

Ciclare vs Bloccare (cont.)

- Per evitare le attese attive, un processo in attesa di entrare in una SC è posto in uno stato *bloccato*
 - Cambiato in *pronto* solo quando può entrare nella SC

if (some process is in a critical section on $\{d_s\}$ or
is executing an indivisible operation using $\{d_s\}$)
then make a system call to block itself;

Critical section or
indivisible operation
using $\{d_s\}$

- Il processo decide se ciclare o bloccarsi
 - La decisione è soggetta a race condition
 - Evitata attraverso
 - Un approccio algoritmico
 - Uso di caratteristiche HW del computer

21

Supporto HW per la Sincronizzazione dei Processi

- Istruzioni indivisibili
 - Evita race condition sulle locazioni di memoria
- Usate con una **variabile di lock** per implementare la SC e le operazioni indivisibili

entry_test: if lock = closed
then goto entry_test;
lock := closed; Performed by
an indivisible
instruction

{ Critical section or
indivisible operation }

lock := open;

- entry_test eseguita con un'istruzione indivisibile
 - Istruzione Test-and-set (TS)
 - Istruzione swap

22

Supporto HW per la Sincronizzazione dei Processi: Istruzione Test-and-Set

```
LOCK      DC    X'00'      Lock is initialized to open
ENTRY_TEST TS    LOCK      Test-and-set lock
          BC    7, ENTRY_TEST Loop if lock was closed

          ...              { Critical section or
                           indivisible operation }

          MVI    LOCK, X'00' Open the lock (by moving 0s)
```

Implementazione di SC o operazione indivisibile con Test-and-Set

CdL in Informatica - Sistemi Operativi - A.A. 2018/2019 - Prof. Antonino Staiano

23

Supporto HW per la Sincronizzazione dei Processi: Swap

```
TEMP      DS    1          Reserve one byte for TEMP
LOCK      DC    X'00'      Lock is initialized to open
          MVI    TEMP, X'FF' X'FF' is used to close the lock
ENTRY_TEST SWAP   LOCK, TEMP
          COMP   TEMP, X'00' Test old value of lock
          BC    7, ENTRY_TEST Loop if lock was closed

          ...              { Critical section or
                           indivisible operation }

          MVI    LOCK, X'00' Open the lock
```

Implementazione di SC o operazione indivisibile con Swap

CdL in Informatica - Sistemi Operativi - A.A. 2018/2019 - Prof. Antonino Staiano

24

Approcci Algoritmici, Primitive di Sincronizzazione e Costrutti di Programmazione Concorrente

- Approcci algoritmici
 - Per implementare la mutua esclusione
 - Indipendente dalla piattaforma HW o SW
 - Attesa attiva per la sincronizzazione
- Primitive di sincronizzazione
 - Implementate usando istruzioni indivisibili e supporto del kernel
 - Ad esempio, *wait* e *signal* dei semafori
 - Problema: possono essere usate alla rinfusa
- Costrutti di programmazione concorrente
 - Monitor

25

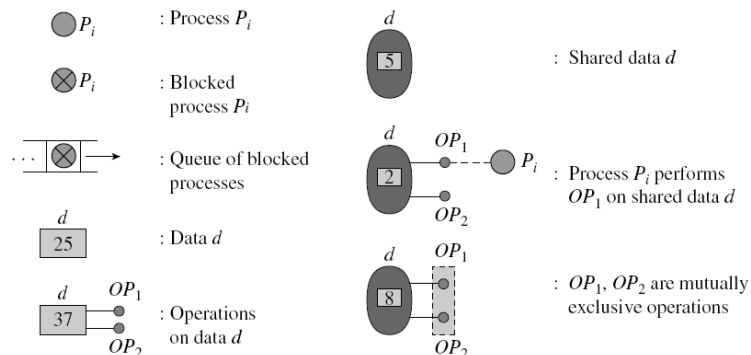
Struttura dei Sistemi Concorrenti

- Tre componenti chiave
 - Dati condivisi
 - Dati dell'applicazione usati e manipolati dai processi
 - Dati di sincronizzazione
 - Operazioni sui dati condivisi
 - Unità di codice (funzione o procedura) che accede e manipola i dati condivisi
 - Un'operazione di sincronizzazione è sui dati di sincronizzazione
 - Processi interagenti
- Un'istantanea (snapshot) di un sistema concorrente è una vista del sistema in un istante specifico

26

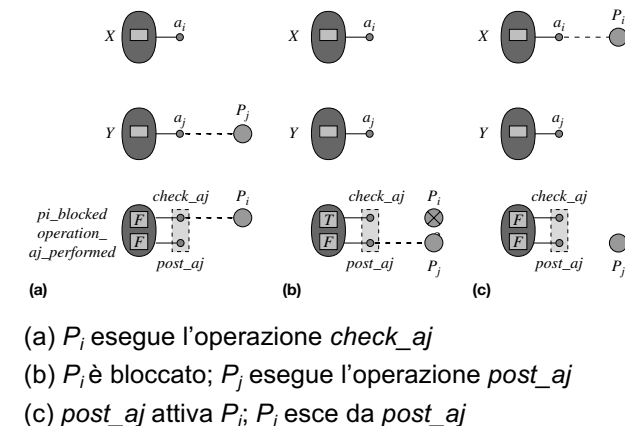
Struttura dei Sistemi Concorrenti (cont.)

Convenzioni grafiche per le istantanee dei sistemi concorrenti



27

Esempio: Snapshot di un Sistema Concorrente



28