

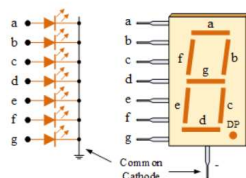
1A) Anode 7-segment display

Digit	A	B	C	D	E	F	G	DP
0	0	0	0	0	0	0	1	1
1	1	0	0	1	1	1	1	1
2	0	0	1	0	0	1	0	1
3	0	0	0	0	1	1	0	1
4	1	0	0	1	1	0	0	1
5	0	1	0	0	1	0	0	1
6	0	1	0	0	0	0	0	1
7	0	0	0	1	1	1	1	1
8	0	0	0	0	0	0	0	1
9	0	0	0	0	1	0	0	1

1B) Describe the difference between Common Cathode and Common Anode 7-segment display

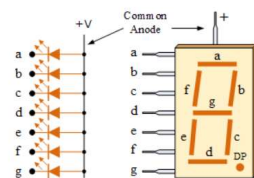
V případě přivedení log.1 na segmenty a-g u Katodového 7-segment displeje, pak tyto segmenty budou svítit. (ledky mají společné uzemnění)

Common Cathode 7-segment Display



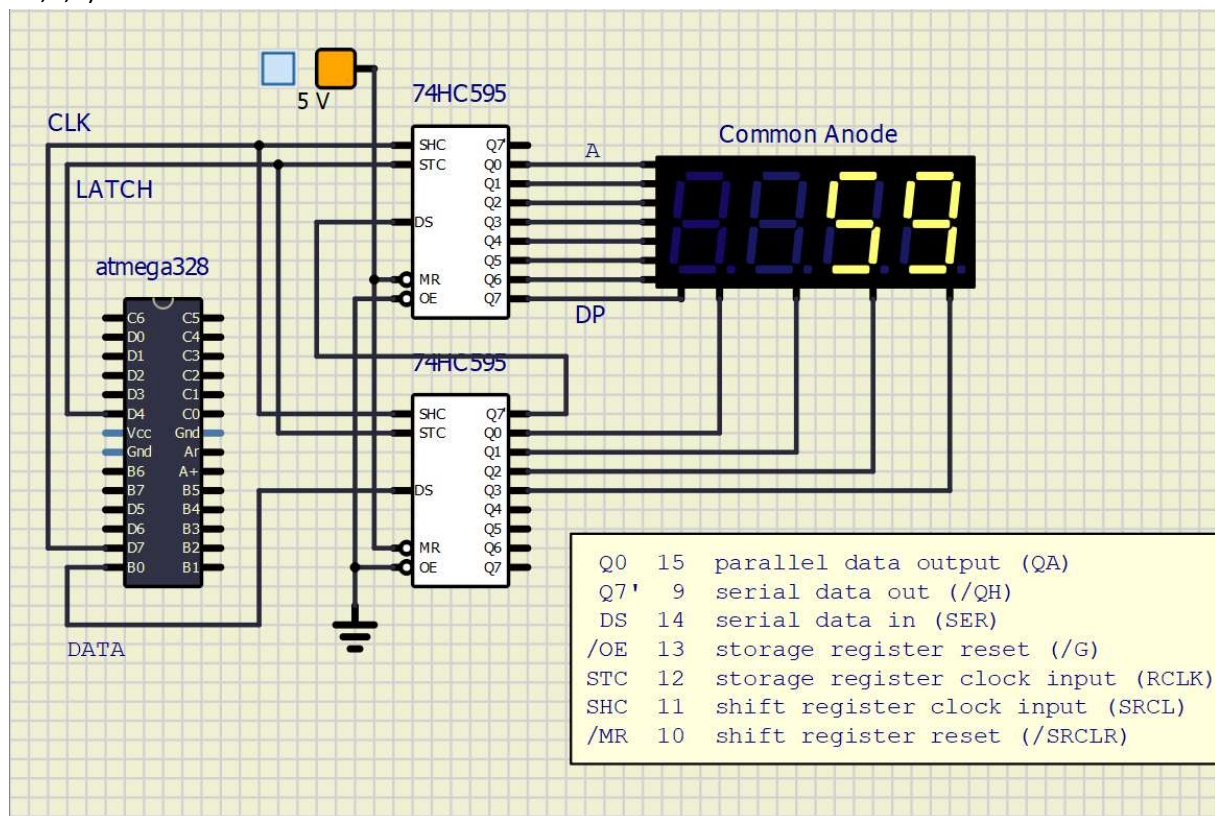
V případě přivedení log.0 na segmenty a-g u Anodového 7-segment displeje, pak tyto segmenty budou svítit. (ledky mají společné +V)

Common Anode 7-segment Display



Interup	Vector name	Pins	Operation	I/O register	Bit(s)
Pin Change Interrupt 0	PCINT0_vect	PB[7:0]	Interrupt enable Select pins	PCICR PCMSK0	PCIE0 PCINT[7:0]
Pin Change Interrupt 1	PCINT1_vect	PB[14:8]	Interrupt enable Select pins	PCICR PCMSK1	PCIE1 PCINT[14:8]
Pin Change Interrupt 2	PCINT2_vect	PB[23:16]	Interrupt enable Select pins	PCICR PCMSK2	PCIE2 PCINT[23:16]

2A,B,C)



3A,B)

Snake	A	B	C	D	E	F	G	DP
A	0	1	1	1	1	1	1	1
B	1	0	1	1	1	1	1	1
C	1	1	0	1	1	1	1	1
D	1	1	1	0	1	1	1	1
E	1	1	1	1	0	1	1	1
F	1	1	1	1	1	0	1	1