



IS210 – Chương 4

Điều khiển đồng thời

Concurrency Control

Trương Thu Thủy

Nội dung

- Các vấn đề trong truy xuất đồng thời
- Các kỹ thuật điều khiển đồng thời
 - Khóa (Locking)
 - Nhãn thời gian (Timestamp)
 - Xác nhận hợp lệ (Validation)
- Deadlock

1

Các vấn đề trong quản lý truy xuất đồng thời



Gồm bốn vấn đề

- Mất dữ liệu cập nhật (Lost updated)
- Dữ liệu đọc không lặp lại (Unrepeatable read)
- Bóng ma (Phantom)
- Đọc dữ liệu rác (Dirty read)

Mất dữ liệu cập nhật – Lost updated

- Xét hai giao tác T_1 , T_2 và đơn vị dữ liệu A ($A=50$)
 - T_1 : Read(A); $A:=A+10$; Write(A)
 - T_2 : Read(A); $A:=A+20$; Write(A)
- Hai giao tác thực hiện đồng thời
- Giá trị của A được thay đổi ở t_3 và được ghi ở t_5 bởi T_1 bị mất
- Giá trị này được ghi đè ở t_3

A=50	T_1	T_2
t_1	Read(A)	
t_2		Read(A)
t_3	$A:=A+10$	
t_4		$A:=A+20$
t_5	Write(A)	
t_6		Write(A)
	A=60	A=70

Dữ liệu đọc không lặp lại - Unrepeatable read

- Xét hai giao tác T_1 , T_2 và đơn vị dữ liệu A ($A=50$)

- T_1 : Read(A); $A:=A+10$; Write(A)
- T_2 : Read(A); Read(A)

- Hai giao tác thực hiện đồng thời

- T_2 đọc A hai lần
- Kết quả hai lần đọc là khác nhau

A=50	T_1	T_2	
t_1	Read(A)		
t_2		Read(A)	$A=50$
t_3	$A:=A+10$		
t_4		Print(A)	$A=50$
t_5	Write(A)		
t_6		Read(A)	$A=60$
t_7		Print(A)	$A=60$

Bóng ma - Phantom

- Xét 2 giao tác T_1 và T_2 được xử lý đồng thời
 - A là một tập các đơn vị dữ liệu $a_1, a_2, a_3, a_4, \dots$
 - T_1 xử lý trên toàn bộ tập A
Khi T_1 đang xử lý, T_2 thêm một hay một số phần tử trong tập A
 - T_1 khi xem dữ liệu sẽ thấy dữ liệu mới thêm khác với ban đầu
→ bóng ma

Đọc dữ liệu rác - Dirty read

- Xét hai giao tác T_1 , T_2 và đơn vị dữ liệu A ($A=50$)
 - T_2 đọc dữ liệu được ghi bởi T_1 nhưng sau đó T_1 hủy bỏ

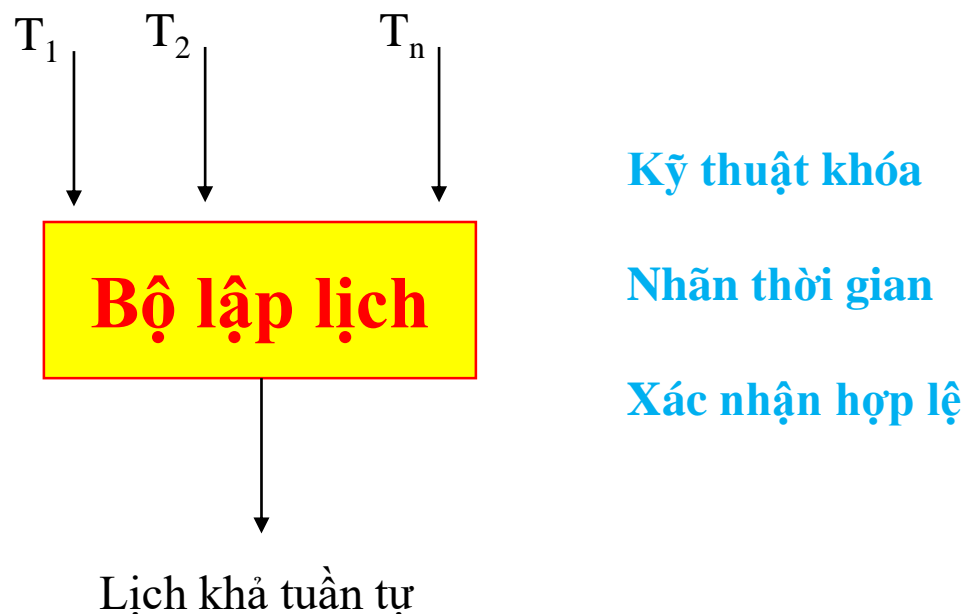
$A=50$	T_1	T_2	
t_1	Read(A)		
t_2	$A:=A+10$		
t_3	Write(A)		
t_4		Read(A)	Dirty read
t_5		Print(A)	
t_6	Abort		

Nhận xét

- Một bộ lập lịch phải ngăn chặn được:
 - Lịch không khả tuần tự
 - Những vấn đề trong điều khiển đồng thời
- Làm sao tạo ra lịch S?
 - Các kỹ thuật điều khiển đồng thời

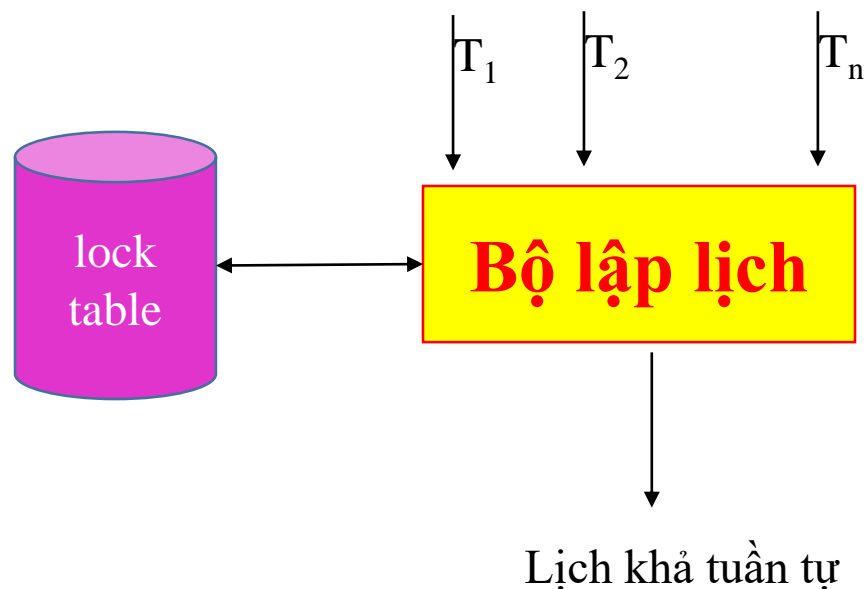
Các kỹ thuật điều khiển đồng thời

- Là những kỹ thuật cho phép bộ lập lịch sử dụng để tạo ra một lịch khả tuần tự từ n giao tác thực hiện đồng thời



Kỹ thuật khóa

- Bộ lập lịch với cơ chế khóa (locking scheduler)
 - Có thêm hai hành động:
 - Lock: cấp phát khóa
 - Unlock: giải phóng khóa
 - Các khóa được thể hiện trong bảng khóa (lock table)



Kỹ thuật khóa

- Một giao tác trước khi muốn đọc/ghi lên một đơn vị dữ liệu phải yêu cầu khóa (lock) trên đơn vị dữ liệu này
 - Ký hiệu: lock(A) hay l(A)
- Sau khi thao tác xong phải giải phóng (unlock) trên đơn vị dữ liệu đó
 - Ký hiệu: unlock(A) hay u(A)

Lock table

Element	Transaction
A	T ₁

Kỹ thuật khóa

- Quy tắc: việc sử dụng khóa (lock) phải đảm bảo
 - (1) Tính nhất quán của các **giao tác**
 - $T_1: \dots \mathbf{l(A)} \dots r(A)/w(A) \dots \mathbf{u(A)} \dots$
 - (2) Tính hợp lệ của **lịch thao tác**
 - $S: \dots l_i(A) \dots \dots \dots u_i(A)$



Không có $l_j(A)$

Kỹ thuật khóa

- Ví dụ
- Giao tác T_1 , T_2 có nhất quán không?
- Lịch S có hợp lệ không?

S

T_1	T_2
Lock(A) Read(A,t) t:=t+100 Write(A,t) Unlock(A)	Lock(A) Read(A,s) s:=s*2 Write(A,s) Unlock(A) Lock(B) Read(B,s) s:=s*2 Write(B,s) Unlock(B)
Lock(B) Read(B,t) t:=t+100 Write(B,t) Unlock(B)	

Kỹ thuật khóa

- Giao tác nào nhất quán?
- Lịch S có hợp lệ không?

S	T ₁	T ₂	T ₃
	Lock(A) Lock(B) Read(A) Read(B) Unlock(A) Unlock(B)	Lock(B) Read(B) Write(B) Unlock(B)	 Lock(B) Read(B) Unlock(B)

Kỹ thuật khóa

- Giao tác nào nhất quán?
- Lịch S có hợp lệ không?

S	T ₁	T ₂	T ₃
	Lock(A) Read(A) Write(B) Unlock(A)	Lock(B) Read(B) Write(B)	Lock(B) Read(B) Unlock(B)

- Nếu S hợp lệ thì S có khả tuần tự không?

S

T ₁	T ₂	A	B
Lock(A) ;Read(A,t) t:=t+100 Write(A,t); Unlock(A)	Lock(A) ;Read(A,s) s:=s*2 Write(A,s); Unlock(A) Lock(B) ;Read(B,s) s:=s*2 Write(B,s); Unlock(B)	25 125 250	25 50
Lock(B) ;Read(B,t) t:=t+100 Write(B,t); Unlock(B)			150

Không khả tuần tự

- Lock(B) được thực hiện trước khi Unlock A?


S	T ₁	T ₂	A	B
	Lock(A); Read(A,t) t:=t+100 Write(A,t); Unlock(A)	<div>Không hợp lệ</div> Lock(A); Read(A,s) s:=s*2 Delay Write(A,s); Unlock(A) Lock(B) Read(B,s) s:=s*2 Write(B,s); Unlock(B)	25 125 250	25 180 250
	Lock(B) Read(B,t) t:=t+100 Write(B,t); Unlock(B)			

- Lock(B) được thực hiện trước khi Unlock A?


S	T ₁	T ₂	A	B
	Lock(A); Read(A,t) t:=t+100 Write(A,t); Lock(B); Unlock(A)	Lock(A); Read(A,s) s:=s*2 Write(A,s); Lock(B);	25 125 250	25
	Read(B,t) t:=t+100 Write(B,t); Unlock(B)	Unlock(A) Read(B,s) s:=s*2 Write(B,s); Unlock(B)	Phải chờ đến lúc này	125 250

- (3) 2PL – Two phase locking: tất cả các hành động lock phải thực hiện trước unlock

- $\mathbf{T}_i: \dots \mathbf{l}_i(\mathbf{A}) \dots \mathbf{u}_i(\mathbf{A}) \dots$



no unlock



no lock



Ví dụ

T1	T2
Lock(A)	Lock(B)
Read(A)	Read(B)
Lock(B)	Lock(A)
Read(B)	Read(A)
B:=B+A	Unlock(B)
Write(B)	A:=A+B
Unlock(A)	Write(A)
Unlock(B)	Unlock(A)

2PL transactions

T3	T4
Lock(B)	Lock(A)
Read(B)	Read(A)
B:=B-50	Unlock(A)
Write(B)	Lock(B)
Unlock(B)	Read(B)
Lock(A)	Unlock(B)
Read(A)	Print(A+B)
A:=A+50	
Write(A)	
Unlock(A)	

Không thỏa 2PL transactions

Định lý

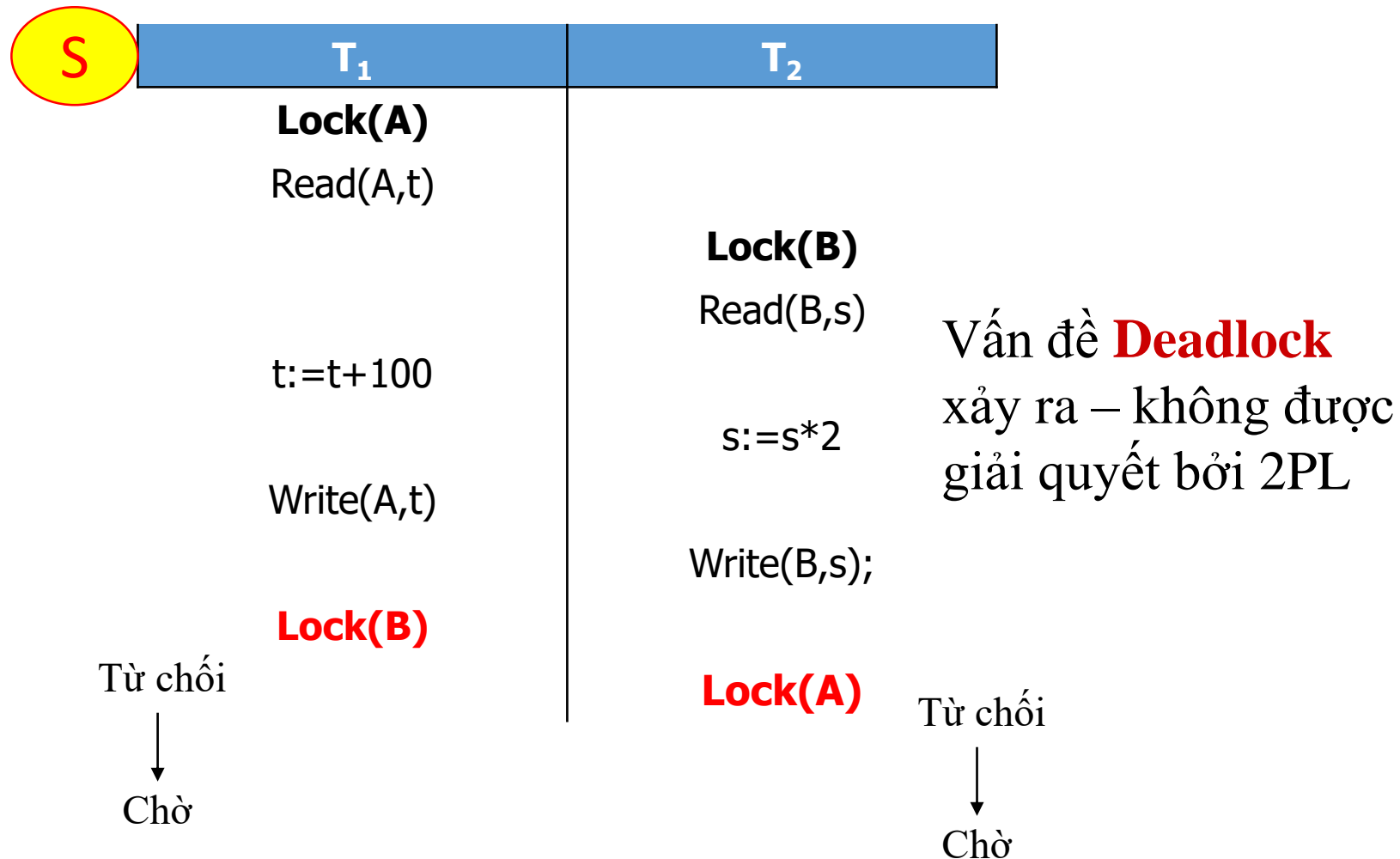
- Nếu một lịch S thỏa:
 - (1) Tính nhất quán của các giao tác
 - (2) Tính hợp lệ của lịch
 - (3) Các giao tác phải là 2PL
- Thì S sẽ conflict-serializable



Chứng minh

Khóa hai giai đoạn

- Vấn đề Deadlock



Kỹ thuật khóa

- Vấn đề
 - Một giao tác T phải lock trên A ngay cả khi T chỉ muốn read A mà không write A
 - Nhưng, không thể tránh việc lock đơn vị dữ liệu, vì không khả tuân tự có thể xảy ra
 - Mặt khác, không có lý do gì khiến một số giao dịch không thể đọc X cùng một lúc, miễn là không có giao dịch nào được phép ghi X.

T ₁	T ₂
Lock(A) Read(A) Unlock(A)	Lock(A) Read(A) Unlock(A)

Chế độ khóa – Lock mode

- Xem xét một bộ lập lịch khóa (locking scheduler) sử dụng hai loại khóa khác nhau
 - **Khóa chia sẻ** (Shared lock)
 - Read lock
 - $rl(X)$ hay $Rlock(X)$
 - **Khóa độc quyền** (eXclusive lock)
 - Write lock
 - $wl(X)$ hay $Wlock(X)$
 - Giải phóng
 - Unlock
 - $u(X)$ hay $Unlock(X)$

Chế độ khóa – Lock mode

- Đối với mỗi đơn vị dữ liệu X
 - Hoặc là một exclusive lock trên X
 - Hoặc không có exclusive lock nào nhưng có thể nhiều shared lock trên X
- Nếu $\text{write}(X)$
 - Cần phải có $\text{Wlock}(X)$
- Nếu $\text{read}(X)$
 - Cần có $\text{Rlock}(X)$ hoặc $\text{Wlock}(X)$

Chế độ khóa – Lock mode

- Ba yêu cầu trong chế độ khóa
 - (1) Tính nhất quán của giao tác

$T_i: \dots \text{rl}(X)/\text{wl}(X) \dots \text{r}(X) \dots \text{u}(X)$

$T_i: \dots \text{wl}(X) \dots \text{w}(X) \dots \text{u}(X)$

Chế độ khóa – Lock mode

- Ba yêu cầu trong chế độ khóa
 - (2) Tính hợp lệ của lịch thao tác

S: ... $\mathbf{rl}_i(\mathbf{X}) \dots \mathbf{u}_i(\mathbf{X}) \dots$

Không $\mathbf{wl}_j(\mathbf{X})$

S: ... $w_{\mathbf{i}}(\mathbf{X}) \dots\dots\dots u_{\mathbf{i}}(\mathbf{X}) \dots$

← Không $\mathbf{wl}_j(\mathbf{X})$
 Không $\mathbf{rl}_j(\mathbf{X})$ →

Chế độ khóa – Lock mode

- Ba yêu cầu trong chế độ khóa
 - (3) Two-phase locking

T: ... rl(X)/wl(X)..... u(X)...



Không unlock



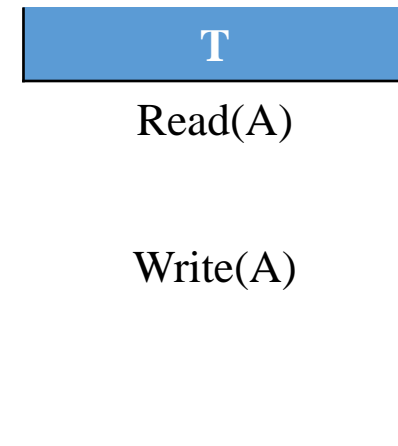
Không lock

Chế độ khóa – Lock mode

- Cho phép giao tác nắm giữ cả shared lock và exclusive lock trên cùng đơn vị dữ liệu
 - Nếu giao tác biết trước những lock mà nó cần
 - Chỉ sử dụng một exclusive lock
 - **T: ... wl(A) ... r(A) ... w(A) ... u(A) ...**
 - Nếu không
 - Cả shared lock và exclusive lock được sử dụng
 - **T: ... rl(A) ... r(A) ... wl(A) ... w(A) ... u(A) ...**

Nâng cấp khóa

Lúc này T không còn giữ read lock nữa thay vào đó là write lock



Thảo luận

- S là conflict-serializable
- Thứ tự (T_2, T_1)
 - Ngay cả khi T_1 thực hiện trước
 - Nhưng, T_2 unlock trước T_1

S	T_1	T_2
	RLock(A); Read(A)	RLock(A); Read(A) Rlock(B); Read(B)
	Wlock(B) Từ chối	
	Đợi	
	Wlock(B); Read(B);Write(B)	
	Unlock(A);Unlock(B)	Unlock(A); Unlock(B)

Định lý

- Trong hệ thống với shared lock và exclusive lock
 - Nếu S thỏa
 - (1) Tính nhất quán của các giao tác
 - (2) Tính hợp lệ của lịch
 - (3) Two-phase lock của giao tác
 - Thì S conflict-serializable

Ma trận tương thích

- Ma trận tương thích là một cách thuận tiện để mô tả các cách thức quản lý khóa.
 - Hàng ngang diễn tả một khóa đang được nắm giữ trên đơn vị dữ liệu X
 - Hàng dọc diễn tả chế độ khóa yêu cầu trên X

		Lock requested	
		Share	eXclusive
Lock held in mode	Share	Yes	No
	eXclusive	No	No

Ví dụ

T ₁	T ₂
RLock(A); Read(A)	RLock(A); Read(A) Rlock(B); Read(B)
Wlock(B) Từ chối	Unlock(A); Unlock(B)
Đợi Wlock(B); Read(B); Write(B) Unlock(A) Unlock(B)	

Sử dụng lock thông thường

T ₁	T ₂
RLock(A); Read(A)	RLock(A); Read(A) Rlock(B); Read(B)
Rlock(B); Read(B) Wlock(B) Từ chối	Unlock(A) Unlock(B)
Đợi Wlock(B); Write(B) Unlock(A) Unlock(B)	

Sử dụng nâng cấp lock
Upgrade lock

Bài tập

- Giao tác nào không thỏa 2PL
- Lịch S có khả tuần tự không?

S	T ₁	T ₂
	<div>RLock(A); Read(A) Unlock(A) Wlock(B); Read(B) B:=B+A Write(B) Unlock(B)</div>	<div>RLock(B); Read(B) Unlock(B) Wlock(A); Read(A) A:=A+B Write(A) Unlock(A)</div>

Bài tập

- Giao tác nào không thỏa 2PL
- Lịch S có khả tuần tự không?

S

T ₁	T ₂	T ₃	T ₄
	RL(A)	RL(A)	
	WL(B)		
	U(A)		
		WL(A)	
	U(B)		
RL(B)		U(A)	
			RL(B)
RL(A)			U(B)
WL(C)			
U(A)			
			WL(B)
			U(B)
U(B)			
U(C)			

Nội dung

- Các vấn đề trong truy xuất đồng thời
- Các kỹ thuật điều khiển đồng thời
 - Khóa (Locking)
 - **Nhãn thời gian (Timestamps)**
 - Nhãn thời gian toàn phần
 - Nhãn thời gian riêng phần
 - Nhãn thời gian nhiều phiên bản (multiversion)
 - Xác nhận hợp lệ (Validation)
- Deadlock

2

Nhãn thời gian

Nhãn thời gian - timestamps

- Ý tưởng:
 - Không có hành động nào vi phạm khả năng tuần tự
 - Khi xảy ra sự cố thì hủy bỏ và thực hiện lại giao tác
- Chọn thứ tự thực hiện các giao tác bằng nhãn thời gian
 - Mỗi giao tác T sẽ được gán một số duy nhất, một nhãn thời gian $TS(T)$
 - Tại thời điểm giao tác T bắt đầu
 - Thứ tự của nhãn thời gian sẽ tăng dần
 - Những giao tác bắt đầu sau sẽ có giá trị nhãn thời gian lớn hơn giao tác bắt đầu trước đó

Nhãn thời gian - timestamps

- Để gán nhãn
 - Sử dụng đồng hồ của máy tính (system clock)
 - Sử dụng bộ đếm của bộ lập lịch. Khi giao tác bắt đầu, bộ đếm sẽ tăng thêm 1
- Chiến lược cơ bản
 - Nếu $ST(T_i) < ST(T_j)$ thì lịch thao tác phải tương đương với lịch tuần tự $\{T_i, T_j\}$

Nhãn thời gian toàn phần - Total timestamps

- Mỗi giao tác T được gán một nhãn $TS(T)$ ghi lại thời gian T bắt đầu
- Mỗi đơn vị dữ liệu X có một nhãn $TS(X)$, ghi thời gian của $TS(T)$ của T đã thực hiện read/write thành công sau cùng lên X .
- Khi đến lượt giao tác T thao tác lên X , $TS(T)$ và $TS(X)$ sẽ được so sánh

Nhãn thời gian toàn phần - Total timestamps

Read(T, X)

```
If TS(X) ≤ TS(T)
    Read(X);
    //permit to read X
    TS(X) := TS(T);
Else
    Abort {T};
    //cancel T
    //reset ST
```

Write(T, X)

```
If TS(X) ≤ TS(T)
    Write(X);
    //permit to write X
    TS(X) := TS(T);
Else
    Abort {T};
    //cancel T
    //reset TS
```

Ví dụ

	T_1 $TS(T_1)=\text{300}$	T_2 $TS(T_2)=200$	A $TS(A)=0$	B $TS(B)=0$	
1	Read(A)		$TS(A)=100$		$TS(A) \leq TS(T_1) : T_1$ đọc A
2		Read(B)		$TS(B)=200$	$TS(B) \leq TS(T_2) : T_2$ đọc B
	$A := A * 2$				
3	Write(A)		$TS(A)=100$		$TS(A) \leq TS(T_1) : T_1$ ghi A
		$B := B + 20$			
4		Write(B)		$TS(B)=200$	$TS(B) \leq TS(T_2) : T_1$ ghi B
5	Read(B)				$TS(B) > TS(T_1) : T_1$ không thể đọc B

Abort

Khởi tạo lại $TS(T_1) \rightarrow TS(T_2) < TS(T_1)$

Lịch khả tuần tự theo thứ tự $\{T_2, T_1\}$

Ví dụ

T₁	T₂	A
TS(T ₁)=100	TS(T ₂)=200	TS(A)=0
Read(A)		TS(A)=100
	Read(A)	TS(A)=200
	Write(A)	TS(A)=200
Write(A)		

↓
T₁ bị hủy và bắt đầu lại với một nhãn thời gian mới

T₁	T₂	A
TS(T ₁)=100	TS(T ₂)=200	TS(A)=0
Read(A)		TS(A)=100
	Read(A)	TS(A)=200
	Read(A)	TS(A)=200
Read(A)		

↓
T₁ bị hủy và bắt đầu lại với một nhãn thời gian mới

Không có sự phân biệt giữa hoạt động read và write
→ T₁ vẫn bị hủy bỏ và bắt đầu lại

Nhãn thời gian riêng phần – Partial timestamps

- Nhãn thời gian của đơn vị dữ liệu X được chia làm 2 loại
 - $RT(X)$ – read timestamp
 - Ghi nhận giá trị $TS(T)$ gần nhất đọc X thành công
 - $WT(X)$ – write timestamp
 - Ghi nhận giá trị $TS(T)$ gần nhất ghi X thành công
- Ngoài ra bộ lập lịch còn quản lý một bit thể hiện trạng thái của giao tác
 - $C(X)$ – commit bit
 - True nếu dữ liệu X đã được commit. Ngược lại false

Nhãn thời gian riêng phần – Partial timestamps

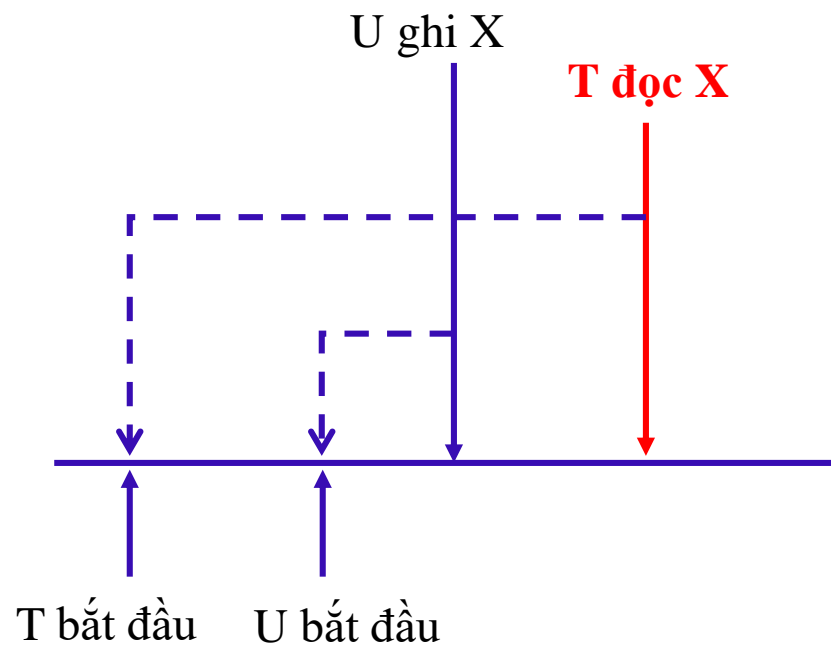
- $RT(X)$ – read timestamp
 - Ghi nhận giá trị $TS(T)$ gần nhất đọc X thành công
- $WT(X)$ – write timestamp
 - Ghi nhận giá trị $TS(T)$ gần nhất ghi X thành công

T_1 $TS(T_1)=100$	T_2 $TS(T_2)=200$	T_3 $TS(T_3)=300$	A $RT(A)=0$ $WT(A)=0$
Read(A)			$RT(A)=100$ $WT(A)=0$
	Read(A)		$RT(A)=200$ $WT(A)=0$
Read(A)			$RT(A)=200$ $WT(A)=0$
	Write(A)		$RT(A)=200$ $WT(A)=200$
		Write(A)	$RT(A)=200$ $WT(A)=300$

Nhãn thời gian riêng phần

- Công việc của bộ lập lịch
 - Gán, cập nhật nhãn thời gian $RT(X)$, $WT(X)$, $C(X)$
 - Kiểm tra khi nào hoạt động read/write xảy ra
 - Xử lý tính huống
 - Đọc quá trễ (Read too late)
 - Ghi quá trễ (Write too late)
 - Đọc dữ liệu rác (Dirty read)
 - Quy tắc ghi Thomas (Thomas write rule)

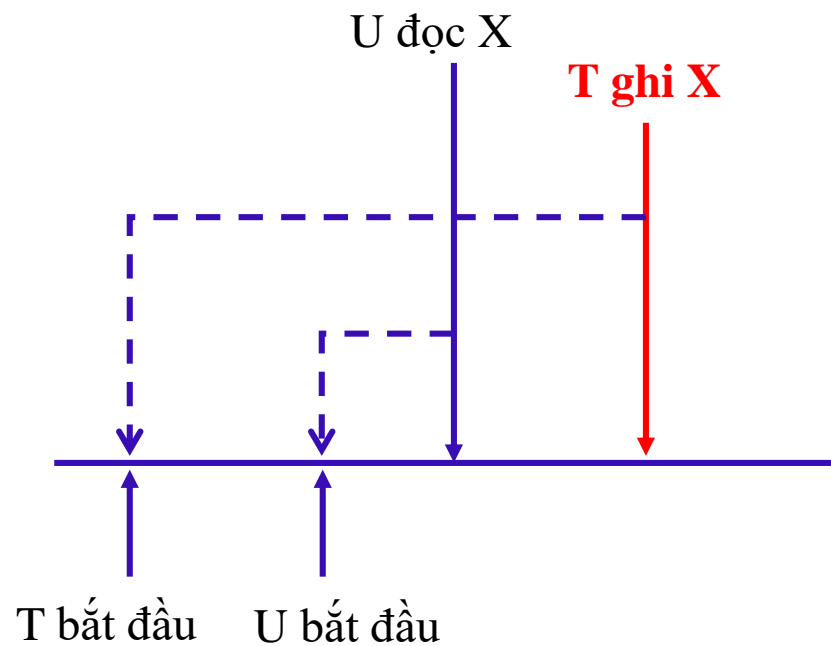
Đọc quá trễ – Read too late



- $TS(T) < TS(U)$
 - U ghi X trước, T đọc X sau
 - $TS(T) < WT(X)$
 - T không thể đọc giá trị được ghi bởi U
- Abort T

T	U
$TS(T)=100$	$TS(U)=200$
Write(A)	
	Write(A)
Read(A)	

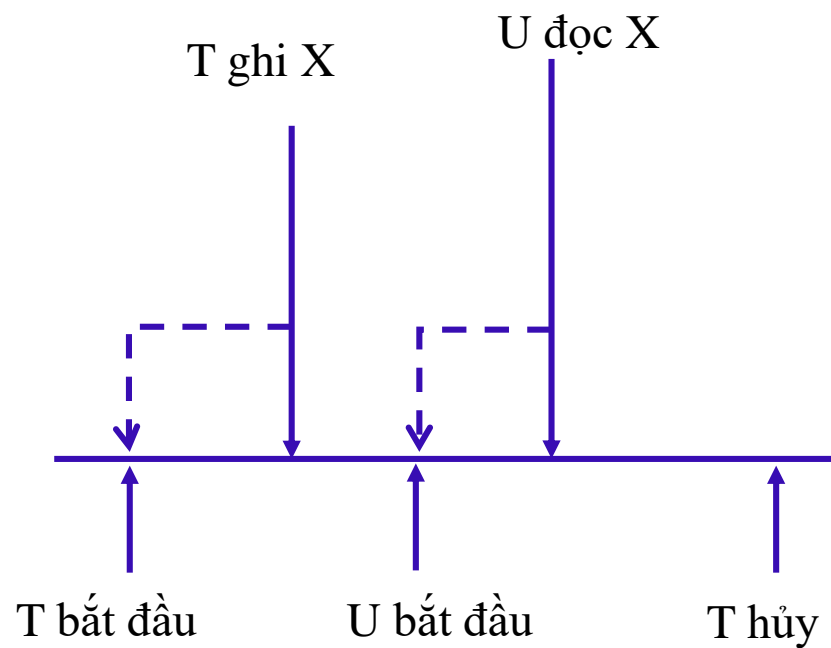
Ghi quá trễ – Write too late



- $TS(T) < TS(U)$
 - U đã đọc X trước, T đang ghi X sau
 - $WT(X) < TS(T) < RT(X)$
 - U phải đọc giá trị được ghi bởi T
- Abort T

V	T	U
TS(V)=50	TS(T)=100	TS(U)=200
Write(A)		
		Read(A)
	Write(A)	

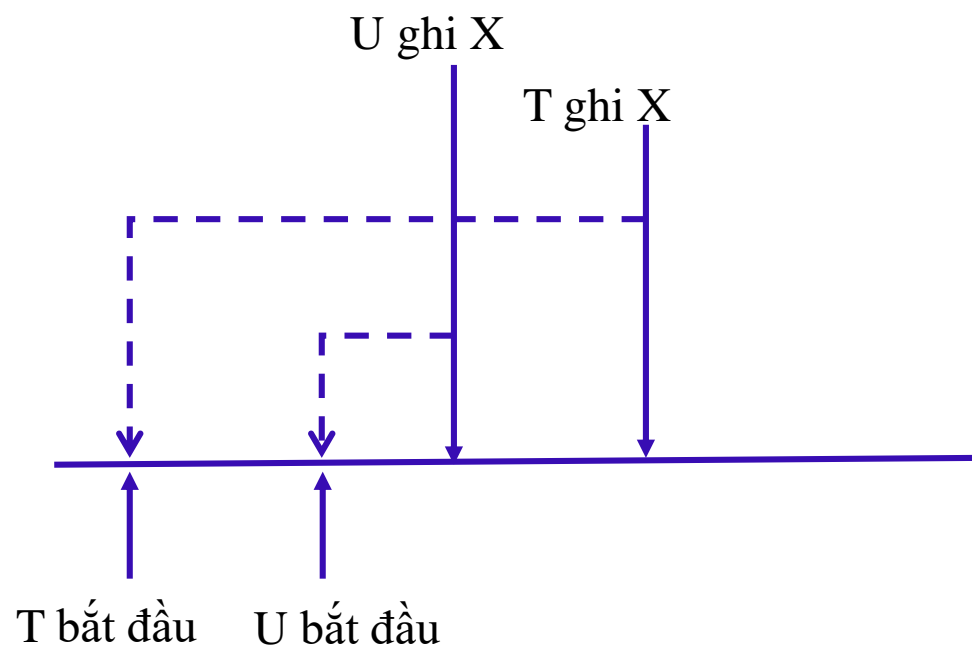
Đọc dữ liệu rác – Dirty read



- $TS(T) < TS(U)$
- T ghi X trước, U đọc X sau
- Nhưng T bị hủy bỏ \rightarrow giá trị X mà U đọc là giá trị rác.
- Giải pháp: trì hoãn U cho đến khi T commit hoặc abort

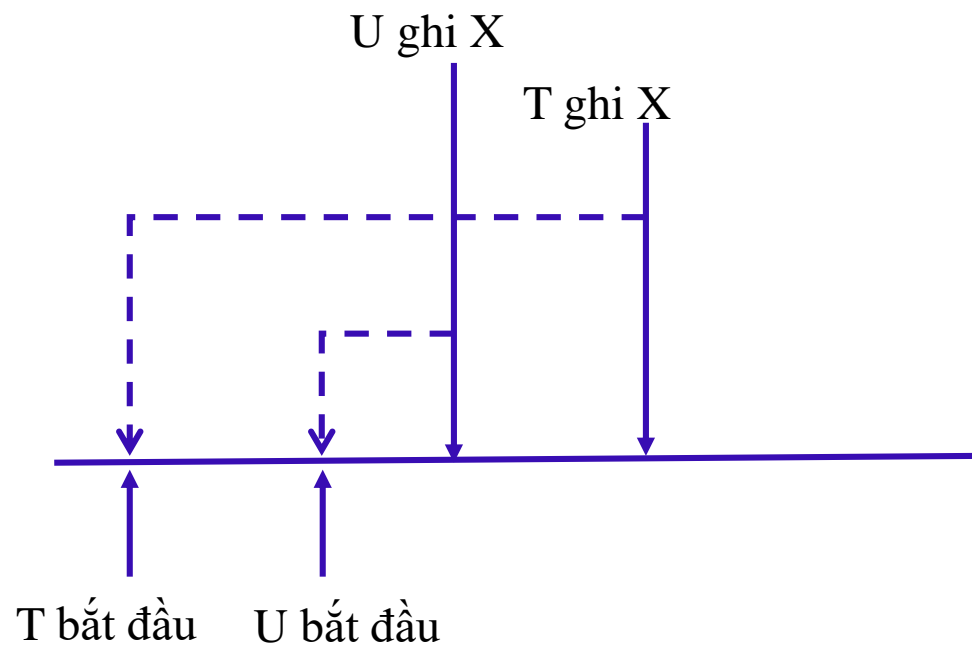
T	U
$TS(T)=100$	$TS(U)=200$
Write(A)	
	Read(A)
Abort	

Quy tắc ghi Thomas – Thomas write rule



- $TS(T) < TS(U)$
 - U ghi X trước, T đang ghi X sau
 - $TS(T) < WT(X)$
 - Sau khi T ghi X cũng không làm được gì vì:
 - Không có giao tác nào đọc giá trị của T (nếu có thì sẽ đọc quá trễ)
 - Các giao tác khác sau T và U đều muốn đọc giá trị X được ghi bởi U
- Bỏ qua thao tác ghi của T

Quy tắc ghi Thomas – Thomas write rule



- Sau khi T ghi X cũng không làm được gì vì:

- Không có giao tác nào đọc giá trị của T (nếu có thì sẽ đọc quá trễ)
 - Các giao tác khác sau T và U đều muốn đọc giá trị X được ghi bởi U
- Bỏ qua thao tác ghi của T

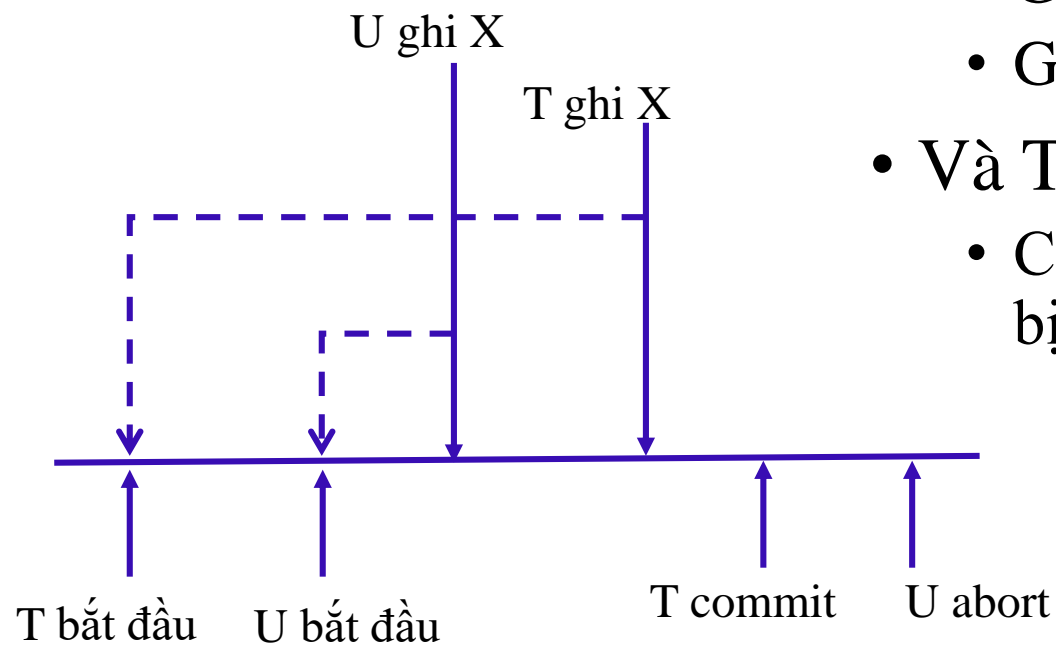
Bỏ qua



T	U
TS(T)=100	TS(U)=200
.....
	Write(A)
Write(A)	

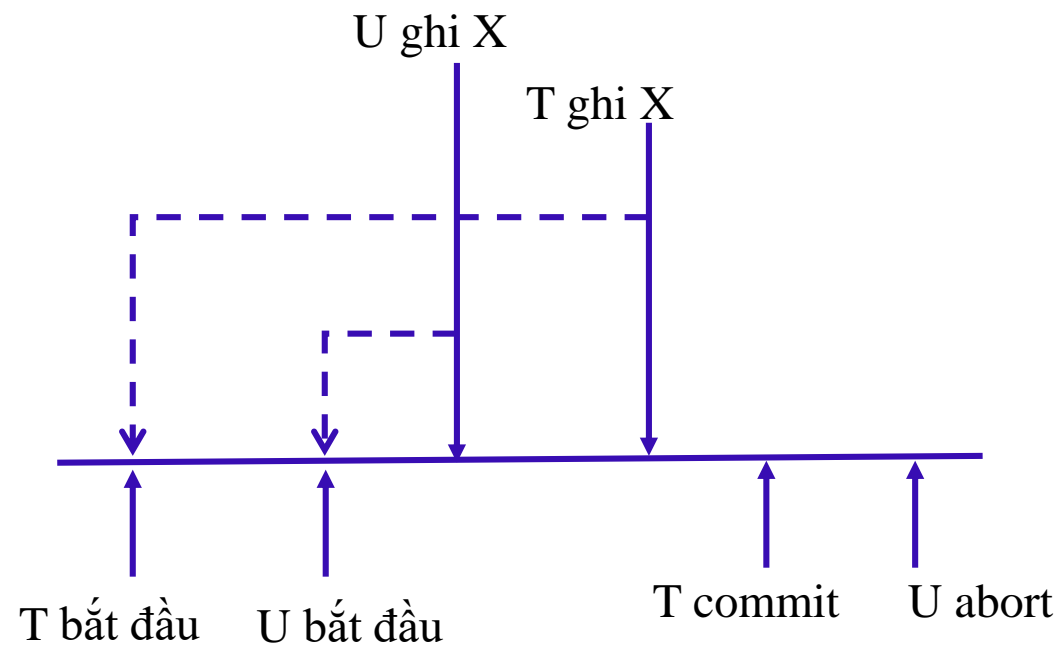
Quy tắc ghi Thomas – Thomas write rule

- Trường hợp U ghi X nhưng sau đó bị hủy bỏ
 - Giá trị của X phải được loại bỏ
 - Giá trị trước đó của X nên được phục hồi
- Và T commit
 - Cần khôi phục lại giá trị X từ T mà lệnh ghi X đã bị bỏ qua



T	U
TS(T)=100	TS(U)=200
.....
	Write(A)
Bỏ qua → Write(A)	
Phục hồi A →	Abort
Commit	

Quy tắc ghi Thomas – Thomas write rule



- Giải pháp cho việc T ghi X
 - Việc ghi này là sơ bộ và sẽ gỡ bỏ nếu T bị hủy bỏ.
 - Giá trị $C(X)$ được gán là false
 - Bộ lập lịch sẽ tạo một bản copy giá trị của X cũ và giá trị $WT(X)$ trước đó

Tóm tắt

- Khi có yêu cầu đọc và ghi từ giao tác T, bộ lập lịch sẽ:
 - Đáp ứng yêu cầu
 - Hủy T và khởi tạo lại T với một nhãn thời gian (timestamp) mới
 - Trì hoãn T, sau đó sẽ quyết định hủy bỏ T hay là đáp ứng yêu cầu

Nhãn thời gian riêng phần – Partial timestamps

- Quy tắc

Read(T,X)

```
If  $WT(X) \leq TS(T)$   
    Read(X); //allow to read X  
     $RT(X) := \max(RT(X), TS(T))$ ;  
Else  
    Rollback{T};  
    //cancel T & reset TS t
```

Write(T,X)

```
If  $RT(X) \leq TS(T)$   
    If  $WT(X) \leq TS(T)$   
        Write(X); //allow to write X  
         $WT(X) := TS(T)$ ;  
        //Else do nothing  
Else  
    Rollback{T};  
    //cancel T & reset TS
```

Ví dụ

T_1 TS(T_1)=100	T_2 TS(T_2)=200	A RT(A)=0 WT(A)=0	B RT(B)=0 WT(B)=0	C RT(C)=0 WT(C)=0	
Read(A)		RT(A)=100 WT(A)=0			WT(A) < TS(T_1) T_1 đọc A
	Read(B)		RT(B)=200 WT(B)=0		WT(B) < TS(T_2) T_2 đọc B
Write(A)		RT(A)=100 WT(A)=100			RT(A) < TS(T_1); WT(A) = TS(T_1) T_1 ghi A
	Write(B)		RT(B)=200 WT(B)=200		RT(B) < TS(T_2); WT(B) = TS(T_2) T_2 ghi B
	Read(C)			RT(C)=200 WT(C)=0	WT(B) < TS(T_2) T_2 đọc C
Read(C)				RT(C)=200 WT(C)=0	WT(B) < TS(T_1) T_1 đọc C
Write(C)					RT(B) < TS(T_1) T_1 không ghi C được

↓ **rollback**

Ví dụ 2

T₁ TS(T ₁)= 200	T₂ TS(T ₂)= 150	T₃ TS(T ₃)= 175	A RT(A)=0 WT(A)=0	B RT(B)=0 WT(B)=0	C RT(C)=0 WT(C)=0
Read(B)				RT(B)=200 WT(B)=0	
	Read(A)		RT(A)=150 WT(A)=0		
		Read(C)			RT(C)=175 WT(C)=0
Write(B)				RT(B)=200 WT(B)=200	
Write(A)			RT(A)=150 WT(A)=200		
	Write(C)				
		Write(A)			

Rollback

Giá trị của A đã được ghi bởi T₁
→ T₃ không cần ghi A

Bài tập

- Cho các lịch sau:
 - a. $st_1; st_2; r_1(A); r_2(B); w_2(A); w_1(B);$
 - b. $st_1; r_1(A); st_2; w_2(B); r_2(A); w_1(B);$
 - c. $st_1; st_2; st_3; r_1(A); r_2(B); w_1(C); r_3(B); r_3(C); w_2(B); w_3(A);$
 - d. $st_1; st_3; st_2; r_1(A); r_2(B); w_1(C); r_3(B); r_3(C); w_2(B); w_3(A);$
- Hãy điều khiển việc truy xuất đồng thời của các giao tác dùng kỹ thuật timestamp riêng phần (partial)

Nhãn thời gian riêng phần – Partial timestamps

T_1 TS(T_1)=150	T_2 TS(T_2)=200	T_3 TS(T_3)=175	T_4 TS(T_4)=255	A RT(A)=0 WT(A)=0
Read(A)				RT(A)=150 WT(A)=0
Write(A)				RT(A)=150 WT(A)=150
	Read(A)			RT(A)=200 WT(A)=150
	Write(A)			RT(A)=200 WT(A)=200
		Read(A)		
		↓	Read(A)	RT(A)=255 WT(A)=200

Rollback

Nhãn thời gian riêng phần – Partial timestamps

- Nhận xét
 - Hành động $\text{Read}_3(A)$ làm T_3 bị hủy do T_3 đọc quá trễ
 - Giá trị A ghi bởi T_1 (sau đó bị ghi đè bởi T_2) phù hợp với T_3 để đọc
 - Nếu có giá trị cũ của T_1 thì T_3 sẽ đọc được và không bị hủy

T_1	T_2	T_3	T_4
$\text{TS}(T_1)=150$	$\text{TS}(T_2)=200$	$\text{TS}(T_3)=175$	$\text{TS}(T_4)=255$
Read(A)			
Write(A)			
	Read(A)		
	Write(A)		
		Read(A)	
			Read(A)

Rollback

Nhãn thời gian nhiều phiên bản- Multiversion Timestamps

- Ý tưởng
 - Bên cạnh lưu trữ giá trị hiện hành của A, vẫn giữ lại các giá trị được sao lưu trước kia của A (nhiều phiên bản của A)
 - Giao tác T sẽ đọc được giá trị của A ở một phiên bản thích hợp nào đó

Nhãn thời gian nhiều phiên bản- Multiversion Timestamps

- Mỗi phiên bản của một đơn vị dữ liệu sẽ có
 - $RT(X)$: ghi nhận giao tác T gần nhất đọc X thành công
 - $WT(X)$: ghi nhận giao tác T gần nhất ghi X thành công
- Khi giao tác T yêu cầu thao tác trên X
 - Tìm một phiên bản phù hợp của X
 - Đảm bảo khả tuần tự
- Một phiên bản của X sẽ được tạo khi hành động ghi X thành công

Nhãn thời gian nhiều phiên bản- Multiversion Timestamps

-

Read(T, X)

```
i = "the latest version number of X"
While  $WT(X_i) > TS(T)$ 
     $i := i - 1$ ; //get back
Read( $X_i$ );
 $RT(X_i) := \max(RT(X_i), TS(T))$ ;
```

Write(T, X)

```
i = "the latest version number of X"
While  $WT(X_i) > TS(T)$ 
     $i := i - 1$ ; //get back
If  $RT(X_i) > TS(T)$ 
    Rollback  $T$ ; //abort & create new TS
Else
    Create version  $X_{i+1}$ ;
    Write( $X_{i+1}$ );
     $RT(X_{i+1}) = 0$ ; //no transaction reads yet
     $WT(X_{i+1}) = TS(T)$ ;
```

Ví dụ 1

T_1 TS=150	T_2 TS=200	T_3 TS=175	T_4 TS=255	A_0 RT=0 WT=0	A_1	A_2
Read(A)				RT=150 WT=0		
Write(A)					RT=0 WT=150	
	Read(A)				RT=200 WT=150	
	Write(A)					RT=0 WT=200
		Read(A)			RT=200 WT=150	
			Read(A)			RT=255 WT=200

Ví dụ 2

T ₁ TS=100	T ₂ TS=200	A ₀ RT=0 WT=0	B ₀ RT=0 WT=0	✕ A ₂	B ₁
Read(A)		RT=100 WT=0			
	Write(A)		RT=0 WT=200		
	Write(B)				RT=0 WT=200
Read(B)				RT=100 WT=0	
Write(A)			RT=0 WT=100		

Ví dụ 2

T_1 TS=100	T_2 TS=200	A_0 RT=0 WT=0	A_1	A_2	B_0 RT=0 WT=0	B_1
Read(A)		RT=100 WT=0				
	Write(A)			RT=0 WT=200		
	Write(B)					RT=0 WT=200
Read(B)					RT=100 WT=0	
Write(A)			RT=0 WT=100			

Bài tập

- Cho các lịch sau:
 - a. $st_1; st_2; st_3; st_4; w_1(A); w_2(A); w_3(A); r_2(A); r_4(A);$
 - b. $st_1; st_2; st_3; st_4; w_1(A); w_3(A); r_4(A); r_2(A);$
 - c. $st_1; st_2; st_3; st_4; w_1(A); w_4(A); r_3(A); w_2(A);$
- Hãy điều khiển việc truy xuất đồng thời của các giao tác dùng kỹ thuật timestamp nhiều phiên bản (multiversion)

Nhãn thời gian nhiều phiên bản- Multiversion Timestamps

- Nhận xét
 - Hành động đọc
 - Giao tác T chỉ đọc giá trị của phiên bản được cập nhật bởi T hoặc những giao tác trước đó
 - Giao tác T không đọc giá trị của phiên bản được cập nhật sau T
 - → Không gây ra rollback
 - Hành động ghi
 - Thực hiện thêm một phiên bản mới
 - Nếu không thêm được thì rollback
 - Tốn nhiều chi phí tìm kiếm, tốn bộ nhớ
 - Nên giải phóng các phiên bản quá cũ, không còn được sử dụng

Timestamps so với locking

- Nhận thời gian tốt hơn trong các tình huống mà hầu hết các giao tác là chỉ đọc (read-only) hoặc hiếm có các giao tác xử lý đồng thời đọc và ghi trên cùng một đơn vị dữ liệu
- Trong tình huống có sự xung đột cao thì locking xử lý tốt hơn
- Trong các hệ thống thương mại, bộ lập lịch chia giao tác thành read-only transaction và read/write transaction
- Read/write transaction sử dụng two-phase locking
- Read-only transaction sử dụng multiversion timestamping

3

Xác nhận hợp lệ

Xác nhận hợp lệ - Validation

- Ý tưởng
 - Cho phép các giao tác truy xuất dữ liệu tự do
 - Kiểm tra tính khả tuần tự của các giao tác
 - Trước khi giao tác bắt đầu ghi giá trị của đơn vị dữ liệu, giao tác này phải đi qua một giai đoạn xác nhận hợp lệ “validation phase”. Một tập đơn vị dữ liệu (mà giao tác này đã đọc và sắp ghi) được đem đi so sánh với tập đơn vị dữ liệu của các giao tác khác
 - Nếu không hợp lệ, giao tác sẽ phải rollback

Xác nhận hợp lệ - Validation

- Các giao tác có ba giai đoạn
- (1) Read: read set – $RS(T)$
 - Đọc tất cả những đơn vị dữ liệu
 - Ghi vào bộ nhớ tạm
 - Không sử dụng cơ chế khóa
- (2) Validate
 - Bộ lập lịch kiểm tra tính hợp lệ của giao tác bằng cách so sánh read set (RS) và write set (WS) với những giao tác khác. Nếu không hợp lệ thì giao tác phải rollback, ngược lại thì qua bước 3
- (3) Write: write set – $WS(T)$
 - Ghi giá trị của các đơn vị dữ liệu xuống CSDL

Xác nhận hợp lệ - Validation

- Chiến lược
 - Nếu T_1, T_2, T_3, \dots là thứ tự hợp lệ thì lịch kết quả sẽ conflict-equivalent với một lịch tuần tự $S_s = \{T_1, T_2, T_3, \dots\}$

Xác nhận hợp lệ - Validation

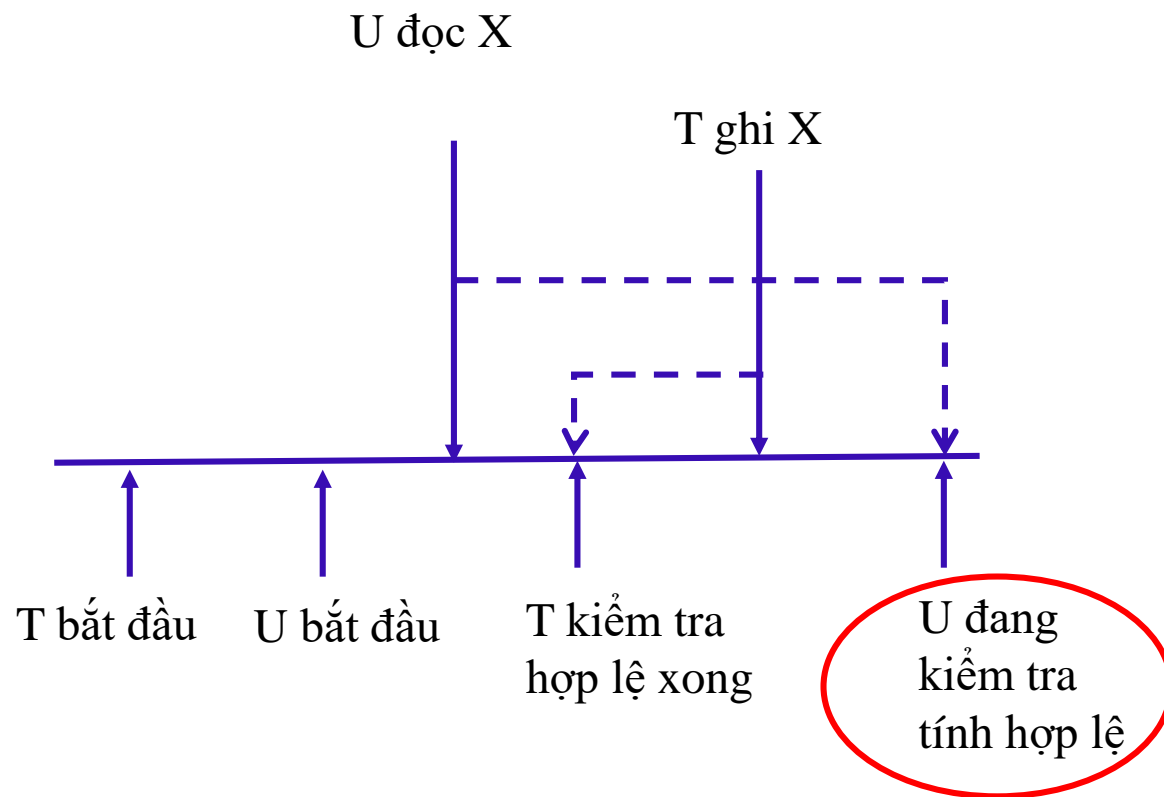
- Bộ lập lịch xét 3 tập hợp
 - START
 - Tập các giao tác đã bắt đầu nhưng chưa kiểm tra hợp lệ xong
 - START(T) ghi nhận thời gian bắt đầu của T
 - VAL
 - Tập các giao tác đã kiểm tra tính hợp lệ (các giao tác đã hoàn tất giai đoạn 2) nhưng chưa kết thúc việc ghi ở giai đoạn 3
 - VAL(T) ghi nhận thời điểm T kiểm tra xong
 - FIN
 - Tập các giao tác đã hoàn tất việc ghi (các giao tác đã hoàn tất giai đoạn 3)
 - FIN(T) ghi nhận thời điểm T hoàn tất

Xác nhận hợp lệ - Validation

T_1	T_2
Read(B)	
	Read(B)
	$B := B - 50$
	Read(A)
	$A := A + 50$
Read(A)	
Xác nhận hợp lệ	
Display(A+B)	
	Xác nhận hợp lệ
	Write(B)
	Write(A)

Xác nhận hợp lệ - Validation

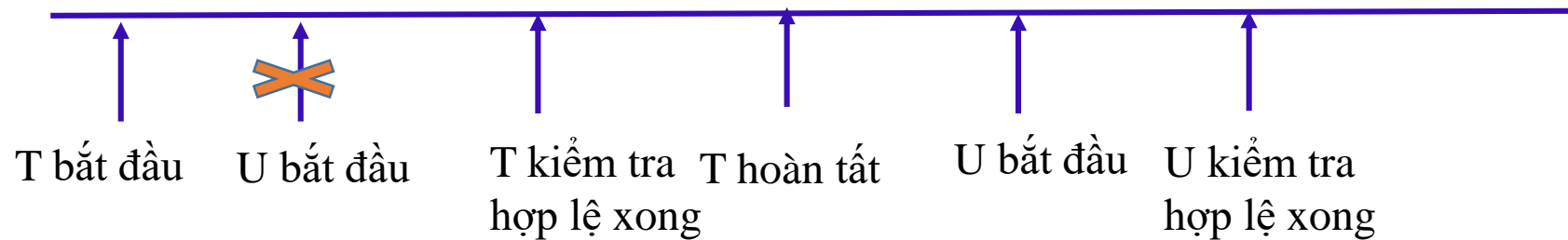
Vấn đề 1



- T đã kiểm tra tính hợp lệ xong
- T chưa hoàn tất ghi thì U bắt đầu đọc
- $RS(U) \cap WS(T) = \{X\}$
- U không thể đọc được giá trị X ghi bởi T
- \rightarrow Rollback U

Xác nhận hợp lệ - Validation

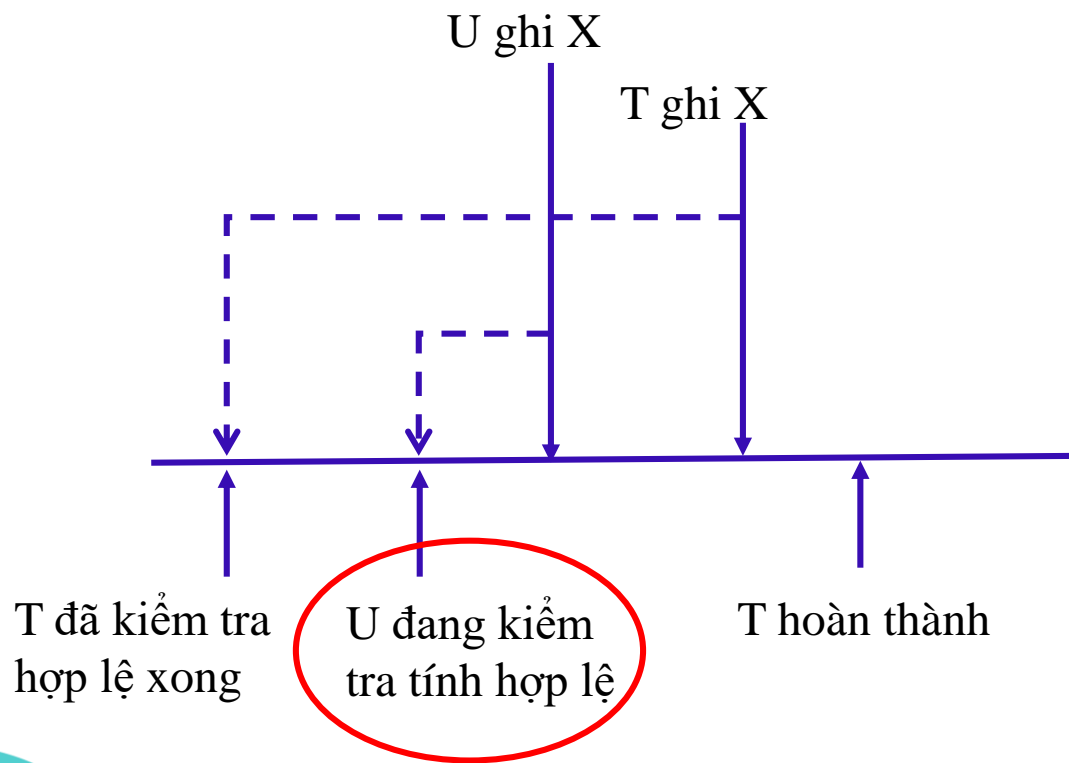
Vấn đề 1



Sau khi T hoàn tất thì U mới bắt đầu

Xác nhận hợp lệ - Validation

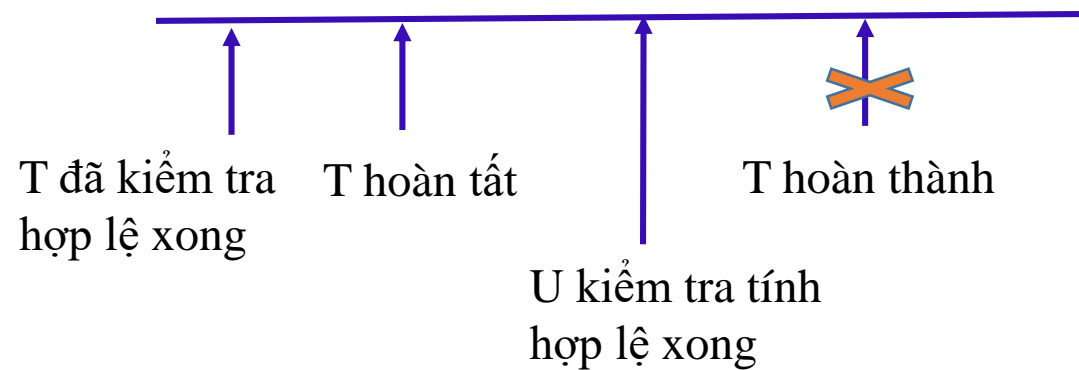
Vấn đề 2



- T đã kiểm tra tính hợp lệ xong
 - T chưa hoàn tất ghi thì U kiểm tra hợp lệ
 - $WS(U) \cap WS(T) = \{X\}$
 - U có thể ghi X trước T
- Rollback U

Xác nhận hợp lệ - Validation

Vấn đề 2



T phải hoàn tất trước khi U kiểm tra tính hợp lệ xong

Xác nhận hợp lệ - Validation

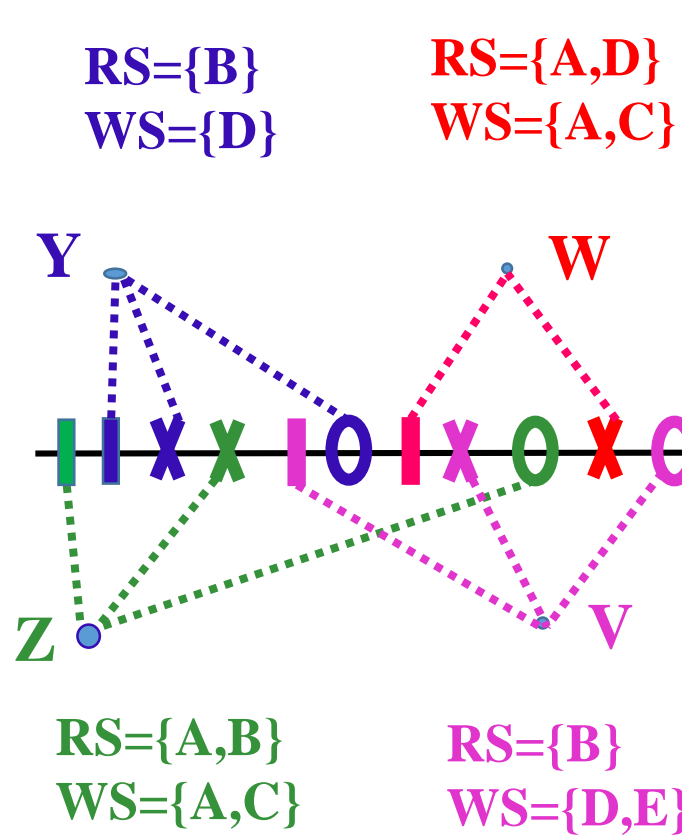
Quy tắc

- Khi đang kiểm tra tính hợp lệ của giao tác U
 - (1) Nếu T đã hợp lệ nhưng chưa hoàn tất mà U bắt đầu
 - Kiểm tra $RS(U) \cap WS(T) = \emptyset$
 - (2) Nếu T đã hợp lệ nhưng chưa hoàn tất trước khi U hợp lệ
 - Kiểm tra $WS(U) \cap WS(T) = \emptyset$

Khi đang kiểm tra tính hợp lệ của giao tác U

(1) Nếu T đã hợp lệ nhưng chưa hoàn tất mà U bắt đầu: Kiểm tra $RS(U) \cap WS(T) = \emptyset$

(2) Nếu T đã hợp lệ nhưng chưa hoàn tất trước khi U hợp lệ: Kiểm tra $WS(U) \cap WS(T) = \emptyset$



- Khi Y kiểm tra tính hợp lệ:
 - Không có giao tác nào kiểm tra tính hợp lệ xong trước đó
 \rightarrow Y kiểm tra hợp lệ thành công và ghi D
- Khi Z kiểm tra tính hợp lệ:
 - Y đã hợp lệ nhưng chưa hoàn tất mà Z đã bắt đầu \rightarrow kiểm tra $RS(Z) \cap WS(Y)$
 - Y đã hợp lệ nhưng chưa hoàn tất giao trước khi Z hợp lệ \rightarrow kiểm tra $WS(Z) \cap WS(Y)$
 - \rightarrow Z kiểm tra hợp lệ thành công và ghi A,C
- Khi V kiểm tra tính hợp lệ:
 - Y đã hợp lệ nhưng chưa hoàn tất trước khi V bắt đầu \rightarrow kiểm tra $RS(V) \cap WS(Y)$
 - Z đã hợp lệ nhưng chưa hoàn tất mà V đã bắt đầu \rightarrow kiểm tra $RS(V) \cap WS(Z)$
 - Z đã hợp lệ nhưng chưa hoàn tất trước khi V hợp lệ \rightarrow kiểm tra $WS(V) \cap WS(Z)$
 - \rightarrow V hợp lệ và ghi D,E
- Khi W kiểm tra tính hợp lệ:
 - Y hoàn thành trước khi W bắt đầu \rightarrow không kiểm tra
 - Z đã hợp lệ nhưng chưa hoàn tất mà W đã bắt đầu \rightarrow kiểm tra $RS(W) \cap WS(Z) \rightarrow A$
 - V đã hợp lệ nhưng chưa hoàn tất mà W đã bắt đầu \rightarrow kiểm tra $RS(W) \cap WS(V) \rightarrow D$
 - V đã hợp lệ nhưng chưa hoàn tất trước khi W hợp lệ \rightarrow kiểm tra $WS(W) \cap WS(V)$
 \rightarrow W chưa hợp lệ và phải rollback

| = bắt đầu
x = kiểm tra hợp lệ
O = hoàn tất

Nhận xét

- So sánh ba phương pháp
 - Khóa (locking)
 - Nhãn thời gian (timestamps)
 - Xác nhận hợp lệ (validation)
- Dựa vào
 - Lưu trữ
 - Số lượng đơn vị dữ liệu
 - Khả năng thực hiện
 - Các giao tác ảnh hưởng với nhau như thế nào, nhiều hay ít

Nhận xét

	Khóa	Nhãn thời gian	Xác nhận hợp lệ
Delay Rollback	Trì hoãn các giao tác, ít rollback	Không trì hoãn các giao tác, nhưng gây rollback	
		Xử lý rollback nhanh chóng	Xử lý rollback chậm
Storage	Phụ thuộc số lượng đơn vị dữ liệu bị khóa	Phụ thuộc vào nhãn thời gian đọc và ghi của mỗi đơn vị dữ liệu	Phụ thuộc vào tập WS và RS của các giao tác
		Sử dụng nhiều bộ nhớ	

Bài tập

- a. $R_1(A,B); R_2(B,C); V_1; R_3(C,D); V_3; W_1(A); V_2; W_2(A); W_3(B);$
 - b. $R_1(A,B); R_2(B,C); V_1; R_3(C,D); V_3; W_1(A); V_2; W_2(A); W_3(D);$
 - c. $R_1(A,B); R_2(B,C); V_1; R_3(C,D); V_3; W_1(C); V_2; W_2(A); W_3(D);$
 - d. $R_1(A,B); R_2(B,C); R_3(C); V_1; V_2; V_3; W_1(A); W_2(B); W_3(C);$
 - e. $R_1(A,B); R_2(B,C); R_3(C); V_1; V_2; V_3; W_1(C); W_2(B); W_3(A);$
 - f. $R_1(A,B); R_2(B,C); R_3(C); V_1; V_2; V_3; W_1(A); W_2(C); W_3(B);$
- Trong đó:
 - $R_i(X)$: giao tác T_i bắt đầu, tập dữ liệu đọc là X .
 - V_i : T_i kiểm tra hợp lệ.
 - $W_i(X)$: giao tác T_i kết thúc, ghi đơn vị dữ liệu X .
 - Yêu cầu: áp dụng kỹ thuật xác nhận hợp lệ cho tập các giao tác trên.