Organización de la memoria Nueva arquitectura para la MV Organización de la traducción Paso de parámetros

Tema 2.7. Subprogramas. Traducción

Pedro Javier Rodríguez Rodrigo, Víctor Cuadrado Juan

7 de mayo de 2014



• Es posible acceder a los datos globales

- Es posible acceder a los datos globales
- Desde cualquier registro de activación es necesario referir al registro de activación asociado con el bloque padre (que no tiene porque ser necesariamente el registro de activación anterior)

- Es posible acceder a los datos globales
- Desde cualquier registro de activación es necesario referir al registro de activación asociado con el bloque padre (que no tiene porque ser necesariamente el registro de activación anterior)
- Dos Posibles organizaciones:

- Es posible acceder a los datos globales
- Desde cualquier registro de activación es necesario referir al registro de activación asociado con el bloque padre (que no tiene porque ser necesariamente el registro de activación anterior)
- Dos Posibles organizaciones:
 - Enlaces estáticos

- Es posible acceder a los datos globales
- Desde cualquier registro de activación es necesario referir al registro de activación asociado con el bloque padre (que no tiene porque ser necesariamente el registro de activación anterior)
- Dos Posibles organizaciones:
 - Enlaces estáticos
 - ② Displays

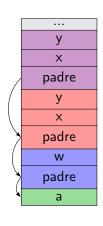
Enlaces estáticos

- En el registro de activación se incluye un enlace al registro de activación del bloque padre (enlace estático)
- La memoria se organiza en forma de pila de registros de activación, enlazados a través de los enlaces estáticos

Enlaces estáticos: Ejemplo

```
proc proc1(){
    x:
       num;
      num;
    proc1();
proc proc2(){
    w: bool;
    proc1();
main(){
    a: bool;
    proc2();
```

```
def proc1()
  x: num
  y: num
  proc1()
def proc2()
 w: bool
  proc1()
def main()
  a: bool
  proc2()
```



¿Qué problemas hay?

¿Qué problemas hay?

La recuperación del enlace de un identificador global supone seguir toda la cadena de enlaces estáticos. Si el identificador ha sido declarado k niveles por encima, es necesario realizar k indirecciones hasta llegar al correspondiente registro de activación

¿Qué problemas hay?

- La recuperación del enlace de un identificador global supone seguir toda la cadena de enlaces estáticos. Si el identificador ha sido declarado k niveles por encima, es necesario realizar k indirecciones hasta llegar al correspondiente registro de activación
- 4 Hay que considerar la complejidad de generar código que gestione de manera adecuada los enlaces estáticos

¿Qué problemas hay?

- La recuperación del enlace de un identificador global supone seguir toda la cadena de enlaces estáticos. Si el identificador ha sido declarado k niveles por encima, es necesario realizar k indirecciones hasta llegar al correspondiente registro de activación
- 4 Hay que considerar la complejidad de generar código que gestione de manera adecuada los enlaces estáticos

Solución:

Almacenar los enlaces estáticos *fuera* de los registros de activación. La estructura que los almacena se llama **display**.



Display

 Secuencia de celdas consecutivas que apuntan a registros de activación

Display

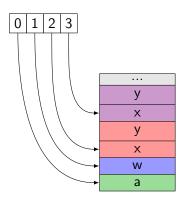
- Secuencia de celdas consecutivas que apuntan a registros de activación
- La celda *i* apunta al registro de activación que está siendo utilizado en el nivel de anidamiento *i*

Display

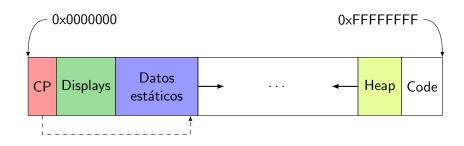
- Secuencia de celdas consecutivas que apuntan a registros de activación
- La celda i apunta al registro de activación que está siendo utilizado en el nivel de anidamiento i
- Esta estructura facilita el acceso a los datos globales: el enlace para un identificador declarado en un bloque que se encuentra a profunidad i estará en el registro de activación referido por la celda i del display (el display i a partir de ahora)

Display: Ejemplo

```
proc proc1(){
        num;
       num;
    proc1();
proc proc2(){
    w: bool;
    proc1();
}
main(){
    a: bool;
    proc2();
}
```



Memoria de un programa I



Memoria de un programa II

Las primeras celdas de la memoria se destinarán a mantener la información de estado necesaria para gestionar adecuadamente la pila de registros de activación:

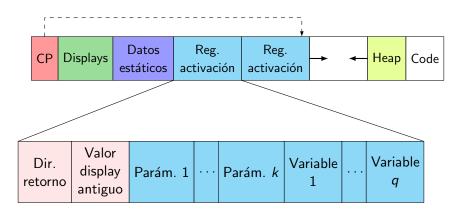
 Registro CP: Contendrá siempre la dirección de la última celda ocupada por la pila de registros de activación (cuando la pila esté vacía, el valor de CP será la dirección de la celda anterior -la última celda ocupada por el display-)

Memoria de un programa II

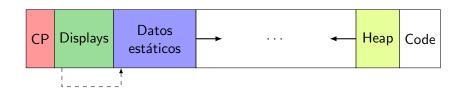
Las primeras celdas de la memoria se destinarán a mantener la información de estado necesaria para gestionar adecuadamente la pila de registros de activación:

- Registro CP: Contendrá siempre la dirección de la última celda ocupada por la pila de registros de activación (cuando la pila esté vacía, el valor de CP será la dirección de la celda anterior -la última celda ocupada por el display-)
- Display: Secuencia de celdas ocupadas por los displays.

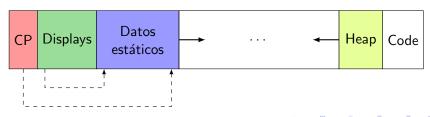
Estructura de los Registros de activación



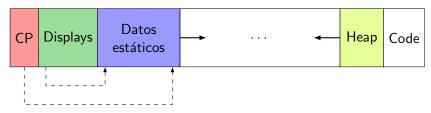
• Se fija el display 0 a la primera celda de datos estáticos



- Se fija el display 0 a la primera celda de datos estáticos
- Se fija el CP a la posición de la última celda ocupada por los datos estáticos.



- Se fija el display 0 a la primera celda de datos estáticos
- Se fija el CP a la posición de la última celda ocupada por los datos estáticos.
- Con ello se consigue un esquema homogéneo de direccionamiento de datos estáticos y de datos en los registros de activación



```
fun inicio(numNiveles,tamDatos) devuelve
      // fijamos display 0 a la 1a celda de datos estaticos:
      apila(numNiveles+2)
                                     | | / / +2 : CP, display 0
4
      desapila-dir(1)
5
      // fijamos CP a la ultima celda de datos estaticos:
6
      apila(1+numNiveles+tamDatos) | | // +1: display 0
      desapila-dir(0)
8
  ffun
   cons longInicio = 4
   Ejemplo: inicio(2,5)
   Dibujo del movimiento del cp
```

Ejemplo de invocación

```
tipo tpar= rec x:num; y:num;
proc distanciaEuclidea(p1:tpar, p2:tpar, var res
      : num)
    a: num; b: num;
    proc sumacuadrado(a:num, b:num, var r:num)
            a:=a*a:
        b := b*b
        r:=a+b:
    proc raizcuadrada(var n:num)
    a:=p1.x-p2.x;
    b:=p1.y-p2.y;
    sumacuadrado(a, b, res);
    raizcuadrada(res):
par1:tpar; par2:tpar; resultado:num;
par1.x:=1; par1.y:=5;
par2.x:=8; par2.y:=12;
distanciaEuclidea(par1,par2,resultado);
```

¿Cual es el máximo nivel de anidamiento para éste programa?



Ejemplo de invocación

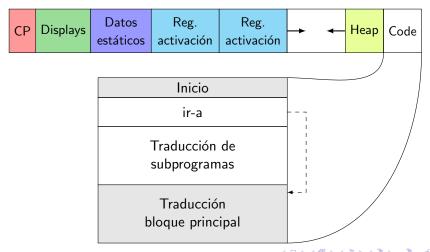
```
tipo tpar= rec x:num; y:num;
proc distanciaEuclidea(p1:tpar, p2:tpar, var res
      : num)
    a: num; b: num;
    proc sumacuadrado(a:num, b:num, var r:num)
            a:=a*a:
        b := b*b
        r:=a+b:
    proc raizcuadrada(var n:num)
    a:=p1.x-p2.x;
    b:=p1.y-p2.y;
    sumacuadrado(a, b, res);
    raizcuadrada(res):
par1:tpar; par2:tpar; resultado:num;
par1.x:=1; par1.y:=5;
par2.x:=8; par2.y:=12;
distanciaEuclidea(par1,par2,resultado);
```

```
main()
distanciaEuclidea()
sumaCuadrado() raizCuadrada()
```

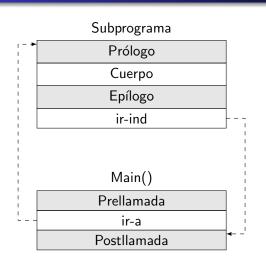
¿Cual es el máximo nivel de anidamiento para éste programa? 2

Inicio
Esquema de la traducción de subprogramas
Prellamada
Prólogo
Epílogo

Esquema de la traducción



Manejo de la activación y desactivación I



ir-ind salta a la dirección indicada en la cima de la pila de evaluación, consumiendo dicha cima.

 $PC \leftarrow Pila[cima]$ $cima \leftarrow cima - 1$ Organización de la memoria Nueva arquitectura para la MV Organización de la traducción Paso de parámetros Inicio
Esquema de la traducción de subprogramas
Prellamada
Prólogo
Epílogo
Postillamada

Manejo de la activación y desactivación II

orden de la ejecución del código generado



Inicio
Esquema de la traducción de subprogramas
Préllamada
Prólogo
Epílogo

Prellamada

Asociada con la invocación $p(e_1, ..., e_k)$:

Guardar en memoria la direccion de retorno

Inicio
Esquema de la traducción de subprogramas
Préllamada
Prólogo
Epílogo

Prellamada

Asociada con la invocación $p(e_1, ..., e_k)$:

- Guardar en memoria la direccion de retorno
- Evaluar y almacenar parámetros de ejecución del procedimiento

Inicio
Esquema de la traducción de subprogramas
Préllamada
Prólogo
Epílogo

Prellamada

Asociada con la invocación $p(e_1, ..., e_k)$:

- Guardar en memoria la direccion de retorno
- Evaluar y almacenar parámetros de ejecución del procedimiento
- Saltar a la dirección de inicio del procedimiento dibujo de lo que aparece al hacer los pasos

Prellamada: Ejemplo

```
1 fun apila-ret(ret) devuelve
2   // calcular CP+1:
3   apila-dir(0)   ||
4   apila(1)   ||
5   suma   ||
6   // guardar dir retorno:
7   apila(ret)   ||
8   desapila-ind   ||
9 ffun
10 cons longApilaRet = 5
```

Ejemplo: apila-ret(0x527) , siendo 0x527 el nº de instrucción. Dibujo

Inicio
Esquema de la traducción de subprogramas
Prélogo
Epílogo

Prólogo I

Asociado con el prodecimiento proc p(...):

Guardar el antiguo valor del display

Inicio
Esquema de la traducción de subprogramas
Prélogo
Epílogo

Prólogo I

Asociado con el prodecimiento proc p(...):

- Guardar el antiguo valor del display
- Actualizar el valor nuevo del display

Inicio
Esquema de la traducción de subprogramas
Prélogo
Epílogo

Prólogo I

Asociado con el prodecimiento proc p(...):

- Guardar el antiguo valor del display
- Actualizar el valor nuevo del display
- Reservar espacio para las variables locales

Prólogo II

```
fun prologo(nivel,tamlocales) devuelve
       // salvar display antiguo:
       apila-dir(0)
       apila(2)
5
       suma
6
       apila-dir(1+nivel)
       desapila-ind
8
       // fijar el display actual:
9
       apila-dir(0)
10
       apila(3)
11
       suma
12
       desapila-dir(1+nivel)
13
       // reservar espacio para datos locales:
14
       apila-dir(0)
15
       apila(tamlocales+2)
16
       suma
17
       desapila-dir(0)
18
    ffun
19
    cons longPrologo = 13
```

Prólogo: Ejemplo I

```
fun prologo(nivel,tamlocales) devuelve
       // salvar display antiguo:
       apila-dir(0)
                             apila(2)
 5
                             11
       suma
       apila-dir(1+nivel)
                             // +1: saltar al display 0
       desapila-ind
                             П
       // fijar el display actual:
9
       apila-dir(0)
10
       apila(3)
11
        suma
12
       desapila-dir(1+nivel) ||
13
       // reservar espacio para datos locales:
14
       apila-dir(0)
15
       apila(tamlocales+2)
16
                            \Pi
        suma
17
       desapila-dir(0)
18
    ffun
```

Ejemplo: prologo(1,7) Dibujo

Prólogo: Ejemplo II

```
fun prologo(nivel.tamlocales) devuelve
        // salvar display antiguo:
        apila-dir(0)
        apila(2)
        suma
        apila-dir(1+nivel)
        desapila-ind
        // fijar el display actual:
9
        apila-dir(0)
10
        apila(3)
11
        suma
12
        desapila-dir(1+nivel)
13
        // reservar espacio para datos locales:
14
        apila-dir(0)
15
        apila(tamlocales+2)
16
                               \Pi
        suma
17
        desapila-dir(0)
18
     ffun
```

Ejemplo: prologo(1,7) Dibujo

Prólogo: Ejemplo III

```
fun prologo(nivel.tamlocales) devuelve
        // salvar display antiguo:
        apila-dir(0)
        apila(2)
5
        suma
        apila-dir(1+nivel)
        desapila-ind
        // fijar el display actual:
9
        apila-dir(0)
10
        apila(3)
11
        suma
12
        desapila-dir(1+nivel) ||
13
        // reservar espacio para datos locales:
14
        apila-dir(0)
                               | | // Mem[1+nivel] = Pila[Cima]
15
        apila(tamlocales+2)
                               // +2: dir. retorno, antiguo display
16
        suma
17
        desapila-dir(0)
18
     ffun
```

Ejemplo: prologo(1,7) Dibujo

Epílogo I

Asociado con el prodecimiento proc p(...):

 Almacenar el valor devuelto por la función (en nuestro caso no se hace, no tenemos funciones)



Epílogo I

Asociado con el prodecimiento proc p(...):

- Almacenar el valor devuelto por la función (en nuestro caso no se hace, no tenemos funciones)
- Liberar el espacio utilizado por las variables locales (mover hacia atrás el CP)



Epílogo I

Asociado con el prodecimiento proc p(...):

- Almacenar el valor devuelto por la función (en nuestro caso no se hace, no tenemos funciones)
- Liberar el espacio utilizado por las variables locales (mover hacia atrás el CP)
- Restaurar el antiguo display



Epílogo I

Asociado con el prodecimiento proc p(...):

- Almacenar el valor devuelto por la función (en nuestro caso no se hace, no tenemos funciones)
- Liberar el espacio utilizado por las variables locales (mover hacia atrás el CP)
- Restaurar el antiguo display
- 3 Apilar la dirección de retorno y saltar usando ir-ind



Epílogo II

```
fun epilogo(nivel) devuelve
       // apilar la dir. retorno:
       apila-dir(1+nivel)
       apila(2)
5
       resta
6
       apila-ind
       // liberar espacio (mover CP):
8
       apila-dir(1+nivel)
9
       apila(3)
10
       resta
11
       copia
12
       desapila-dir(0)
13
       // recupear antiguo display:
14
       apila(2)
15
       suma
16
       apila-ind
17
       desapila-dir(1+nivel)
18
    ffun
19
    cons longEpilogo = 13
```

```
4□ > 4回 > 4 = > 4 = > = 900
```

Epílogo: Ejemplo I

```
fun epilogo(nivel) devuelve
        // apilar la dir. retorno:
        apila-dir(1+nivel)
        apila(2)
        resta
                                 11
        apila-ind
                                 11
        // liberar espacio (mover CP):
        apila-dir(1+nivel)
                                11
 9
        apila(3)
10
        resta
11
        copia
12
        desapila-dir(0)
13
        // recupear antiguo display:
14
        apila(2)
15
         suma
16
                                \Pi
        apila-ind
17
        desapila-dir(1+nivel)
18
     ffun
```

Ejemplo: epilogo(1) Dibujo

Epílogo: Ejemplo II

```
fun epilogo(nivel) devuelve
        // apilar la dir. retorno:
        apila-dir(1+nivel)
        apila(2)
        resta
        apila-ind
        // liberar espacio (mover CP):
        apila-dir(1+nivel)
9
        apila(3)
                                11
10
        resta
11
        copia
                                   // si no se usa copia, hav que mover CP lo ultimo
12
        desapila-dir(0)
13
        // recupear antiguo display:
14
        apila(2)
15
        suma
16
        apila-ind
17
        desapila-dir(1+nivel)
18
     ffun
```

Ejemplo: epilogo(1)

¿Es la mejor forma de implementar el epílogo, con mover el CP en 2º lugar?

Dibujo

Epílogo: Ejemplo III

```
fun epilogo(nivel) devuelve
        // apilar la dir. retorno:
        apila-dir(1+nivel)
        apila(2)
 5
        resta
                                \Pi
        apila-ind
                                \Pi
        // liberar espacio (mover CP):
        apila-dir(1+nivel)
                                11
 9
        apila(3)
10
        resta
11
        copia
12
        desapila-dir(0)
13
        // recupear antiguo display:
14
        apila(2)
15
         suma
16
        apila-ind
                                 11
17
        desapila-dir(1+nivel)
18
     ffun
```

Ejemplo: epilogo(1) Dibujo

Postllamada

• No es necesaria en nuestra implementación, ya que el epílogo recupera el estado anterior a la invocación



Postllamada

- No es necesaria en nuestra implementación, ya que el epílogo recupera el estado anterior a la invocación
- Hemos terminado con la dirección (indirecta) de retorno en la cima de la pila



Postllamada

- No es necesaria en nuestra implementación, ya que el epílogo recupera el estado anterior a la invocación
- Hemos terminado con la dirección (indirecta) de retorno en la cima de la pila

En otras arquitecturas:



Postllamada

- No es necesaria en nuestra implementación, ya que el epílogo recupera el estado anterior a la invocación
- Hemos terminado con la dirección (indirecta) de retorno en la cima de la pila

En otras arquitecturas:

 Soportan funciones con retorno de valor: copiar el valor devuelto por la función donde sea necesario



Postllamada

- No es necesaria en nuestra implementación, ya que el epílogo recupera el estado anterior a la invocación
- Hemos terminado con la dirección (indirecta) de retorno en la cima de la pila

En otras arquitecturas:

- Soportan funciones con retorno de valor: copiar el valor devuelto por la función donde sea necesario
- x86, x86_64, ARM ...: restaurar el estado (registros, diferentes punteros)...



Organización de la memoria Nueva arquitectura para la MV Organización de la traducción Paso de parámetros Inicio Esquema de la traducción de subprogramas Prellamada Prólogo Epilogo Postllamada

Resumen

repetir dibujo del manejo de la activacion y la desactivacion

 Las posiciones de los parámetros en el reg. de activación son relativas al CP



- Las posiciones de los parámetros en el reg. de activación son relativas al CP
- Durante la prellamada, el CP apunta a la celda anterior a la primera del reg. de activación



- Las posiciones de los parámetros en el reg. de activación son relativas al CP
- Durante la prellamada, el CP apunta a la celda anterior a la primera del reg. de activación
- Por lo tanto, los parámetros y variables locales empezarán a partir de $\it CP+3$



- Las posiciones de los parámetros en el reg. de activación son relativas al CP
- Durante la prellamada, el CP apunta a la celda anterior a la primera del reg. de activación
- Por lo tanto, los parámetros y variables locales empezarán a partir de $\it CP+3$
- Sus direcciones deben precalcularse en ejecución (antes de ejecutar el método) y guardarse en la TS



- Las posiciones de los parámetros en el reg. de activación son relativas al CP
- Durante la prellamada, el CP apunta a la celda anterior a la primera del reg. de activación
- ullet Por lo tanto, los parámetros y variables locales empezarán a partir de CP+3
- Sus direcciones deben precalcularse en ejecución (antes de ejecutar el método) y guardarse en la TS

¿Por qué deben precalcularse en ejecución?



- Las posiciones de los parámetros en el reg. de activación son relativas al CP
- Durante la prellamada, el CP apunta a la celda anterior a la primera del reg. de activación
- Por lo tanto, los parámetros y variables locales empezarán a partir de $\it CP+3$
- Sus direcciones deben precalcularse en ejecución (antes de ejecutar el método) y guardarse en la TS

¿Por qué deben precalcularse en ejecución? Por que el CP se va moviendo y dejan de ser accesibles dibujo del registro de activación con CP + 3 y CP + 4



Dos formas:

modo var: proc1(x);

Dos formas:

- modo var: proc1(x);
- modo val: proc1(3); ó proc1(x+1); ó proc1(3+4); Es decir, si pasa por la pila de evaluación, es de tipo val

Dos formas:

- modo var: proc1(x);
- modo val: proc1(3); ó proc1(x+1); ó proc1(3+4); Es decir, si pasa por la pila de evaluación, es de tipo val

¿Que se hace en nuestra arquitectura?

Dos formas:

- modo var: proc1(x);
- modo val: proc1(3); ó proc1(x+1); ó proc1(3+4);
 Es decir, si pasa por la pila de evaluación, es de tipo val
- ¿Que se hace en nuestra arquitectura?
 - modo var: se copia el valor en el registro de activación (instrucción mueve)

Dos formas:

- modo var: proc1(x);
- modo val: proc1(3); ó proc1(x+1); ó proc1(3+4); Es decir, si pasa por la pila de evaluación, es de tipo val

¿Que se hace en nuestra arquitectura?

- modo var: se copia el valor en el registro de activación (instrucción mueve)
- 2 modo val: la cima de la pila de evaluación contendrá el valor de la expresión. Debemos desapilar el valor en el registro de activación

