

# Vicente CUNHA

## DADOS PESSOAIS

---

ENDEREÇO: Rua General Lima e Silva, 757, ap 709  
Centro Histórico, Porto Alegre, RS  
TELEFONE: (51) 8508 0998  
EMAIL: [vicentecunha1@hotmail.com](mailto:vicentecunha1@hotmail.com)

## EXPERIÊNCIA PROFISSIONAL

---

ATUAL JAN 2016	Projetista e desenvolvedor na INBRAMED (INDÚSTRIA BRASILEIRA DE EQUIPAMENTOS MÉDICOS), Porto Alegre <b>Projetos para Equipamentos Médicos</b> Desenvolvimento de <i>firmware</i> em C para microcontroladores 8051 e AVR. Desenvolvimento de aplicativos em Qt C++. Desenvolvimento de aplicativos para sistema Android. Projetos de <i>hardware</i> e <i>layout</i> de PCIs com CadSoft EAGLE.
DEZ 2015 NOV 2014	Estagiário na T&T (TOOLS AND TECHNOLOGIES), Porto Alegre <b>Projetos para Sistemas Embarcados</b> Desenvolvimento de <i>firmware</i> em C para microcontroladores 8051. Desenvolvimento de <i>firmware</i> em C++ para sistema ARM Linux embarcado. Projetos de <i>hardware</i> e <i>layout</i> de PCIs com CadSoft EAGLE.

## EDUCAÇÃO

---

DEZ 2015 JAN 2011	Graduação em Engenharia Elétrica <b>Universidade Federal do Rio Grande do Sul</b> Projeto de Diplomação: “Métodos de Segmentação Automática de sinais de EMG de Superfície para Classificação de Movimentos Utilizando RNAs”. Orientador: Prof. Alexandre BALBINOT
----------------------	---

## BOLSAS E CERTIFICADOS

---

JUL 2014	Prêmio Jovem Pesquisador - Ciências Exatas e da Terra <b>XXVI Salão de Iniciação Científica da UFRGS</b> Trabalho Apresentado: “Referências de Tensão tipo <i>sub-bandgap</i> sem uso de Resistores”. Orientador: Prof. Hamilton KLIMACH
JUL 2014 AGO 2013	Bolsista REUNI, <b>Laboratório de Microeletrônica do PGMICRO-UFRGS</b> Extração de parâmetros de variabilidade dos processos CMOS IBM 130 nm e XFAB 180 nm. Desenvolvimento de <i>layouts</i> para circuitos de referência de tensão com Cadence Virtuoso.
DEZ 2010	<i>Cambridge ESOL Level 3 Certificate in ESOL International</i> <i>Grade A in the Certificate in Advanced English. Performance at Grade A demonstrates an ability at Level 3 of the UK National Qualifications Framework; and Council of Europe Level C2.</i>

## OUTRAS INFORMAÇÕES

---

2013	Presidente do Diretório Acadêmico da Engenharia Elétrica (DAELE-UFRGS) Atuação como representante discente no colegiado do Departamento de Engenharia Elétrica (DELET) e na Comissão de Graduação de Engenharia Elétrica (COMGRAD-ELE).
------	--

## IDIOMAS

---

INGLÊS:	Avançado
PORTUGUÊS:	Língua materna

## CONHECIMENTOS DE INFORMÁTICA

---

Intermediário:	C, C++, Git, CadSoft Eagle, MATLAB, LaTeX
Básico:	Qt C++, Android Java, VHDL, NI LabVIEW, Cadence Virtuoso
	Experiência com microcontroladores 8051, ARM e AVR.