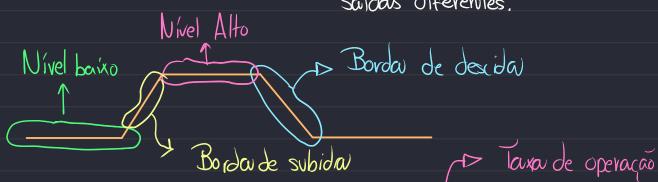
Anotações: Eletrônica Digital

FlipHops e Registradores

· Circuito Combinacional x Circuito Sapencial

Dependem somente das entradas, e geram saídas daquele instante.

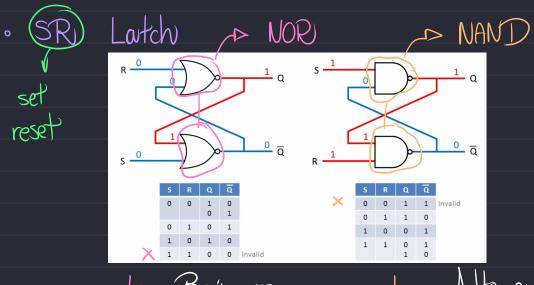
Depende das entradas e valores prévios, sendo que mesmas entradas podem gevar saídas diferentes.



· Circuitos Sequenciais > Utilizam os clock's

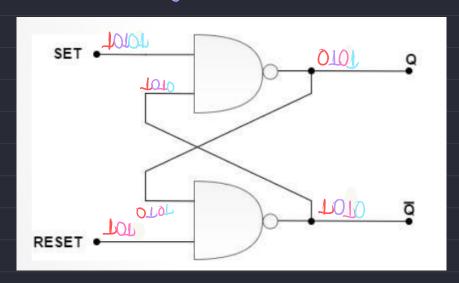
y Divididos entre latelo e flip-flop.

Somente L dock: circuito síncrono.



Lo Baixo no sete reset. Lo Alto pov padras no set e reset.

Lo Simulando algumas entradas no



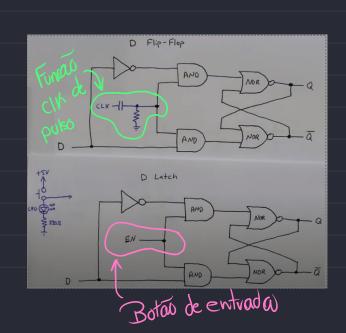
· D Flip-Flop

Tem o mesmo principio do Latch D (latch) com entrada De EN), porém o EN é na verdade um clk.

4 Edge detector

Pov um pequeno período de tempo, vai gevav um pulso.

→ D Latch x D Flipflop



AND

A grande dilevenças entre um latch e o fliptop é que o fliptop só se alteras se existir um pulso de entradas (clk).

4 Ponto de transição - edos detector.

→ TK FlipFlop

· Term a propriedance de toggle.