<u>REVISÃO</u>

compilação

y i transformar uma linguagem du alto

mirel um baixo nivel.

C++, C, Pothon => Assembly

L linha N linhas

· A cremblero y transforma para linguagemo de maquina.

· Linker juntar todos os objetos para um executarel.

Firmulares e o refueres que vois dentro do hardreares. y os marocontroladous sos todos deferentes. tes, com linguagnos deferentes.

=> Familiais Logicas

- TTL (Transistor-Transistor Logic)

son atmodos por corrents.

precisant de energia p/funcionar!

- CMOS (Complementary Metal-Oscido Semiconductor)

(so ativados) por campo elétrico.

: não precisam de correrte fluindo!

@ CMOS utiliza muros energia!

=> Rigistradoris)

- · São um agrupamento de Alip-Plopa.
- e Elas são utilizadas para transmitiro dados entru as unidades do mioroprocessados.
- · São parablas/seriais.

=> Mimoria RAM 5 + bavatar

- DRAM (Dynamic Random) Acusa Memory)

To bits sto armanynados com um capacitos e
notebooks um transistor.

- SRAM (Static Random Access Memory)
+ raipidas
- energia

- Memoria ROM va rateis, diredidas em:
 - PROM: só podu sur granada unna unica vez.
 - EPROM: podu sur rugravada (quantidade limitada da du rego), posimi somente a partiri de esposição à ultravolta.

 Regão para sutravolta.

- EEPROM: podu aux rugranada (quantidade limitada du du nega), poum du Norma eletrica.

numoua plash. > saha o programa.

A mumoria bost ú uma EEPROM.

o granação du configuração específicas.

Risumo

A runayera

ROM

Salva confragraciós. FLASH

Minoria de programa.