| Sprint 1 Diseño e<br>Implementación | Nivel                                       | 4   | 3  | 2  | 1   | 0  | Puntos |
|-------------------------------------|---|---|--|--|---|--|--------|
| Criterio                            |   |   | •  | _  | -   | ·  |        |
| Funcionamiento del producto         | Testeo                                      | Se han testeado correctamente todas las funcionalidades   | Se han testeado más del 75% de las<br>funcionalidades  | Se han testeado más del 50% de las<br>funcionalidades  | Se han testeado menos del 50 % de las<br>funcionalidades  | No se ha testeado ninguna funcionalidad    | 0,8    |
|                                     | Calibración                                 | Se han calibrado correctamente todas las funcionalidades  | Se han calibrado más del 75% de las<br>funcionalidades   | Se han calibrado más del 50% de las<br>funcionalidades   | Se han calibrado menos del 50 % de las<br>funcionalidades   | No se ha calibrado ninguna funcionalidad   | 0,8    |
| Programa<br>Implementado            | Control de versiones                        | Utilizan el control de versiones. Debe aparecer el autor de cada aportación.  |  |  |   | No utilizan el control de versiones        | 0,2    |
|                                     | Programa                                    | Se ha implementado un solo programa que contiene todas las funcionalidades  |  | Se ha implementado un programa por<br>funcionalidad  |   | No se ha implementado ningún programa      | 0,6    |
|                                     | Uso de Funciones                            | El loop del programa sólo incluye llamadas a funciones  |  | Se utilizan funciones pero de manera poco<br>eficiente   |   | No se utilizan funciones                   | 0,4    |
|                                     | Comentarios                                 | El programa incluye comentarios que explican claramente qué es lo que se está haciendo y como se está configurando el hardware  | Incluye bastantes comentarios pero hay algunos errores en ellos  | Incluye comentarios pero no son muy<br>claros  | Incluye pocos comentarios   | No incluye comentarios                     | 0,2    |
|                                     | Sangrado del programa                       | El programa incluye sangrado en todos los bucles, llamadas a funciones<br>etc   | Hay muchos (>50%) fallos de sangrado   | Hay pocos (<50%) fallos de sangrado  | Incluye sangrado pero es aleatorio, no<br>guarda relación con lo que se está haciendo                               | No incluye ningún tipo de sangrado         | 0,2    |
|                                     | Originalidad del programa                   | Se han incluido elementos extras a los programa base dados y son correctos  | Se han incluido elmentos extra a los<br>programas base dados pero unos<br>pocos(<50%) están mal                                    | Se han incluido elmentos extra a los<br>programas base dados pero algunos<br>(75%>x>50%) están mal | Se han incluido elmentos extra a los<br>programas base dados pero muchos (>75%)<br>están mal                        | No incluye ningún elemento original        | 0,2    |
|                                     | Configuración del Hardware                  | No hay errores en la configuración del HW en el programa  | 50%>x>25% siendo x los errores en la<br>configuración del HW   | 75%>x>50% siendo x los errores en la<br>configuración del HW                                       | 100%>x>75% siendo x los errores en la<br>configuración del HW   | 100% de errores en la configuración del HW | 0,2    |
| Placa de prototipos                 | Conexiones HW                               | 0% errores en las conexiones HW   | 50%>x>25% siendo x los errores en las<br>conexiones del HW   | 75%>x>50% siendo x los errores en las<br>conexiones del HW   | 100%>x>75% siendo x los errores en las<br>conexiones del HW   | 100% de errores en las conexiones HW       | 0,4    |
|                                     | Orden en la placa                           | Se define una línea para VDD y otra para GND. Apilan el ADS1115 sobre<br>el ESP8266.Se utiliza el mínimo número de cables   | Se define una línea para VDD y otra para<br>GND. Apilan el ADS1115 sobre el ESP8266.<br>El número de cables utilizados es excesivo | No se define una línea para VDD y otra<br>para GND. Sí apilan el ADS1115 sobre el<br>ESP8266       | No se define una línea para VDD y otra para<br>GND. No apilan el ADS1115 sobre el<br>ESP8266                        | La placa es un completo desastre           | 0,4    |
| Documentación                       | Unidades de Trabajo/Historias de<br>Usuario | Todas las UT están correctamenente rellenadas (Descripción en forma de historia de usuario/Ámbito/Pruebas de aceptación/Importancia/Puntos/Estimación de tiempo)  | No todas las UT están correctamente<br>rellenadas (falta entre 50% y 25%)  | No todas las UT están correctamente<br>rellenadas (falta entre 50% y 75%)                          |   | No hay ninguna UT bien rellenada           | 1,2    |
|                                     | Sprint Backlog                              | El Sprint Backlog está perfecto: contiene una ficha por funcionalidad, y todas las fichas están correctamente rellenadas: Descripción de la funcionalidad / Persona que se encarga de ella/ Estimación en tiempo                            | Existe el Sprint Backlog pero está incompleto (falta entre 50% y 25%)  | Existe el Sprint Backlog pero está<br>incompleto (falta entre 75% y 50%)                           | Existe el Sprint Backlog pero está<br>incompleto (falta más de 75%)   | No existe el Sprint Backlog                | 0,4    |
|                                     | Diagrama de Burndown                        | El diagrama de Burndown está completo, con puntos cada uno o dos<br>días.   | Existe el Diagrama de Burndown con un número de puntos <4 puntos/semana)   | Existe el Diagrama de Burndown pero han<br>contiene poca información (1<br>punto/semana)           |   | No existe el Diagrama de Burndown          | 0,4    |
|                                     | Daily Scrum (Actas)                         | Han realizado un Daily Scrum al día y tienen actas de todos   | Han realizado más de dos Daily Scrum a la<br>semana y están bien documentados  | Sólo han realizado dos Daily Scrum a la<br>semana  | Sólo han realizado un Daily Scrum a la<br>semana  | No han realizado ningún Daily Scrum        | 0,4    |
|                                     | Documentos                                  | Se han incluido los esquemáticos de los circuitos realizados, el listado<br>del programa o programas, la descripción de cómo se realiza la<br>calibración, la descripción de como se realiza el testeo y un esquema<br>del sistema completo | Se ha incluido documentación pero no está<br>totalmente completa (incluye sólo tresde<br>los cuatro tipos de documentos)           | I = 1  | Se ha incluido documentación pero es<br>bastante incompleta (incluye sólo uno de los<br>cuatro tipos de documentos) | No se ha incluido documentación            | 2,8    |
| Presentación                        | Presentación del producto                   | La presentación destaca por su claridad y orden   | La presentación tiene margen de mejora   | Tenían el circuito preparado pero ha<br>habido errores   | No tenían el circuito preparado cuando<br>hemos pasado a verlo  | La presentación es un completo desastre    | 0,4    |