

Relatório de análise e classificação de arquivos assembly

1. Arquitetura MIPS-I

1.1. Arquivo 2.3-exerc1.asm

1.1.1. Instruções diretas do MIPS-I

1.1.1.1. Valores

Item 1: OR -> 4 ciclos

Item 2: OR -> 4 ciclos

Item 3: OR -> 4 ciclos

Item 4: SYSCALL -> 5 ciclos

Item 5: OR -> 4 ciclos

Item 6: SYSCALL -> 5 ciclos

Item 7: OR -> 4 ciclos

Item 8: SYSCALL -> 5 ciclos

Item 9: OR -> 4 ciclos

Item 10: SYSCALL -> 5 ciclos

Item 11: ADD -> 4 ciclos

Item 12: SYSCALL -> 5 ciclos

Item 13: SYSCALL -> 5 ciclos

Item 14: SYSCALL -> 5 ciclos

1.1.1.2. Total de instruções diretas: 14

1.1.1.3. Total de ciclos de instruções diretas: 63

1.1.2. Pseudo-instruções do MIPS-I

1.1.2.1. Valores

Item 1: LI -> 4 ciclos

Item 2: LI -> 4 ciclos

Item 3: LA -> 4 ciclos

Relatório de análise e classificação de arquivos assembly

Item 4: LI -> 4 ciclos

Item 5: MOVE -> 4 ciclos

Item 6: LI -> 4 ciclos

Item 7: LI -> 4 ciclos

Item 8: LA -> 4 ciclos

Item 9: LI -> 4 ciclos

Item 10: MOVE -> 4 ciclos

Item 11: LA -> 4 ciclos

Item 12: LI -> 4 ciclos

Item 13: LA -> 4 ciclos

Item 14: LI -> 4 ciclos

Item 15: MOVE -> 4 ciclos

Item 16: LI -> 4 ciclos

1.1.2.2. Total de pseudo-instruções: 16

1.1.2.3. Total de ciclos das pseudo-instruções: 64

1.1.3. Ciclos por instrução(CPI) médio geral: 4.233333333333333

1.2. Arquivo 2.3-exerc3.asm

1.2.1. Instruções diretas do MIPS-I

1.2.1.1. Valores

Item 1: OR -> 4 ciclos

Item 2: OR -> 4 ciclos

Item 3: OR -> 4 ciclos

Item 4: OR -> 4 ciclos

Item 5: OR -> 4 ciclos

Item 6: SYSCALL -> 5 ciclos

Relatório de análise e classificação de arquivos assembly

Item 7: SYSCALL -> 5 ciclos

Item 8: OR -> 4 ciclos

Item 9: SYSCALL -> 5 ciclos

Item 10: SYSCALL -> 5 ciclos

Item 11: SYSCALL -> 5 ciclos

Item 12: MULT -> 4 ciclos

Item 13: AND -> 4 ciclos

Item 14: OR -> 4 ciclos

Item 15: SLL -> 4 ciclos

Item 16: ADD -> 4 ciclos

Item 17: OR -> 4 ciclos

Item 18: OR -> 4 ciclos

Item 19: SW -> 5 ciclos

Item 20: ADD -> 4 ciclos

Item 21: ADDI -> 5 ciclos

Item 22: BNE -> 3 ciclos

Item 23: SYSCALL -> 5 ciclos

Item 24: OR -> 4 ciclos

Item 25: BEQ -> 3 ciclos

Item 26: SYSCALL -> 5 ciclos

Item 27: OR -> 4 ciclos

Item 28: SYSCALL -> 5 ciclos

Item 29: SYSCALL -> 5 ciclos

Item 30: OR -> 4 ciclos

Item 31: SLL -> 4 ciclos

Relatório de análise e classificação de arquivos assembly

Item 32: ADD -> 4 ciclos

Item 33: OR -> 4 ciclos

Item 34: OR -> 4 ciclos

Item 35: LW -> 5 ciclos

Item 36: SYSCALL -> 5 ciclos

Item 37: SYSCALL -> 5 ciclos

Item 38: OR -> 4 ciclos

Item 39: ADD -> 4 ciclos

Item 40: ADDI -> 5 ciclos

Item 41: J -> 3 ciclos

Item 42: SYSCALL -> 5 ciclos

1.2.1.2. Total de instruções diretas: 42

1.2.1.3. Total de ciclos de instruções diretas: 181

1.2.2. Pseudo-instruções do MIPS-I

1.2.2.1. Valores

Item 1: LI -> 4 ciclos

Item 2: LI -> 4 ciclos

Item 3: LA -> 4 ciclos

Item 4: LI -> 4 ciclos

Item 5: LA -> 4 ciclos

Item 6: LI -> 4 ciclos

Item 7: LA -> 4 ciclos

Item 8: MOVE -> 4 ciclos

Item 9: LI -> 4 ciclos

Item 10: LI -> 4 ciclos

Relatório de análise e classificação de arquivos assembly

Item 11: LA -> 4 ciclos

Item 12: LI -> 4 ciclos

Item 13: LI -> 4 ciclos

Item 14: MOVE -> 4 ciclos

Item 15: LI -> 4 ciclos

Item 16: LA -> 4 ciclos

Item 17: LA -> 4 ciclos

Item 18: LI -> 4 ciclos

Item 19: LA -> 4 ciclos

Item 20: LI -> 4 ciclos

Item 21: LA -> 4 ciclos

Item 22: LI -> 4 ciclos

Item 23: LA -> 4 ciclos

Item 24: MOVE -> 4 ciclos

Item 25: LI -> 4 ciclos

Item 26: LI -> 4 ciclos

Item 27: LA -> 4 ciclos

Item 28: LI -> 4 ciclos

Item 29: LI -> 4 ciclos

Item 30: LI -> 4 ciclos

Item 31: LA -> 4 ciclos

Item 32: LI -> 4 ciclos

1.2.2.2. Total de pseudo-instruções: 32

1.2.2.3. Total de ciclos das pseudo-instruções: 128

1.2.3. Ciclos por instrução(CPI) médio geral: 4.175675675675675

Relatório de análise e classificação de arquivos assembly

Observações:

- O relatório considera todas as instruções, mesmo estando como observações
- Códigos que tenham loop não serão contabilizados novamente