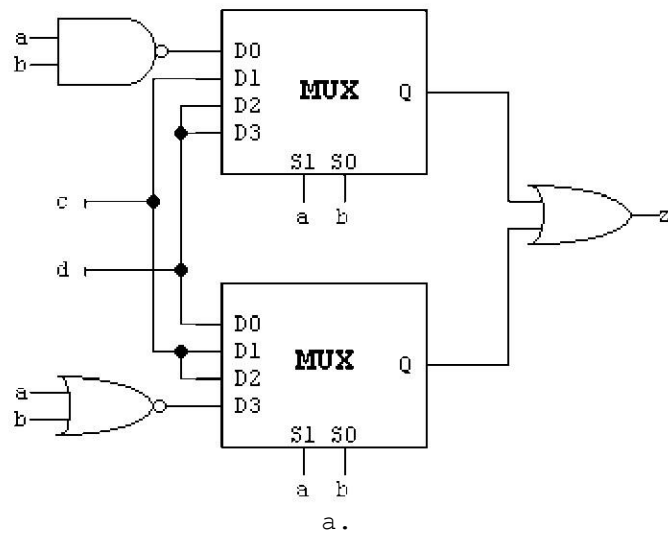


1. Dado el siguiente circuito:



Determine la función z (10p)

- b. Implemente z con un multiplexor de 8 canales (5p)
 - c. Implemente z con un multiplexor de 4 canales (5p)
2. Dado el siguiente tren de pulsos a las entrada de un circuito. Construir un circuito con multiplexores de 2:1 con entrada de habilitación en alto que represente dicha salida.

