



# Engineering Technology

## ආර්ථික තාක්ෂණීය වේදිය

Tech hub LK.com

තාක්ෂණීය ආදාළ කරන බොටුව



Iresh Sadeepana  
TechHub

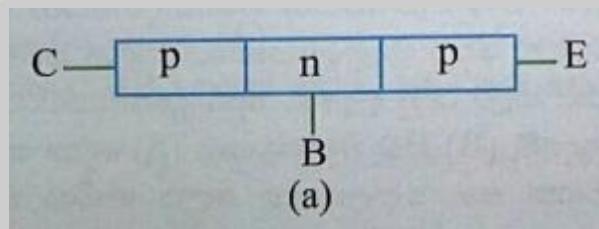
## ව්‍යුත්සිස්ටර

අරං සන්නායක ස්ථිරයක් අවශ්‍ය පරිදි p හා n වර්ගයේ අරං සන්නායක ලෙස මාත්‍රණය කිරීමෙන් ව්‍යුත්සිස්ටර නිර්මාණය කෙරෙන අතර, ඒ අනුව ප්‍රධාන වගයෙන් ව්‍යුත්සිස්ටර වර්ග දෙකකි.

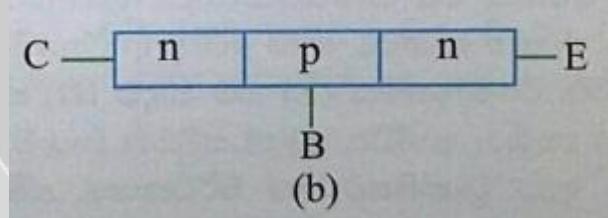
- ද්වී දැව ව්‍යුත්සිස්ටර
- ඒක දැව / ක්ෂේත්‍ර ආවරණ ව්‍යුත්සිස්ටර

### ද්වී දැව ව්‍යුත්සිස්ටර

#### ➤ PNP වර්ගය



#### ➤ NPN වර්ගය



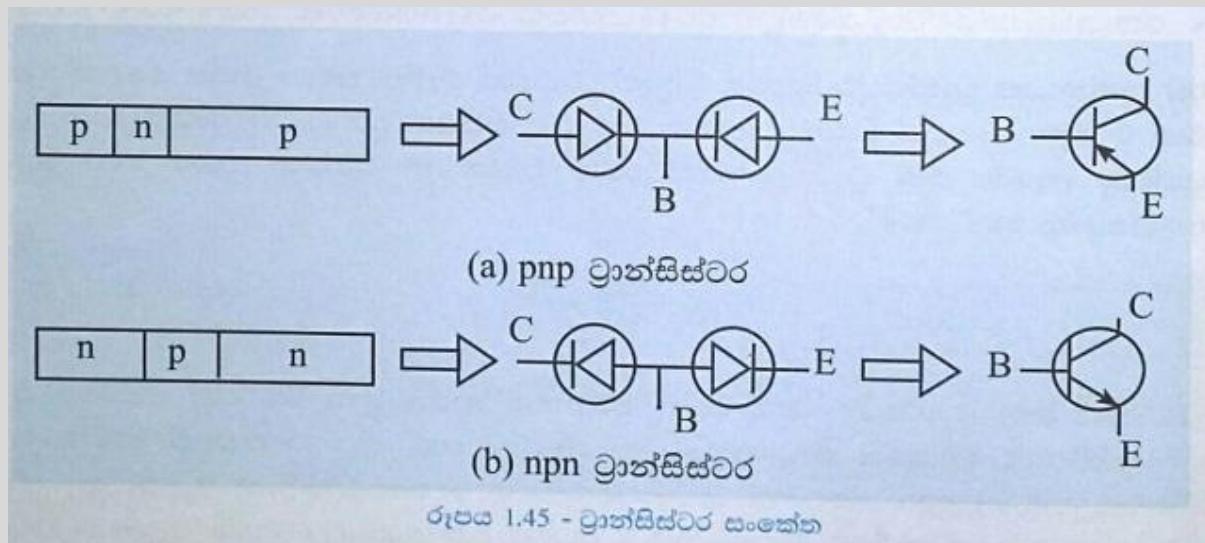
### ව්‍යුත්සිස්ටරයක් හා සම්බන්ධ අග

- පාදම (Base) -B
- සංග්‍රහකය (Collector) -C
- විමෝශකය (Emitter) -E

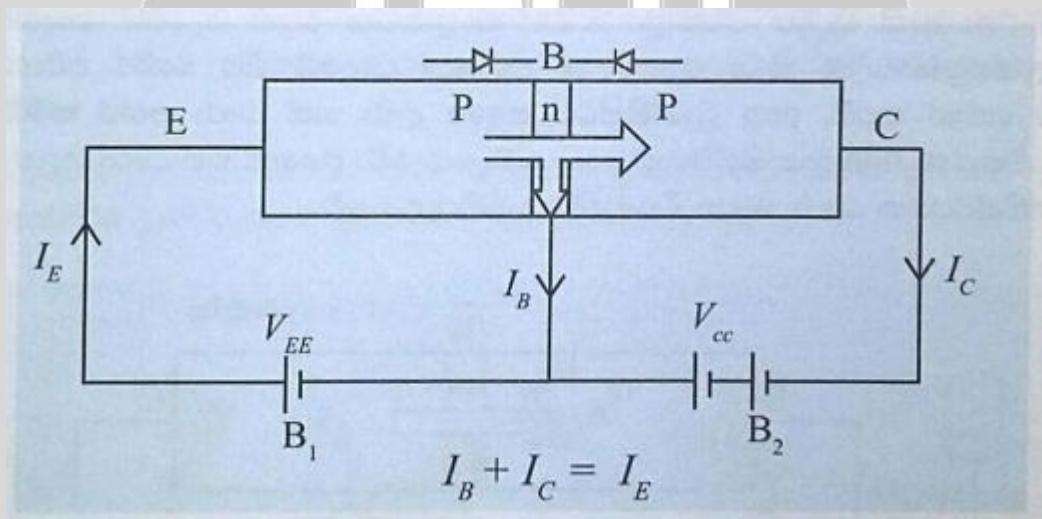
ව්‍යුත්සිස්ටර නිර්මාණයේදී P-N සන්ධි දෙකක් ඇති වේ

- පාදම සංග්‍රහක සන්ධිය (B-C)
- පාදම විමෝශක සන්ධිය (B-E)

## ව්‍යාන්සිස්ටරයක සංකීත



## pnp ව්‍යාන්සිස්ටර නැඹුරු කිරීම

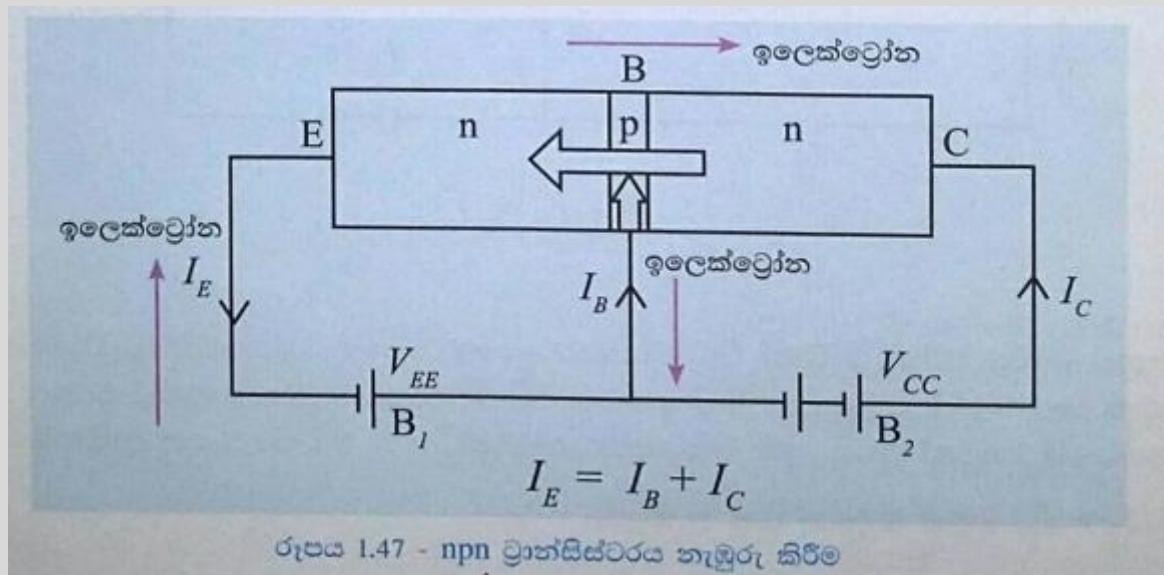


$$I_E = I_B + I_C$$

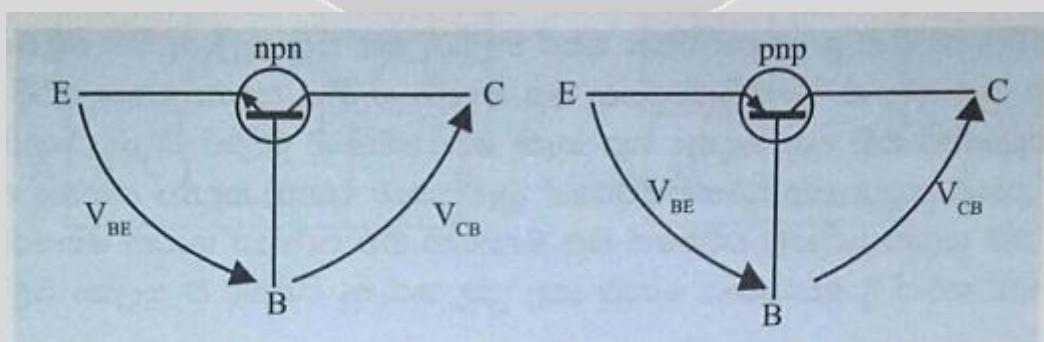
## ව්‍යාන්සිස්ටරයක බාරා ලාභය

$$\beta = \frac{I_C}{I_B}$$

### npn ව්‍යාන්සිස්ටර නැඹුරු කිරීම



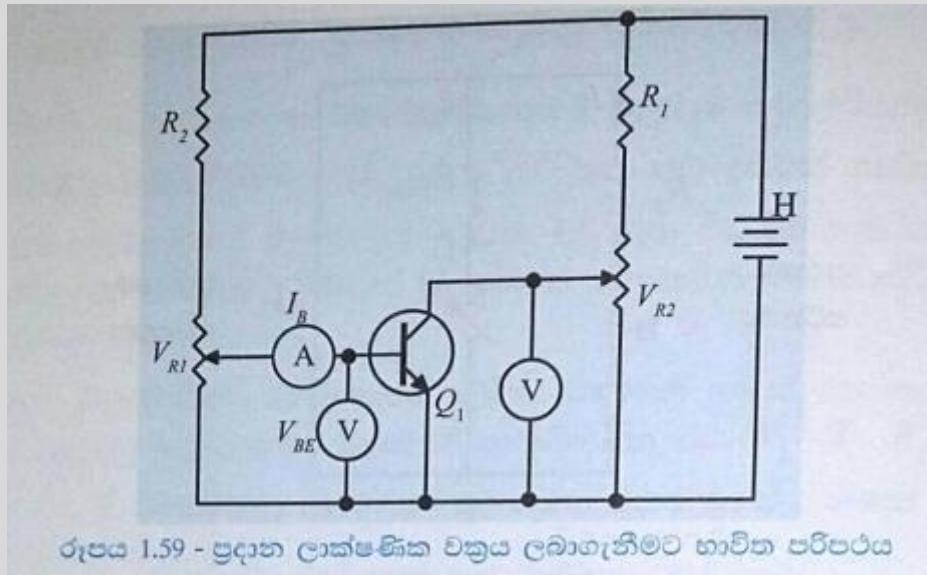
Fb/TechHub  
ව්‍යාන්සිස්ටරයක එක් එක් අග අතර ඇති විභාගන්



## ව්‍යාන්සිස්ටරයක ලාක්ෂණික වතු

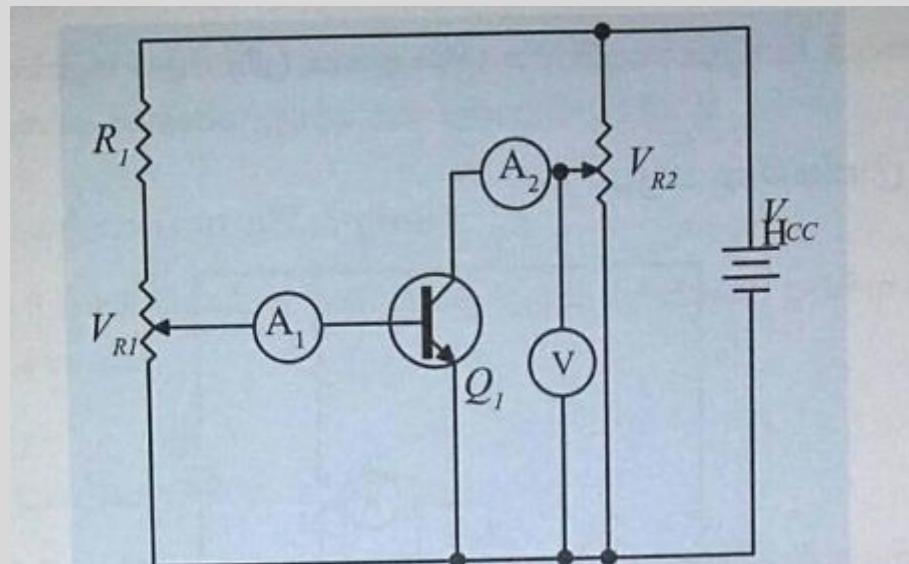
### ප්‍රධාන ලාක්ෂණික වතු

පහත රුපයේ පරිදි විවලාය ප්‍රතිරෝධකය සිරුමාරු කිරීමෙන් කිරීමෙන් පාදම විමෝශක වෝල්ටෝමෝ වෙනස් කළ හැක.

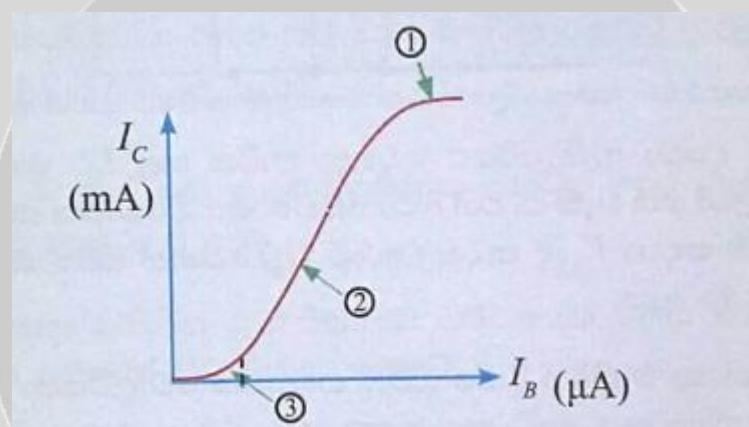


### සමක්‍රාමණ ලාක්ෂණික වතු

රුපයේ පරිදි පාදම් දාරාව වෙනස්වන විට ව්‍යාන්සිස්ටරයේ පැවතිය හැකි අවස්ථා තුනක් පවතී.



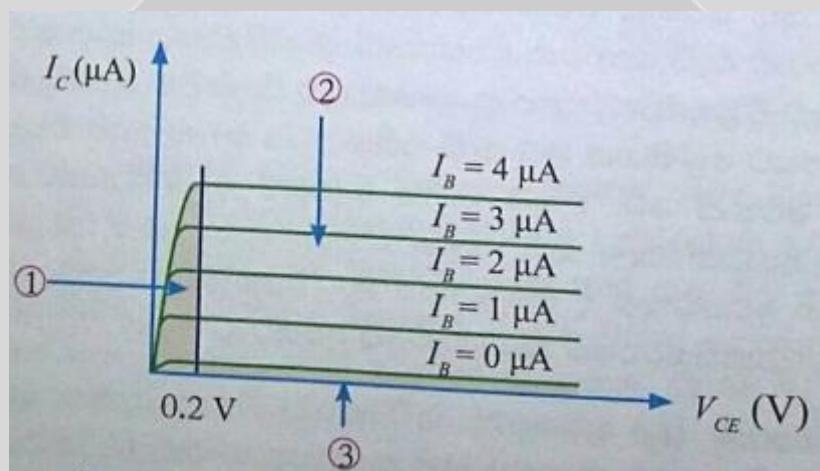
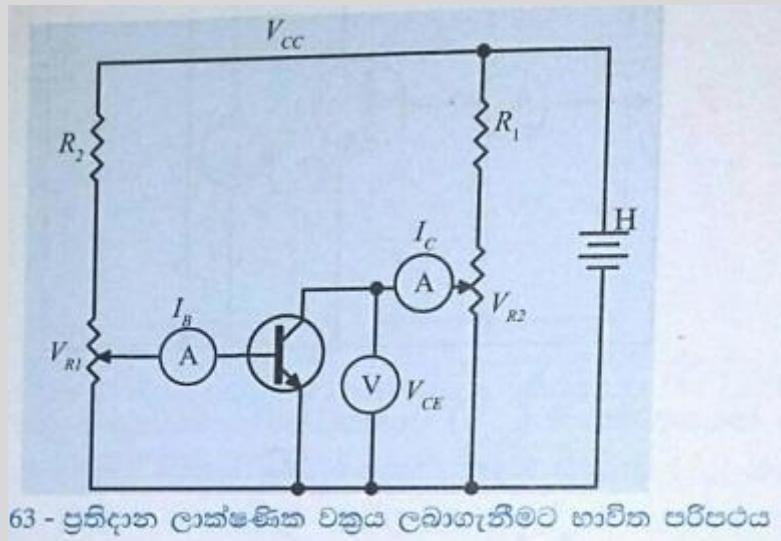
රූපය 1.61 - පරිවර්තිය ලාභෝගික විකුණ ලබා ගැනීමට හාවින පරිපථය



රූපය 1.62 - මුන්සියේරයක පරිවර්තිය ලාභෝගිකය

1. සන්තෘහන අවස්ථාව [Fb/TechHub](#)
2. සක්‍රීය / රේඛීය අවස්ථාව
3. කපාහැර අවස්ථාව

## ප්‍රතිදාන ලාක්ෂණික වකුය



Fb/TechHub

1. කපාහැරි ප්‍රදේශය
2. සන්තංස්ත ප්‍රදේශය
3. සත්‍යීය ප්‍රදේශය

### කපාහැරි ප්‍රදේශය

මෙම අවස්ථාවේදී පාදම විමෝෂක සන්ධිය පසු නැඹුරුව පවතී.  
සංග්‍රාහක ධාරාවක් ගලා නොයයි.

$$I_C = 0$$

## සන්තාපන ප්‍රදේශය

මෙම අවස්ථාවේදී පාදම විමෝෂක සන්ධිය මෙන්ම පාදම සංග්‍රහක සන්ධියද පෙර නැඹුරු අවස්ථාවේ පවතී.

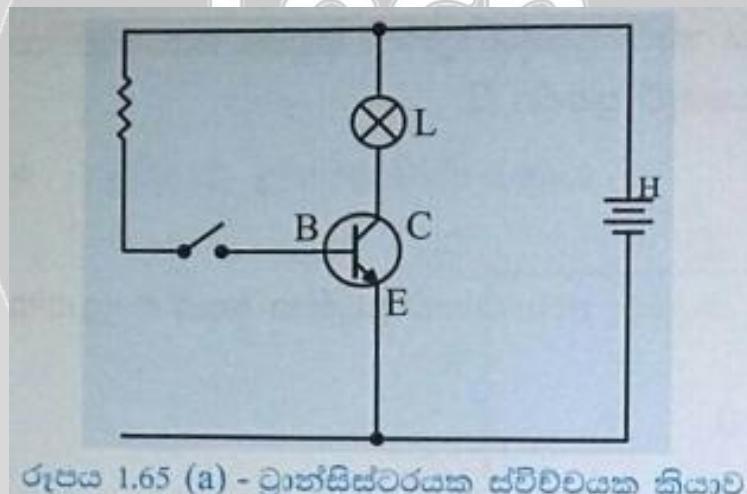
## සක්‍රිය ප්‍රදේශය

මෙම අවස්ථාවේදී පාදම විමෝෂක සන්ධිය පෙර නැඹුරු වී ඇත. පාදම සංග්‍රහක සන්ධිය පසු නැඹුරු වී ඇත.

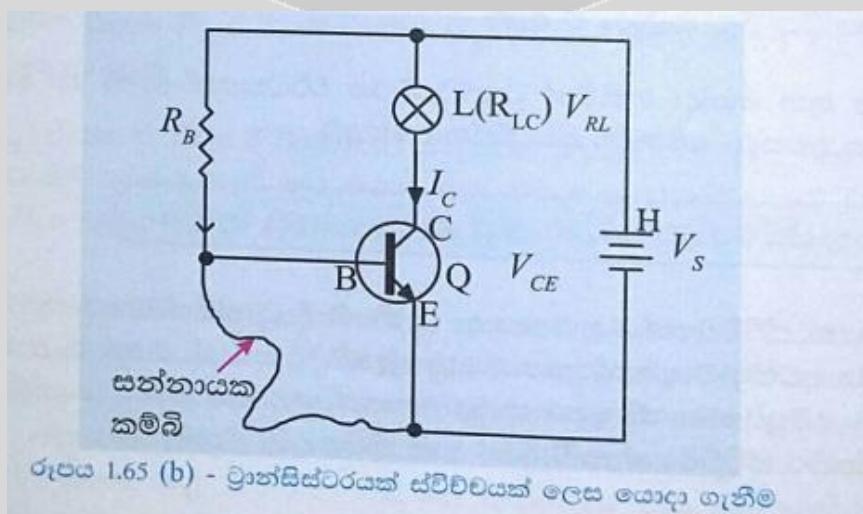
## ව්‍යුහ්සිස්ටරයක් ස්විචයක් ලෙස යොදා ගැනීම

➤ වාසි

- පුළුලු ඇති නොවේ
- කුඩා වෝල්ටෝමෝ තාවයක් මගින් පාලනය කළ හැක
- ඉතා ඉක්මනින් ක්‍රියාත්මක කළ හැක

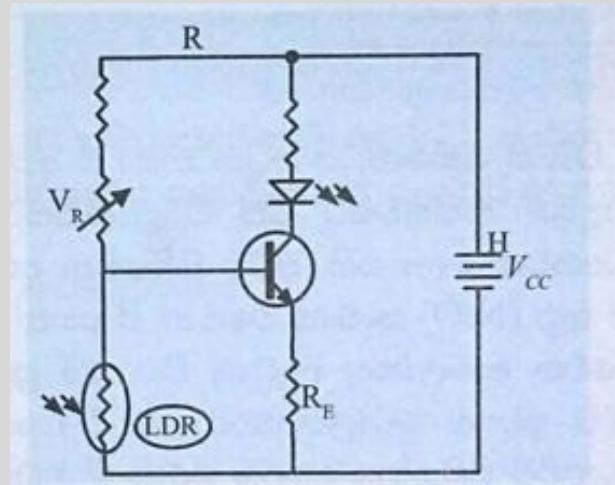


රූපය 1.65 (a) - ව්‍යුහ්සිස්ටරයක් ස්විචයක් ක්‍රියාව

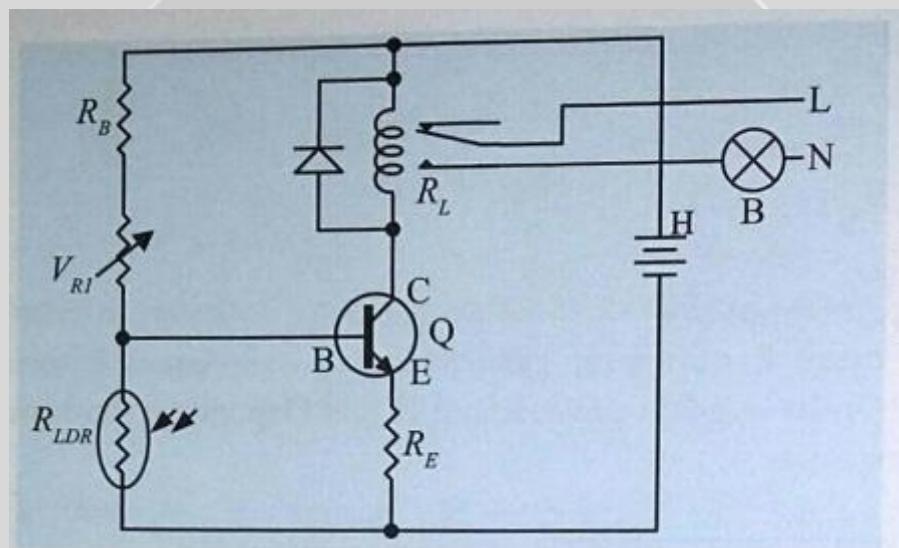


රූපය 1.65 (b) - ව්‍යුහ්සිස්ටරයක් ස්විචයක් ලෙස යොදා ගැනීම

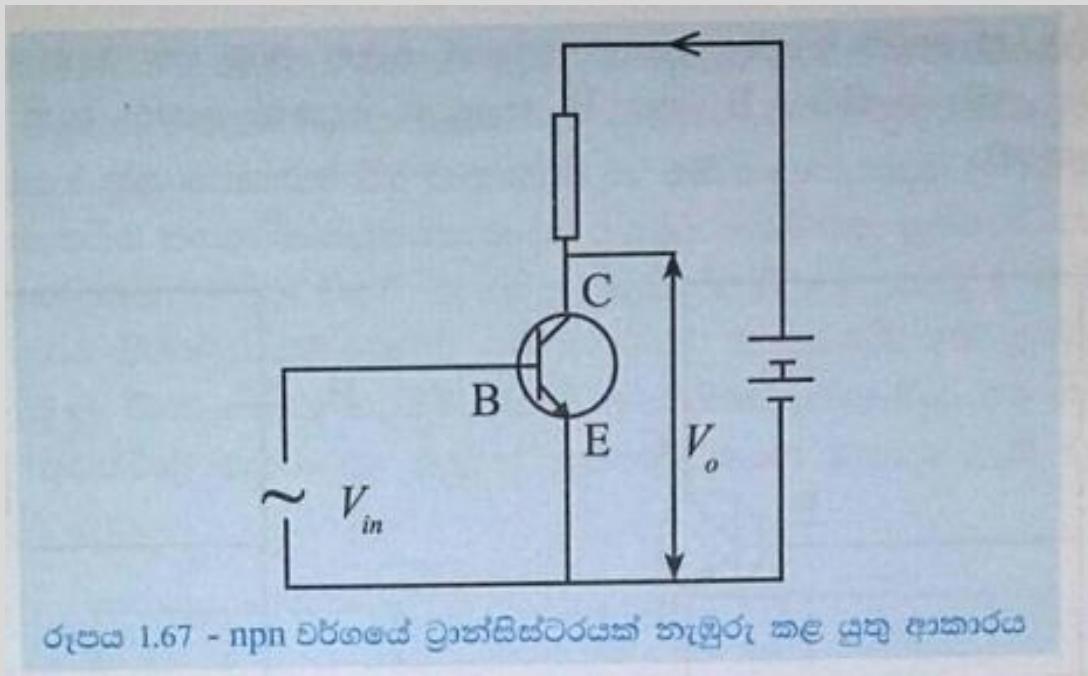
ඉන්ඩියෝලජික් ආලෝක සංවේදී ස්විචයක් ලෙස භාවිතා කිරීම



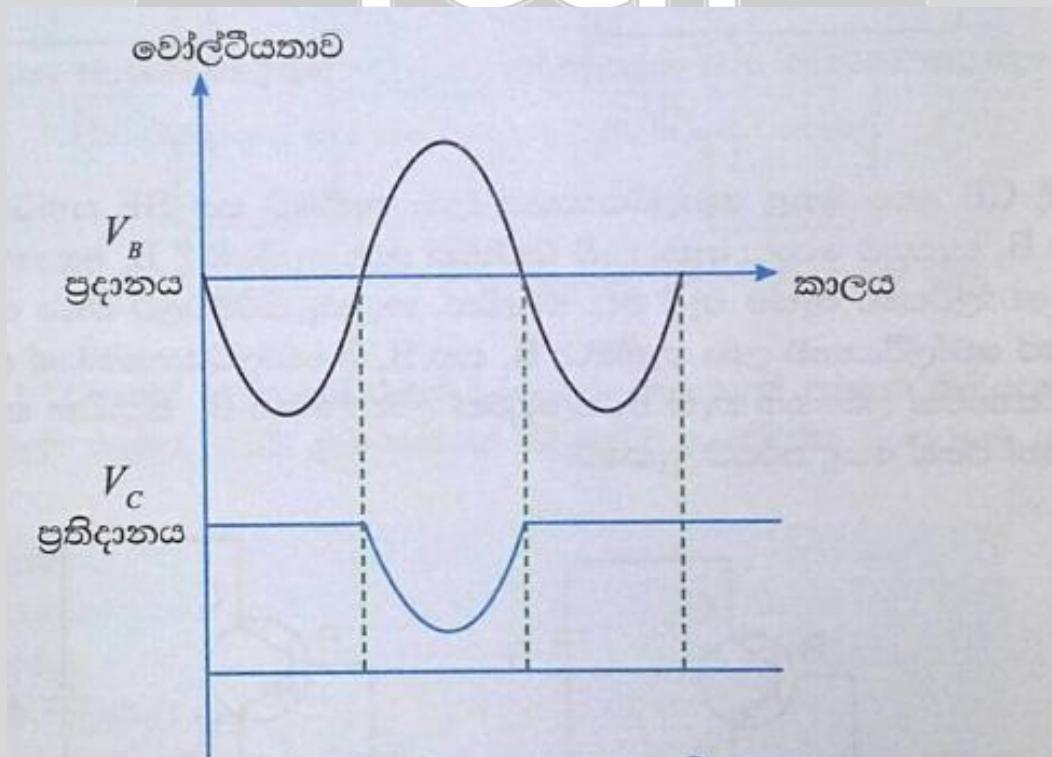
පිළියවනයක් මගින් පරිපථයක් පාලනය කිරීම



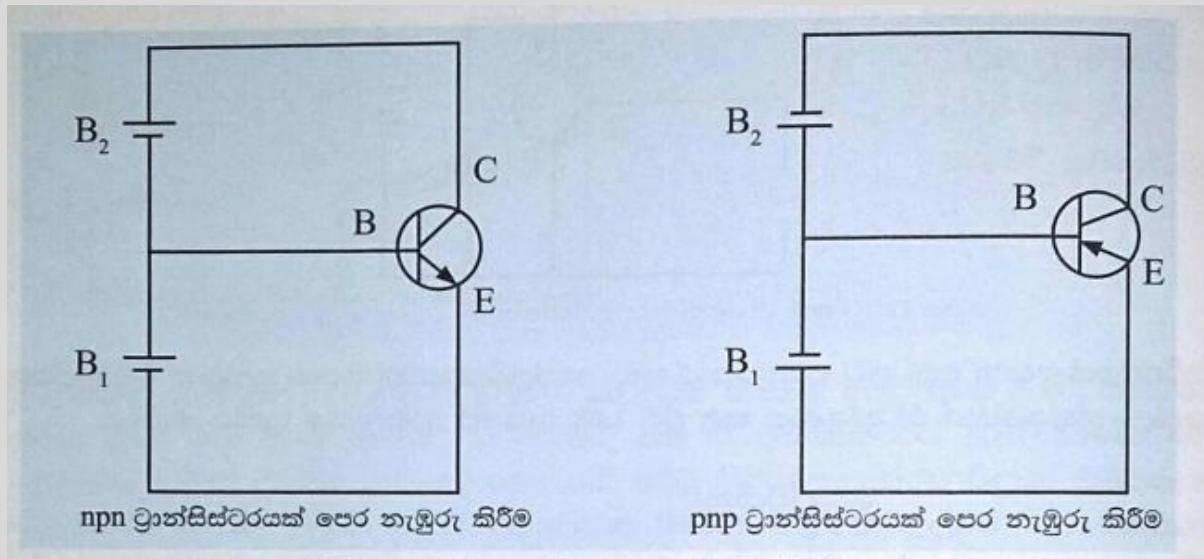
## ඉන්ඩියෝලජික් වර්ධකයක් ලෙස යොදා ගැනීම



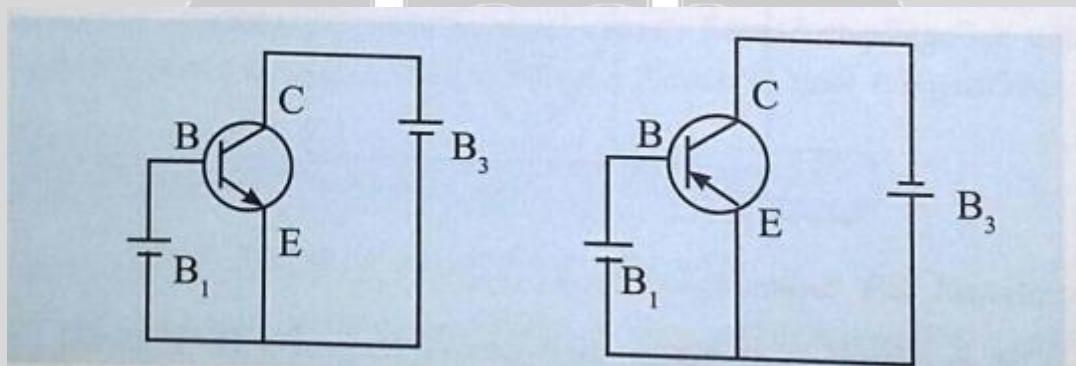
ප්‍රධාන හා ප්‍රතිදාන තරංගය



සැපයුම් දෙකක් යොදා ඇති ප්‍රාන්ඩිස්ටර් පරිපථ

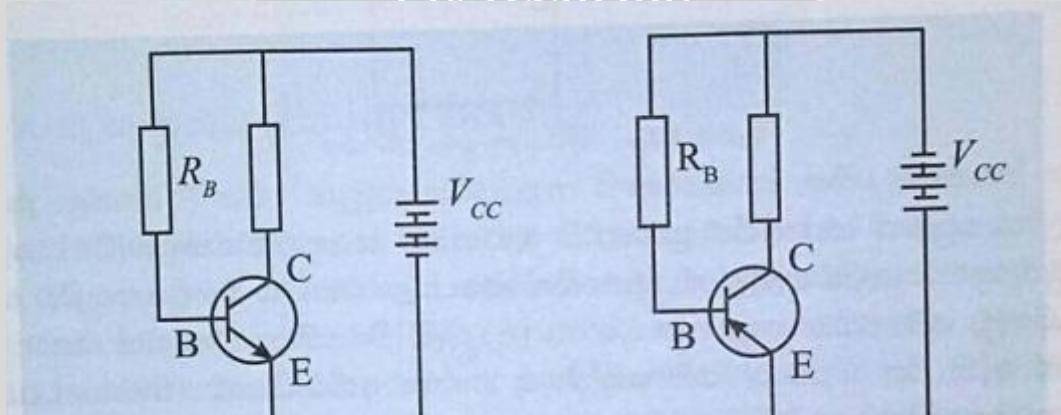


සැපයුම් දෙකක් යොදා ගනීමින් නැවුරු කිරීම



තනි සැපයුමක් භාවිතයෙන් නැවුරු කිරීම

Fb/TechHub

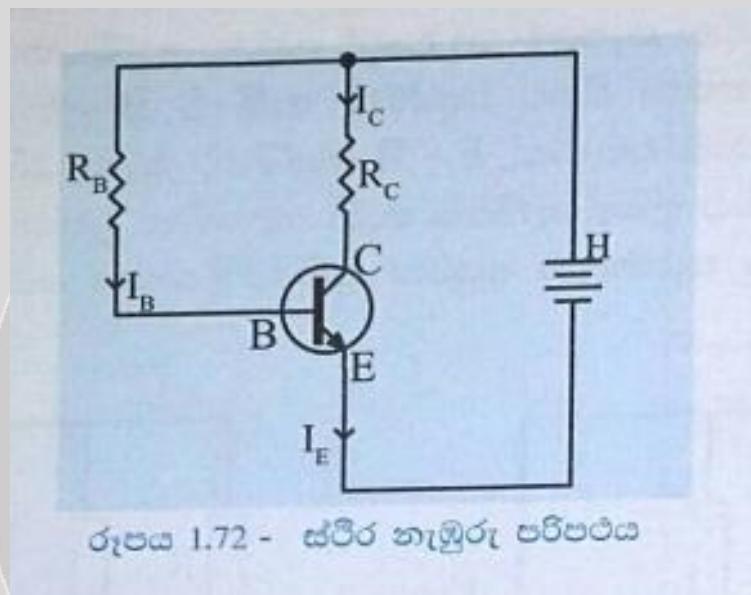


රූපය 1.71 - n-p-n හා p-n-p ප්‍රාන්ඩිස්ටර තනි සැපයුමක් භාවිතයෙන් නැවුරු කිරීම

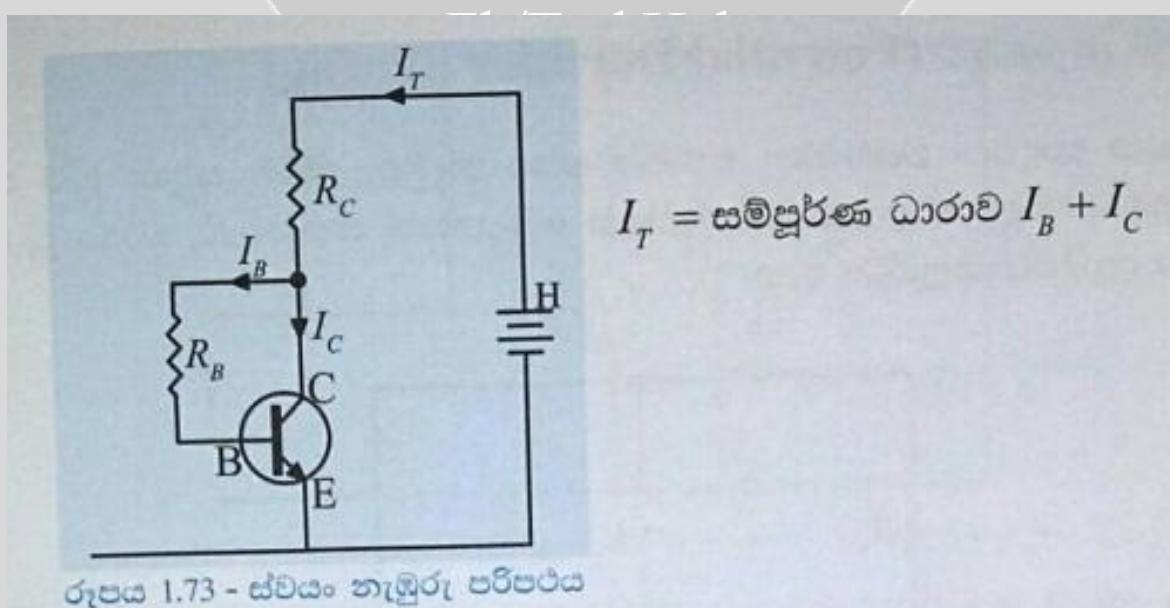
ඉන්සිජේටරයක් වර්ධකයක් ලෙස හාවිතා කිරීමේදී නැඹුරු කළ හැකි ආකාර කිහිපයකි.

1. ස්ලීර නැඹුරුව
2. ස්වයං නැඹුරුව
3. විමෝචක නැඹුරුව
4. විහව බෙදුම් නැඹුරුව

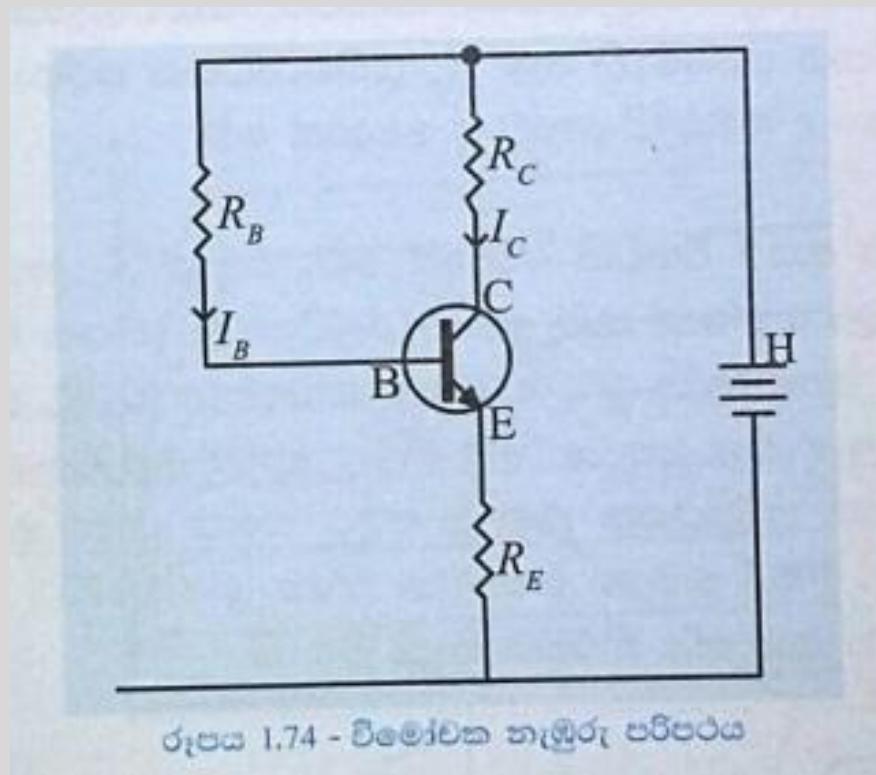
### ස්ලීර නැඹුරුව



### ස්වයං නැඹුරුව/ සංග්‍රාහක ප්‍රතිපෙෂණ නැඹුරුව

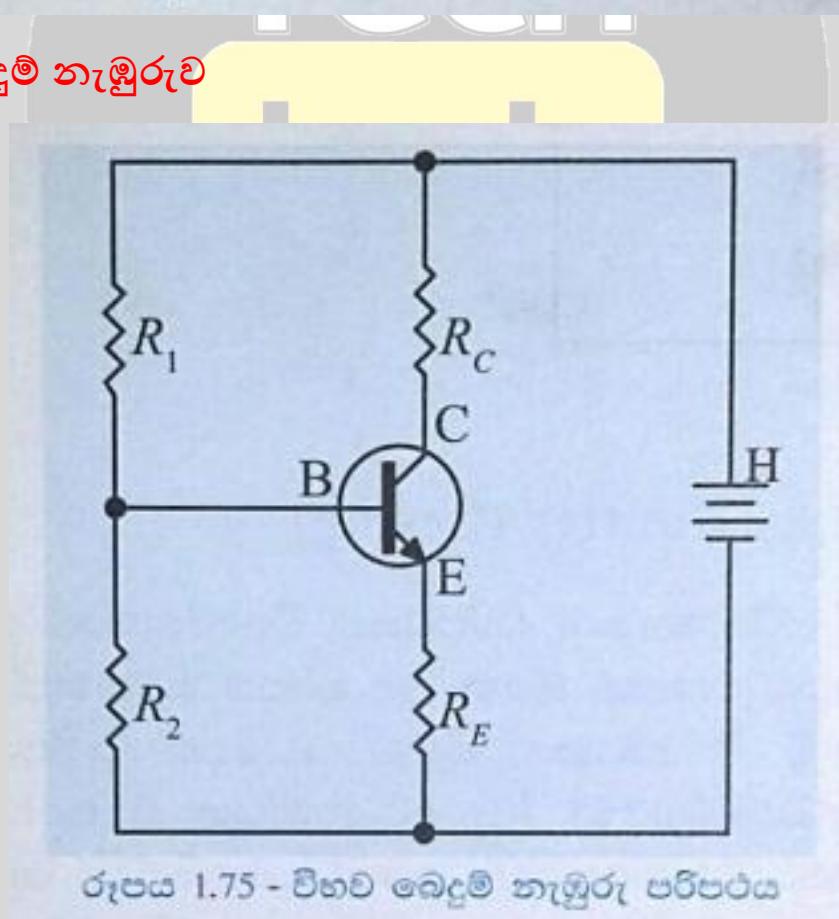


### විමර්ශක නැඹුරුව



රූපය 1.74 - විමර්ශක නැඹුරු පරිපථය

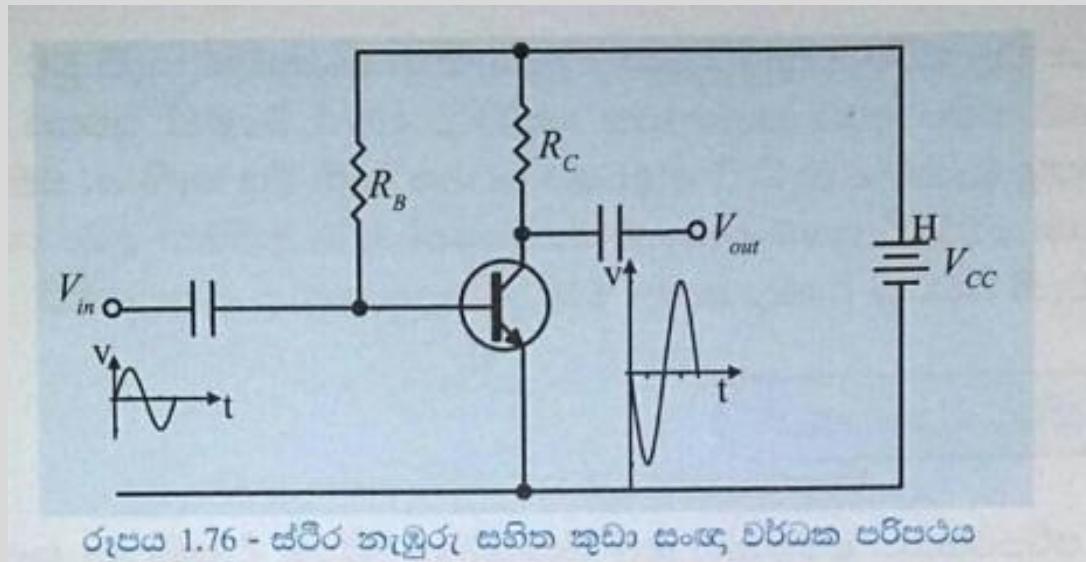
### විහව බෙදුම් නැඹුරුව



රූපය 1.75 - විහව බෙදුම් නැඹුරු පරිපථය

## කුඩා සංඛ්‍යා වර්ධක

කුඩා සංඛ්‍යා වර්ධකයක් යනු ප්‍රතිදාන සංඛ්‍යාව විකෘතියකින් තොරව වර්ධනය කරගත හැකි පරිපථ වෙයි.

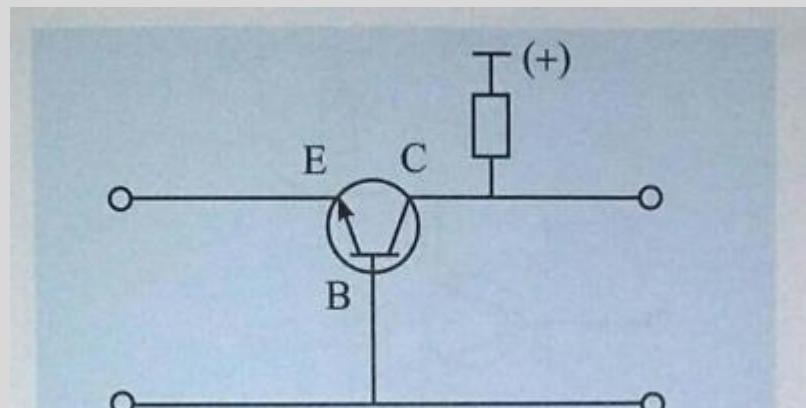


රූපය 1.76 - සේරිර නැඹුරු සහිත කුඩා සංඛ්‍යා වර්ධන පරිපථය

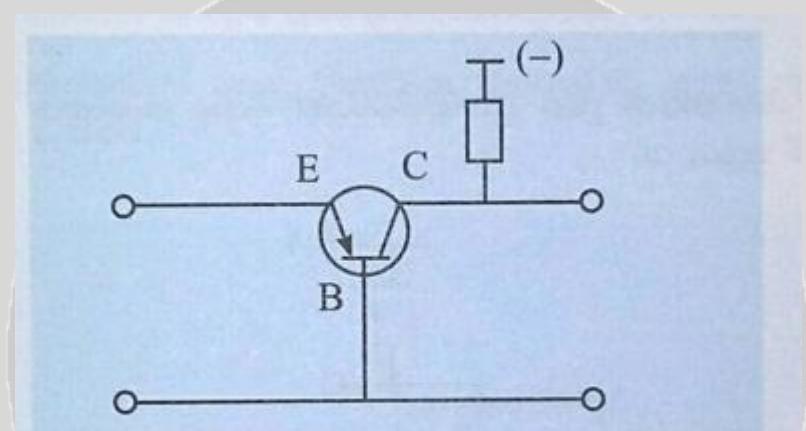
## ඉන්සිස්ටර වල විනාශය

- පොදු පාදම විනාශය - පාදම අගුර ප්‍රධාන හා ප්‍රතිදාන පරිපථ වල පොදු අගුර ලෙස යොදා ගැනීම
- පොදු සංග්‍රාහක විනාශය - සංග්‍රාහක අගුර ප්‍රධාන හා ප්‍රතිදාන පරිපථ වල පොදු අගුර ලෙස යොදා ගැනීම
- පොදු විමෝචක විනාශය - විමෝචක අගුර ප්‍රධාන හා ප්‍රතිදාන පරිපථ වල පොදු අගුර ලෙස යොදා ගැනීම

### ජ්‍යෙෂ්ඨ පාදම වින්‍යාසය

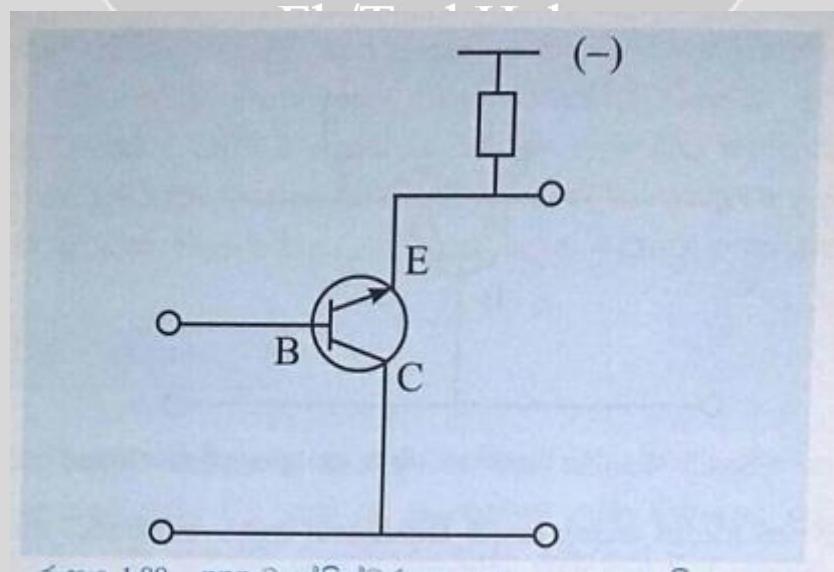


රුපය 1.78 - npn ල්‍යැන්සිස්ටරයක පොදු පාදම වින්‍යාසය

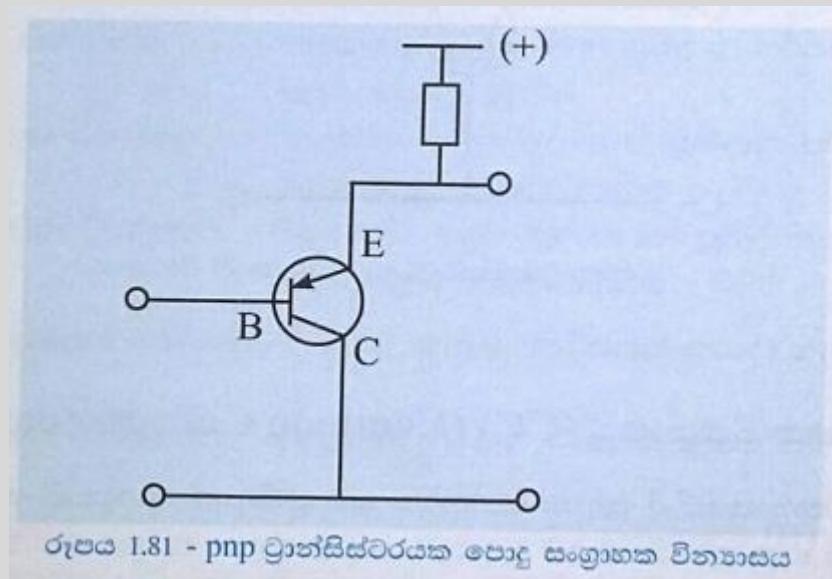


රුපය 1.79 - npn ල්‍යැන්සිස්ටරයක පොදු පාදම වින්‍යාසය

### ජ්‍යෙෂ්ඨ සංග්‍රාහක වින්‍යාසය

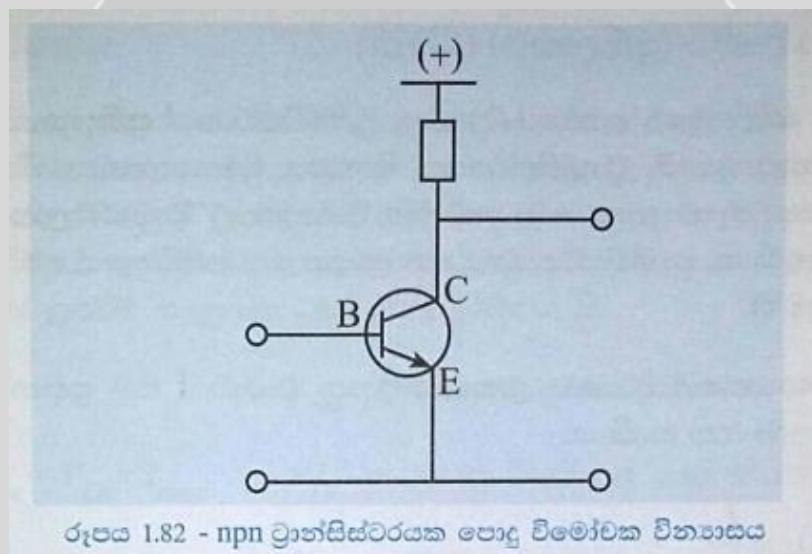


රුපය 1.80 - npn ල්‍යැන්සිස්ටරයක පොදු සංග්‍රාහක වින්‍යාසය

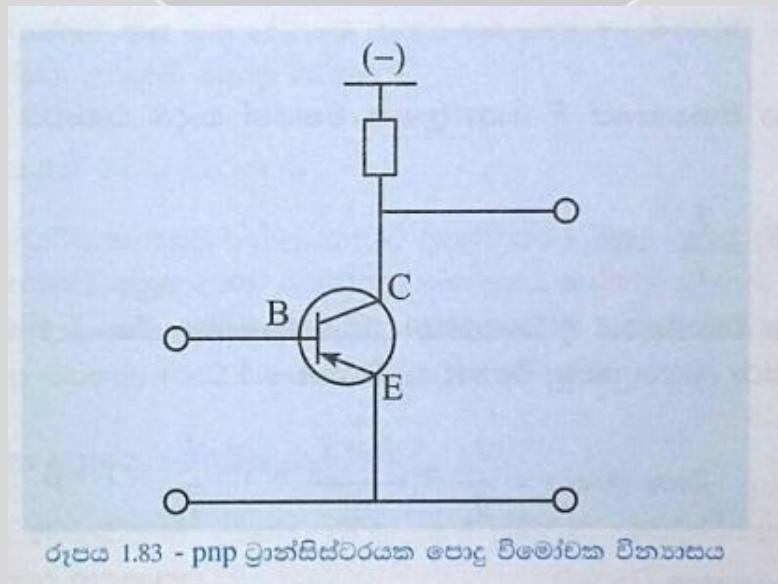


රූපය 1.81 - npn උන්සිස්ටරයක පොදු සංග්‍රහක විනාශය

### පොදු විමෝචක විනාශය



රූපය 1.82 - npn උන්සිස්ටරයක පොදු විමෝචක විනාශය



රූපය 1.83 - npn උන්සිස්ටරයක පොදු විමෝචක විනාශය

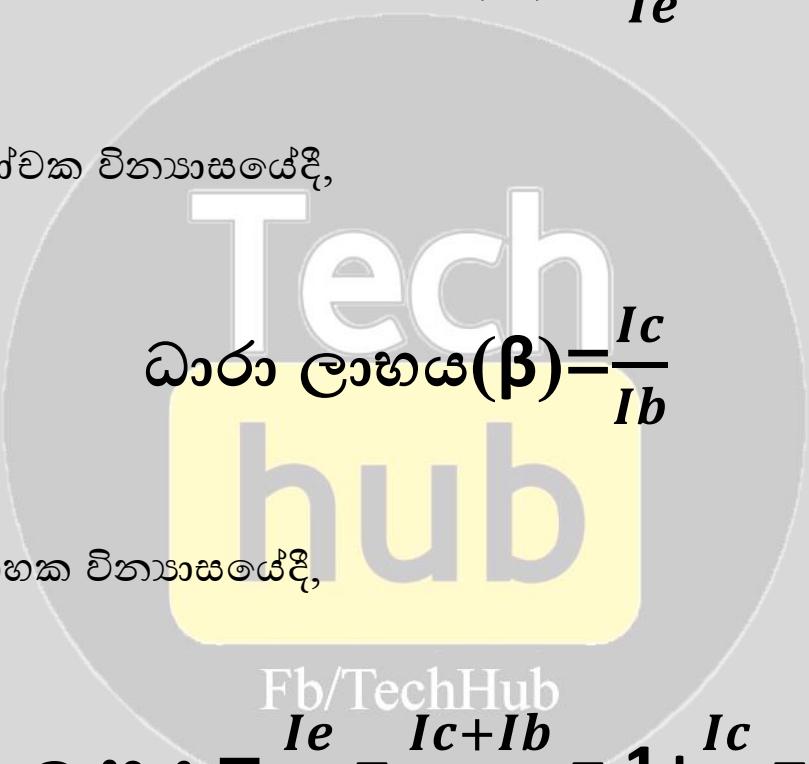
## ඉන්සේප්ටරයක පරාමිතික

### සරල ධාරා ලාභය (ප්‍රතිලාභය)

පෙදු පාදම් විනාශයයේදී,

$$\text{ධාරා ලාභය} (\alpha) = \frac{I_c}{I_e}$$

පෙදු විමෝෂක විනාශයයේදී,



$$\text{ධාරා ලාභය} (\beta) = \frac{I_c}{I_b}$$

පෙදු සංග්‍රාහක විනාශයයේදී,

Fb/TechHub

$$\text{ධාරා ලාභය} = \frac{I_e}{I_b} = \frac{I_c + I_b}{I_b} = 1 + \frac{I_c}{I_b} = 1 + \beta$$

### උපරිම සංග්‍රාහක ධාරාව

$$I_{c\max} = \frac{V_{cc}}{R_c}$$

## ජව උත්සර්ජනය

$$P_{max} = V_{ce} \times I_{cmax}$$

$P_{max}$  = උපරිම ජව උත්සර්ජනය

$V_{ce}$  = සංග්‍රාහක විමෝශක වොල්ටීයතාවය

$I_{cmax}$  = උපරිම (සංත්බෝධක) සංග්‍රාහක දාරාව

## ප්‍රධාන සම්බාධනය ( $Z_{in}$ )

ව්‍යුත්සිස්ටරයේ එක් එක් වින්‍යාසයට අනුව සකස් කරන ලද වර්ධකයන්ට සංඳු ප්‍රදානය කිරීමේදී වර්ධකය දක්වන සම්බාධනය ප්‍රධාන සම්බාධනය ලෙස හඳුන්වනු ලැබේ.

## ප්‍රතිදාන සම්බාධනය ( $Z_o$ )

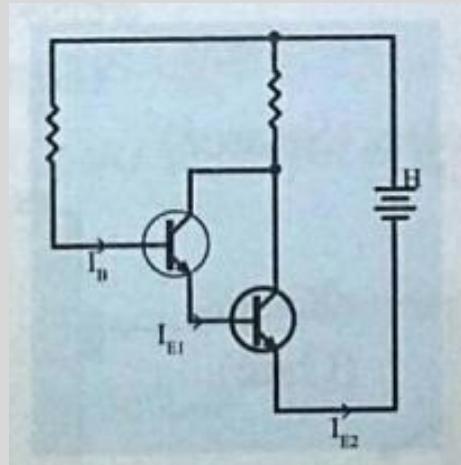
ව්‍යුත්සිස්ටරයක් මගින් වර්ධන කෙරෙන සංඳුවක ප්‍රතිදානය එය ප්‍රහවයක් ලෙස සැලකු විට ප්‍රහවයේ අභ්‍යන්තරය දක්වන සම්බාධනය ප්‍රතිදාන සම්බාධනය ලෙස හඳුන්වනු ලැබේ.

Fb/TechHub

වගුව 1.6

ලක්ෂණ	පොදු විමෝශකය	පොදු පාදම	පොදු සංග්‍රාහක
ධාරා ලාභය ( $A_i$ )	ඉහළ සි	පහළ සි	ඉහළ සි
වෝල්ට්‍රීයතා ලාභය ( $A_v$ )	ඉහළ සි	ඉහළ සි	පහළ සි
ප්‍රදාන සම්බාධනය ( $Z_{in}$ )	මධ්‍යස්ථා සි	ඉහළ සි	පහළ සි
ප්‍රතිදාන සම්බාධනය $Z_o$	මධ්‍යස්ථා සි	පහළ සි	ඉහළ සි
කළා වෙනස	$180^\circ$	$0^\circ$	$0^\circ$

## බලන්වන් යුගමය



සම්පූර්ණ බාරා ලාභය ( $\beta$ ) =  $\beta_1 \times \beta_2$

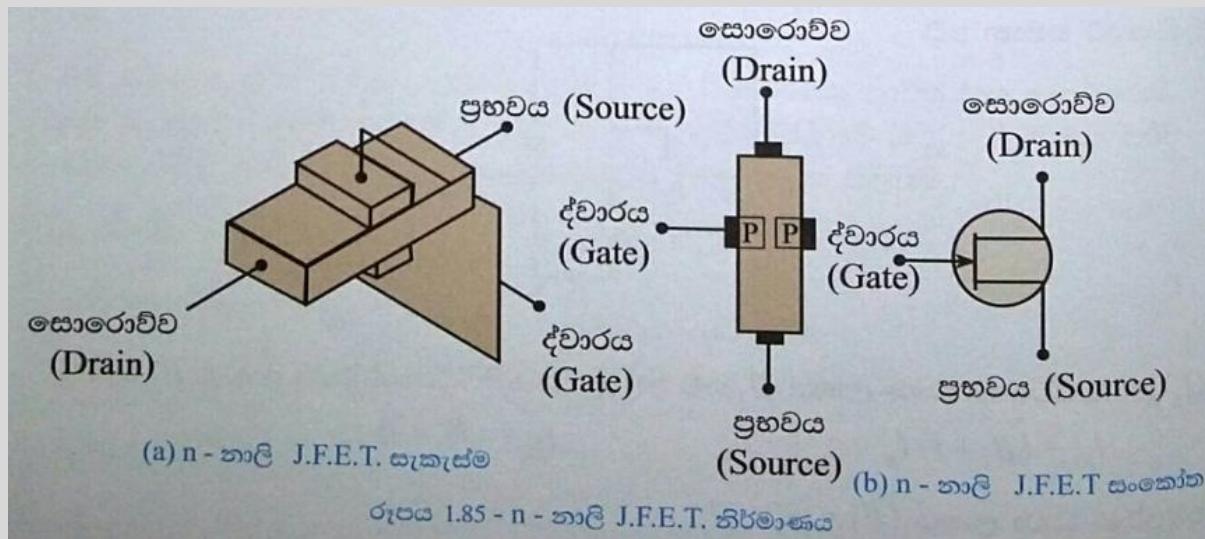
### ක්ෂේත්‍ර ආවරණ ව්‍යාන්සිස්ටර (F.E.T)

අග තුනක් ඇති ඒක දැව ව්‍යාන්සිස්ටර වේ.

මෙවායේ ප්‍රධාන වර්ග දෙකකි.

1. සන්දි ක්ෂේත්‍ර ආවරණ ව්‍යාන්සිස්ටර (JFET)
2. ලෝහ ඔක්සයිඩ අර්ථ සන්නායක ක්ෂේත්‍ර ආවරණ ව්‍යාන්සිස්ටර (MOSFET)

## සන්යි ක්ෂේත්‍ර ආවරණ ලාභ්‍යස්ටර (JFET)



### 1. පහවය

n හෝ p වර්ගයේ බහුතර වාහක ඇතුළුවන අග්‍රයයි. වාහක ගමන් කරනුයේ මෙහි සිට බැවින් පහවය ලෙස තම කරනු ලැබේ.

### 2. සොරෝවිව

n හෝ p වර්ගයේ බහුතර වාහක පිටවන ස්ථානය නිසා සොරෝවිව යන තමින් හැඳුන්වනු ලැබේ.

### 3. ද්වාරය

මෙය අධික ලෙස මාත්‍රණය කරන ලද අභ්‍යන්තරව එකට සම්බන්ධ කළාප දෙකකි.

### 4. නාලිය

D හා S වෝල්ටේයතාව  $V_{ds}$  ලබාදුන් විට විභාර දෙක අතරින් බහුතර වාහක ගමන් ගන්නා මාර්ගය නාලිය ලෙස හැඳුන්වනු ලැබේ.

### J.F.E.T පිළිබඳව මතක තබාගත යුතු කරුණු

- G අග්‍රය සැම විටම පසු නැඹුරුව පවතින නිසා ප්‍රායෝගිකව  $I_g = 0$  වේ.

- අවශ්‍ය වාහක ලබාගැනීමට අග්‍රය ට සැම විටම වාහක අයත් ඔළේයනාවය සම්බන්ධ කළ යුතුය
- N Channel - සංණ අග්‍රය
- P Channel - ධන අග්‍රය

නිම්!...

මෙහි සඳහන් සියලු ජායාරූප අධ්‍යාපන ප්‍රකාශන  
දෙපාර්තමේන්තුවෙන් නිකුත් කරන ලද පෙළ පොතෙන් උපුටා  
ගන්නා ලදී.

මෙම සටහන නිර්මාණය මා හට ඉංජිනේරු තාක්ෂණය ඉගැන්වූ  
වතුර ගුණරත්න ගුරුතුමාල උපභාරයක් ලෙස මා විසින් සිදු කරන  
ලදී.

අපේ පිටුවට ලිංක් එක :-

Like us on facebook  Tech Hub

<https://www.facebook.com/ALTechnologyHUB/>