

CLD
Circuitos Lógicos Digitais
Lista 2

Professor: Vinicius Pereira

1. 1. Considere a seguinte tabela verdade e monte uma expressão booleana que satisfaça a tabela.

<i>a</i>	<i>b</i>	<i>resultado</i>
0	0	0
0	1	0
1	0	1
1	1	1

2. Ainda considerando a mesma tabela verdade, monte o mapa de Karnaugh e encontre uma equação simplificada da tabela verdade.

		<i>a</i>	
		0	1
<i>b</i>	0		
	1		

3. Considerando a equação simplificada do item anterior, monte um circuito baseado nesta equação.

2. 1. Considere a seguinte tabela verdade e monte uma expressão booleana que satisfaça a tabela.

a	b	$resultado$
0	0	1
0	1	1
1	0	0
1	1	1

2. Ainda considerando a mesma tabela verdade, monte o mapa de Karnaugh e encontre uma equação simplificada da tabela verdade.

		a	
		0	1
b	0		
	1		

3. Considerando a equação simplificada do item anterior, monte um circuito baseado nesta equação.

3. 1. Considere a seguinte tabela verdade e monte uma expressão booleana que satisfaça a tabela.

<i>a</i>	<i>b</i>	<i>c</i>	<i>resultado</i>
0	0	0	0
0	0	1	1
0	1	0	0
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

2. Ainda considerando a mesma tabela verdade, monte o mapa de Karnaugh e encontre uma equação simplificada da tabela verdade.

		<i>ab</i>			
		00	01	11	10
<i>c</i>	0				
	1				

3. Considerando a equação simplificada do item anterior, monte um circuito baseado nesta equação.

4. 1. Considere a seguinte tabela verdade e monte uma expressão booleana que satisfaça a tabela.

a	b	c	$resultado$
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1

2. Ainda considerando a mesma tabela verdade, monte o mapa de Karnaugh e encontre uma equação simplificada da tabela verdade.

		ab			
		00	01	11	10
c	0				
	1				

3. Considerando a equação simplificada do item anterior, monte um circuito baseado nesta equação.