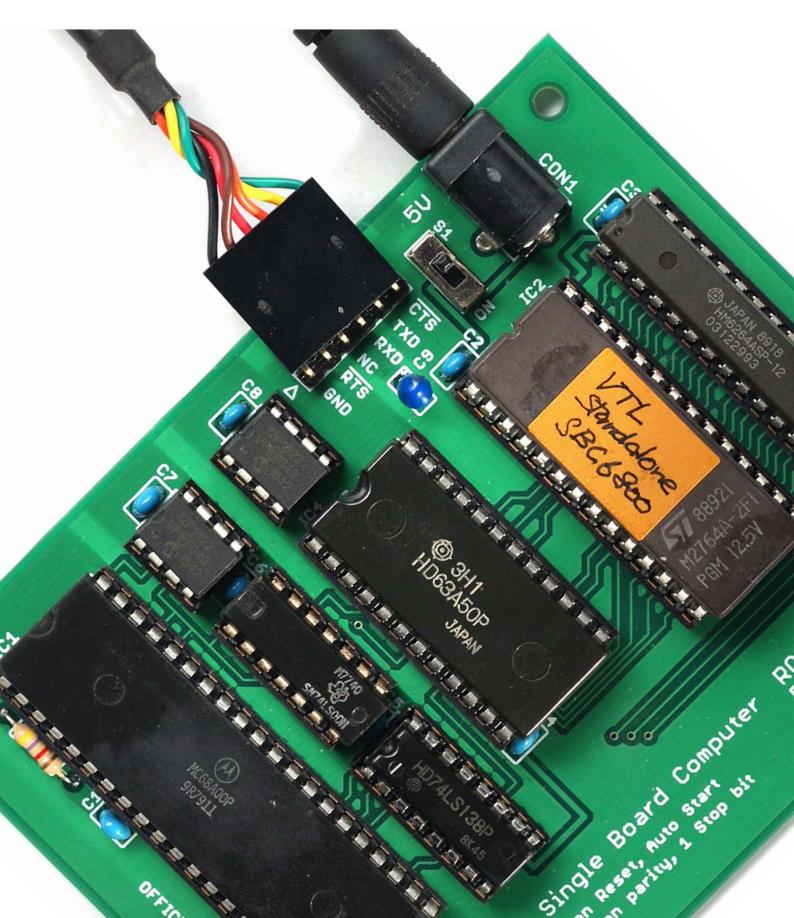
SBC6800技術資料

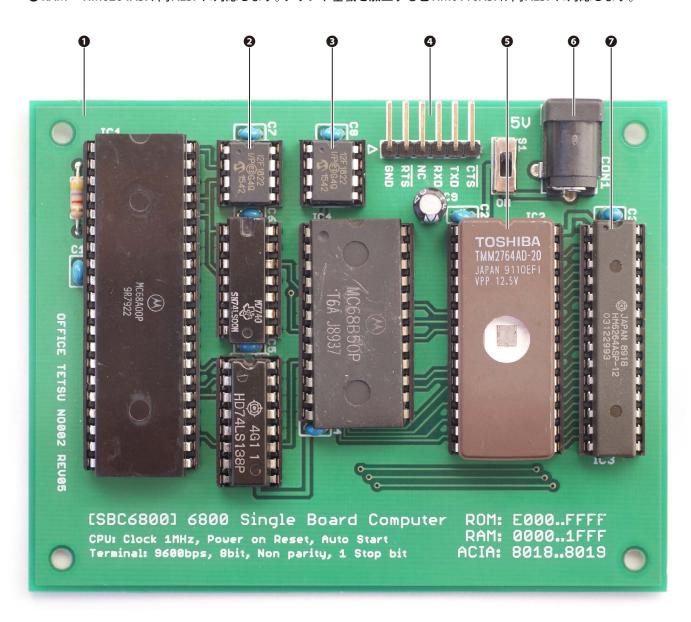
SBC6800 はモトローラ MC6800 で動作するシングルボードコンピュータです。1970 年代に流行した数々の有名なソフトウェア、たとえば Mikbug、VTL、MicroBASIC などを再現することができます。



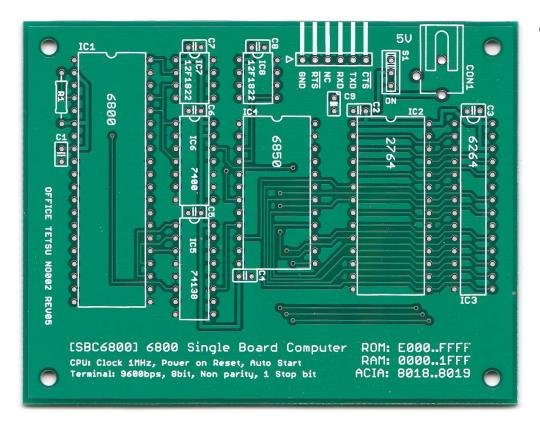
SBC6800の概要

SBC6800は現在なお入手可能な部品でモトローラMC6800を動かしてみようというオープンソースのプロジェクトです。プリント基板はスイッチサイエンスで有償頒布しています。部品はご自身で用意してください(ただし、ROMのみSBC6800用ROMセットを有償頒布しています)。運用にはACアダプタとUSB-シリアル変換ケーブルが必要です。部品表、回路図、各種の技術的な情報は本文書に記載し、関連のソフトウェアはデータパックで別途配布します。

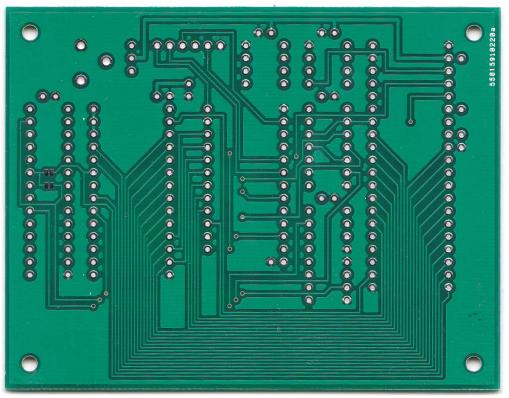
- ●プリント基板―スイッチサイエンス (https://www.switch-science.com/catalog/3581/) で購入してください。
- ②クロックジェネレータ─PIC12F1822にデータパックのmc6800crgen.hexを書き込んだ上で取り付けてください。
- ●通信クロックジェネレータ―PIC12F1822にデータパックのosc1536.hexを書き込んだ上で取り付けてください。
- ◆シリアル端子—TTL-232R-5Vまたは同等のUSB-シリアル変換ケーブルでパソコンと接続してください。
- ⑤ ROM 2732型~ 27256型に対応します。有償頒布のSBC6800用ROMセットをご利用いただくことができます。
- ⑥DCジャック─電圧5V、電流2A以上、内径2.1 mm、センタープラスのACアダプタを接続してください。
- **② RAM** ─ HM6264ASP/同 ALSP に対応します。プリント基板を加工すると HM6116ASP//同 ALSP に対応します。



プリント基板は海外の格安製造サービスで製造しておりますので、厳密に見ると加工に多少の荒れや歪みがありますが、目立つ傷、シルクのカスレ、機能上の問題がなければ良品の扱いとさせていただきます。プリント基板の部品面には部品番号が印刷されています。部品表や回路図の部品番号と照合し、所定の位置に部品を取り付けてください。RAMにHM6116ASP/同ALSPを取り付ける場合はハンダ面のソルダバッドを加工する必要があります。



●部品面



◉ハンダ面

スイッチサイエンスの SBC6800 ルーズキットのページ— https://www.switch-science.com/catalog/3581/

本体の部品

本体の部品は下に示す部品表にしたがって揃えてください。部品表の部品番号とプリント基板の部品番号を照合し、所定の位置に取り付けると完成です。DCジャック (CON1) は一般的な平脚ではなく細脚ですのでご注意ください。IC 類はICソケットを介して取り付けます。ROM (IC2) はスイッチサイエンスで販売しているSBC6800用ROMセットをご利用いただけます。TTL (IC5 と IC6) は標準タイプまたはLS タイプでなければなりません (HC タイプはダメです)。

部品表

部品番号	仕様	数量	代替可能品	試作時購入元
IC1	MC68A00P ^[注1]	1	HD468A00P	若松通商、オレンジピコ
IC2	2764型のEPROM	1	2732型~ 27256型	若松通商、オレンジピコ (EEPROM)
IC3	HM6264ASP/同ALSP	1	HM6116ASP/同ALSP ^[注2]	若松通商、オレンジピコ
IC4	MC68A50P	1	HD63A50P	若松通商、オレンジピコ
IC5	SN74LS138N	1	HD74LS138P	千石電商、若松通商、オレンジピコ
IC6	SN74LS00N	1	HD74LS00P	千石電商、若松通商、オレンジピコ
IC7 ∼ IC8	PIC12F1822-I/P ^[注3]	2	_	秋月電子通商、オレンジピコ
R1	4.7k Ω (1/4W)	1	カーボン抵抗	秋月電子通商、オレンジピコ
C1 ~ C8	0.1 μ F (50V)	8	積層セラミックコンデンサ ^[注4]	秋月電子通商
C9	10 μ F ~ 100 μ F (16V)) 1	電解/タンタルコンデンサ	秋月電子通商、オレンジピコ
CON1	18742	1	2.1mm φ細脚 DC ジャック	秋月電子通商、スイッチサイエンス
S1	SS-12D00-G5	1	スライドスイッチ	秋月電子通商、オレンジピコ
	2227-40-06	1	40ピンICソケット600mil	秋月電子通商、オレンジピコ
	2227-28-06	1	28ピンICソケット600mil	秋月電子通商、オレンジピコ
_	2227-28-03	1	28ピンICソケット300mil	秋月電子通商、オレンジピコ
_	2227-24-06	1	24ピンICソケット600mil	オレンジピコ
	2227-16-03	1	16ピンICソケット300mil	秋月電子通商、オレンジピコ
_	2227-14-03	1	14ピンICソケット300mil	秋月電子通商、オレンジピコ
_	2227-08-03	2	8ピンICソケット300mil	秋月電子通商、オレンジピコ
	2545-1X40 ^[注5]	1	1列L型ピンヘッダ	千石電商、秋月電子通商、オレンジピコ

- [注1] 標準の6800で動作する例が多数ありますが、68A00または68B00のご利用を推奨します。
- [注2] プリント基板のソルダバッドを加工する必要があります
- [注3] IC7に mc6800crgen.hex、IC8に osc1536.hexを書き込んでください
- [注4] 積層セラミックコンデンサはピン間隔 2.54mm で統一しています
- [注5] 40 ピンのうち6 ピンのみを使用します

[通販サイト]

秋月電子通商一http://akizukidenshi.com/

オレンジピコ―https://store.shopping.yahoo.co.jp/orangepicoshop/

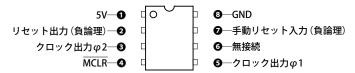
千石電商—http://www.sengoku.co.jp/

若松通商—http://wakamatsu.co.jp/biz/

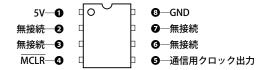
- ※ aitendoに SBC6800 部品パック (IC類を除く) がございます—https://www.aitendo.com/product/16812
- ※2020年8月15日時点の情報です。

プログラムの書き込み

MC6800が要求するクロックとリセット信号はPIC12F1822 (IC7) で生成します。PIC12F1822にmc6800crgen.hexを書き込んでから取り付けてください。mc6800crgen.hexを書き込むとPIC12F1822は下に示す機能を持ちます。



MC68A50が要求する通信クロックはPIC12F1822 (IC8) で生成します。PIC12F1822にosc1536.hexを書き込んでから取り付けてください。osc1536.hexを書き込むとPIC12F1822は下に示す機能を持ちます。



ROM (IC2) には MC6800 の機械語を書き込みます。データパックに Mikbug (Mikbug.HEX) や VTL (VTLSA.HEX) などの機械語ファイルがあります。使用する ROM により、書き込みかたが次のとおり異なります。

- 2732型—次ページ「代替メモリの使用法」で説明します。
- 2764型─機械語ファイルの \$E000をROMの \$0000 に指定して書き込みます。
- ●27128型―機械語ファイルの\$C000をROMの\$0000に指定して書き込みます。そのうち\$E000以降が有効です。
- 27256型─機械語ファイルの\$8000をROMの\$0000に指定して書き込みます。そのうち\$E000以降が有効です。

ROMの書き込みには紫外線消去型EPROMのイレーサと書き込み装置が必要です。これらをお持ちでないかたは、スイッチサイエンスで販売している SBC6800 用 ROM セット (1500 円 + 税) をご利用ください。Mikbug および VTL を書き込んだ ROM の 2 個セットです。使用する ROM は新品の 27256 型で、メーカーや品番は出荷時期により異なります。



- ●が Mikbug です。
- ●がVTLです。

動作確認後に印を付けています。

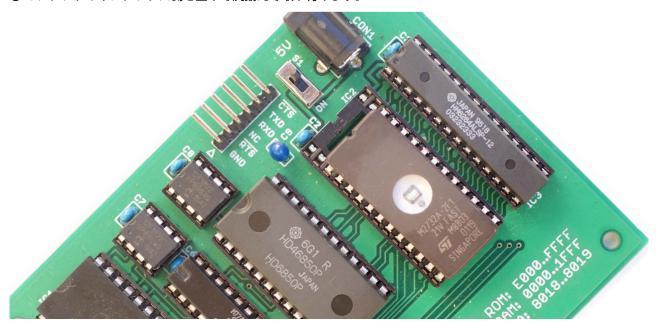
EPROMの品不足と原価高騰により、販売の継続が難しくなりつつあります。当面の在庫は確保しましたが、いずれ販売終了せざるを得ないかもしれません。ご自身で書き込みできるかたは、ご自身で部品調達し、書き込んでいただけますよう、ご協力をお願いいたします。

スイッチサイエンスの SBC6800 用 ROM セットのページ— https://www.switch-science.com/catalog/3582/

代替メモリの使用法

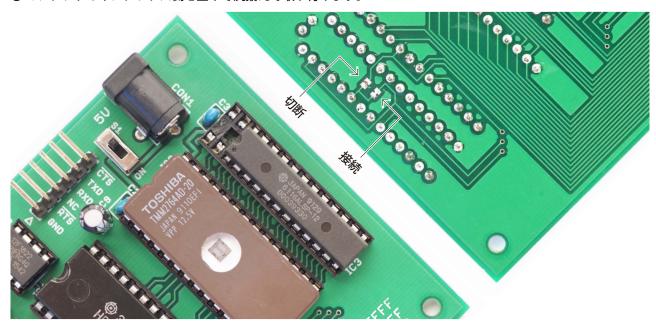
ROM (IC2) に 2732型を使用する場合は、次のように書き込んで、取り付けます。

- ●機械語ファイルの\$E000をROMの\$0000に指定して書き込みます。
- **②**書き込み装置がイレースチェックとベリファイをしないように設定します。
- **③**機械語ファイルの \$F000 を ROM の \$0000 に指定して上書きします。
- **❹ICソケットのインデックス側を空けて尻揃えで取り付けます。**



RAM (IC3) に HM6116ASP/同 ALSP を使用する場合は、次のようにプリント基板を加工して、取り付けます。

- ●プリント基板はソルダバッドの接続しているほうを切断し、離れているほうをハンダブリッジします。
- 2ICソケットのインデックス側を空けて尻揃えで取り付けます。



運用に必要となるもの

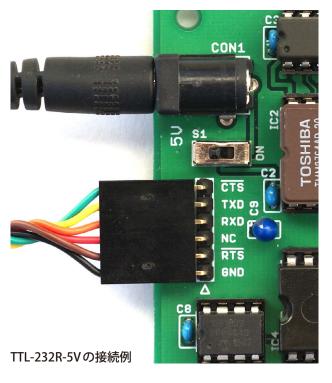
SBC6800を運用するにはACアダプタとUSB-シリアル変換ケーブルが別途必要です。

- ACアダプタ―電圧5V、電流2A以上、内径2.1 mm、センタープラス(秋月電子通商GF12-US0520など)
- USB-シリアル変換ケーブル― FTDI TTL-232R-5V または同等品 (信号電圧 5V に設定できるもの)



GF12-US0520 TTL-232R-5V

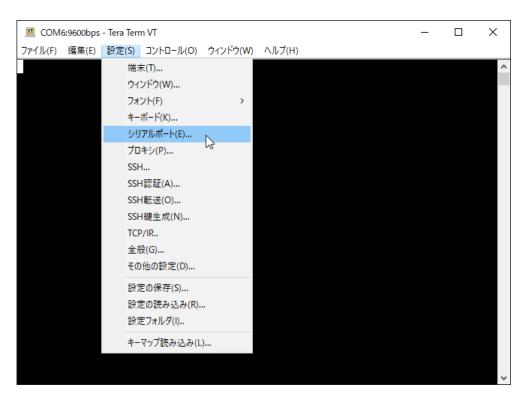
SBC6800のシリアル端子に印刷されている信号名はMC6850の出力です。これとUSB-シリアル変換ケーブルの信号がたすき掛けになるように接続します。すなわち、TXD ⇄ RXD、CTS ⇄ RTS (または DTR)、GND ⇄ GND となるのが正常です。なお、信号電圧 3.3V/5V 対応 USB-シリアル変換ケーブルを利用される場合は 5V に設定してください。





端末ソフトの設定

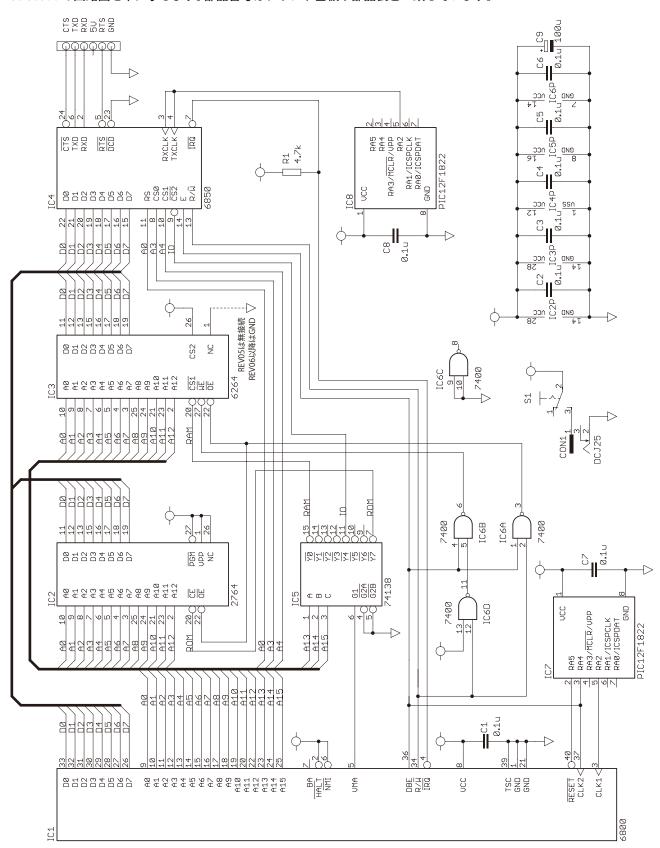
SBC6800はパソコンの端末ソフトで操作します。通信方式は非同期シリアル、通信速度は9600bps、通信形式はデータ長8ビット、パリティなし、ストップビット1です。また、ファイルのアップロードなどに備え、多少の遅延を設定してください。端末ソフトがTeraTermの場合、[設定] → [シリアルポート] と選択して下に示すとおり設定します。





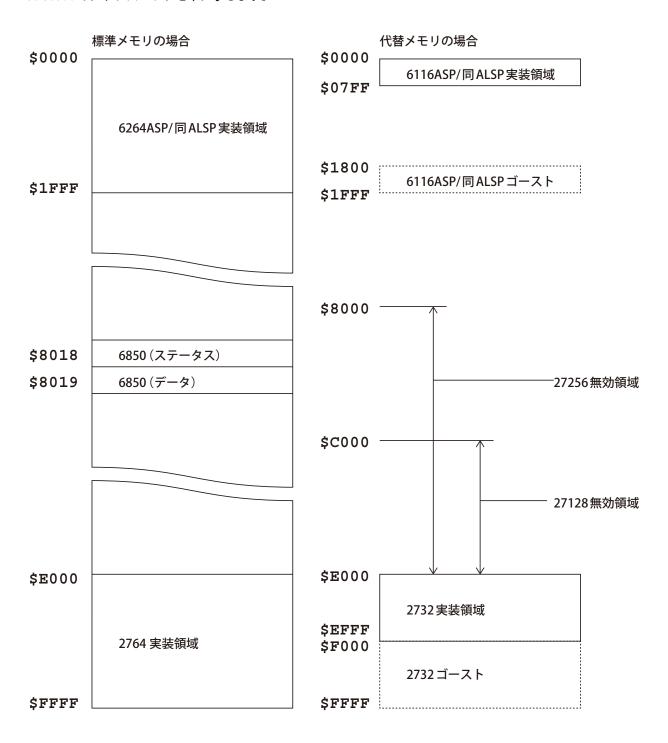
回路図





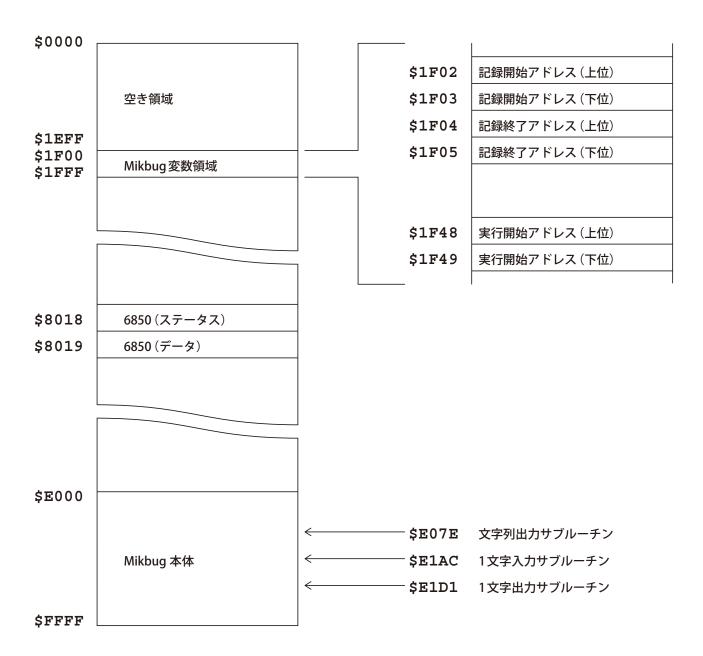
アドレスマップ

SBC6800のアドレスマップを下に示します。



SBC6800版Mikbug

データパックのMIKBUG.* は SBC6800版のMikbugです。本家Mikbugの使いかたなどはネットのMIKBUG Operating System (https://deramp.com/swtpc.com/MP_A/MIKBUG_Index.htm) で配布されているマニュアルをご覧ください。ただし、本家の変数領域は \$A000~ですが、SBC6800版は \$1F00~です。したがって、PコマンドやGコマンドに関係する変数領域のアドレスは、本家のマニュアルの \$A000~を \$1F00~に読み替えてください。

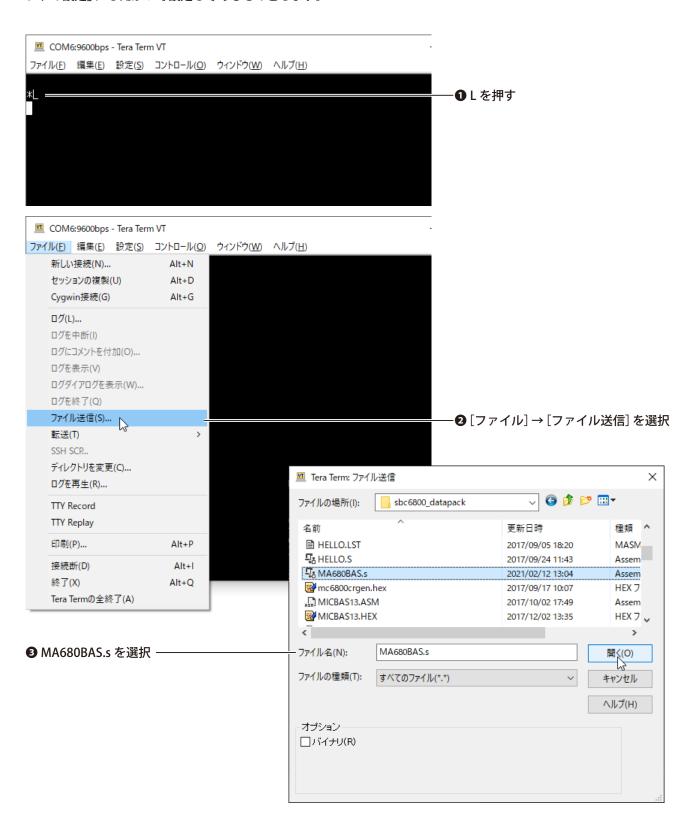


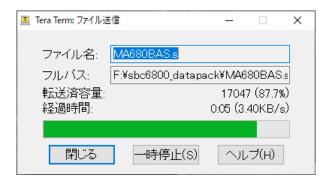
書籍『モトローラ 6800 伝説』(ラトルズ) は SBC 6800 版 Mikbug のより丁寧な使いかたと MicroBASIC1.3 の動かしかたを説明しています。 そのほか MC 6800 と SBC 6800 のありとあらゆる情報が満載です。

- ●出版社の商品紹介ページ─http://www.rutles.net/products/detail.php?product_id=794
- ●アマゾンの商品紹介ページ─https://www.amazon.co.jp/dp/4899774729/
- ●スイッチサイエンスの商品紹介ページ─https://www.switch-science.com/catalog/3575/

SBC6800版Mikbug用MITS Altair680 BASIC

データパックのMA680BAS.s は SBC6800版 Mikbug 用 MITS Altair680 BASICです。これは本来のMITS Altair680 BASICに、はせりんさんご提供のパッチと開始アドレスを追加してあります。したがって、MikbugのLコマンドで読み込み、そのまま Gコマンドで実行することができます。操作の一例を次に示します。端末ソフトが TeraTerm で、別項「端末ソフトの設定」にしたがって設定してあるものとします。





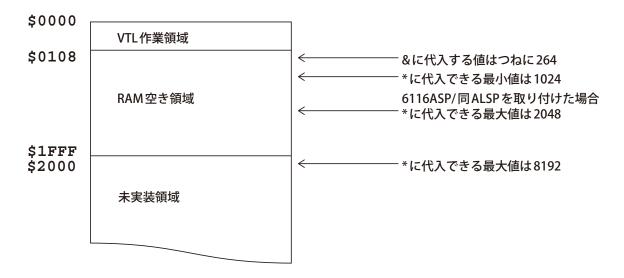


MITS Altair680 BASIC は最初に3つの質問をします。それぞれ、次のとおり答えてください。

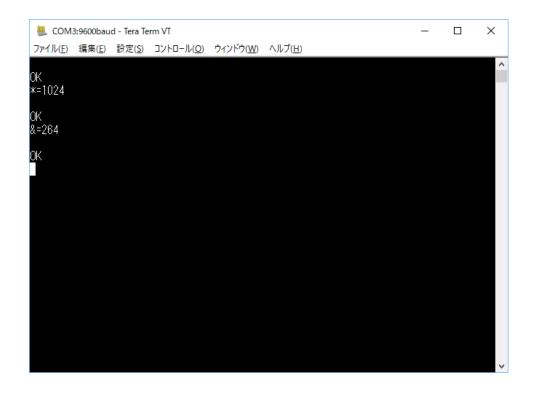
- MEMORY SIZE? 7935以下の数字を入力
- TERMINAL WIDTH? —1行文字数を入力
- WANT SIN-COS-TAN-ATN? —三角関数を使うならY、使わないならNを入力

SBC6800版VTL

データパックのVTLSA.*はSBC6800で単独動作するVTL(正式名称はVTL-2)です。本家VTLはMITS Altair680のモニタで起動しますが、VTLSA.*はROMに書き込んでおいて直接起動する構造に修正してあります。VTLSA.*の使いかたは本家VTLと同じです。VTLについてはネットにたくさんの情報が上がっていますから検索してください。また、書籍『モトローラ6800伝説』(ラトルズ)でプログラムの実例を交えながら説明しています。



VTLは起動したあと使用する前に、実装されているRAMのうちプログラム保存領域の範囲を指定します。まず、システム変数*に末尾のアドレスを代入します。これは最低1024、最大8192 (RAMがHM6116ASP/同ALSPなら2048)です。 次に、システム変数&に先頭のアドレスを代入します。これは、つねに264です。指定をしないで使うと暴走します。



別途配布物一覧

データパック (sbc6800_datapack.zip) は下に示すファイルを含みます。

filelist.txt - ファイルリスト。このページと同じ内容です。

SBC6800eagle - SBC6800のEAGLEデータ。

mc6800crgen.hex - PIC12F1822をクロックジェネレータとして使うファームウェア。

mc6800crgen.X - mc6800crgen.hexのMPLAB XIDEプロジェクト。

osc1536.hex - PIC12F1822をボーレートジェネレータとして使うファームウェア。

osc1536.X - osc1536.hexのMPLAB XIDEプロジェクト。

TESTPOL.* - 端末と文字のやり取りをするテストプログラム。

TESTINT.* - 端末と文字のやり取りをするテストプログラムの受信割り込み版。

MIKBUG.* - SBC6800 用 MIKBUG。

MICBAS13.* - SBC6800 用 MIKBUG で動作する MicroBASIC Ver.1.3。

RNDSORT.BAS - MicroBASIC Ver.1.3 のサンプルプログラム。

VTLSA.* - SBC6800用VTL単独動作可能版。

VTLALPHA.VTL - VTLのサンプルプログラム。

PROM680.* - SBC6800用680モニタ (MITS Altair680モニタ移植版)。

VTL.* - 本家 VTL。SBC6800 用 680 モニタと同じ ROM に上書きすると J FC00 で起動。

MA680BAS.s - SBC6800 用 MIKBUG で動作する MITS Altair680 BASIC VER1.1 REV3.2。

ASCIIART.BAS - MITS Altair680 BASICで動くマンデルブロ集合プログラム。

SBC6800eagleはCC BY-SA 3.0です。

mc6800crgen.*、osc1536.*、TESTPOL.*、TESTINT.*、RNDSORT.BASはパブリックドメインです。 そのほかのファイルは原作者の宣言にしたがってください。

データパックは下に示すページのリンクからダウンロードしてください。

・ SBC6800 ルーズキットのページー https://www.switch-science.com/catalog/3581/

●『モトローラ 6800 伝説』サポートページ─http://www.rutles.net/download/472/index.html (更新がやや遅れます)

SBC6800技術資料 2017年12月30日 初版発行 2021年2月15日 改訂第3版発行 著者一鈴木哲哉 Copyright © 2017-2021 Tetsuya Suzuki CC BY-SA 3.0