

## Revisar entrega de examen: UF1 2 CONV

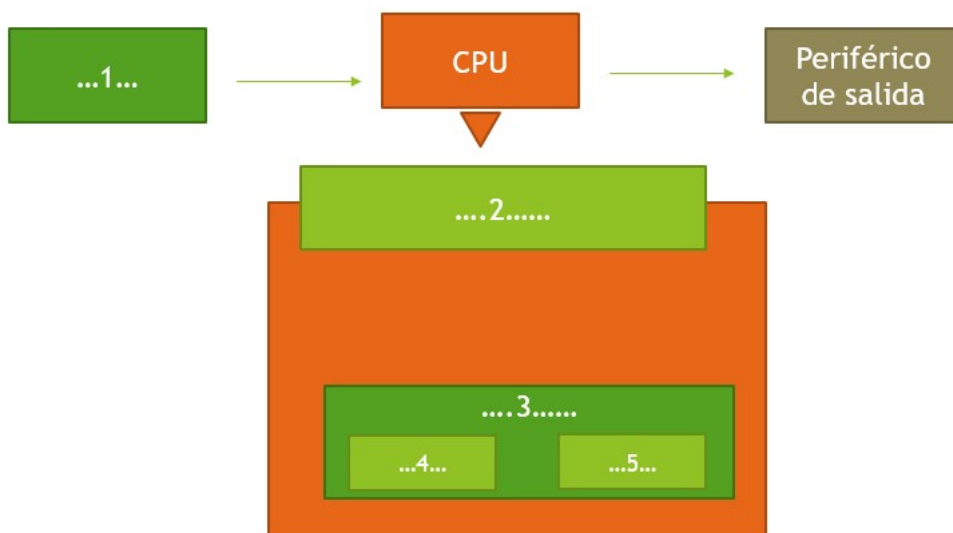
Usuario	
Curso	2209_ASIR_MP05_Fundamentos del hardware_
Examen	UF1 2 CONV
Iniciado	4/02/23 9:45
Enviado	4/02/23 10:23
Fecha de vencimiento	4/02/23 11:15
Estado	Completado
Puntuación del intento	2 de 10 puntos
Tiempo transcurrido	37 minutos
Resultados mostrados	Todas las respuestas, Respuestas enviadas, Respuestas correctas, Comentarios, Preguntas respondidas incorrectamente

### Pregunta 1

1,5 de 4 puntos



Completa el esquema de un sistema informático (Según Von Neumann), para ello deberás poner los componentes que faltan y definir cada uno de ellos.



Respuesta seleccionada: 1:periferico de entrada entra la informacion  
2: memoria con bits  
3: procesador es el cerebro  
4: unidad de control decodifica y ejecuta  
5: alu parte logica

Respuesta correcta: [None]

Comentarios para respuesta: [No se ha dado ninguna]

### Pregunta 2

0 de 3 puntos



Para la gestión de la entrada y salida de datos se utilizan varias técnicas para manejar el flujo de la información. Indica y define dos de ellas.

Respuesta seleccionada: los buses son el transporte el flujo de la informacion.

Respuesta correcta: [None]

Comentarios para respuesta: [No se ha dado ninguna]

### Pregunta 3

0,5 de 3 puntos



**Indica y define los tres tipos de memoria Cache.**

Respuesta seleccionada: Accessory memorya ram  
dram mas velocidad y menos capaciedaad  
sram tiene menos velocidad y mas capacidad  
sdram tiene de la dram y sram de las dos

Respuesta correcta: [None]

Comentarios para respuesta: [No se ha dado ninguna]

lunes 13 de febrero de 2023 13H19' CET

← Aceptar