

Vitalii Belykh

Lebenslauf

PERSÖNLICHE DATEN

Name: Vitalii Belykh
Adresse: Schlehenweg 2, 53177 Bonn
Geburtsdatum/-ort: 10.03.1993, Russland
Telefon: +491742442094
E-Mail: vitalitybelyh@gmail.com
Staatsangehörigkeit: Russisch



BERUFSERFAHRUNG

04/2020 – 08/2023 Deutschkurse A1-B2 Niveau
04/2019 – 11/2020 **Programmierer Ingenieur**
SCAD TECH, Tomsk/Russland
Letztes Projekt: Notfallautomatisierung für das Treibstoffringsystem in Moskau:

- Entwicklung und Anpassung eines Notfallalgorithmus zur automatischen Abschaltung bei Fehlfunktionen im Treibstoffringsystem, das die Versorgung von drei Flughäfen in Moskau sicherstellt.
- Implementierung einer flexiblen Steuerung zur sicheren Umschaltung zwischen verschiedenen Treibstoffarten (Diesel, Kerosin, Benzin) in drei verbundenen Ringen.
- Sicherstellung einer sicheren und unterbrechungsfreien Treibstoffversorgung durch präventive Notfallmaßnahmen

SCHULWEG

09/2017 – 07/2019 Nationale Staatliche Forschungsuniversität, Tomsk/Russland
Masterstudium in Strahlenphysik/Radiophysik, Informatik beim Entwurf diskreter Strukturen (in Deutschland anerkannt)
09/2013 – 07/2017 Nationale Staatliche Forschungsuniversität, Tomsk/Russland
Abschluss: Bachelor in Strahlenphysik/Radiophysik, Informatik beim Entwurf diskreter Strukturen (in Deutschland anerkannt)
09/2000 – 07/2011 Abitur
Krasnokamensk/Russland

Fähigkeiten

- C/C ++
- Python (Anfänger)
- Java (Anfänger)
- WINCC
- Mathcad
- Mathlab
- CoralDRAW
- MS Office

Sprachkenntnisse

- Deutsch (B2)
- Englisch (Basics + Englisch in IT)
- Russisch (Muttersprache)

Soft Skills

- Schnelle Auffassungsgabe
- Flexibilität
- Teamfähigkeit
- Engagement
- Analytische Kompetenzen

Hobbys

- Pflanzen
- Schwimmen

Vitalii Belykh

WISSENSCHAFTLICHE FORSCHUNG

- FSMTest-2.0: Erstellen einer plattformübergreifenden Version des Tools “FSMTEST-1.0” zur Automatisierung von experimentellen Untersuchungen mit formalen Modellen technischer Systeme. Implementierung eines plattformübergreifenden Interface mit Java und Nutzung von XML zur Datenbeschreibung.
- Hardware-Darstellung von neuronalen Netzwerken: Entwicklung und Implementierung einfacher neuronaler Netze (Perzeptron) auf den Plattformen VHDL und AHDL mit Fokus auf optimaler Ressourcennutzung bei FPGAs.
- Visualisierung von endlichen Automaten: Erweiterung des FSMTest-1.0 Pakets zur grafischen Darstellung von endlichen Automaten mittels Graphviz.

27.08.2024