

LEGENDA

[OPCODE: 4 bits][REG_A: 4 bits][REG_B: 4 bits]

Binário (4 bits)	Resgistrador
0001	R1
0010	R2
0011	R3
0100	R4

Opcode	Instrução	O que ela faz
0001	SOMA	RegA = RegA + RegB
0010	SUBTRAI	RegA = RegA - RegB
0011	CARREGA	RegA = Memória[RegB]
0100	ARMAZENA	Memória[RegB] = RegA