

LEGENDA

[OPCODE: 4 bits][REG_A: 4 bits][REG_B: 4 bits]

Binário (4 bits) Registrador

0001	R1
0010	R2
0011	R3
0100	R4

Opcode	Instrução	O que ela faz
0001	SOMA	$\text{RegA} = \text{RegA} + \text{RegB}$
0010	SUBTRAI	$\text{RegA} = \text{RegA} - \text{RegB}$
0011	CARREGA	$\text{RegA} = \text{Memória}[\text{RegB}]$
0100	ARMAZENA	$\text{Memória}[\text{RegB}] = \text{RegA}$