

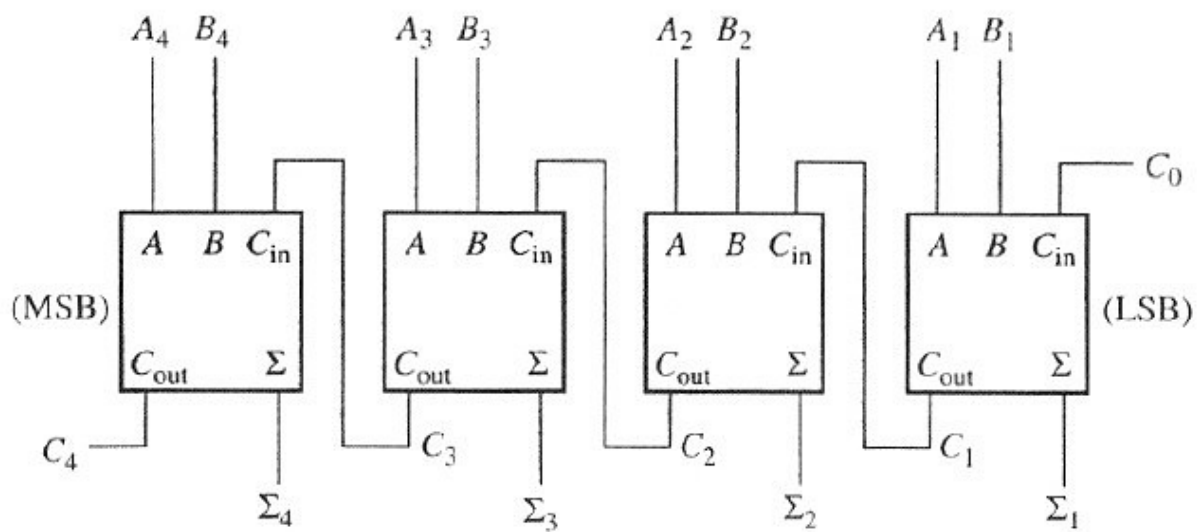
# Tarefa Aula 7

Vítor Amorim Fróis

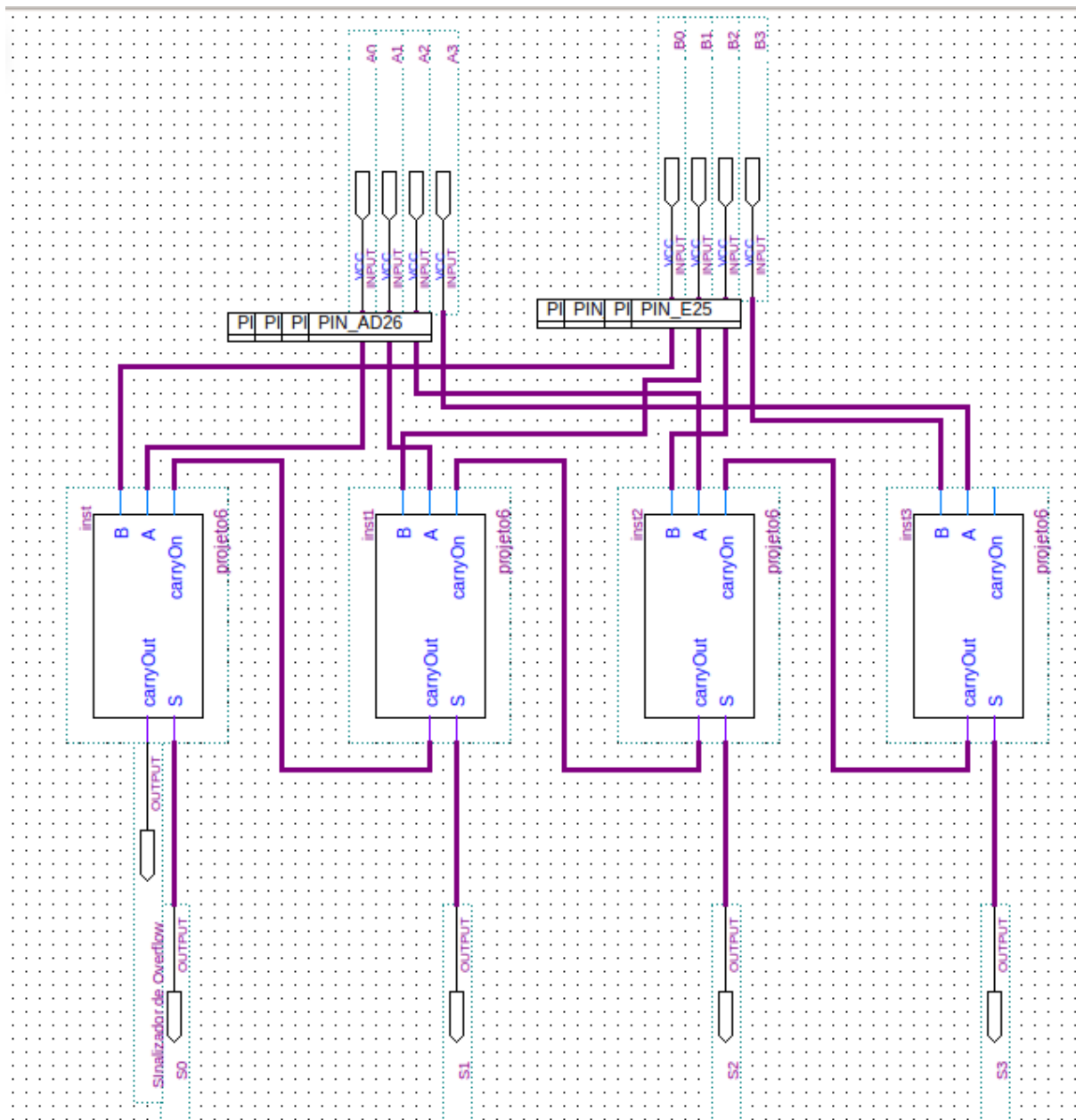
NUSP: 12543440

Projetar um somador de 4 bits com o somador construído na aula passada.

Utilizei essa imagem como referência para o projeto



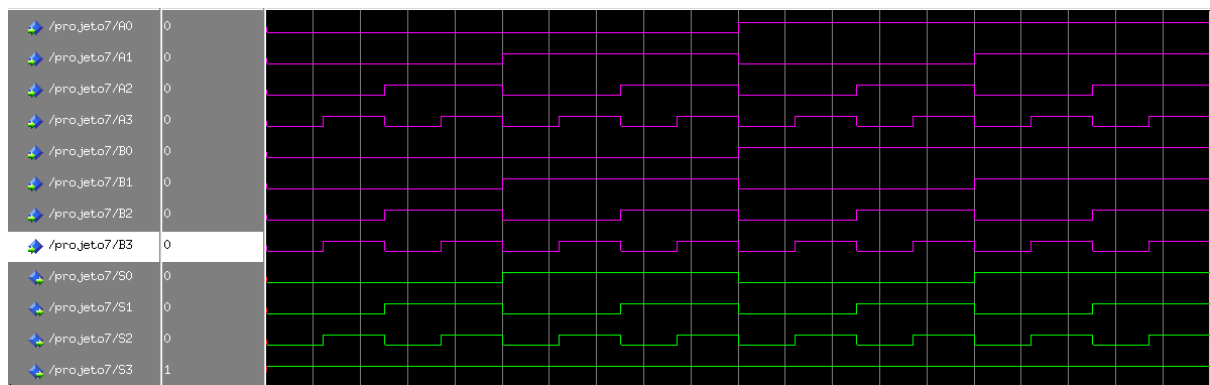
Então montei o circuito no Quartus



Circuito somador de 4 bits no quartus

Acima, as entradas estão ordenadas de A0-A3 e B0-B3, onde o dígito à direita é o menos significativo.

	tatu	From	To	Assignment Name	Value	Enabled	Entity	Comment
1	✓		in A0	Location	PIN_AC28	Yes		
2	✓		in A1	Location	PIN_AB28	Yes		
3	✓		in A2	Location	PIN_AC27	Yes		
4	✓		in A3	Location	PIN_AD26	Yes		
5	✓		in B0	Location	PIN_AC26	Yes		
6	✓		in B1	Location	PIN_AB26	Yes		
7	✓		in B2	Location	PIN_E26	Yes		
8	✓		in B3	Location	PIN_E25	Yes		
9	✓		out S0	Location	PIN_G16	Yes		
10	✓		out S1	Location	PIN_H16	Yes		
11	✓		out S2	Location	PIN_J16	Yes		
12	✓		out S3	Location	PIN_B17	Yes		



Formas de onda simuladas no ModelSim

Ao comparar as formas de onda práticas com as teóricas, é possível observar correlação dos dados. É possível ainda executar somar números de 1 dígito hexadecimal como desejado.