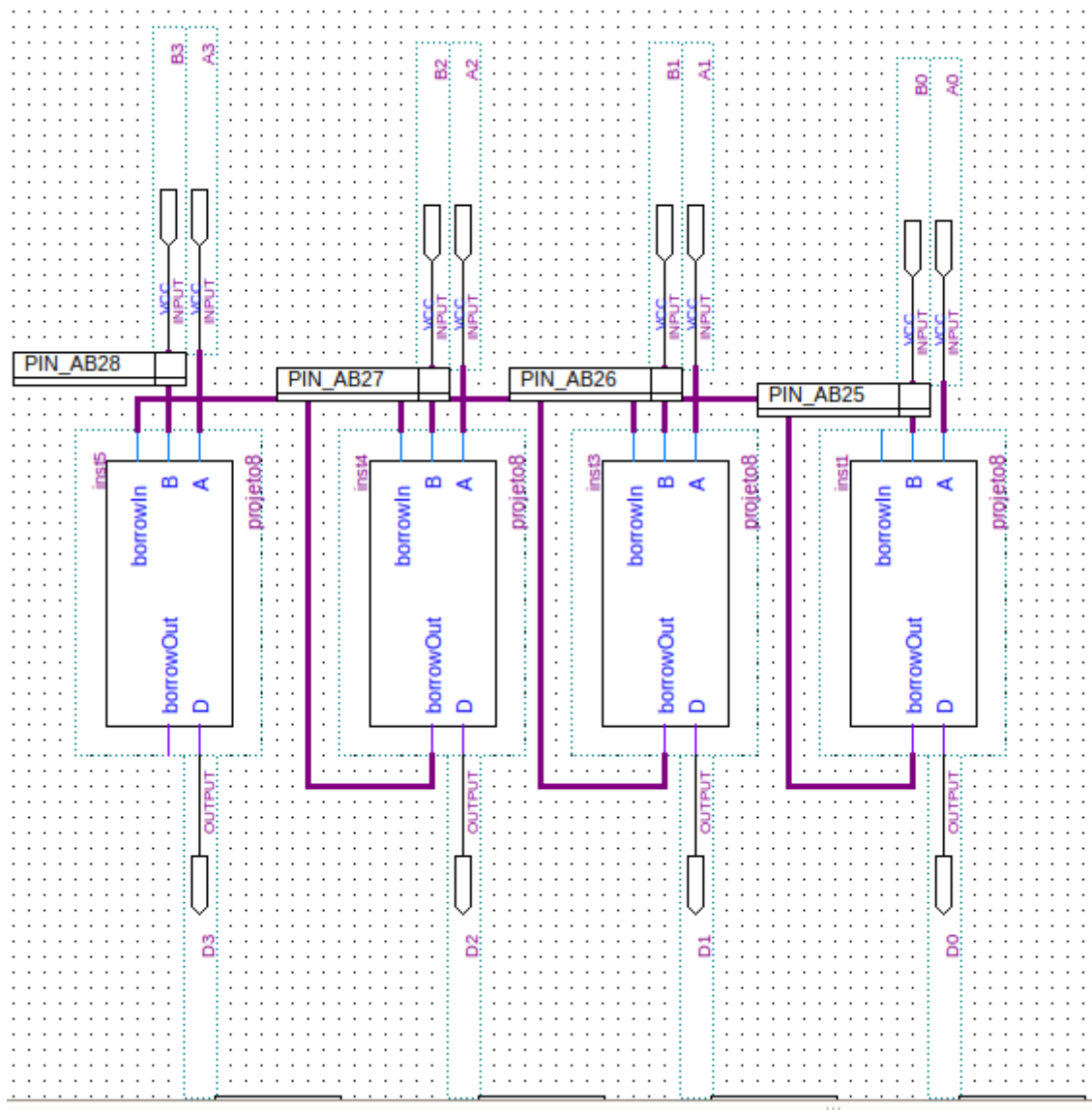


Tarefa Aula 9

Vítor Amorim Fróis

NUSP: 12543440

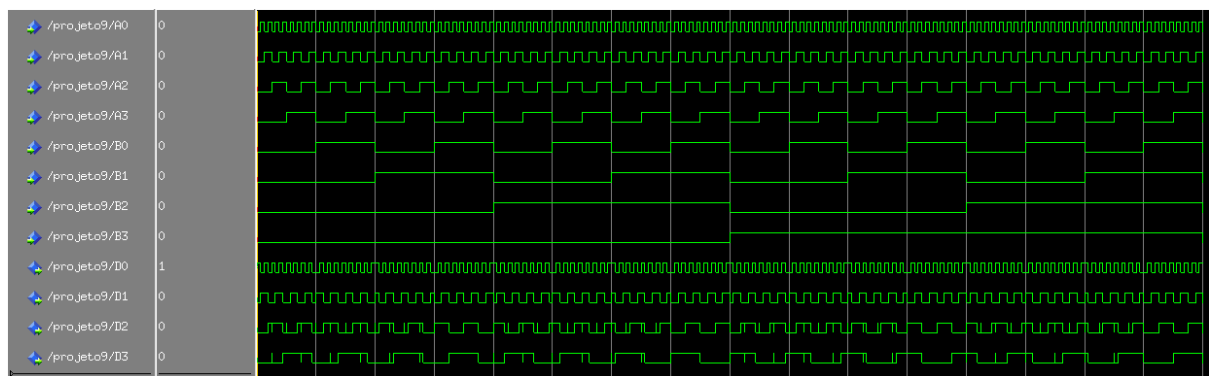
Baseado no circuito subtrator completo montado na aula passada, o objetivo da aula 9 é montar um circuito que opere com 4 bits.



Montagem do circuito no Quartus

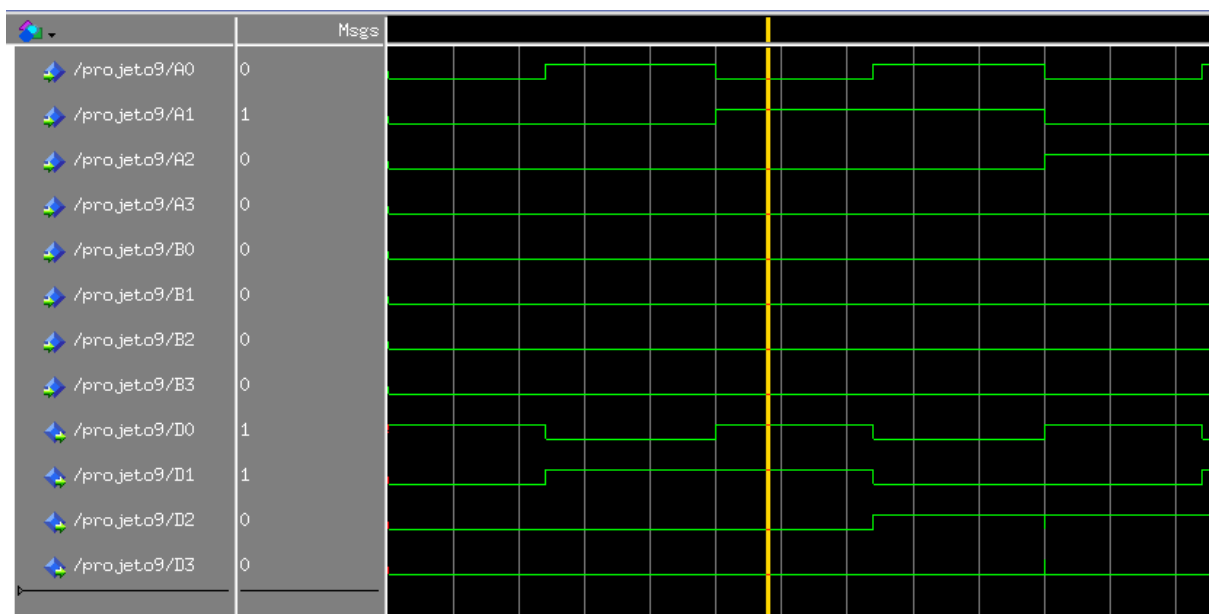
	tatt	From	To	Assignment Name	Value	Enabled	Entity
1	✓		in A3	Location	PIN_AC28	Yes	
2	1		in A2	Location	PIN_AC27	Yes	
3	✓		in A1	Location	PIN_AC26	Yes	
4	✓		in A0	Location	PIN_AC25	Yes	
5	✓		in B3	Location	PIN_AB28	Yes	
6	✓		in B2	Location	PIN_AB27	Yes	
7	✓		in B1	Location	PIN_AB26	Yes	
8	✓		in B0	Location	PIN_AB25	Yes	
9	✓		out D3	Location	PIN_G17	Yes	
10	✓		out D2	Location	PIN_G16	Yes	
11	✓		out D1	Location	PIN_G15	Yes	
12	✓		out D0	Location	PIN_G14	Yes	

Assignment dos pinos



A forma de onda resultante de acordo com o ModelSim

Como a amostra de saída é muito extensa, basta analisar uma parte das formas de onda para decidir se o circuito funcionou adequadamente.



A análise dessa amostra mais precisa permite dizer que o circuito foi bem montado.