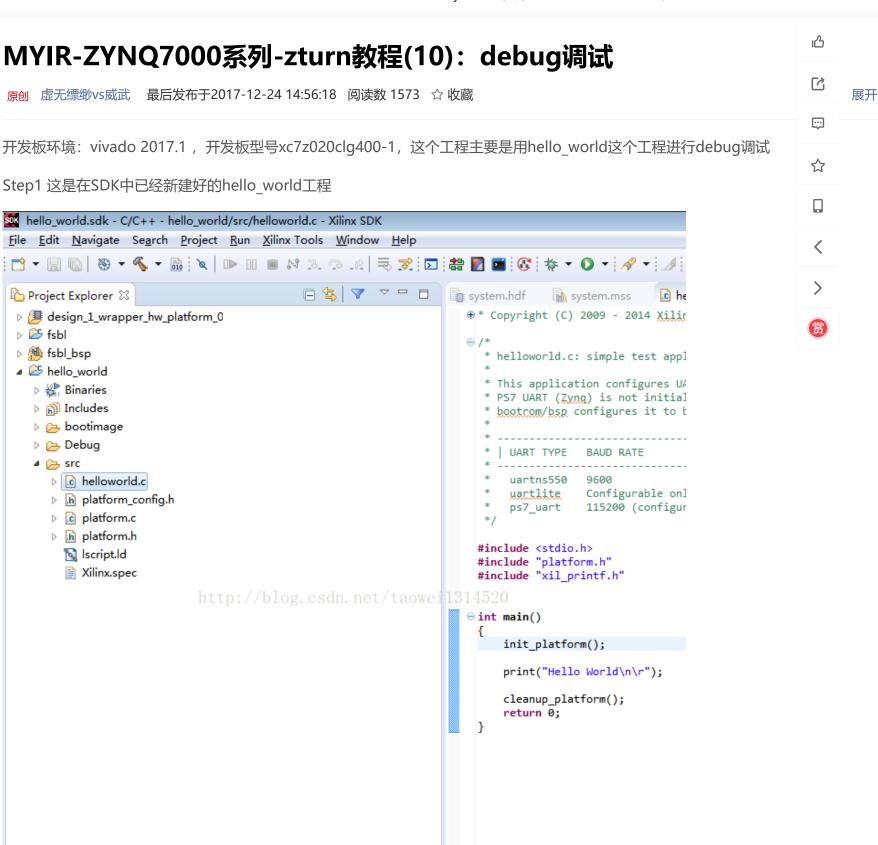
Q

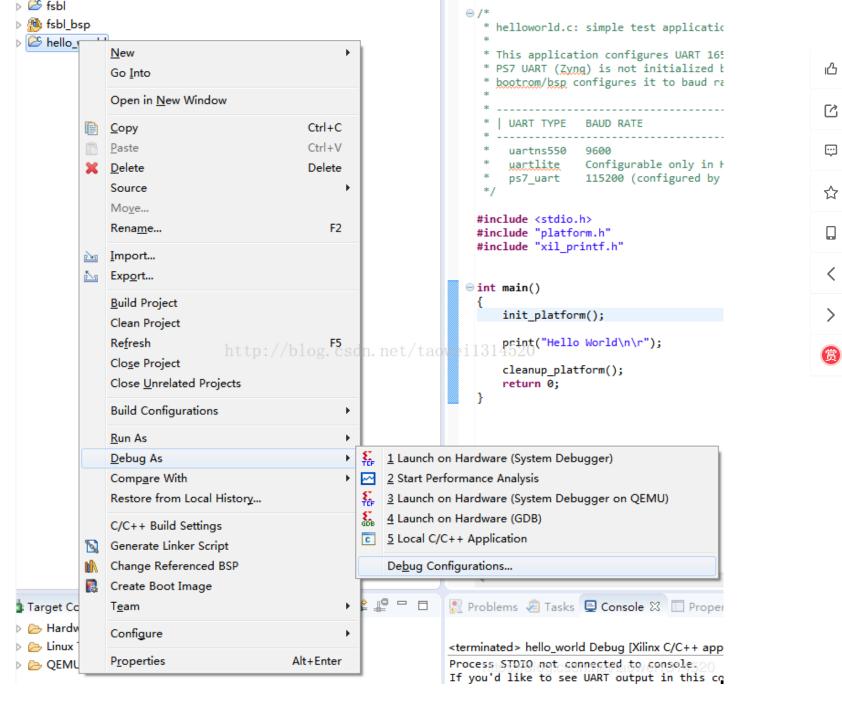
举报

登录/注册

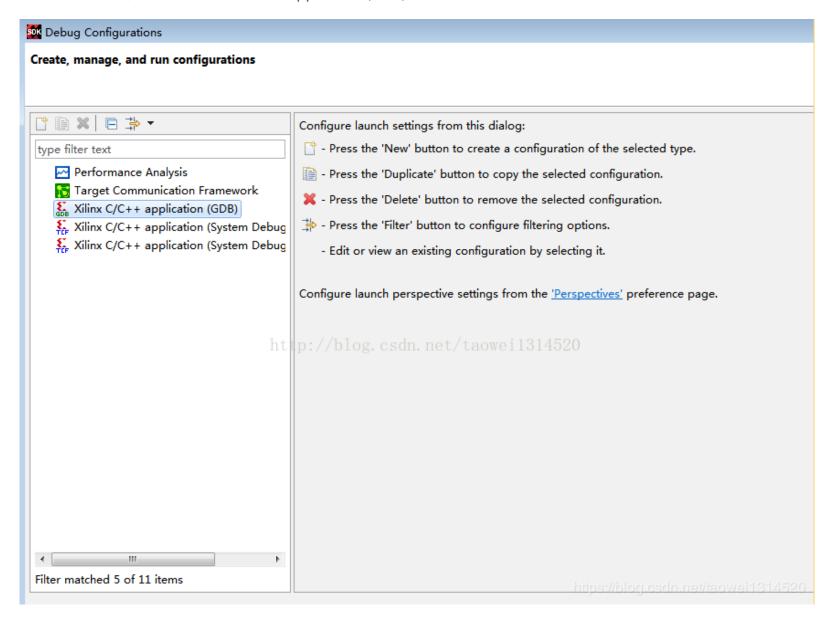


将开发板打到SD卡启动模式JP2闭合、JP1断开,连接开发板的uart和jtag下载器,如下图所示

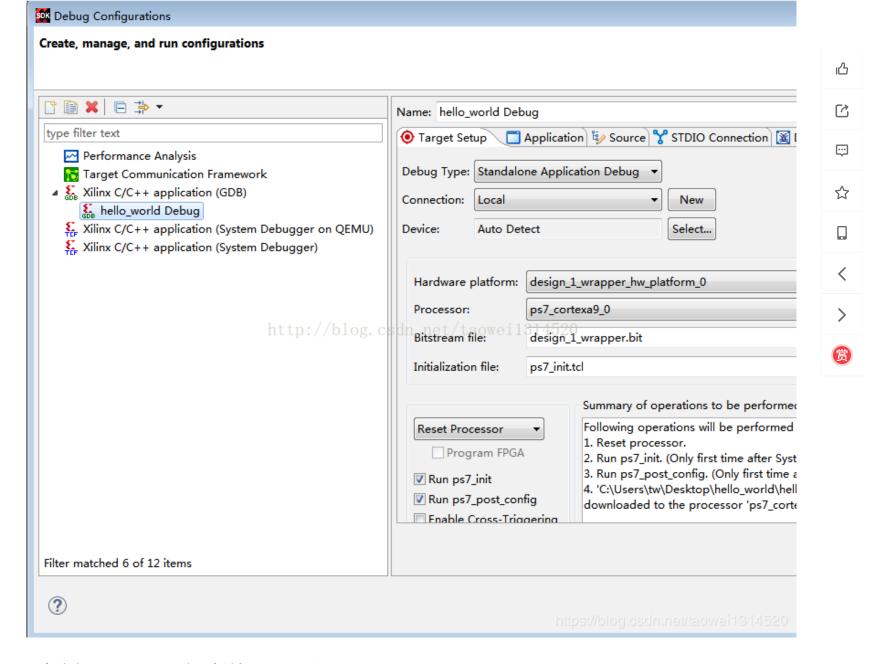




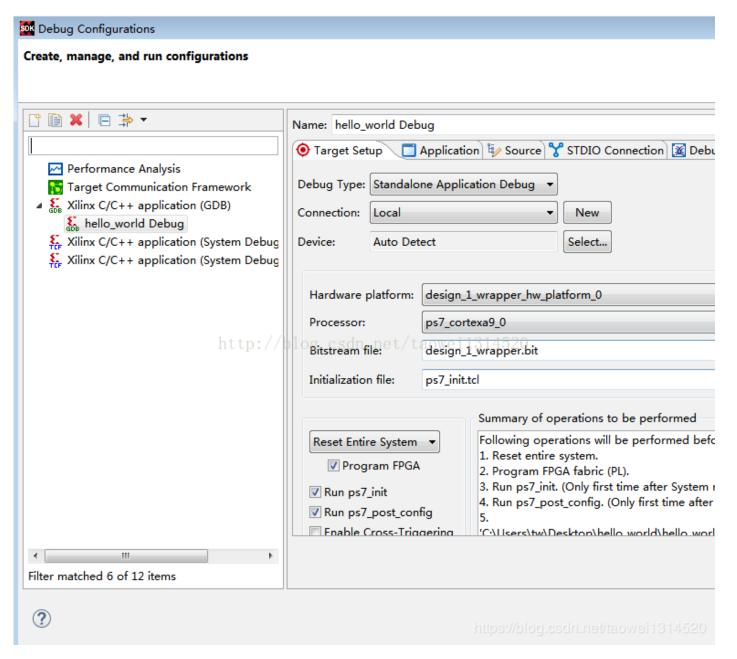
在弹出的对话框中双击这个Xilinx C/C++ application(GDB)



双击后如下图所示

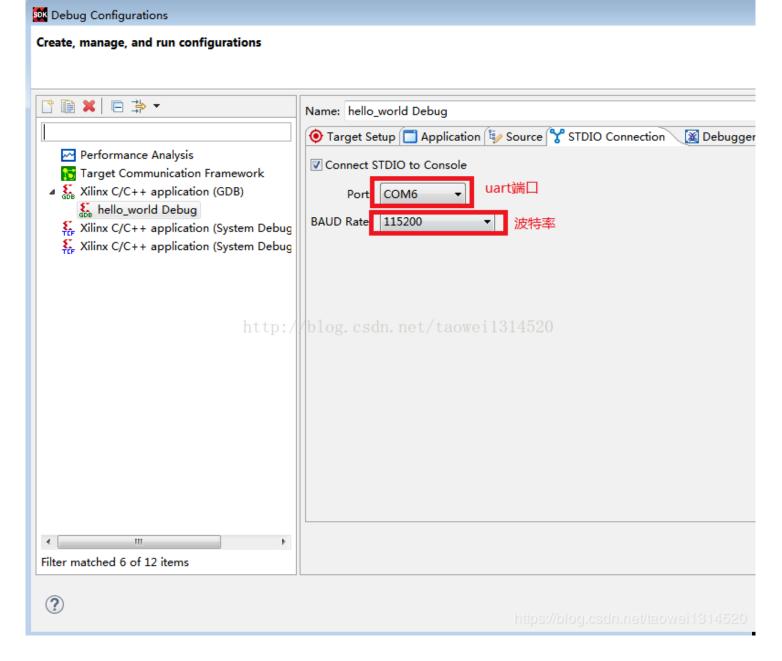


再在这个Target Setup 选项卡选择Reset Entire System

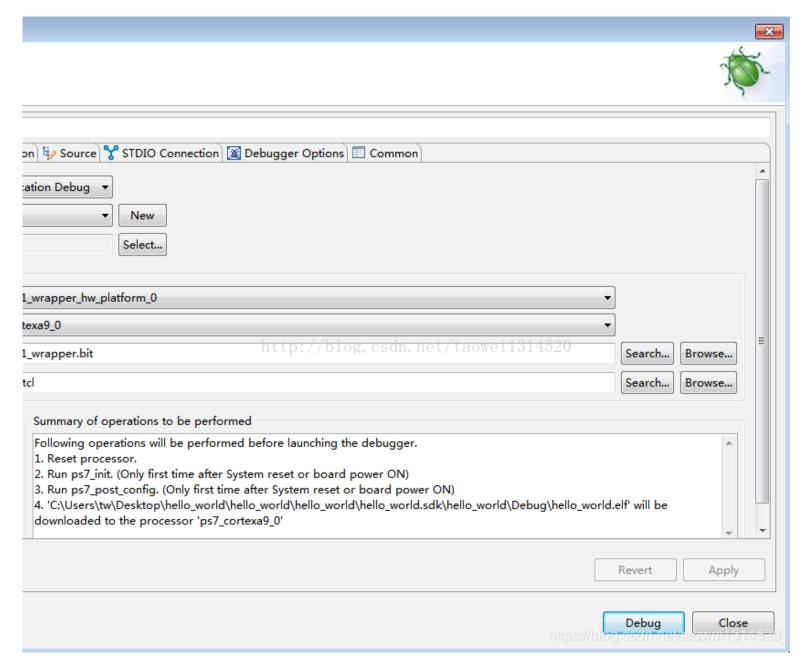


点击这个STDIO Connection选项卡勾选Connect STDIO to Console、选择自己开发板所连接的uart端口、以及设置波特率为115200,然后点击这个Apply





最后点击这个Debug



再在弹出的对话框中点击Yes



凸

 \Box

☆



Cancel

https://d

Programming FPGA



Details >>

Step3 弹出的debug调试对话框如下图所示

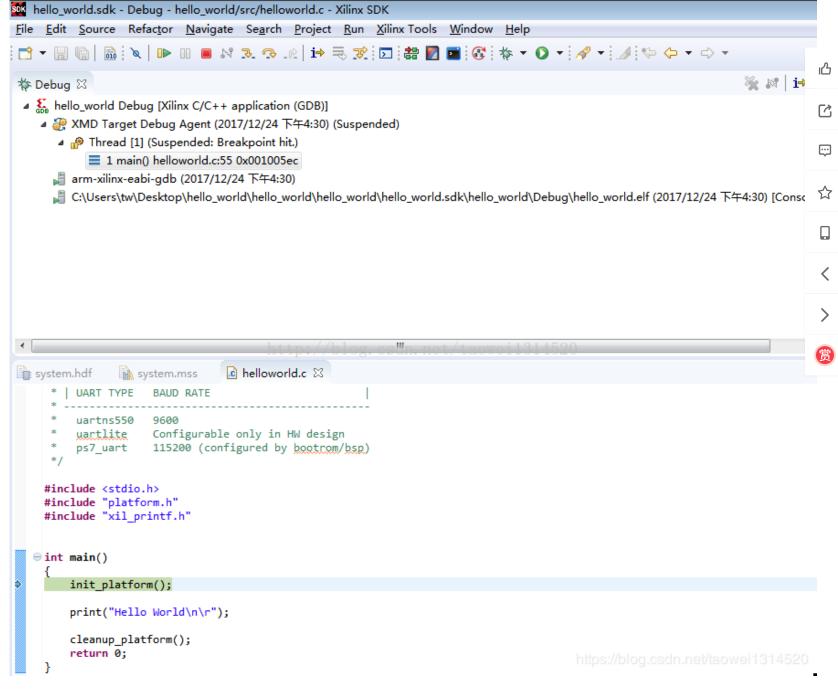
மீ

<u>...</u>

 \triangle

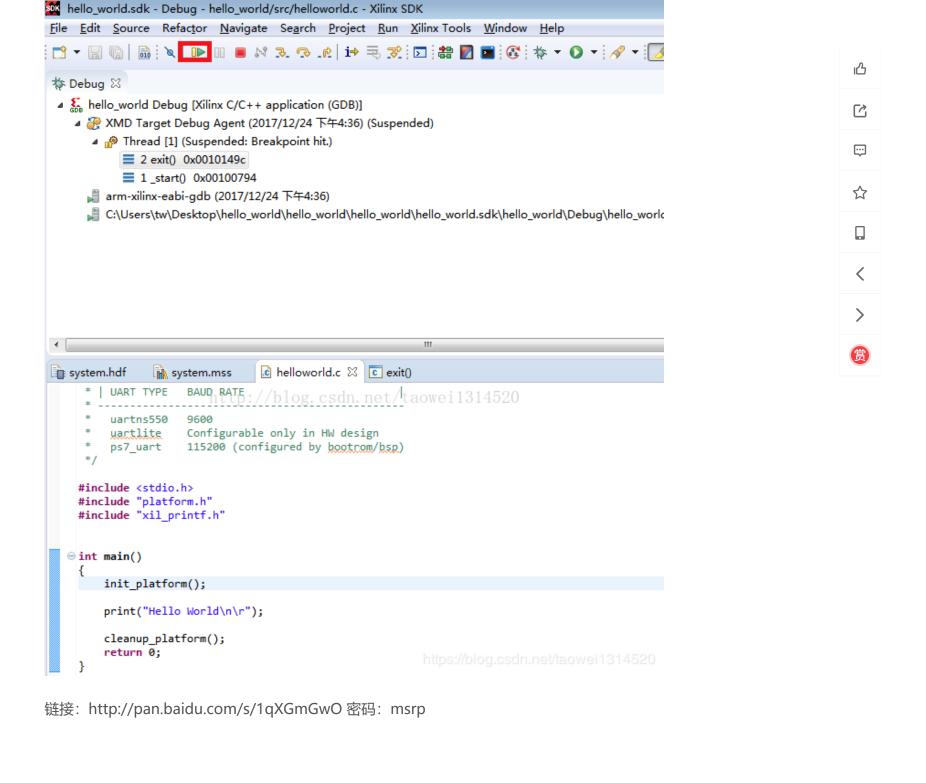
<

>



debug调试对话框中工具栏三个常用命令如下图所示:分别为开始、暂停、结束

```
hello_world.sdk - Debug - hello_world/src/helloworld.c - Xilinx SDK
<u>File Edit Source Refactor Navigate Search Project Run Xilinx Tools Window Help</u>
                           🏇 Debug 🏻
 hello_world pebug [Xilinx C/C++ application (GDB)]
   ▲ 🦉 XMD Target Debug Agent (2017/12/24 下午4:30) (Suspended)
      Thread [1] (Suspended: Breakpoint hit.)
           1 main() helloworld.c:55 0x001005ec
      🝶 arm-xilinx-eabi-gdb (2017/12/24 下午4:30)
      🗸 C:\Users\tw\Desktop\hello_world\hello_world\hello_world\hello_world.sdk\hello_world\Debug\hello_world.elf (2017/12/24 下午4:30) [Console
               system.mss
                               🖟 helloworld.c 🛭
 system.hdf
     * | UART TYPE BAUD RATE
         uartns550 9600
         uartlite
                    Configurable only in HW design
         ps7_uart
                    115200 (configured by bootrom/bsp)
    #include <stdio.h>
    #include "platform.h"
    #include "xil_printf.h"
   ⊖ int main()
        init_platform();
        print("Hello World\n\r");
        cleanup_platform();
        return 0;
```



② 分享 ••• ☆ 收藏 凸 点赞



虚无缥缈vs威武

发布了37 篇原创文章·获赞 58·访问量 15万+

私信

关注

CorelDRAW Graphics Suite 2020

為您帶來市面上最快速、流暢、精準的向量圖形設計軟體。

广告 coreldraw.com

想对作者说点什么

Zynq7000芯片内部介绍

PS内部资源:基于ARM双核CoretexA9ARM-v7架构高达1GHz单双精度浮点单元NEON多媒体处理引擎高速缓冲,....博文 来自:二毛的博客

Zynq7000开发<mark>系列</mark>-7(在Zybo上运行Linaro桌面系统)

阅读数 59

目标板: Zybo (7Z010) 主机操作系统: Ubuntu 14.04.5LTS 64bit交叉编译链: arm-xilinx-linux-gnueabi- [gcc v... 博文 来自: weixin_30739595...

学会Zynq (2) Zynq-7000处理器的配置详解

阅读数 2788

上篇中介绍了Xilinx FPGA嵌入式开发的基本概念和软件特性,并以Hello World为例给出了一个操作流程,熟悉该流… 博文 来自: FPGADesigner的…

关于ZYNQ的udp/tcp网口通信学习笔记

阅读数 552

最近在学习zynq的网口,记录一下学习搜的资料和感想,持续慢慢更新。。。。这位博主写的关于lwip的学习笔记可...博文 来自:星旭的博客



举报

ᡗ

zynq 7000所有芯片packages

zynq 7000系列芯片中所有芯片的封装,包含csv和txt格式

下载

02-25

Zynq-7000能干什么 阅读数 1115 Zynq-7000能干什么1 背景知识因为Zynq-7000 PS(Processing System)端嵌入了Cortex-A9 ARM 处理核以及PL(P... 博文 来自: baid ? 24071492... 凸 Zynq 7000从零开始之一 -- HelloWord 数 2万+ 使用myir的z-turn开发板,做一个从uart打印hello world的实验,只用PS,不用PL部分,程序从SD卡启动,跑在PS的… 博文 来自: 青蛙@ ZYNQ7000 (ZC7045) 时钟配置方法 数 5402 为了将ZYNQ的PS测的两个核运行频率提升到1GHZ,同时正确的配置我的时钟定时器以及时间戳,需要了解ZYNQ.... 博文 来自: Deep_ 事客 关于zynq debug进入main函数或汇编函数的小技巧 数 1422 相信很多朋友在调试ZYNQ的时候也遇到过这个问题,在SDK模式先DEBUG电路板的时候,执行完debug后,.... 博文 来自: neufei 的博客 zynq 7000修炼秘籍fpga教程《经典》最新最全的教程,超过1000页的pdf电子书 12-13 最新最全的FPGA开发教程, zynq7000系列fpga, ps和pl端的开发教程, 超过1000页的pdf电子书。 下载 zynq 调试记录 启动方式 阅读数 445 memeory write error ,DAP...程序可以下载 但是program 启动不起来 ,启动的模式选择错了 ,卸掉了150K? 的大... 博文 来自: u010647296的博客 **FPGADesigner** 南山二毛 weixin_30739595 R@ 4381篇文章 148篇文章 90篇文章 312篇文章 排名:5000+ 排名:千里之外 排名:4000+ 排名:千里之外 xilinx sdk无法 单步跟踪调试 12-05 请教各位大神:最近接触嵌入式软件开发。用到Arm zynq 7045这款芯片,开发工具是xilinx sdk。我的系统由FPGA给出... 论坛 四、使用SDk对ZYNQ调试 阅读数 9196 上一节把生成的Bitstream导入到SDk后,单击启动SDK。打开后如图将PC与Zedboard相连,接成调试模式,选择Xi... 博文 来自:魔亦有道的博客 zynq 7000 的流水灯实验 阅读数 1135 流水灯实验是FPGA 的入门实验。最简单并且得到实在的体验,我们就从这里开始zyng 7000的体验吧。本实验包括3... 博文 来自: 曾立文的博客 zynq 维修<mark>调试</mark>记录 客服支持 工作记录 阅读数 401 米联的板子用底板供电,用JTAG往里面下程序的时候也出现了如下问题:跟客服进行沟通,客服的回答是:一般是....博文 来自: u010647296的博客 ZYNQ7000系列之---7010 (ebaz4245) 阅读数 1610 EBAZ424这个板子的资源:直接拿来的图,致谢。原理图和PCBhttps://github.com/Elrori/EBAZ4205demo百度网... 博文 来自: 僧哥叨叨叨 zynq以太网官网例子调试 阅读数 6763 小问题,弄了三四天,终于弄好了,记录下。主要是三个问题1引脚的bank1的LVCMOS的电压不是1.8v2以太网的5.... 博文 来自: wuzhouqingcy的... zynq fsbl启动调试模式 阅读数 3572 zynq fsbl启动调试模式 博文 来自: dragon_cdut的博客 ZYNQ VIVADO SDK调试技巧 10-28 ZYNQ VIVADO SDK调试技巧, 需要的请下载, 有参考价值。 下载 Vivado+FPGA:如何使用Debug Cores (ILA) 在线调试 阅读数 1万+ 在Vivado下在线调试是利用ILA进行的,Xilinx官方给出了一个视频,演示了如何使用Vivado的debugcores,下面我... 博文 SKYQQCLOUD的... MYIR-ZYNQ7000系列-zturn教程(2): Hello World 阅读数 3875 开发板环境: vivado 2017.1 , 开发板型号xc7z020clg400-1 (工程末尾提供了工程源代码大家可以去网盘下载) ste... 博文 来自: taowei1314520的... ZYNQ7000_linux开发环境搭建 阅读数 1456 ZYNQ7020_linux开发环境搭建一、软件和设置1、开发工具版本2、交叉编译环境3、安装/更新32位库文件二、获取... 博文 来自: Chi_Hong的博客 Xilinx Zyng-7000 SoC高性能处理器的串口、CAN接口 阅读数 64 TLZ7x-EasyEVM是广州创龙基于Xilinx Zynq-7000 SoC设计的高速数据采集处理开发板,采用核心板+底板的设计... 博文 来自: Tronlong 的博客 Xilinx Zynq7000系列学习 数 8619 1 SoC Zynq-7000Zynq®-7000 AllProgrammable (全可编程) SoC 重新定义了嵌入式系统的可能性,为系统架… 博文 来自: CONC y的博... 举报 MYIR-ZYNQ7000系列-zturn教程(21):用开发板上xadc的Vp和Vn测量输入的电压 阅读数 2560 开发板环境: vivado 2017.1 ,开发板型号xc7z020clg400-1,这里主要实现的功能是用xadc的Vp和Vn来测量我们… 博文 来自: taowei1314520的...

08-18 米尔MYIR Z-turn开发板原理图 米尔MYIR Z-turn开发板原理图 下载 05-11 Zynq 7000嵌入式设计官方教程.pdf Zynq 7000嵌入式设计官方教程,Zynq 7000嵌入式设计官方教程 下载 zynq 1G&10G 网络功能 卖数 747 zynq 706 参考设计: XAPP1082 - PS and PL Ethernet Performance and Jumbo Frame Support with PL Ether... 博文 来自:太阳 胡洞, ... ZYNQ AXI DMA调试细节 数 4011 本文介绍ZYNQAXIDMA的简单模式使用方法,查询模式(poll),不使用中断,32bit。1.有关DMA的函数调用,.... 博文 来自: q7743 **a**的博客 zynq-7000学习笔记(三)——编译linux 数 7575 PC平台: ubuntu 14.04Xilinx设计开发套件: Xilinx_vivado_sdk_2016.2参考文档: Linux with HDMI video outpu... 博文 来自: luoton 专栏 ZYNQ 图像处理之干兆网传(一)【寄存器级操作】 阅读数 522 最近在做图像处理和加速,芯片是xilinx 的 zynq xc7z020。需要用到千兆网,由于网上很多都是直接移植lwip,但是… 博文 来自: qq_22222449的博客 05-25 Xilinx Zynq-7000 嵌入式系统设计与实现 基于ARM Cortex-A9双核处理器和Vivado的设计方法【完整高清版+带... 本书以Xilinx公司的XC7Z020 Zynq-7000 SoC器件和Xilinx*的Vivado 2015.4集成开发环境为平台,全面系统的介绍了嵌... 下载 有知道在zynq 7000平台下做以太网通信实验的实例吗? 03-08 有谁知道在zynq 7000平台下做以太网通信实验的实例吗?最好是有具体的操作流程和操作步骤 00、10、20 平台下的都可... 问答 02-ZYNQ学习 (逻辑篇) 之FPGA LED控制实验 阅读数 2764 参考(ALINX黑金Zynq7000开发平台配套教程V1.02.pdf)第7章 FPGA LED 控制实验使用Vivado,进行逻辑部分... 博文 来自: 风雨无阻 《Xilinx ALL Programmable Zynq-7000 SoC设计指南》第二章 阅读数 267 该书第二章主要介绍AMBA协议规范,首先介绍AMBA APB规范,其次是AMBA AHB规范,我觉着重点应该是最后… 博文 来自: weixin 37182342... 基于Zynq-7000高速数据采集解决方案 阅读数 3764 Zynq-7000是Xilinx推出的一款全可编程片上系统(All Programmable SoC)。该芯片集成了ARM Cortex A9双核… 博文 来自: Tronlong_的博客 zynq 7z020内存调试 阅读数 1662 ZYNQ_7Z020 DDR初始化大致分为2个步骤1、在Vavido中配置好DDR型号,位宽等。生成ps_init.c初始化文件。2... 博文 来自: idea的博客 Xilinx ZYNQ 7000+Vivado2015.2系列(一)之流水灯(纯PL) 阅读数 4647 前言: 学习Xilinx的ZYNQ 7000系列, 用的板子是zc702, SOC型号是xc7z020. 博文 来自: ChuanjieZhu 在zynq的裸机程序中计算程序运行耗时 阅读数 1328 可以利用ARM 内核中的Performance Monitor Unit(PMU,性能检测单元)来得到耗时的tick count。转载别人的… 博文 来自: skyplain1984的博客 《Xilinx ZYNQ-7000 AP SoC开发实战指南》(符晓)高清扫描版下载 07-01 《Xilinx ZYNQ-7000 AP SoC开发实战指南》(符晓)高清扫描版 比工大"he滨"的书好多了哦! 相关下载链接://dow... 论坛 python json java mysql pycharm android linux json格式

©2019 CSDN 皮肤主题: 编程工作室 设计师: CSDN官方博客



᠀

举报

最新文章

quartus Ⅲ 12.1 使用教程(7) vga显示测 试

MYIR-ZYNQ7000系列-zturn教程(27): lwip测试

quartus Ⅱ 12.1 使用教程 (6) ROM 测

quartus Ⅱ 12.1 使用教程(5) eeprom 读写测试

quartus Ⅱ 12.1 使用教程 (4) uart 测试

分类专栏

	VIVADO 安装教程	1篇
C	quartus II	5篇
San		

三态门详解

quartus Ⅱ 12.1 使用... 1篇

ZYNQ7000 27篇

归档

2019年12月 1篇 2019年9月 1篇 2019年8月 5篇 2019年7月 2篇 2019年4月 1篇 2019年3月 2篇 2019年1月 1篇 2018年11月 1篇

展开

热门文章

VIVADO 安装教程

阅读数 84216

三态门详解

阅读数 15398

quartus Ⅲ 12.1 使用教程(1)怎样调用 PLL 核

阅读数 7556

MYIR-ZYNQ7000系列-zturn教程(17): 用

axi_uart发送数据

阅读数 4156

MYIR-ZYNQ7000系列-zturn教程(9): 将

bit文件固化到QSPI_Flash

阅读数 4055

最新评论

VIVADO 安装教程

rq8866: 缺License的小伙伴 链接: https://pan.baidu.com/s/11mjkpyERdUH3q5C_TpfQxQ ...



举报

FT232H如何使用jtag接口

taowei1314520: [reply]qq_42662835[/reply]我 是直接对eeprom里写数据进去的,数据我已经 ...

FT232H如何使用jtag接口

FT232H如何使用jtag接口

sssshhhhhhhh: 你好,插上电脑以后显示 USB S erial Conventor (仅配置了USB和EEPROM这 ...

MYIR-ZYNQ7000系列-z...

kuyunge: SPI一次是通信一个字节码?



■ QQ客服

■ kefu@csdn.net

● 客服论坛

400-660-0108

工作时间 8:30-22:00

关于我们 招聘 广告服务 网站地图

京ICP备19004658号 经营性网站备案信息

公安备案号 11010502030143

©1999-2020 北京创新乐知网络技术有限

公司 网络110报警服务

北京互联网违法和不良信息举报中心

中国互联网举报中心 家长监护 版权申诉

凸



□

<

>

贳