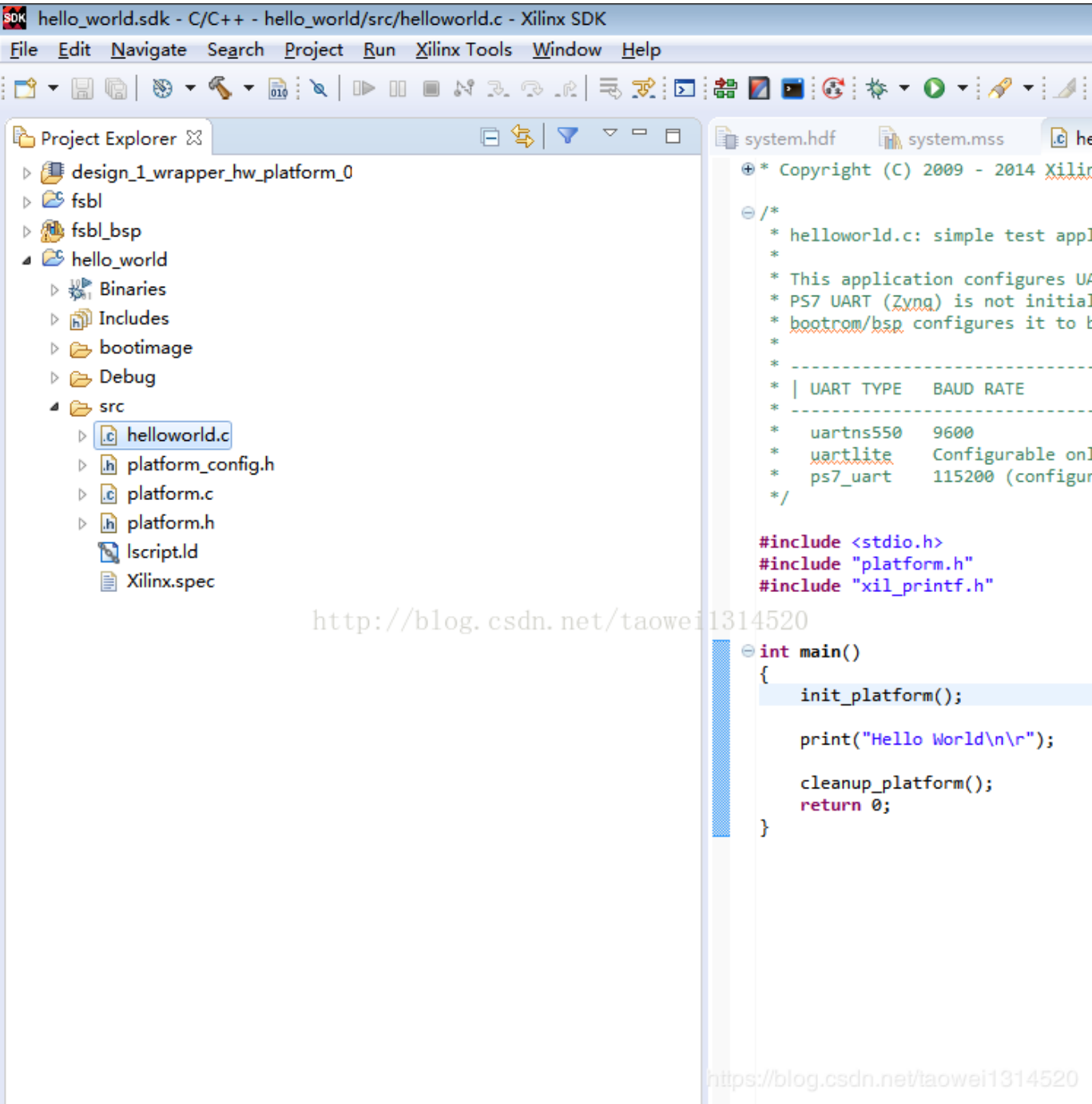


MYIR-ZYNQ7000系列-zturn教程(10)： debug调试

原创 虚无缥缈vs威武 最后发布于2017-12-24 14:56:18 阅读数 1573 ☆ 收藏

开发板环境：vivado 2017.1，开发板型号xc7z020clg400-1，这个工程主要是用hello_world这个工程进行debug调试

Step1 这是在SDK中已经新建好的hello_world工程



将开发板打到SD卡启动模式JP2闭合、JP1断开，连接开发板的uart和jtag下载器，如下图所示



Step2 右击hello_world-->Debug As-->Debug Configurations

👍

🔗

💬

☆

📱

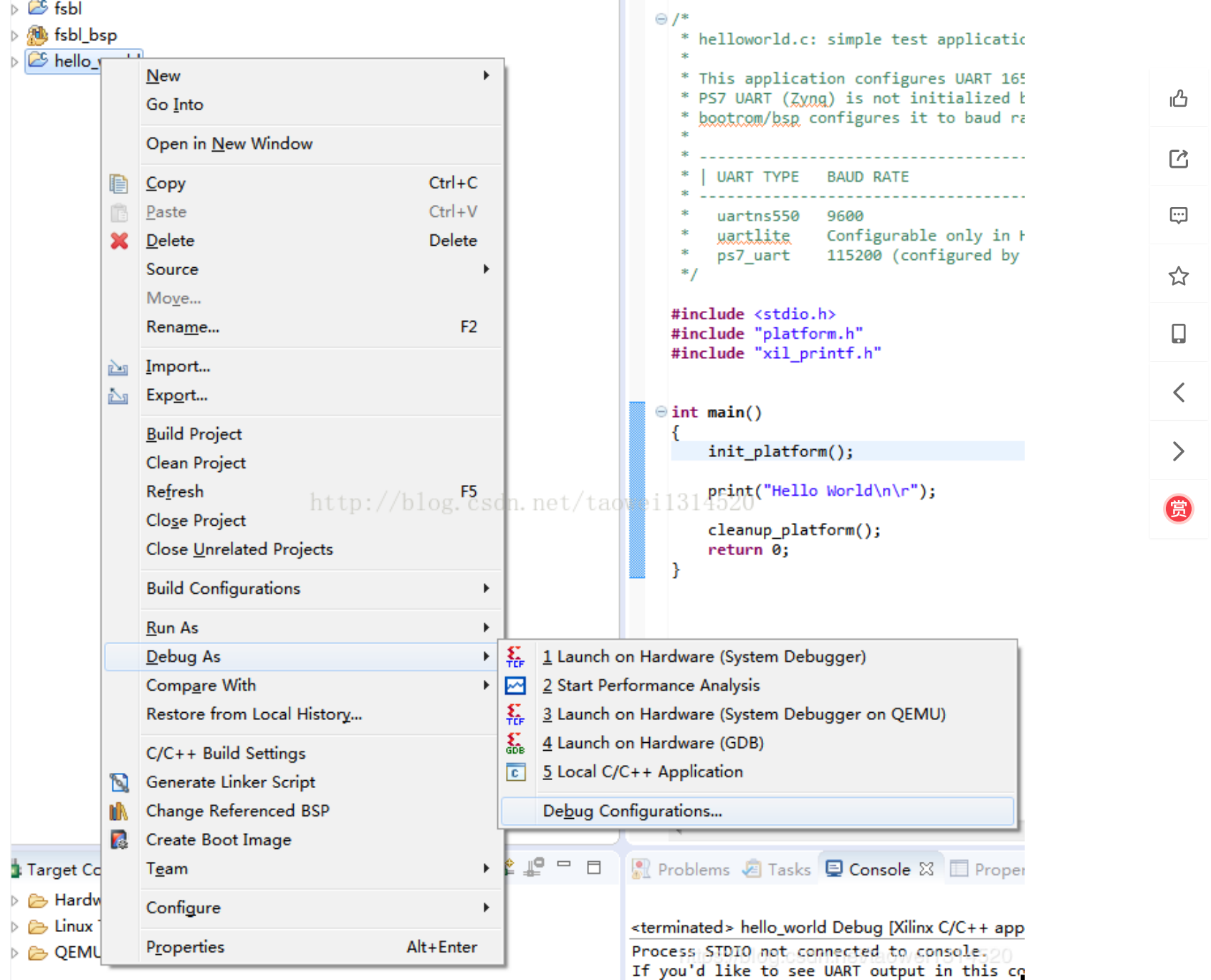
<

>

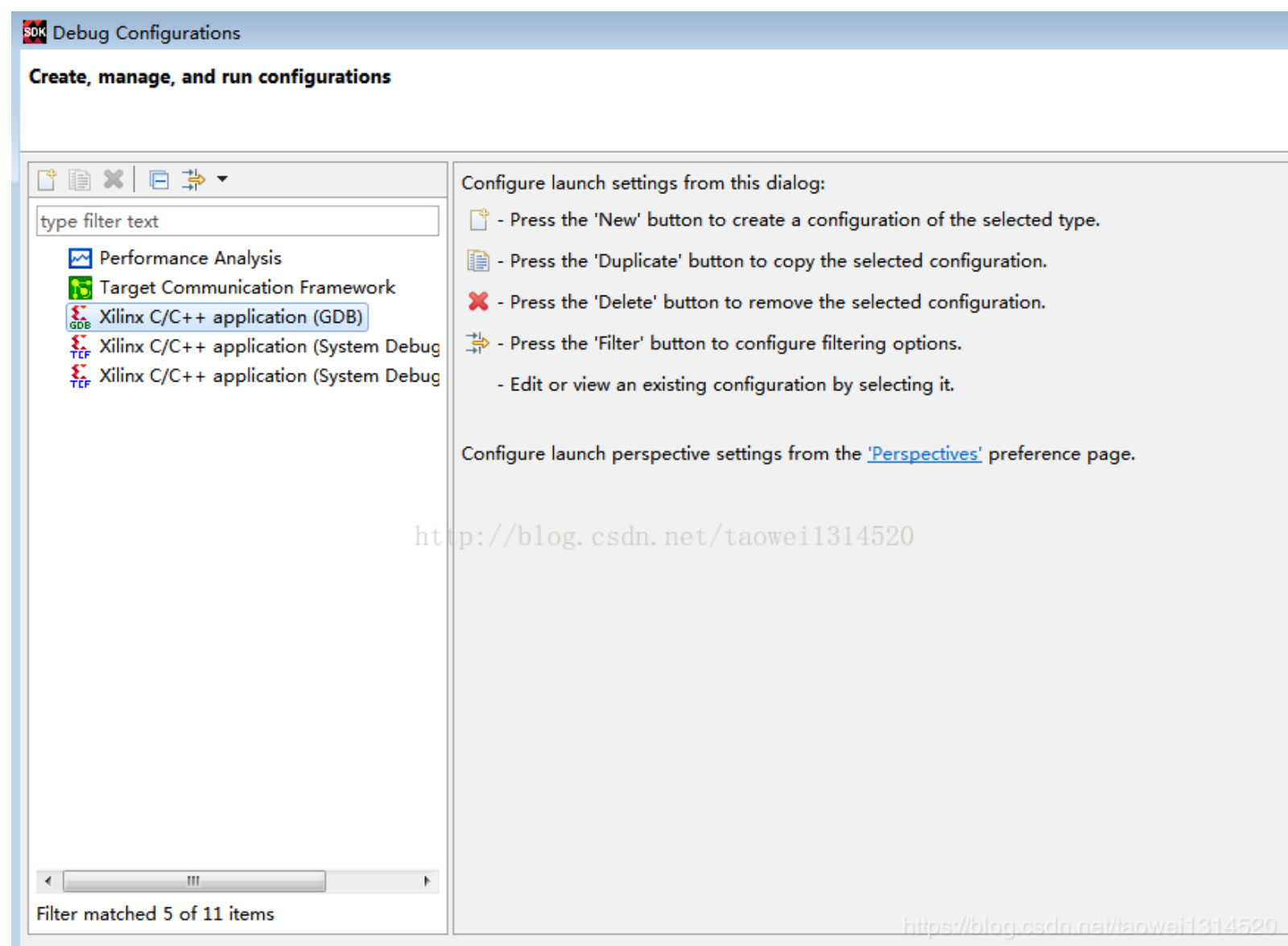
赏

展开

举报



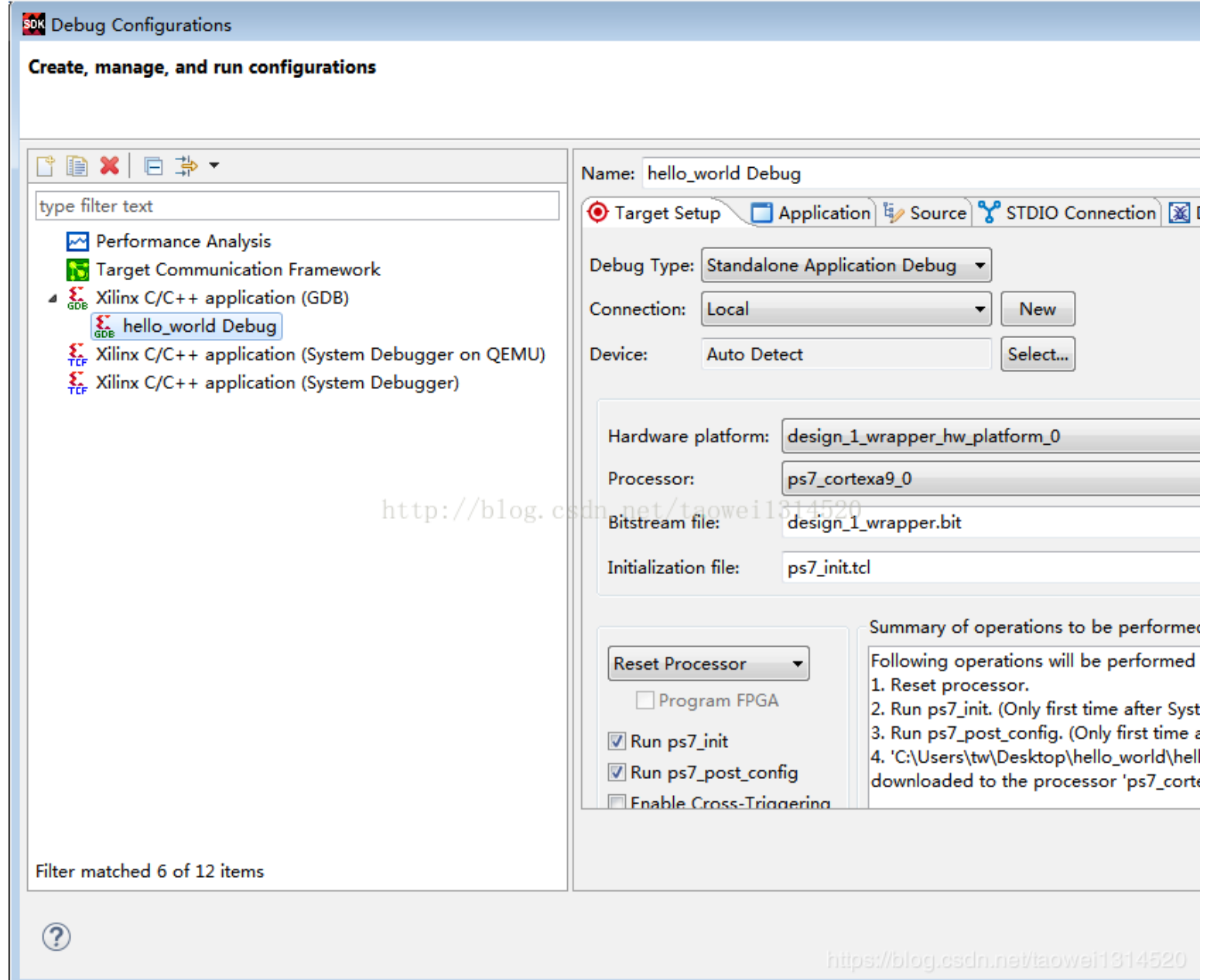
在弹出的对话框中双击这个Xilinx C/C++ application(GDB)



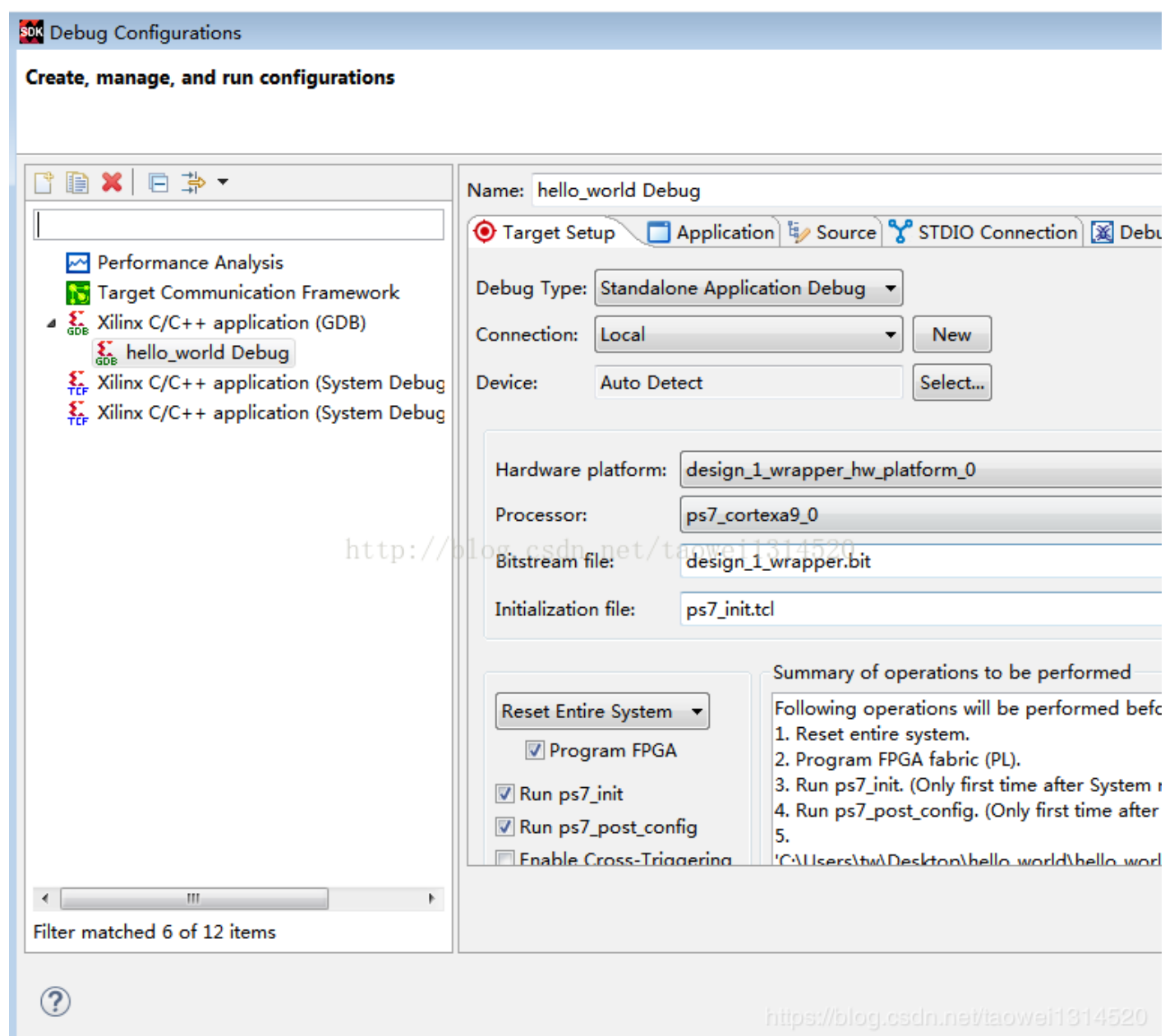
双击后如下图所示



举报



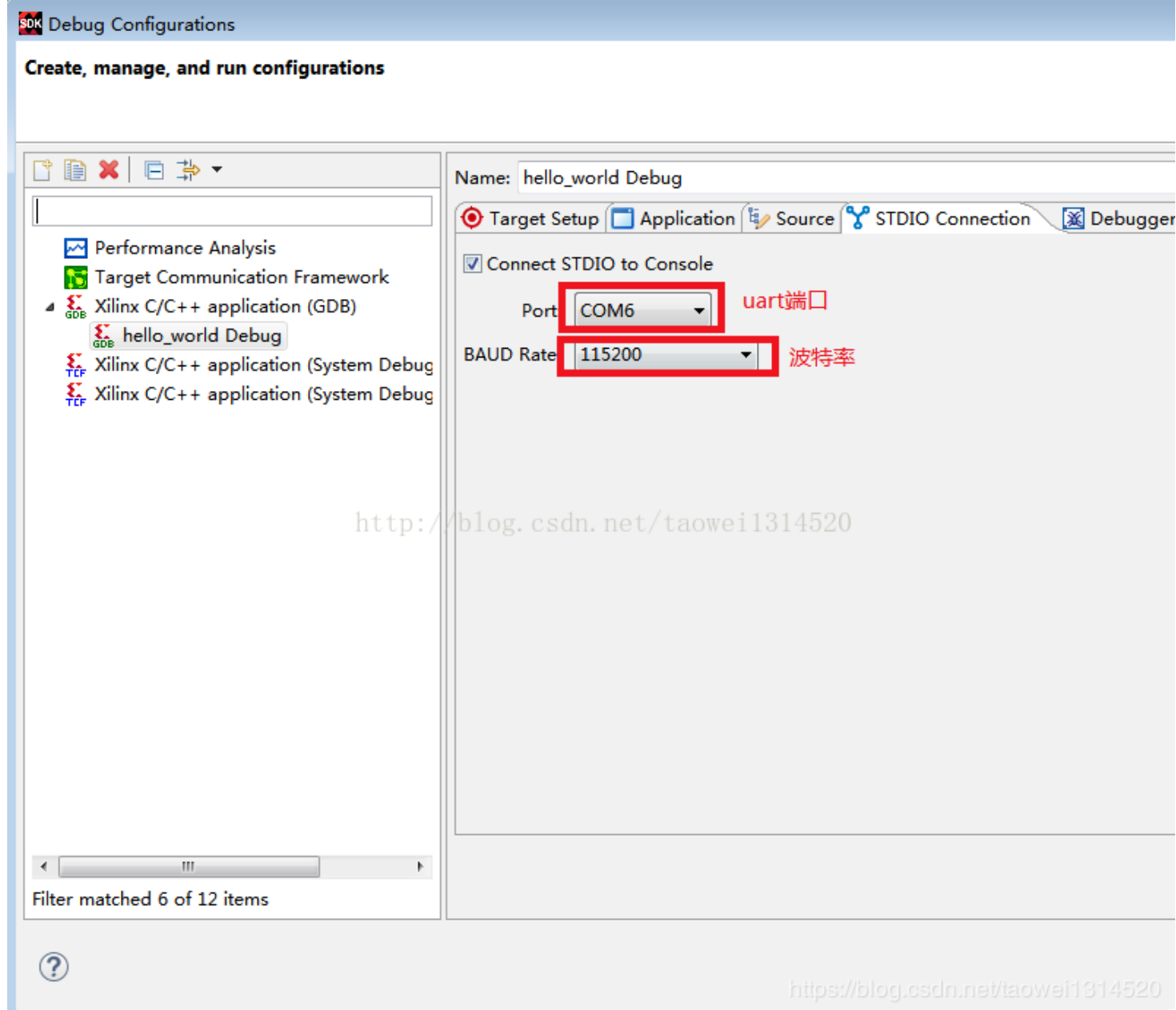
再在这个Target Setup 选项卡选择Reset Entire System



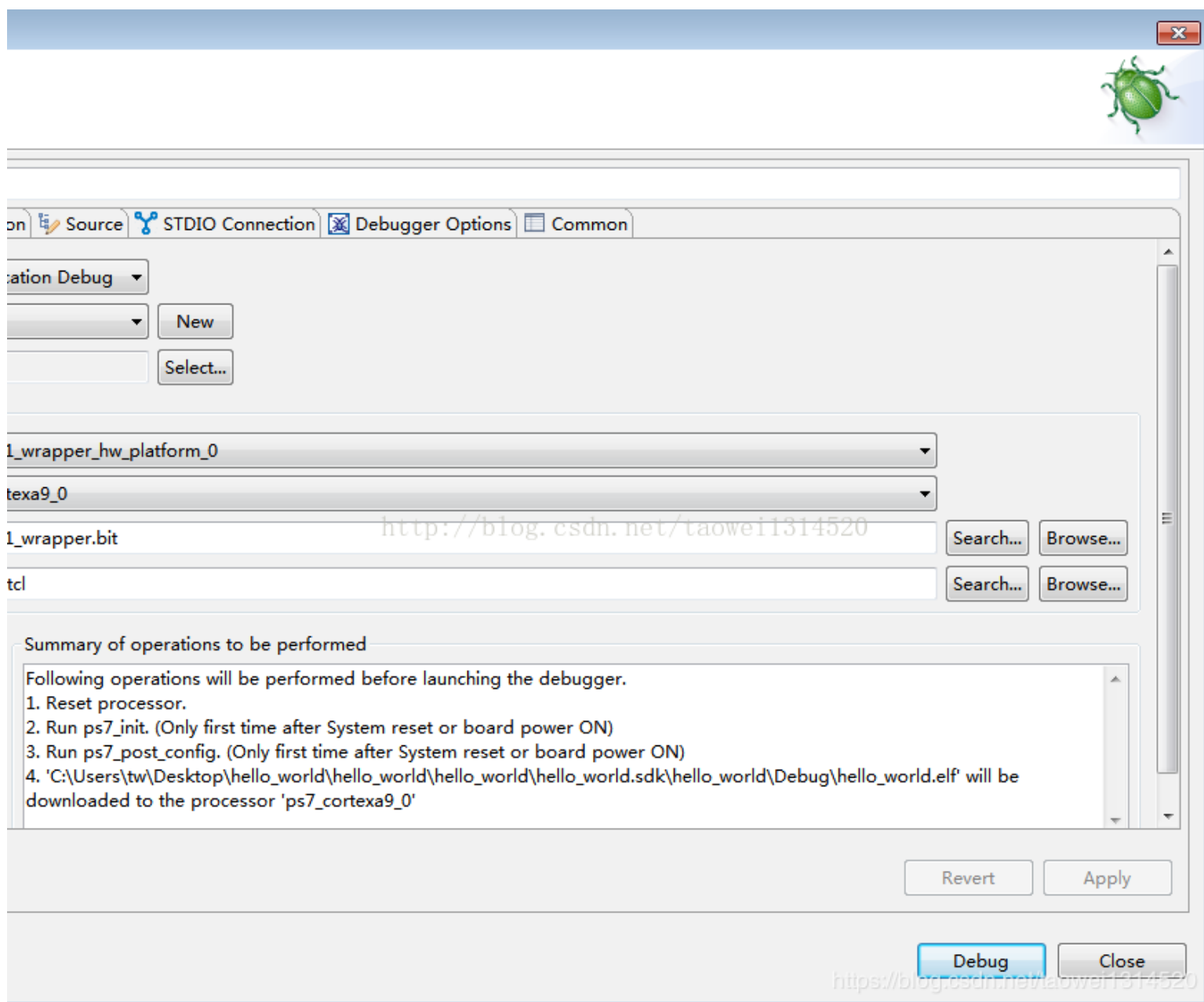
点击这个STUDIO Connection选项卡勾选Connect STUDIO to Console、选择自己开发板所连接的uart端口、以及设置波特率为115200，然后点击这个Apply



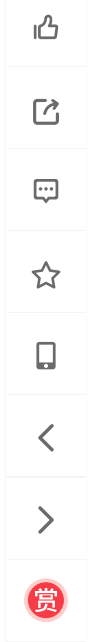
举报



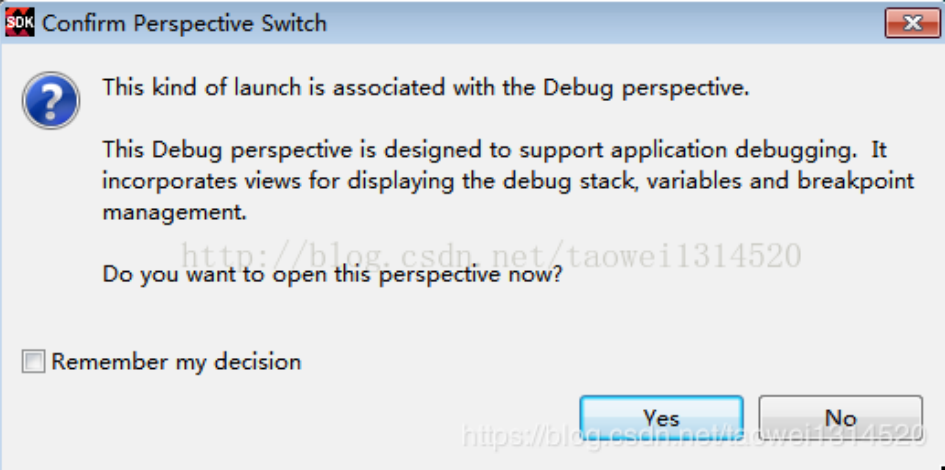
最后点击这个Debug



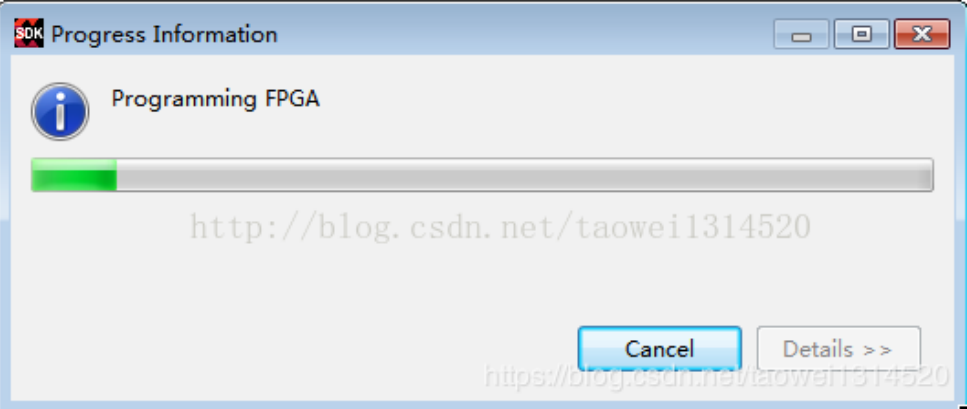
再在弹出的对话框中点击Yes



举报



可以看到程序正在往开发板里面下载

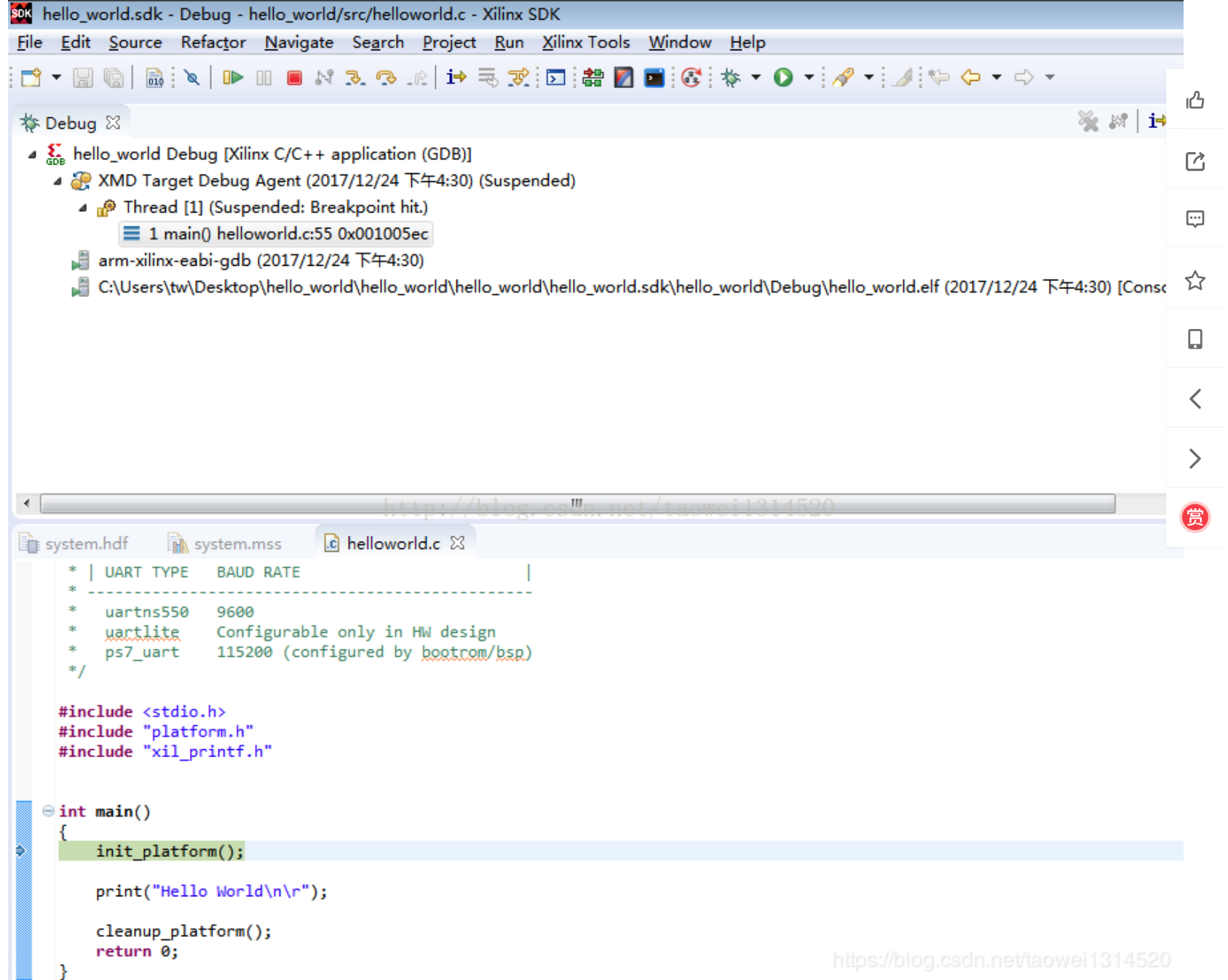


程序已经成功下载到开发板并运行如下图所示

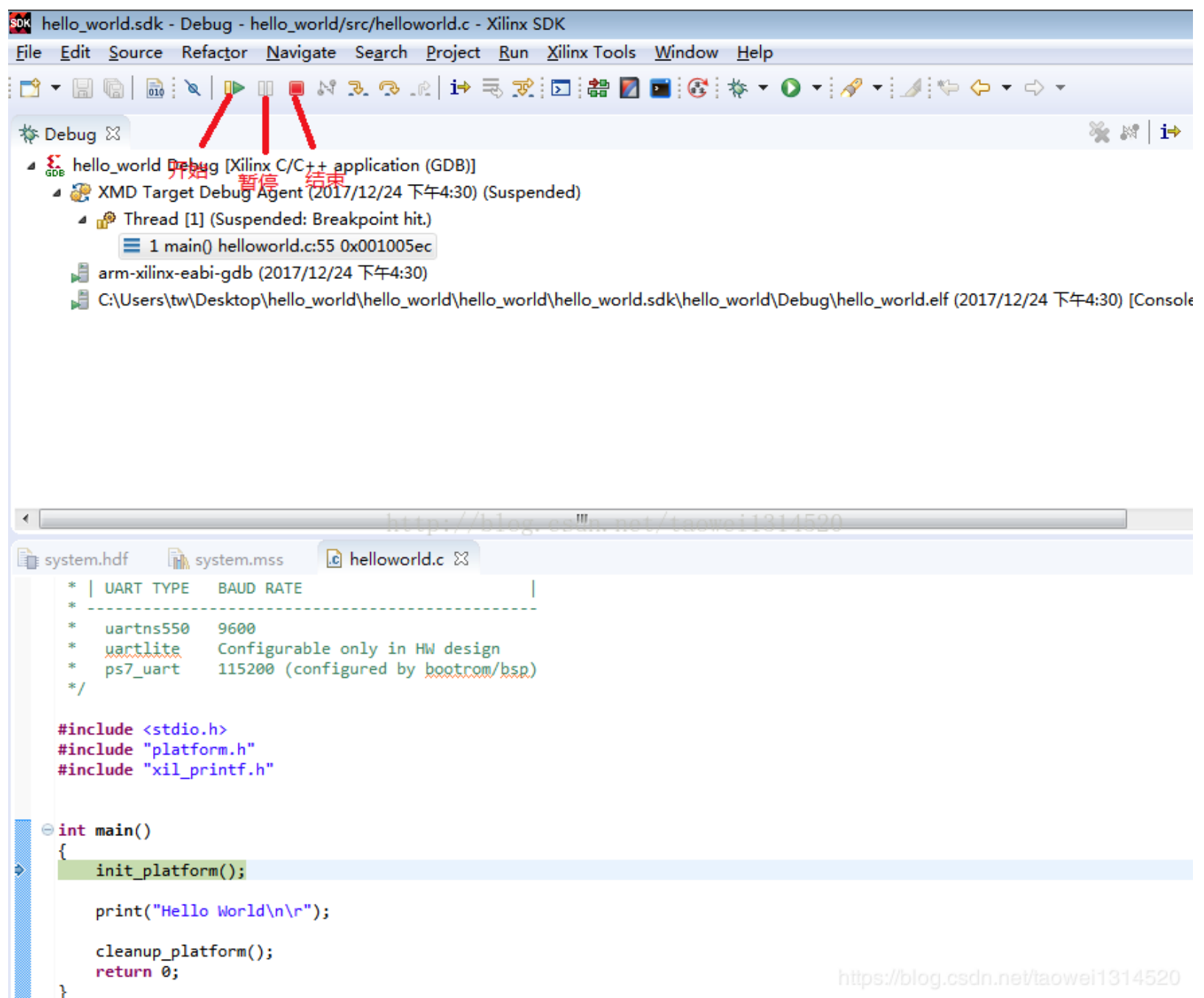


Step3 弹出的debug调试对话框如下图所示





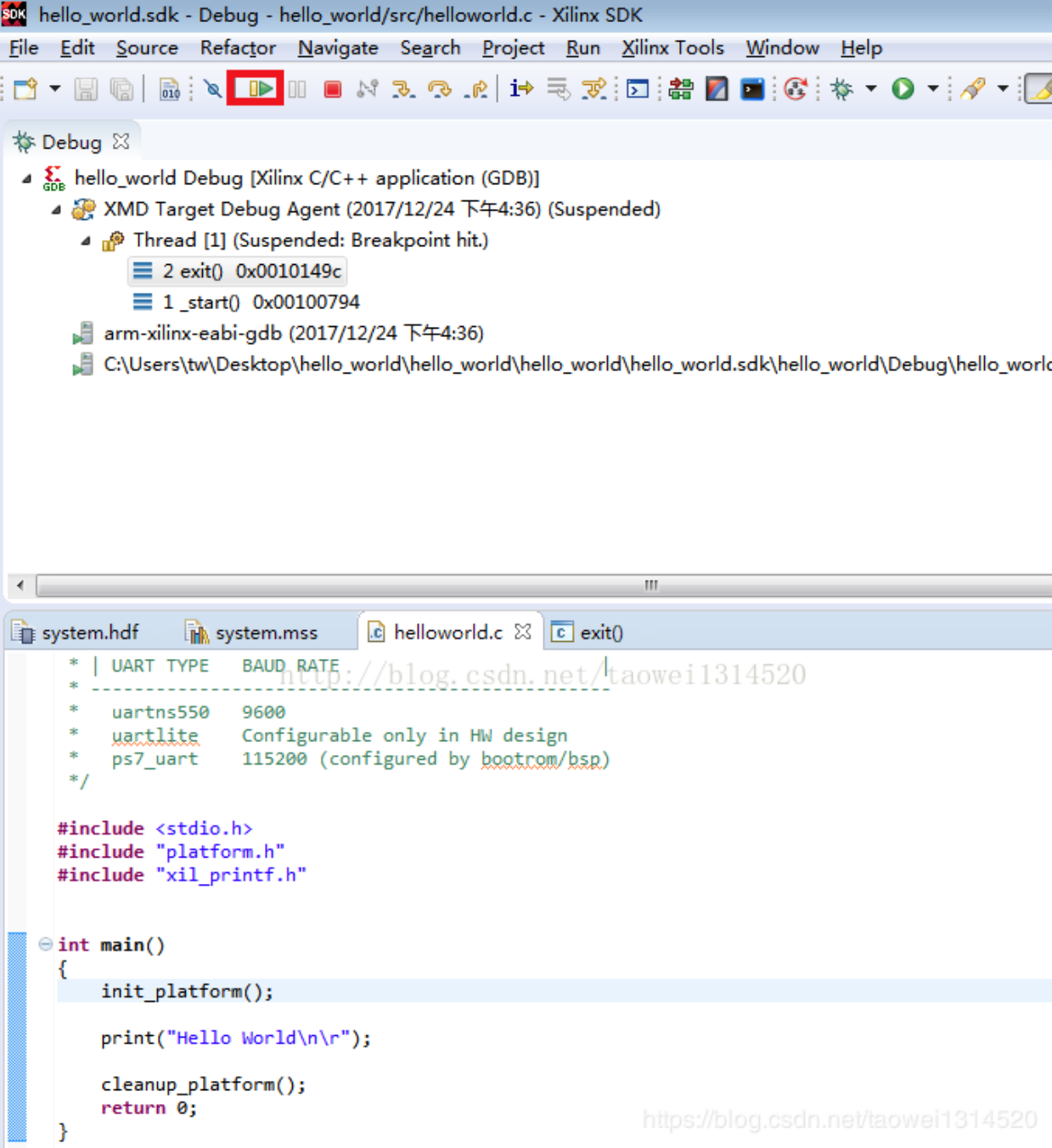
debug调试对话框中工具栏三个常用命令如下图所示：分别为开始、暂停、结束



点击这个开始按钮可以看到下面这个程序运行框中成功的打印了hello_world



举报



链接：<http://pan.baidu.com/s/1qXGmGwO> 密码：msrp

点赞 收藏 分享 ...



虚无缥缈vs威武

发布了37 篇原创文章 · 获赞 58 · 访问量 15万+

私信

关注



CorelDRAW Graphics Suite 2020

為您帶來市面上最快速、流暢、精準的向量圖形設計軟體。

广告 coreldraw.com



想对作者说点什么

Zynq7000芯片内部介绍

阅读数 5142

PS内部资源：基于ARM双核CoretexA9ARM-v7架构高达1GHz单双精度浮点单元NEON多媒体处理引擎高速缓冲， ...

博文

来自：[二毛的博客](#)

Zynq7000开发系列-7（在Zybo上运行Linaro桌面系统）

阅读数 59

目标板：Zybo（7Z010） 主机操作系统：Ubuntu 14.04.5LTS 64bit交叉编译链：arm-xilinx-linux-gnueabi- [gcc v...

博文

来自：[weixin_30739595...](#)

学会Zynq（2）Zynq-7000处理器的配置详解

阅读数 2788

上篇中介绍了Xilinx FPGA嵌入式开发的基本概念和软件特性，并以Hello World为例给出了一个操作流程，熟悉该流...

博文

来自：[FPGADesigner的...](#)

关于ZYNQ的udp/tcp网口通信学习笔记

阅读数 552

最近在学习zynq的网口，记录一下学习搜的资料和感想，持续慢慢更新。。。这位博主写的关于lwip的学习笔记可...

博文

来自：[星旭的博客](#)

zynq 7000所有芯片packages

zynq 7000系列芯片中所有芯片的封装，包含csv和txt格式

举报

02-25

下载

米尔MYIR Z-turn开发板原理图	08-18
米尔MYIR Z-turn开发板原理图	下载
Zynq 7000嵌入式设计官方教程.pdf	05-11
Zynq 7000嵌入式设计官方教程,Zynq 7000嵌入式设计官方教程	下载
zynq 1G&10G 网络功能	阅读数 747
zynq 706 参考设计：XAPP1082 - PS and PL Ethernet Performance and Jumbo Frame Support with PL Ether... 博文 来自： 太阳洞, ...	☆ 占洞, ...
ZYNQ AXI DMA调试细节	数 4011
本文介绍ZYNQAXIDMA的简单模式使用方法，查询模式（poll），不使用中断，32bit。1.有关DMA的函数调用， ... 博文 来自： q7743 的博客	←
zynq-7000学习笔记(三)——编译linux	数 7575
PC平台：ubuntu 14.04Xilinx设计开发套件：Xilinx_vivado_sdk_2016.2参考文档：Linux with HDMI video outpu... 博文 来自： luoton 的专栏	→
ZYNQ 图像处理之千兆网传（一）【寄存器级操作】	阅读数 522
最近在做图像处理和加速，芯片是xilinx 的 zynq xc7z020。需要用到千兆网，由于网上很多都是直接移植lwip,但是... 博文 来自： qq_22222449的博客	赏
Xilinx Zynq-7000 嵌入式系统设计与实现 基于ARM Cortex-A9双核处理器和Vivado的设计方法【完整高清版+带...	05-25
本书以Xilinx公司的XC7Z020 Zynq-7000 SoC器件和Xilinx*的Vivado 2015.4集成开发环境为平台，全面系统的介绍了嵌... 下载	
有知道在zynq 7000平台下做以太网通信实验的实例吗？	03-08
有谁知道在zynq 7000平台下做以太网通信实验的实例吗？最好是有具体的操作流程和操作步骤 00、10、20 平台下的都可... 问答	
02-ZYNQ学习（逻辑篇）之FPGA LED控制实验	阅读数 2764
参考（ALINX黑金Zynq7000开发平台配套教程V1.02.pdf）第 7 章 FPGA LED 控制实验使用Vivado，进行逻辑部分... 博文 来自： 风雨无阻	
《Xilinx ALL Programmable Zynq-7000 SoC设计指南》第二章	阅读数 267
该书第二章主要介绍AMBA协议规范，首先介绍AMBA APB规范，其次是AMBA AHB规范，我觉着重点应该是最后... 博文 来自： weixin_37182342...	
基于Zynq-7000高速数据采集解决方案	阅读数 3764
Zynq-7000是Xilinx推出的一款全可编程片上系统（All Programmable SoC）。该芯片集成了ARM Cortex A9双核... 博文 来自： Tronlong_的博客	
zynq_7z020内存调试	阅读数 1662
ZYNQ_7Z020 DDR初始化大致分为2个步骤1、在Vavido中配置好DDR型号，位宽等。生成ps_init.c初始化文件。2... 博文 来自： idea的博客	
Xilinx ZYNQ 7000+ Vivado2015.2系列（一）之流水灯（纯PL）	阅读数 4647
前言：学习Xilinx的ZYNQ 7000系列，用的板子是zc702，SOC型号是xc7z020。 博文 来自： ChuanjieZhu	
在zynq的裸机程序中计算程序运行耗时	阅读数 1328
可以利用ARM 内核中的Performance Monitor Unit（PMU，性能检测单元）来得到耗时的tick count。转载别人的... 博文 来自： skyplain1984的博客	
《Xilinx ZYNQ-7000 AP SoC开发实战指南》（符晓）高清扫描版下载	07-01
《Xilinx ZYNQ-7000 AP SoC开发实战指南》（符晓）高清扫描版 比工大“he滨”的书好多了哦！ 相关下载链接：//dow... 论坛	
python json java mysql pycharm android linux json格式	



虚无缥缈vs威武

TA的个人主页 >

原创37

粉丝195

获赞58

评论164

访问15万+

等级: 博客4

周排名: 3万+

积分: 1254

总排名: 6万+

勋章:  

关注

私信



举报

最新文章

quartus II 12.1 使用教程（7） vga显示测试

MYIR-ZYNQ7000系列-zturn教程(27): lwip测试

quartus II 12.1 使用教程（6） ROM 测试

quartus II 12.1 使用教程（5） eeprom 读写测试

quartus II 12.1 使用教程（4） uart 测试

分类专栏

	VIVADO 安装教程	1篇
	quartus II	5篇
	三态门详解	
	quartus II 12.1 使用...	1篇
	ZYNQ7000	27篇

归档

2019年12月	1篇
2019年9月	1篇
2019年8月	5篇
2019年7月	2篇
2019年4月	1篇
2019年3月	2篇
2019年1月	1篇
2018年11月	1篇

展开

热门文章

VIVADO 安装教程
阅读数 84216

三态门详解
阅读数 15398

quartus II 12.1 使用教程（1） 怎样调用 PLL 核
阅读数 7556

MYIR-ZYNQ7000系列-zturn教程(17): 用 axi_uart发送数据
阅读数 4156

MYIR-ZYNQ7000系列-zturn教程(9): 将 bit文件固化到QSPI_Flash
阅读数 4055

最新评论

VIVADO 安装教程
rq8866: 缺License的小伙伴 链接: https://pan.baidu.com/s/11mjkpyERdUH3q5C_TpfQxQ ...



举报

FT232H如何使用jtag接口

taowei1314520: [reply]qq_42662835[/reply]我是直接对eeprom里写数据进去的，数据我已经 ...

FT232H如何使用jtag接口

taowei1314520: [reply]sssshhhhhhhh[/reply]这个vivado有这个usb驱动也需要安装一下，你 ...

FT232H如何使用jtag接口

sssshhhhhhhh: 你好，插上电脑以后显示 USB Serial Conventor （仅配置了USB和EEPROM这 ...

MYIR-ZYNQ7000系列-z...

kuyunge: SPI一次是通信一个字节码？



🗨️ QQ客服 ✉️ kefu@csdn.net

💬 客服论坛 ☎️ 400-660-0108

工作时间 8:30-22:00

[关于我们](#) [招聘](#) [广告服务](#) [网站地图](#)

京ICP备19004658号 经营性网站备案信息

👮 公安备案号 11010502030143

©1999-2020 北京创新乐知网络技术有限公司
网络110报警服务

北京互联网违法和不良信息举报中心

中国互联网举报中心 家长监护 版权申诉

👍

🔗

💬

☆

📱

<

>

赏

🔊

举报