

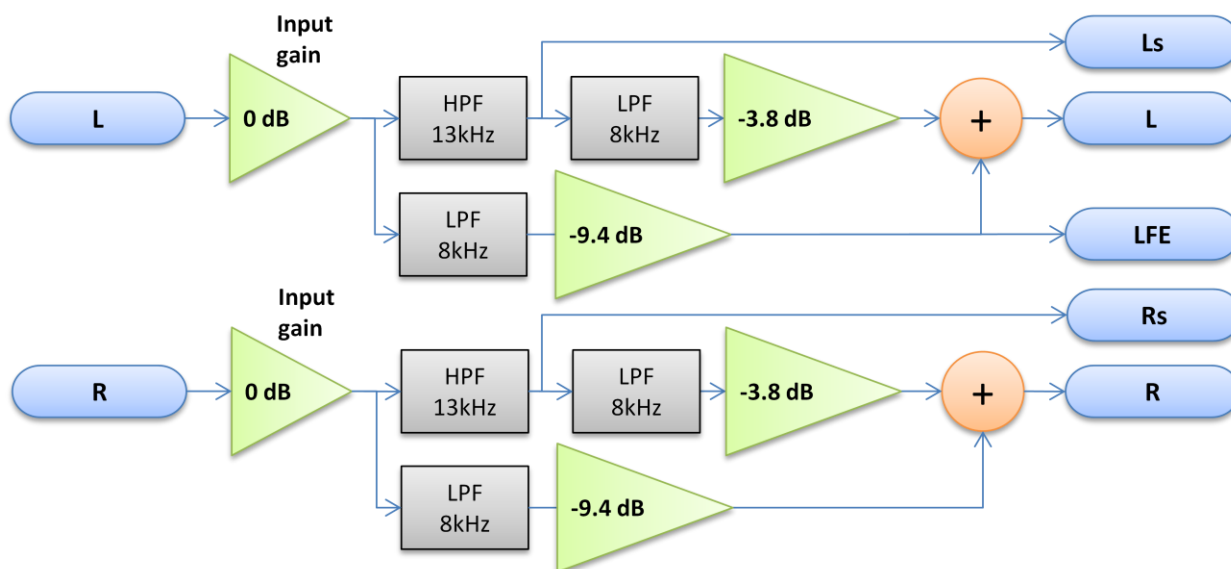
Realizacija algoritma kombinovanja kanala

Cilj:

Realizovati kombinovanje kanala na osnovu date šeme i tabele. Za implementaciju koristiti razvojno okruženje dato na vežbama.

Postavka i opis zadatka:

- 1) Na osnovu šeme kombinovanja kanala prikazane na slici 1 i tabele kontrola za dato kombinovanje kanala (tab.1) realizovati referentni C kod.
- 2) Obrada se vrši po blokovima. Jedan blok predstavlja 16 odbiraka signala. Na ulaz dolazi 2 kanala, a izlaz predstavljaju 6 kanala
- 3) Filtar realizovati kao FIR filter, a potrebne koeficijente generisati koristeći Scilab aplikacije
- 4) Izvršiti funkcionalne optimizacije programskog koda
- 5) Ispravnost programskog rešenja ispitati korišćenjem datih test vektora tako da se pokriju sve kombinacije vrednosti korisničkih kontrola.
- 6) Napisati prateću dokumentaciju.



Slika 1 – Šema algoritma kombinovanje kanala

control	Enable	Input gain	Output Mode
values	On/Off	From 0 to $-\infty$ dB	2_0_0, 2_0_1, 2_2_0, 2_2_1,
default value	On	-0 dB	2_0_1

Tabela 1 – Korisničke kontrole

Rezultat rada:

Nakon implementacije i testiranja realizovane programske podrške isporučiti kod programa u elektronskoj formi i prezentovati rad algoritma. Takodje napraviti dokumentaciju o radu (5-10) stranica.

Dokumentacija takođe treba da sadrži detalje o testiranim delovima sa rezultatima i opisom eventualnih problema koji su postojali u radu.

Šablon za projektnu dokumentaciju dat je u okviru zadatka.