Отчёт по лабораторной работе №9

Понятие подпрограммы. Отладчик GDB.

Власов Артем Сергеевич

Содержание

1	Целі	ь работы	5
2	Вып	олнение лабораторной работы	6
	2.1	Реализация подпрограмм в NASM	6
	2.2	Отладка программам с помощью GDB	8
3	Выв	оды	21

Список иллюстраций

2.1	создаем каталог с помощью команды mkdir и фаил с помощью	
	команды touch	6
2.2	Заполняем файл	7
2.3	Запускаем файл и проверяем его работу	7
2.4	Изменяем файл, добавляя еще одну подпрограмму	8
2.5	Запускаем файл и смотрим на его работу	8
2.6	Создаем файл	8
2.7	Заполняем файл	9
2.8	Загружаем исходный файл в отладчик	9
2.9	Запускаем программу командой run	10
2.10	Запускаем программу с брейкпоином	10
2.11	Смотрим дисассимилированный код программы	10
2.12	Переключаемся на синтаксис Intel	11
	Включаем отображение регистров, их значений и результат дисас-	
	симилирования программы	12
2.14	Используем команду info breakpoints и создаем новую точку останова	13
2.15	Смотрим информацию	13
	Отслеживаем регистры	14
	Смотрим значение переменной	14
2.18	Смотрим значение переменной	14
	Меняем символ	14
2.20	Меняем символ	15
2.21	Смотрим значение регистра	15
2.22	Изменяем регистор командой set	15
	Прописываем команды с и quit	15
2.24	Копируем файл	16
2.25	Создаем и запускаем в отладчике файл	16
2.26	Устанавливаем точку останова	16
	Изучаем полученные данные	16
2.28	Копируем файл	17
	Изменяем файл	17
2.30	Проверяем работу программы	18
2.31	Создаем файл	18
2.32	Изменяем файл	18
2.33	Создаем и смотрим на работу программы(работает неправильно)	18
2.34	Ищем ошибку регистров в отладчике	19
2.35	Меняем файл	20

2.36	Создаем и запускаем файл(работает корректно)	20

1 Цель работы

Познакомиться с методами отладки при помощи GDB, его возможностями.

2 Выполнение лабораторной работы

2.1 Реализация подпрограмм в NASM

Создаем каталог для программ ЛБ9, и в нем создаем файл (рис. fig. 2.1).

```
vlasovas@vbox:~$ mkdir ~/work/arch-pc/lab09
vlasovas@vbox:~$ cd ~/work/arch-pc/lab09
vlasovas@vbox:~/work/arch-pc/lab09$ touch lab09-1.asm
vlasovas@vbox:~/work/arch-pc/lab09$
```

Рис. 2.1: Создаем каталог с помощью команды mkdir и файл с помощью команды touch

Открываем файл в Midnight Commander и заполняем его в соответствии с листингом 9.1 (рис. fig. 2.2).

```
labop-1.asm [----] 12 L:[ 1+11 12/ 30] *(191 / 395b) 0010 0x00A [*][X]
%include 'in_out.asm'
SECTION .data
msg: D8 'Bsequre x: ',0
result: DB '2x+7=',0
SECTION .bss
x: RESB 80
res: RESB 80
SECTION .text
GLOBAL _start
_start:
mov eax, msg
call sprint
mov ecx, x
mov edx, 80
call sread
mov eax,x
call atoi
call _calcul
mov eax,result
call sprint
mov eax,[res]
call iprintLF
call quit
_calcul:
mov ebx,2
mul ebx
add eax,7
mov [res],eax
ret
```

Рис. 2.2: Заполняем файл

Создаем исполняемый файл и запускаем его (рис. fig. 2.3).

```
vlasovas@vbox:~/work/arch-pc/lab09$ nasm -f elf lab09-1.asm
vlasovas@vbox:~/work/arch-pc/lab09$ ld -m elf_i386 -o lab09-1 lab09-1.o
vlasovas@vbox:~/work/arch-pc/lab09$ ./lab09-1
Введите х: 3
2x+7-13
vlasovas@vbox:~/work/arch-pc/lab09$
```

Рис. 2.3: Запускаем файл и проверяем его работу

Снова открываем файл для редактирования и изменяем его, добавив подпрограмму в подпрограмму (по условию) (рис. fig. 2.4).

Рис. 2.4: Изменяем файл, добавляя еще одну подпрограмму

Создаем исполняемый файл и запускаем его (рис. fig. 2.5).

```
vlasovas@vbox:-/work/arch-pc/lab09$ nasm -f elf lab09-1.asm
vlasovas@vbox:-/work/arch-pc/lab09$ ld -m elf_i386 -o lab09-1 lab09-1.o
vlasovas@vbox:-/work/arch-pc/lab09$ ./lab09-1
Введите х: 3
2(3x-1)+7=23
vlasovas@vbox:-/work/arch-pc/lab09$
```

Рис. 2.5: Запускаем файл и смотрим на его работу

2.2 Отладка программам с помощью GDB

Создаем новый файл в каталоге(рис. fig. 2.6).

```
vlasovas@vbox:~/work/arch-pc/lab09$ touch lab09-2.asm
vlasovas@vbox:~/work/arch-pc/lab09$
```

Рис. 2.6: Создаем файл

Открываем файл в Midnight Commander и заполняем его в соответствии с листингом 9.2 (рис. fig. 2.7).

```
SECTION .data

msg1: db "Hello, ",0x0
msg1Len: equ $- msg1
msg2: db "world!",0xa
msg2Len: equ $- msg2

SECTION .text
global _start
_start:
mov eax, 4
mov ebx, 1
mov ecx, msg1
mov edx, msg1Len
int 0x80
mov eax, 4
mov ebx, 1
mov ecx, msg2
mov edx, msg2Len
int 0x80
mov eax, 4
mov ebx, 1
mov ecx, msg2
mov edx, msg2Len
int 0x80
mov eax, 1
mov ebx, 0
int 0x80
```

Рис. 2.7: Заполняем файл

Получаем исходный файл с использованием отладчика gdb (рис. fig. 2.8).

Рис. 2.8: Загружаем исходный файл в отладчик

Запускаем команду в отладчике (рис. fig. 2.9).

Рис. 2.9: Запускаем программу командой run

Устанавливаем брейкпоинт на метку _start и запускаем программу (рис. fig. 2.10).

Рис. 2.10: Запускаем программу с брейкпоином

Смотрим дисассимилированный код программы с помощью команды disassemble, начиная с метки _start(puc. fig. 2.11).

Рис. 2.11: Смотрим дисассимилированный код программы

Переключаемся на отображение команд с Intel'овским синтаксисом (рис. fig. 2.12).

```
(gdb) set disassembly-flavor intel
(gdb) disassemble _start

Dump of assembler code for function _start:

=> 0x08049000 <+0>: mov eax,0x4
0x08049005 <+5>: mov ebx,0x1
0x08049006 <+10>: mov ecx,0x804000
0x080490016 <+15>: mov edx,0x8
0x08049016 <+20>: int 0x80
0x08049016 <+22>: mov eax,0x4
0x08049016 <+27>: mov ebx,0x1
0x08049020 <+32>: mov ecx,0x804008
0x08049020 <+32>: mov ecx,0x804008
0x08049020 <+32>: mov ecx,0x804008
0x08049020 <+42>: int 0x80
0x08049020 <+44>: mov edx,0x7
0x08049021 <+44>: mov eax,0x1
0x08049031 <+49>: mov eax,0x1
0x08049031 <+49>: mov eax,0x1
0x08049031 <+54>: int 0x80
End of assembler dump.
(gdb)
```

Рис. 2.12: Переключаемся на синтаксис Intel

Различия отображения синтаксиса машинных команд в режимах ATT и Intel:

- 1.Порядок операндов: В АТТ синтаксисе порядок операндов обратный, сначала указывается исходный операнд, а затем результирующий. В Intel синтаксисе порядок обычно прямой.
- 2. Разделители: В ATT синтаксисе разделители операндов запятые. В Intel синтаксисе разделители запятые или косые черты (/).
- 3.Префиксы размера операндов: В АТТ синтаксисе размер операнда указывается перед операндом с использованием префиксов, таких как "b" (byte), "w" (word), "l" (long) и "q" (quadword). В Intel синтаксисе размер операнда указывается после операнда с использованием суффиксов, таких как "b", "w", "d" и "q".
- 4.Знак операндов: В АТТ синтаксисе операнды с позитивными значениями предваряются символом "\$". В Intel синтаксисе операнды с позитивными значениями могут быть указаны без него.
- 5.Обозначение адресов: В АТТ синтаксисе адреса указываются в круглых скобках. В Intel синтаксисе без скобок.
- 6.Обозначение регистров: В АТТ синтаксисе обозначение регистра начинается с символа "%". В Intel синтаксисе обозначение регистра может начинаться с символа "R" или "E" (например, "%eax" или "RAX").

Включаем режим псевдографики (рис. fig. 2.13).

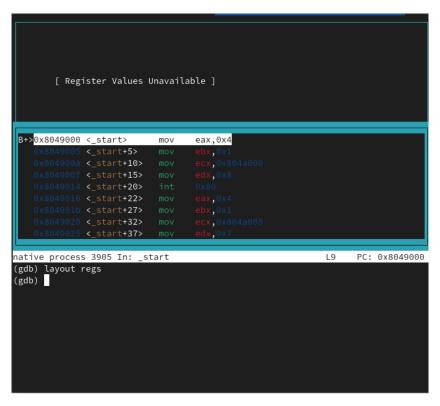


Рис. 2.13: Включаем отображение регистров, их значений и результат дисассимилирования программы

Проверяем была ли установлена точка останова и устанавливаем точку останова предпоследней инструкции (рис. fig. 2.14).

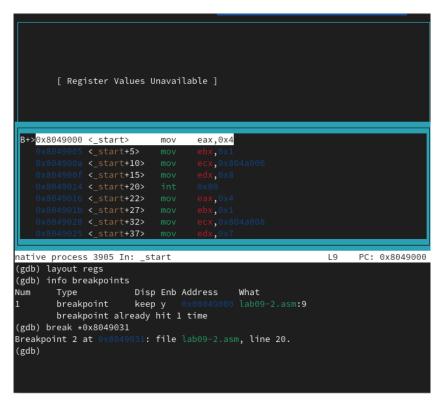


Рис. 2.14: Используем команду info breakpoints и создаем новую точку останова

Посмотрим информацию о всех установленных точках останова (рис. fig. 2.15).

```
(gdb) i b

Num Type Disp Enb Address What

1 breakpoint keep y 0x08049000 lab09-2.asm:9

breakpoint already hit 1 time

2 breakpoint keep y 0x08049031 lab09-2.asm:20

(gdb)
```

Рис. 2.15: Смотрим информацию

Выполняем 5 инструкций командой si (рис. fig. 2.16).

```
0x8
                 0x804a000
                                        134520832
edx
                 0x8
ebx
                 0x1
                 0xffffd0d0
                                        0xffffd0d0
esp
ebp
                 0x0
                                        0x0
edi
                 0x0
                               mov
native process 3905 In: _start
                                                                    L14 PC: 0x8049016
        Type
                         Disp Enb Address
                                                What
        breakpoint keep y 0x0804
breakpoint already hit 1 time
        breakpoint
                         keep y
gdb) si
(gdb) si
(gdb) si
(gdb) si
(gdb) si
(gdb)
```

Рис. 2.16: Отслеживаем регистры

Во время выполнения команд менялись регистры: ebx, ecx, edx,eax, eip. Смотрим значение переменной msg1 по имени (рис. fig. 2.17).

```
(gdb) x/lsb &msg1
0x804a000 <msg1>: "Hello, "
(gdb)
```

Рис. 2.17: Смотрим значение переменной

Смотрим значение переменной msg2 по адресу (рис. fig. 2.18).

```
(gdb) x/lsb 0x804a008
0x804a008 <msg2>: "world!\n\034"
(gdb)
```

Рис. 2.18: Смотрим значение переменной

Изменим первый символ переменной msg1 (рис. fig. 2.19).

```
(gdb) set {char}&msg1='h'
(gdb) x/lsb &msg1
0x804a000 <msg1>: "hello, "
(gdb)
```

Рис. 2.19: Меняем символ

Изменим первый символ переменной msg2 (рис. fig. 2.20).

Рис. 2.20: Меняем символ

Смотрим значение регистра edx в разных форматах (рис. fig. 2.21).

```
(gdb) p/t $edx

$1 = 1000

(gdb) p/s $edx

$2 = 8

(gdb) p/x $edx

$3 = 0x8

(gdb)
```

Рис. 2.21: Смотрим значение регистра

Изменяем регистор ebx (рис. fig. 2.22).

```
(gdb) set $ebx='2'
(gdb) p/s $ebx
$4 = 50
(gdb) set $ebx=2
(gdb) p/s $ebx
$5 = 2
(gdb)
```

Рис. 2.22: Изменяем регистор командой set

Выводится разные значения, так как команда без кеавычек присваивает регистру вводимое значение.

Прописываем команды для завершения программы и выхода из GDB (рис. fig. 2.23).

```
(gdb) c
Continuing.
Lorld!
Breakpoint 2, _start () at lab09-2.asm:20
(gdb) ■
```

Рис. 2.23: Прописываем команды с и quit

Копируем файл lab8-2.asm в файл с именем lab09-3.asm (рис. fig. 2.24).

```
vlasovas@vbox:~/work/arch-pc/lab09$ cp ~/work/arch-pc/lab08/lab8-2.asm ~/work/ar
ch-pc/lab09/lab09-3.asm
```

Рис. 2.24: Копируем файл

Создаем исполняемый файл и запускаем его в отладчике GDB (рис. fig. 2.25).

```
vlasovas@vbox:~/work/arch-pc/lab09$ nasm -f elf -g -l lab09-3.lst lab09-3.asm
vlasovas@vbox:~/work/arch-pc/lab09$ ld -m elf_i386 -o lab09-3 lab09-3.o
vlasovas@vbox:~/work/arch-pc/lab09$ gdb --args lab09-3 2 3 '5'
```

Рис. 2.25: Создаем и запускаем в отладчике файл

Установим точку останова перед первой инструкцией в программе и запустим ее (рис. fig. 2.26).

Рис. 2.26: Устанавливаем точку останова

Смотрим позиции стека по разным адресам (рис. fig. 2.27).

Рис. 2.27: Изучаем полученные данные

Шаг изменения адреса равен 4 потому что адресные регистры имеют размерность 32 бита(4 байта).

##Задание для самостоятельной работы ###Задание 1

Копируем файл lab8-4.asm(cp №1 в ЛБ8) в файл с именем lab09-3.asm (рис. fig. 2.28).

```
vlasovas@vbox:~/work/arch-pc/lab09$ cp ~/work/arch-pc/lab08/lab8-4.asm ~/work/ar
ch-pc/lab09/lab09-4.asm
```

Рис. 2.28: Копируем файл

Открываем файл в Midnight Commander и меняем его, создавая подпрограмму (рис. fig. 2.29).

```
include 'in_out.asm'

SECTION .data

msg: DB 'Bseдите x: ',0
result: DB '3x-1=',0

SECTION .bss

x: RESB 80
res: RESB 80
SECTION .text

GLOBAL _start
_start:
mov eax, msg
call sprint
mov ecx, x
mov edx, 80
call sread
mov eax,x
call atoi
call _calcul
mov eax,result
call sprint
mov eax,[res]
call iprintLF
call quit
_calcul:
    mov ebx,3
    mul ebx
    sub eax,1
    mov [res],eax
    ret
```

Рис. 2.29: Изменяем файл

Создаем исполняемый файл и запускаем его (рис. fig. 2.30).

```
vlasovas@vbox:~/work/arch-pc/lab09$ nasm -f elf lab09-4.asm
vlasovas@vbox:~/work/arch-pc/lab09$ ld -m elf_i386 -o lab09-4 lab09-4.o
vlasovas@vbox:~/work/arch-pc/lab09$ ./lab09-4
Введите х: 5
3х-1=14
vlasovas@vbox:~/work/arch-pc/lab09$
```

Рис. 2.30: Проверяем работу программы

###Задание 2

Создаем новый файл в дирректории (рис. fig. 2.31).

```
vlasovas@vbox:~/work/arch-pc/lab09$ touch lab09-5.asm
vlasovas@vbox:~/work/arch-pc/lab09$
```

Рис. 2.31: Создаем файл

Открываем файл в Midnight Commander и заполняем его в соответствии с листингом 9.3 (рис. fig. 2.32).

```
Winclude 'in_out.asm'
SECTION .data
div: DB 'Результат: ',0
SECTION .text
GLOBAL _start
_start:
_mov ebx,3
mov eax,2
add ebx,eax
mov ecx,4
mul ecx
add ebx,5
mov edi,ebx
mov edi,ebx
mov eax,div
call sprint
mov eax,edi
call iprintLF
call quit
```

Рис. 2.32: Изменяем файл

Создаем исполняемый файл и запускаем его (рис. fig. 2.33).

```
vlasovas@vbox:~/work/arch-pc/lab09$ nasm -f elf lab09-5.asm
vlasovas@vbox:~/work/arch-pc/lab09$ ld -m elf_i386 -o lab09-5 lab09-5.o
vlasovas@vbox:~/work/arch-pc/lab09$ ./lab09-5
Результат: 10
vlasovas@vbox:~/work/arch-pc/lab09$
```

Рис. 2.33: Создаем и смотрим на работу программы(работает неправильно)

Создаем исполняемый файл и запускаем его в отладчике GDB и смотрим на изменение решистров командой si (рис. fig. 2.34).

```
-Register group: general-
eax 0x2
                                          4
                  0x4
                  0x0
 edx
                                          0
 ebx
                  0x5
                  0xffffd0d0
                                          0xffffd0d0
 esp
 ebp
 esi
                  0x0
                  0x80490f9
                                          0x80490f9 <_start+17>
 eip
                                          [ PF IF RF ]
 eflags
                  0x10206
                  0x23
    >0x80490f9 <_start+17>
                                        есх
               native process 5172 In: _start
Breakpoint 1 at 0x80490e8: file lab09-5.asm, line 7.
                                                                           PC: 0x80490f9
(gdb) run
Starting program: /home/vlasovas/work/arch-pc/lab09/lab09-5
Breakpoint 1, _start () at lab09-5.asm:7 (gdb) set disassembly-flavor intel
(gdb) disassemble _start
(gdb) si
(gdb) si
(gdb) si
(gdb) si
(gdb)
```

Рис. 2.34: Ищем ошибку регистров в отладчике

Изменяем программу для корректной работы (рис. fig. 2.35).

Рис. 2.35: Меняем файл

Создаем исполняемый файл и запускаем его (рис. fig. 2.36).

```
vlasovas@vbox:-/work/arch-pc/lab09$ nasm -f elf lab09-5.asm
vlasovas@vbox:-/work/arch-pc/lab09$ ld -m elf_i386 -o lab09-5 lab09-5.o
vlasovas@vbox:-/work/arch-pc/lab09$ ./lab09-5
Результат: 25
vlasovas@vbox:-/work/arch-pc/lab09$
```

Рис. 2.36: Создаем и запускаем файл(работает корректно)

3 Выводы

Мы познакомились с методами отладки при помощи GDB и его возможностями.