

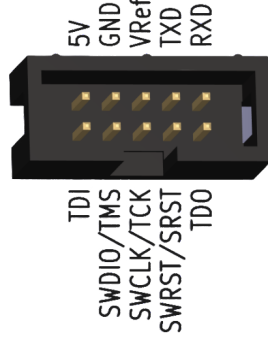
# Vllink Basic2 简易上手指南

## 一、运行模式

1. 有线模式
  - **有线款**默认出货模式
  - 板上红灯、黄灯亮起
  - USB设备启用，可与计算机通信
  - 调试接口可连接目标板
2. 无线AP模式
  - **无线款黑尾**默认出货模式
  - 板上红灯、黄灯亮起，板上蓝灯作为连接指示灯，未连接时闪烁、连接后常亮
  - USB设备启用，可与计算机通信
  - 注意：若在蓝灯闪烁时，访问调试、CDC串口功能，将会使用板上调试口，而非远端调试口，即作为 有线模式 使用
3. 无线STA模式
  - **无线款白尾**默认出货模式
  - 板上黄灯亮起，板上绿灯作为连接指示灯，未连接时闪烁、连接后常亮
  - USB设备关闭，不可与计算机通信
4. 模式切换：上电后，双击调试器按键切换模式

## 二、DC3-10P调试接口

1. 供电：5V、GND
  - 5V 与USB5V直通，可作为电源输出脚，亦可作为电源输入脚
  - 5V 作为电源输入脚使用时，推荐 3.7V-5.5V 以内的直流电源；若只有更低电压如 3.3V 时，需保证电源输出能力及连接线的质量
2. 参考电平：VRef（默认为输入模式，悬空时，所有逻辑IO将处于高阻输入态，无法进行通讯）
  - VRef 默认为输入模式，此时支持的输入参考电压范围为：1.2V-5.5V
  - VRef 同时具备简易数字电压输出功能，输出电压可配置为 0V、1.8V、2.5V、3.3V 以及 4.0V，其中 0V 即输入模式，其他电压则处于输出模式，最大输出电流200mA
  - VRef 修改为输出模式前，应当知悉目标板的耐受电压，谨防烧毁目标板
  - 配置方法：访问 [https://vlllogic.com/quick/vllink\\_basic2](https://vlllogic.com/quick/vllink_basic2) 获取



3. JTAG：TDI、TMS、TCK、TDO、SRST（可选）
4. SWD：SWDIO（复用TMS）、SWDIO（复用TCK）、SWRST（复用SRST，可选）
5. UART：TXD、RXD
  - 最大波特率：3Mbps

## 三、USB设备接口

1. CMSIS-DAP V2
  - IAR，版本不低于7.40.2
  - Keil，版本不低于5.36
  - OpenOCD，版本不低于0.11
  - Probe RS
  - PyOCD
2. CMSIS-DAP V1
  - IAR，任意版本
  - Keil，任意版本
  - Segger Embedded Studio
  - Segger J-Flash，版本限定V7.22B
  - FreeMASTER
3. CDC-UART
  - 串口功能，连接调试器TXD、RXD

## 四、固件更新

- 请访问 [https://vlllogic.com/update/vllink\\_basic2](https://vlllogic.com/update/vllink_basic2) 获取固件，根据指引进行更新

## 五、常见问题

1. 问：设备管理器内能发现 CMSIS-DAP V2 设备，但是软件却无法访问
  - 答：在设备管理器内，右击 CMSIS-DAP V2 设备，卸载设备，然后重新连接一次即可解决

## 六、售后

1. 七天无理由退货
2. 一年质量问题包换
3. 售后QQ群：791104674