



W trosce o Państwa wyniki proszę o czytelne wpisywanie nazwisk.

Data:

Autorzy:

Część praktyczna

Zadanie podstawowe

Ocena prowadzącego:

Zadanie rozszerzone

Ocena prowadzącego:

Część teoretyczna

Zadanie podstawowe

Zaznacz bity, które należy ustawić, by włączyć przerwania od zmiany pinów **PB1**, **PB2** i **PD5**.

7	6	5	4	3	2	1	0	
—	—	—	—	—	PCIE2	PCIE1	PCIE0	PCICR
PCINT23	PCINT22	PCINT21	PCINT20	PCINT19	PCINT18	PCINT17	PCINT16	PCMSK2
—	PCINT14	PCINT13	PCINT12	PCINT11	PCINT10	PCINT9	PCINT8	PCMSK1
PCINT7	PCINT6	PCINT5	PCINT4	PCINT3	PCINT2	PCINT1	PCINT0	PCMSK0
I	T	H	S	V	N	Z	C	SREG

Jaką komendą ustawisz bit w rejestrze statusu **SREG**, a jaką go wyzerujesz?



Zadanie rozszerzone

Zarówno pin [PB1](#), jak i [PB2](#) obsługiwane są przez przerwanie [PCI0](#). Jak odróżnić, który z pinów wywołał przerwanie?

Kiedy nie będziemy w stanie poprawnie ocenić źródła tego przerwania?