Nom :	Prénom :
N° Étudiant :	Groupe de TD :

Partiel 2020 – 2021

Architecture des ordinateurs 1 – LU3IN029

Durée : 1h30

Documents autorisés : Aucun document ni machine électronique n'est autorisé à l'exception du mémento MIPS.

Le sujet comporte 13 pages. Ne pas désagrafer les feuilles. Répondre directement sur le sujet. Le barème indiqué pour chaque question n'est donné qu'à titre indicatif. Le barème total est lui aussi donné à titre indicatif : 40 points.

Le partiel est composé d'exercices indépendants.

Exercice 1 : Arithmétique – 3 points

On considère le mot binaire sur 8 bits $m_1 = \texttt{0b10100011}$.

Question 1.1 : 1 points

On interprète le mot m_1 par un entier naturel.

1. Quelle est la valeur décimale $n_1 \in \mathbb{N}$ de ce mot lorsqu'il est interprété par un entier naturel ? Justifier la réponse.

2. Donner le mot binaire m_2 de 16 bits représentant le même entier naturel n_1.

3. À partir de la valeur décimale de $r_1 = n_1 + n_1$, justifier combien de bits au minimum il faut pour effectuer sur l'additionneur l'opération $n_1 + n_1$ et obtenir le résultat r_1.

Question 1.2 : 1 points

On interprète le mot m_1 par un entier relatif.

1. Quelle est la valeur décimale $n_2 \in \mathbb{Z}$ de ce mot lorsqu'il est interprété par un entier relatif (représenté en complément à 2 sur 8 bits) ? Justifier la réponse.

2. Donner le mot binaire m_3 de 16 bits représentant le même entier relatif n_2.

3. À partir de la valeur décimale de $r_2 = n_2 + n_2$, justifier combien de bits au minimum il faut pour effectuer sur l'additionneur l'opération $n_2 + n_2$ et obtenir le résultat r_2.

Question 1.3 : 1 points

Réaliser l'addition des 2 mots binaires de 8 bits suivants, puis, en observant les retenues, indiquez s'il y a un dépassement de capacité si on considère les opérandes comme des entiers naturels et si on considère les opérandes comme des entiers relatifs. Justifier vos réponses.

$$\begin{array}{cccccccccc} & 1 & 0 & 1 & 0 & & 0 & 0 & 1 & 1 \\ + & 1 & 1 & 0 & 0 & & 1 & 0 & 1 & 1 \\ \hline \end{array}$$

Exercice 2 : Circuits – 5 points

On souhaite réaliser un circuit permettant d'évaluer les réponses données par un étudiant à **une** question d'un QCM (questionnaire à choix multiples).

Trois réponses sont proposées par question et l'étudiant peut choisir 0, 1, 2 ou 3 réponses parmi elles.

Question 2.1 : 1 points

Pour chaque réponse proposée r, représentée sur 1 bit :

- l'étudiant peut choisir de sélectionner la réponse et dans ce cas de positionner r à 1, ou de ne pas sélectionner la réponse et dans ce cas de positionner r à 0 ;
- on dispose d'une entrée s indiquant si la réponse est correcte (et dans ce cas $s = 1$) ou non (et dans ce cas $s = 0$)

A partir des deux bits r et s on souhaite calculer deux sorties b (le bonus sur 1 bit) et m (le malus sur 1 bit) telles que :

- $b = 1$ si et seulement si la réponse r est sélectionnée par l'étudiant et la solution s indique que la réponse est correcte
- $m = 1$ si et seulement si l'étudiant a sélectionné la réponse r mais que s indique que cette réponse n'est pas correcte.

On appelle Q le composant ayant r et s pour entrée et b et m pour sortie. Donner les expressions booléennes des sorties b et m en fonction de r et s.

Question 2.2 : 1 points

Rappeler la table de vérité d'un additionneur 1 bit (utilisé pour additionner 1 bit a avec 1 bit b) avec 1 bit c_{in} de retenue entrante et expliquer comment ce composant peut être utilisé pour donner la représentation binaire sur 2 bits d'un entier naturel correspondant au nombre de 1 présents dans une entrée sur 3 bits. On appelle A ce composant.

Question 2.3 : 1 points

En utilisant uniquement des composants A et Q, construire un circuit permettant d'évaluer le résultat d'une question d'un QCM. Ce circuit :

- comprend 6 entrées :
  - r_2, r_1, r_0 indiquant quelles sont parmi les trois réponses proposées celles qui sont sélectionnées par l'étudiant
  - s_2, s_1, s_0 indiquant quelles sont parmi les trois réponses proposées celles qui sont correctes
- comprend 4 sorties :
  - e_1e_0 correspondant à la représentation binaire sur 2 bits du nombre de réponses correctes sélectionnées par l'étudiant (e_0 est le bit de poids faible)
  - f_1f_0 correspondant à la représentation binaire sur 2 bits du nombre de réponses incorrectes sélectionnées par l'étudiant (f_0 est le bit de poids faible)

Question 2.4 : 1 points

Quels sont les couples (e_1e_0, f_1f_0) possibles en sortie du circuit de la question précédente ?

Question 2.5 : 1 points

On souhaite compléter le circuit de la question précédente pour qu'à partir de e_1e_0 et f_1f_0, une sortie h sur 1 bit indique si l'étudiant a sélectionné strictement plus de bonnes réponses que de mauvaises réponses. Il s'agit donc pour chacun des couples obtenus à la question précédente de comparer les entiers présents dans le couple. Déduire de la question précédente l'expression booléenne de h en fonction de e_1, e_0, f_1 et f_0.

Exercice 3 : Mémoire et instructions assembleur – 14 points

On considère qu'après chargement d'un programme assembleur MIPS le contenu du segment de données est le suivant :

	Vue par octet				Vue par mot
adresse (de mot)	+ 0	+ 1	+ 2	+3	
0x10010000					0x10010004
0x10010004					0x00313233
0x10010008	0xDD	0xCC	0xBB	0xAA	
0x1001000c					0x00FFFFFF
0x10010010	0x21	0x98	0x43	0xBA	
0x10010014	0x00	0x00	0x00	0x00	
0x10010018	0x00	0x00	0x00	0x00	

Question 3.1 : 3 points

1. Dans le tableau ci-dessus, indiquez le contenu mémoire de toutes les cases vides.

2. Donner un contenu possible de la section de données du programme assembleur MIPS permettant, après son assemblage et son chargement en mémoire, d'obtenir le contenu de la mémoire tel que donné ci-dessus.

Vous utiliserez au moins 5 directives d'allocation différentes.

Question 3.2 : 1 points

Donner une suite d'instructions permettant de ranger dans les registres `$8` et `$9` les valeurs `0x00009821` et `0xFFFFBA43` uniquement à partir des données contenues dans la mémoire.

Question 3.3 : 5 points

On suppose que les registres `$8` et `$9` contiennent respectivement les valeurs `0x00009821` et `0xFFFFBA43`. Donner une suite d'instructions qui à partir de ces 2 registres permet d'obtenir dans le registre `$10` la valeur `0xBA984321`. Vos commentaires devront aider le lecteur à comprendre les différentes étapes de votre code et sa correction.

Seules des opérations de décalages ou logiques sont autorisées.

Question 3.4 : 5 points

On considère les instructions suivantes avec leurs adresses d'implantation.

Langage d'assemblage	Adresse d'implantation
`lui $8, 0x1001`	`0x00400000`
`lw $8, 0($8)`	`0x00400004`
`xor $10, $10, $10`	`0x00400008`
`etiq1:`	
`lb $9, 0($8)`	`0x0040000c`
`beq $9, $0, etiq2`	`0x00400010`
`andi $9, $9, 0x0F`	`0x00400014`
`addu $10, $10, $9`	`0x00400018`
`addiu $8, $8, 1`	`0x0040001c`
`j etiq1`	`0x00400020`
`etiq2:`	
`ori $4, $10, 0`	`0x00400024`
`ori $2, $0, 1`	`0x00400028`
`syscall`	`0x0040002c`
`ori $2, $0, 10`	`0x00400030`
`syscall`	`0x00400034`

Donner, en justifiant, le codage binaire des instructions `j etiq1` et `addu $10, $10, $9`. Donner pour chacune leur représentation en hexadécimal.

Qu'affiche le programme avant de terminer ? Que calcule-t-il ?

Exercice 4 : Nombre de mots dans une phrase – 10 points

On souhaite écrire un programme assembleur MIPS permettant d'afficher le nombre de mots d'une phrase, saisie au clavier.

Par exemple, si la phrase saisie est : `" il fait beau et chaud."`, le programme affiche `5`.

Le décompte des mots est réalisé en identifiant les séparations des mots dans la phrase. La complexité du programme augmente en considérant différents séparateurs et caractères typographiques (espace, apostrophe, virgule, point, ...). On s'intéresse ici uniquement à la séparation de mots par le caractère espace.

Question 4.1 : 1 points

Donner le contenu de la section données du programme assembleur : il doit permettre d'allouer dans le segment de données une zone mémoire pour le stockage la phrase saisie au clavier. L'adresse de cette zone sera repérée par l'étiquette `phrase`. La zone mémoire allouée comprendra 256 octets.

Question 4.2 : 2 points

Donner le contenu de la section de code du programme, qui (pour l'instant) contient un programme principal MIPS permettant la saisie au clavier d'une phrase et son stockage dans la zone mémoire d'étiquette `phrase`. Le programme comprend ensuite les instructions de terminaison.

On considère maintenant que la phrase saisie est *bien formée* : la phrase comprend au moins un mot et commence par un mot. Les mots sont séparés par **exactement** un caractère espace, et la phrase se termine par un caractère point, collé au dernier mot de la phrase.

Remarque : le codage ASCII du caractère espace est `0x20` et celui du caractère point est `0x2E`.

Question 4.3 : 7 points

Donner une suite d'instructions assembleur permettant de compter le nombre de mots de la phrase saisie, et l'affichage de ce nombre.

Remarque : le code demandé est celui à insérer entre la saisie de la phrase et la terminaison du programme donné en réponse à la question précédente, il ne s'agit donc pas du programme complet.
Important : vous commenterez les instructions de votre séquence afin d'expliciter soit le contenu/rôle des registres destinations, soit ce que réalisent les instructions.

Exercice 5 : Maximum de 3 nombres – 8 points

Question 5.1 : 7 points

Soit le code C suivant, qui affiche le maximum de trois nombres (contenus dans des variables globales) en deux comparaisons et une affectation.

```
int a = 127;
int b = 274;
int c = 89;

void main() {
   int u = a;
   int v = b;
   int w = c;
   int r;
   if (u > v) {
      if (u > w) {
         r = u;
      }
      else {
         r = w;
      }
   }
   else {
      if (v > w) {
         r = v;
      }
      else {
         r = w;
      }
   }
   printf("%d", r);
   exit();
}
```

Écrivez le code assembleur correspondant au programme ci-dessus **sans optimisation**. On rappelle que sans optimisation des accès mémoire, chaque lecture (resp. écriture) d'une variable globale ou locale doit provoquer une lecture (resp. une écriture).

Vous commentez votre code assembleur afin d'indiquer ce que réalise chaque instruction (lien avec le code C ou convention MIPS)