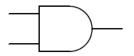
Логические элементы

Типы элементов

- Комбинационные:
 - Текущее состояние зависит только от текущих сигналов на входах
 - Описываются таблицами истинности
 - Используются для арифметических операций

- Последовательностные:
 - Текущее состояние зависит от текущих сигналов на входах и от предыдущего состояния
 - Описываются таблицами истинности
 - Используются для сохранения результата



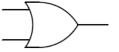
AND

A	В	Output
0	0	0
0	1	0
1	0	0
1	1	1



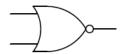
NAND

A	В	Output
0	0	1
0	1	1
1	0	1
1	1	0



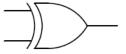
OR

A	В	Output
0	0	0
0	1	1
1	0	1
1	1	1



NOR

A	В	Output
0	0	1
0	1	0
1	0	0
1	1	0



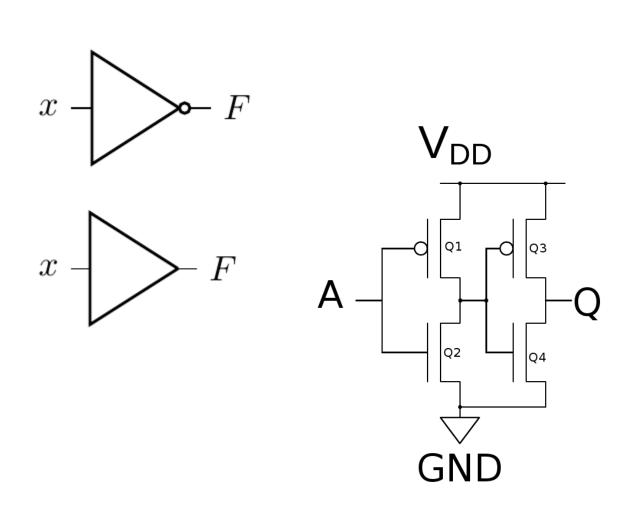
XOR

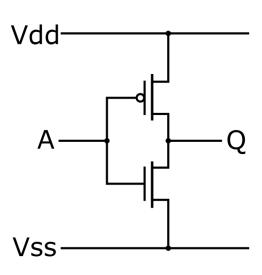
A	В	Output
0	0	0
0	1	1
1	0	1
1	1	0



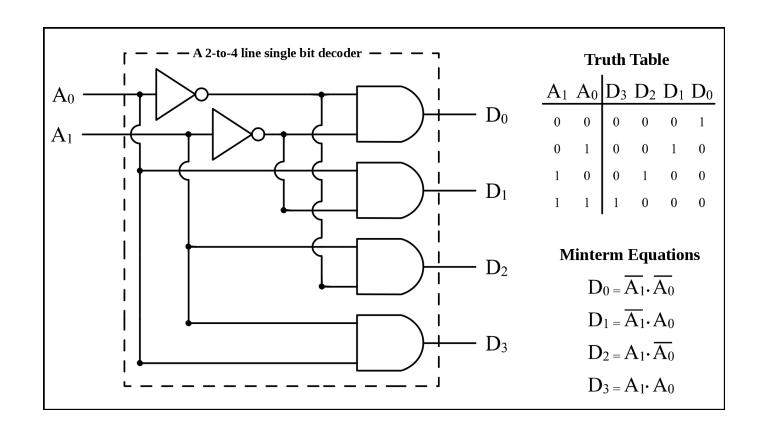
XNOR

A	В	Output
0	0	1
0	1	0
1	0	0
1	1	1

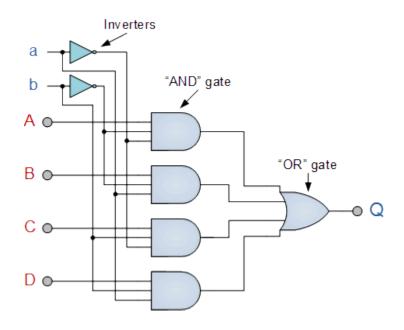




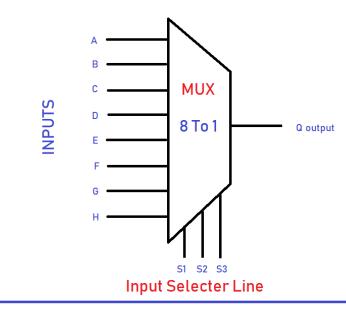
Декодер — комбинационная схема, преобразующая k-ичный код в 2^k one hot key векторов



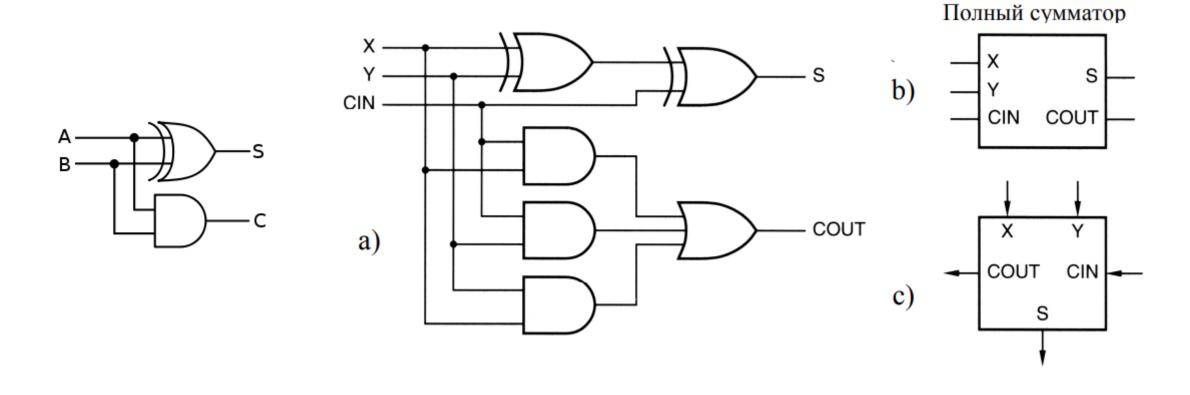
Мультиплексор — позволяет передавать сигнал с *одного* из нескольких входов на один выход; при этом выбор желаемого входа осуществляется подачей соответствующей комбинации управляющих сигналов.

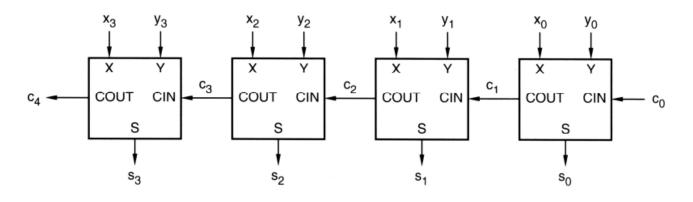


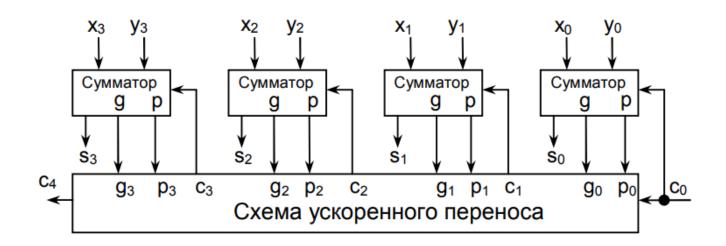
MULTIPLEXER

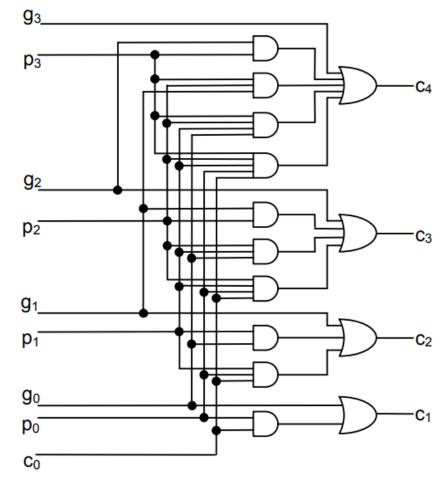


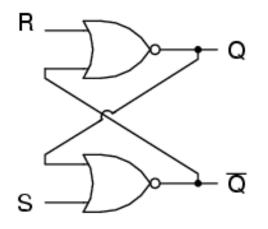
Полусумматор – сумма двух бит без входного бита переноса Полный сумматор – сумма двух бит и бита переноса



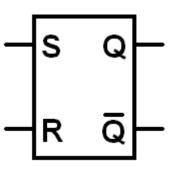


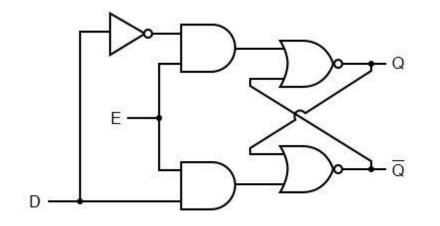




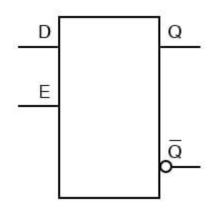


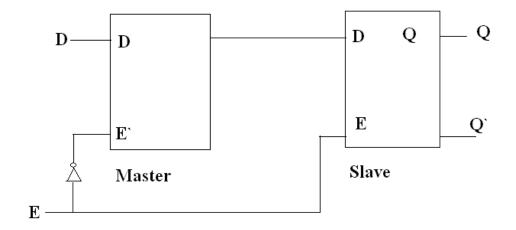
S	R	Q	Q
0	0	latch	latch
0	1	0	1
1	0	1	0
1	1	0	0

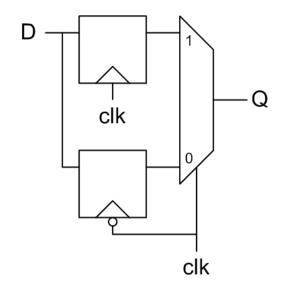


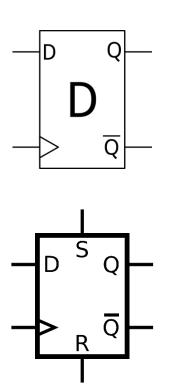


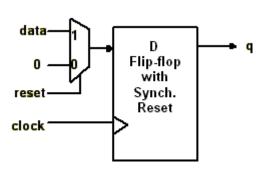
Е	D	Q	Q
0	0	latch	latch
0	1	latch	latch
1	0	0	1
1	1	1	0

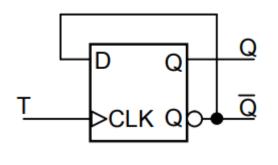


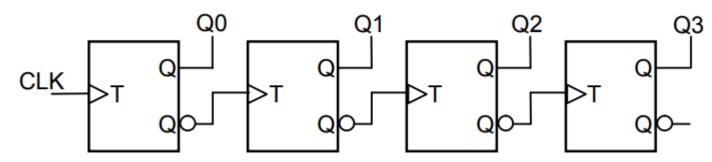


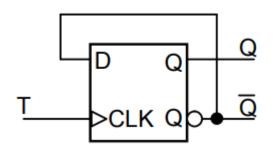


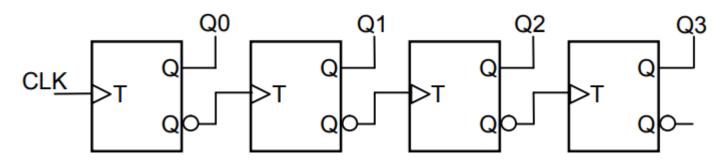


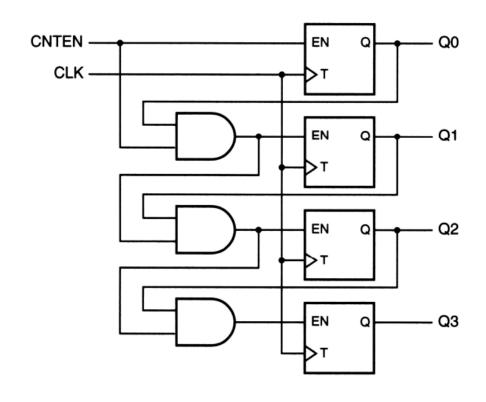


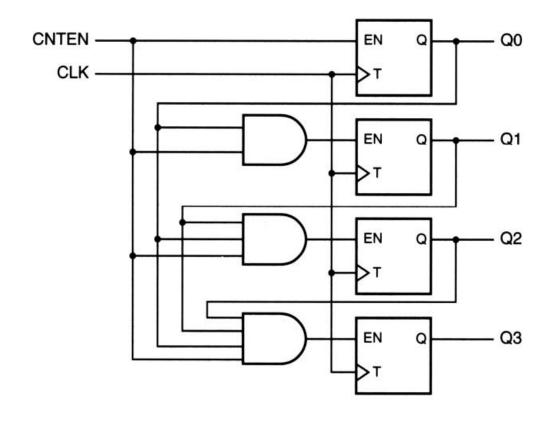




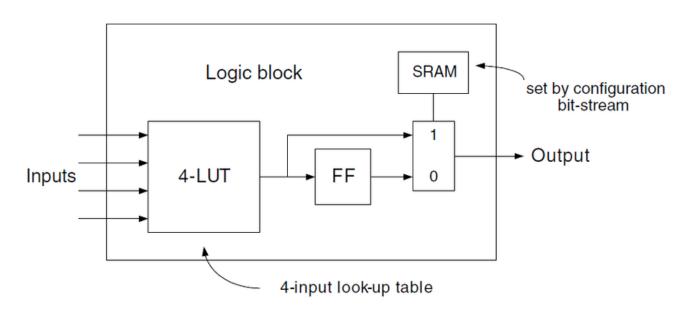


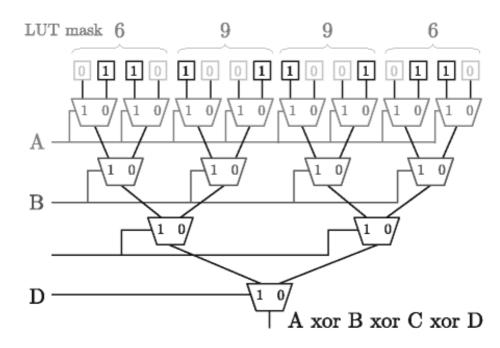


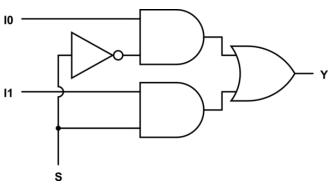




LUT







7SEG

