

Apresentação/Plano de Ensino

Yuri Kaszubowski Lopes

UDESC
yuri.lopes@udesc.br

Horários, metodologia e avaliação

- Aulas:
 - ▶ AOC-BCC: 2^a & 4^a: 10:10 - 11:50 - F204
 - ▶ SID-BCC:
 - ★ 2^a: 13:30 - 15:10 - Turmas A e B - Yuri - K107
 - ★ 3^a: 15:20 - 17:00 - Turma A - Éverlin - F204
 - ★ 4^a: 13:30 - 15:10 - Turma B - Yuri - F204
 - ▶ Advanced Programming: 2^a & 4^a: 15:20 - 17:00 - F310
- Atendimento: Agendar por e-mail
- Até 20% EaD
- Recursos no Moodle (materiais, atividades, ...)
- Avaliação:
 - ▶ $MS = 20\% \text{ Atividades} + 35\% \text{ Prova 1} + 35\% \text{ Prova 2} + 10\% \text{ Projeto}$

- Sistemas de numeração e códigos
- Álgebra Booleana
- Portas lógicas
- Circuitos combinacionais e projeto de sistemas combinacionais
- Circuitos sequenciais e projeto de sistemas sequenciais
- Flip-flops; contadores e registradores
- Máquinas de estado finitos
- Aritmética digital: circuitos e operações aritméticas
- Circuitos, famílias lógicas e circuitos integrados

- Conjunto, formato e armazenamento de instruções
- Linguagem Assembly (MIPS)
- Noções de arquitetura e organização de computadores
- Estrutura e funcionamento da CPU
- Registradores
- Pipeline de instruções
- Arquiteturas RISC e CISC
- Hierarquia de memórias
- Dispositivos de entrada e saída
- Noções de processamento paralelo, GPU e Microcontroladores

Apresentação/Plano de Ensino

Yuri Kaszubowski Lopes

UDESC
yuri.lopes@udesc.br