

# 基本RS触发器



(a) 触摸按键洗衣机



(b) 触摸屏显示器



(c) 微波炉

触发器的应用实例

触发器是具有记忆功能、数字信息存储功能的基本单元电路。

基本RS触发器是各种触发器中结构形式最简单的一种。

## 基本RS触发器有哪些逻辑功能?

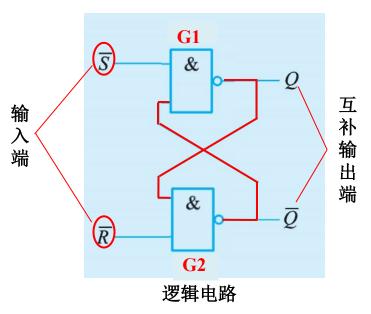
#### 一、电路组成

两个与非门输入、输出端交叉连接

输入端  $\overline{R}$  、 $\overline{S}$  : 低电平有效

输出端Q、 $\overline{Q}$ : 互补

低电平有效  $\overline{S}$   $\overline{Q}$   $\overline{Q}$  逻辑符号

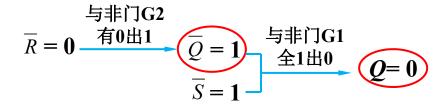


通常规定Q端的状态为触发器的状态。

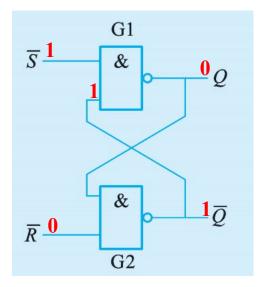
Q端为1时,称触发器为1状态;

Q端为0时,称触发器为0状态。

1. 当 
$$\overline{R} = \mathbf{0}$$
,  $\overline{S} = \mathbf{1}$ 时 置 $\mathbf{0}$ 功能

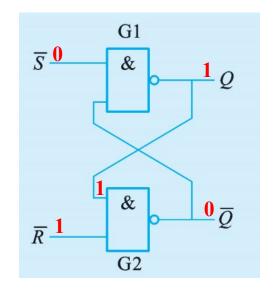


R: 置 0端或复位端



2. 当 
$$\overline{R}$$
 =1,  $\overline{S}$ =0时 置1功能

$$\overline{S} = \mathbf{0} \quad \begin{array}{c} 5 \\ \hline F \\ \hline \hline R \\ \hline \end{array} \quad \begin{array}{c} 5 \\ \hline \hline P \\ \hline \end{array} \quad \begin{array}{c} 5 \\ \hline \hline P \\ \hline \end{array} \quad \begin{array}{c} 5 \\ \hline \hline P \\ \hline \end{array} \quad \begin{array}{c} 5 \\ \hline \hline P \\ \hline \end{array} \quad \begin{array}{c} 5 \\ \hline \hline P \\ \hline \end{array} \quad \begin{array}{c} 5 \\ \hline \hline P \\ \hline \end{array} \quad \begin{array}{c} 5 \\ \hline \hline P \\ \hline \end{array} \quad \begin{array}{c} 2 \\ \hline \hline P \\ \hline \end{array} \quad \begin{array}{c} 2 \\ \hline \hline P \\ \hline \end{array} \quad \begin{array}{c} 2 \\ \hline \hline P \\ \hline \end{array} \quad \begin{array}{c} 2 \\ \hline \end{array} \quad$$



 $\overline{S}$ : 置 1端或置位端

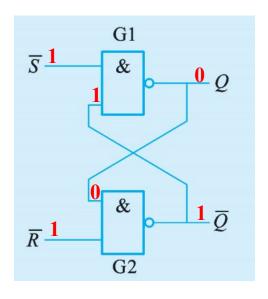
3. 当 $\overline{R}$  =1,  $\overline{S}$  =1时 保持功能

若触发器原态为0 保持0状态不变

与非门G1  

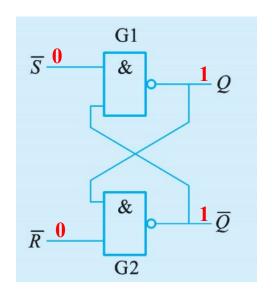
$$\overline{S} = 1$$
 全1出0  $Q = 0$   
 $\overline{Q} = 1$  与非门G2  
 $\overline{R} = 1$  有0出1  $\overline{Q} = 1$ 

若触发器原态为1时,保持1状态不变



4. 当
$$\overline{R}$$
 =0,  $\overline{S}$  =0时 禁止

与非门G1
$$\overline{S}=\mathbf{0}$$
 $\overline{R}=\mathbf{0}$ 
 $\overline{R}=\mathbf{0}$ 



#### 基本RS触发器真值表

输入信号		输出状态	71-663X III	
$\overline{S}$	$\overline{R}$	Q <sup>n+1</sup>	功能说明	- 次状态
0	0	不定	禁止	
0	1	1	置1	
1	0	0	置0	
1	1	Q <sup>n</sup>	保持	

原状态

#### 基本RS触发器特点

- ◎电路简单,是构成各种功能触发器的基本单元。
- ◎输出状态改变直接受输入信号控制,应用受到限制。

### 基本RS触发器

#### 一、电路组成

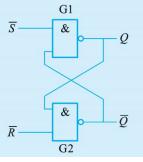
两个与非门输入、输出端交叉连接

输入端: 低电平有效

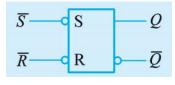
输出端: 互补

#### 二、逻辑功能

输入信号		输出状态	rhébàn m	
$\overline{S}$	$\overline{R}$	$Q^{n+1}$	功能说明	
0	0	不定	禁止	
0	1	1	置1	
1	0	0	置 0	
1	1	$Q^n$	保持	



逻辑电路



图形符号

# 谢谢!