Chương 7

Mạch Luận Lý MSI

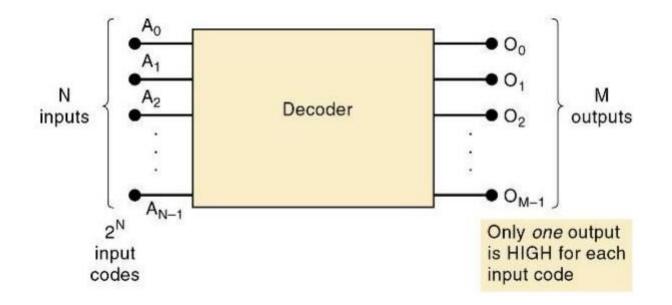


Nội dung

- Mạch giải mã
- Mạch mã hóa
- Mạch dồn kênh
- Mạch phân kênh

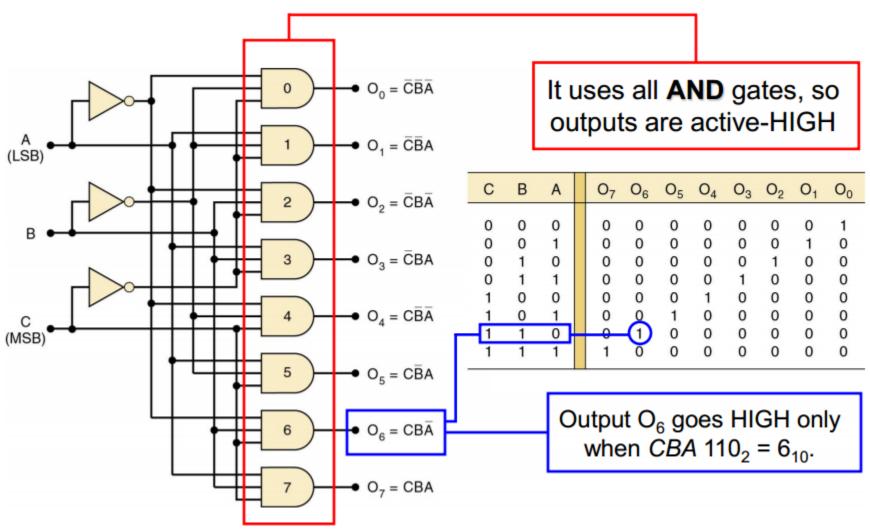
Decoder

- Mạch giải mã được sử dụng khi cần tích cực một tín hiệu ngõ xuất hoặc một nhóm các ngõ xuất tương ứng với sự xảy ra đồng thời của một nhóm các tín hiệu ngõ nhập
 - Ví dụ: một tập các ngõ nhập biểu diễn một số nhị phân, mạch giải mã chỉ tích cực ngõ xuất có vị trí tương ứng với giá trị thập phân của giá trị nhị phân của ngõ nhập.



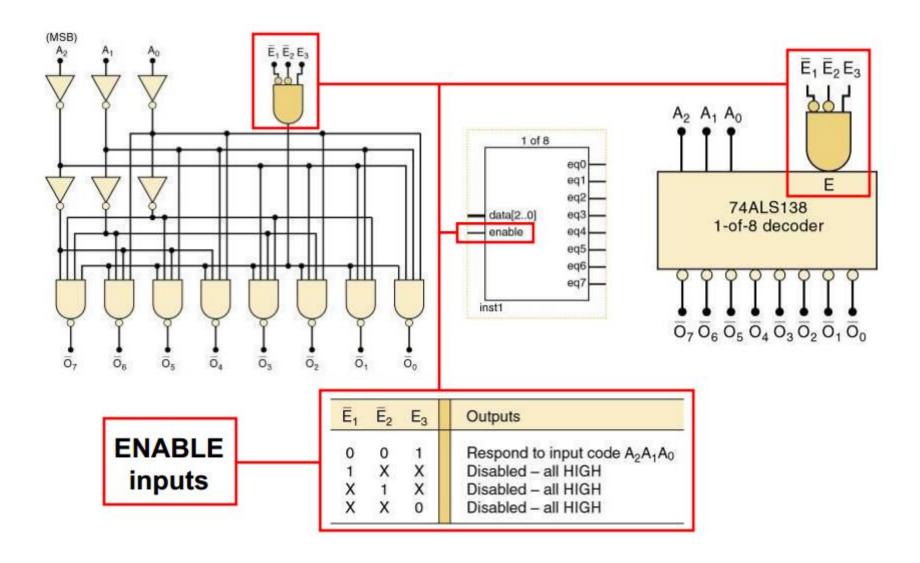
For each of these input combinations, only one of the *M* outputs will be active (HIGH); all the other outputs are LOW.

Decoder



 Tuy nhiên, có nhiều bộ giải mã trong thực tế tích cực tín hiệu output được chọn ở mức thấp trong khi các output khác ở mức cao

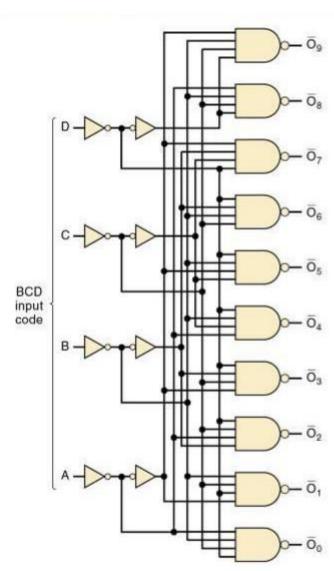
Decoder – 74LS138

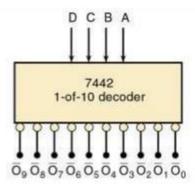


Decoder – 7442

7442 BCD-to-decimal decoder.

This decoder does not have an enable input.



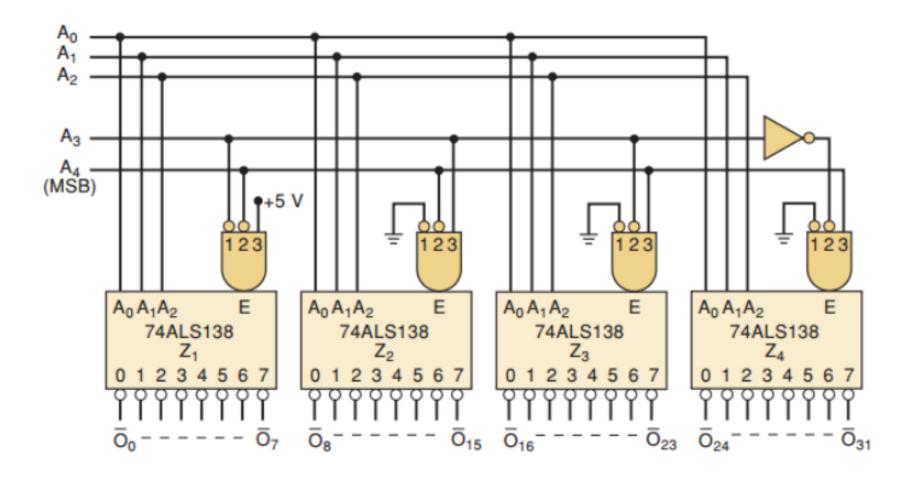


Inputs

mpato				
D	С	В	Α	Active Output
L	L	L	L	Ōn
	L	L	H	0,
L	L	H	L	O ₂
L	L	H	Н	O ₀ O ₁ O ₂ O ₃
L	Н	L	L	ŌA
L	H	L	Н	Ō ₅
L	H	H	L	O ₆
L	H	H	Н	O ₄ O ₅ O ₆ O ₇
Н	L	L	L	Öe
H	L	L	н	Ö ₈ Ö ₉
Н	L	Н	L	None
Н	L	Н	Н	None
Н	Н	L	L	None
Н	Н	L	н	None
Н	Н	Н	L	None
Н	Н	Н	н	None

H = HIGH Voltage Level L = LOW Voltage Level

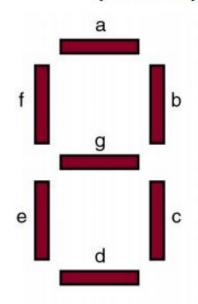
Decoder



- (a) Which output will be activated for $A_4A_3A_2A_1A_0 = 01101$?
- (b) What range of input codes will activate the Z_4 chip?

Decoder – BCD to 7-Segment

 One common arrangement uses light emitting diodes (LEDs) for each segment.



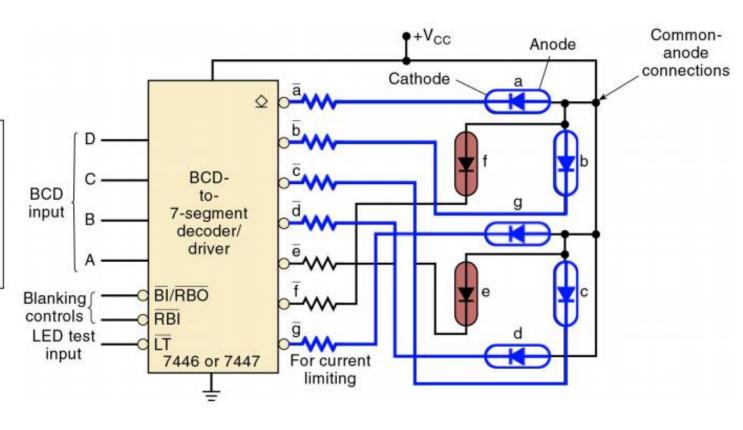
Diodes allow current to flow in one direction, but block flow in the other direction.

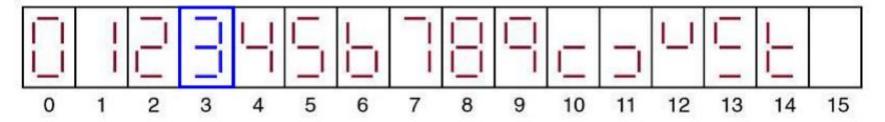


When the LED anode is more positive than the cathode by approximately 2 V, the LED will light up.

Decoder – BCD to 7-Segment

The 7446/47 activates specific segment patterns in response to input codes





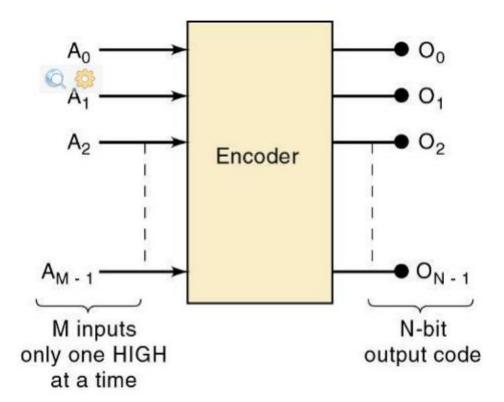
Bài tập

 Thiết kế mạch luận lý tổ hợp để hiện thực mạch giải mã BCD thành đèn LED 7-đoạn

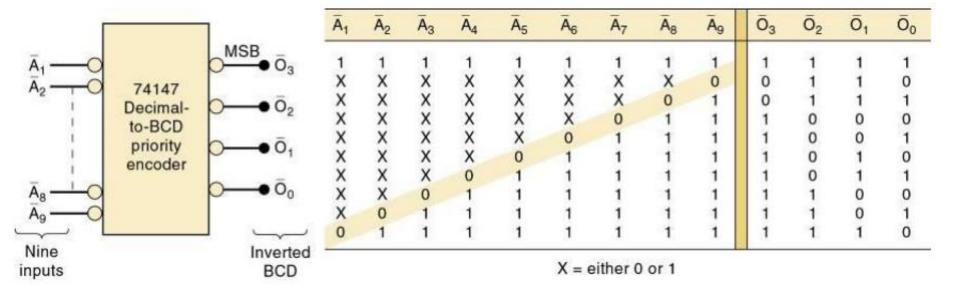


Encoder

- Most decoders accept an input code & produce a HIGH (or LOW) at one and only one output line.
 - An encoder has a number of input lines, only one of which
 - is activated at a given time.
 - A decoder identifies,
 recognizes, or detects a
 particular code.



Encoder – 74147

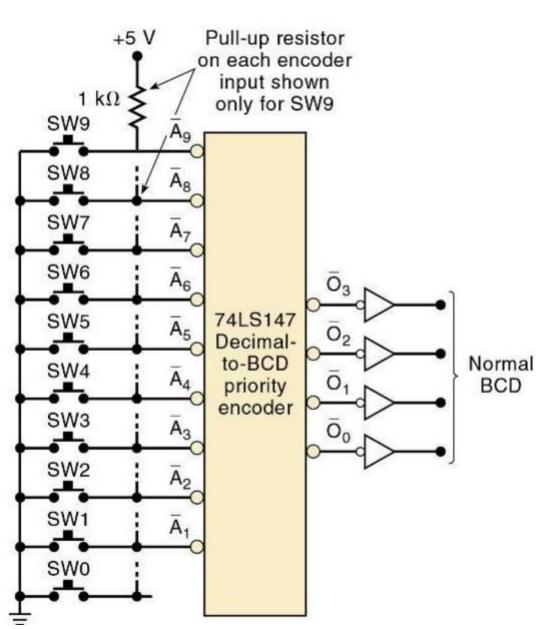


It has nine active-LOW inputs represent decimal digits

1 through 9, producing inverted BCD code corresponding
to the highest-numbered activated input.

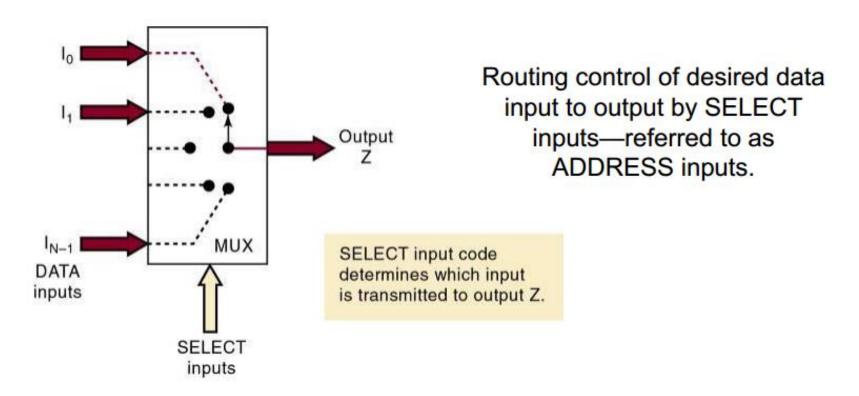
Encoder

 Ứng dụng sử dụng bộ mã hóa



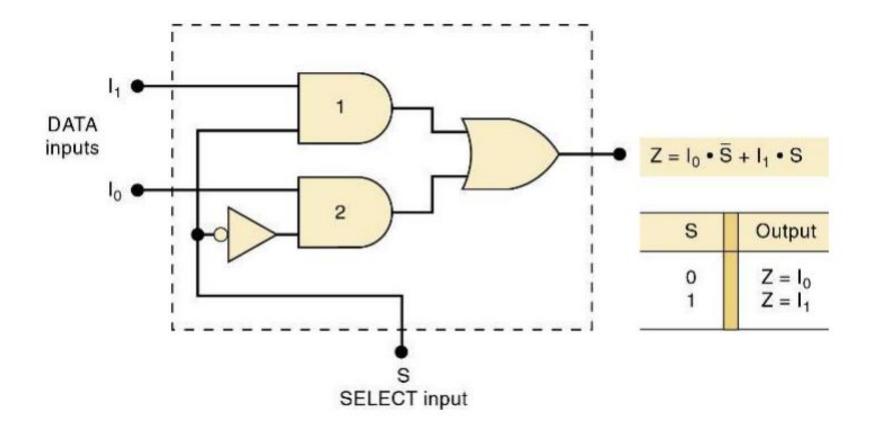
Multiplexer (MUX)

- Tại một thời điểm, ngõ xuất sẽ được kết nối với một trong N ngõ nhập được chọn gọi là quá trình dồn kênh.
 - Tên gọi khác của mạch dồn kênh là mạch chọn dữ liệu.

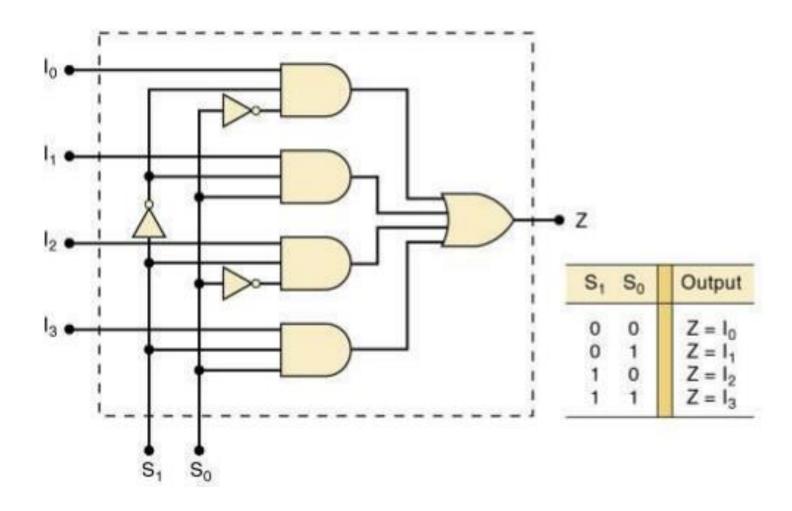


MUX

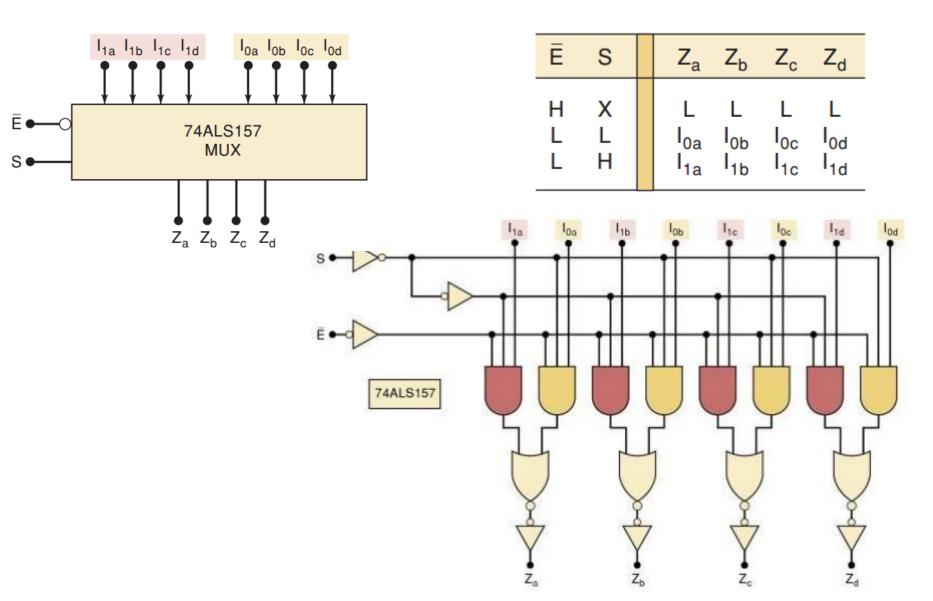
Ví dụ



MUX

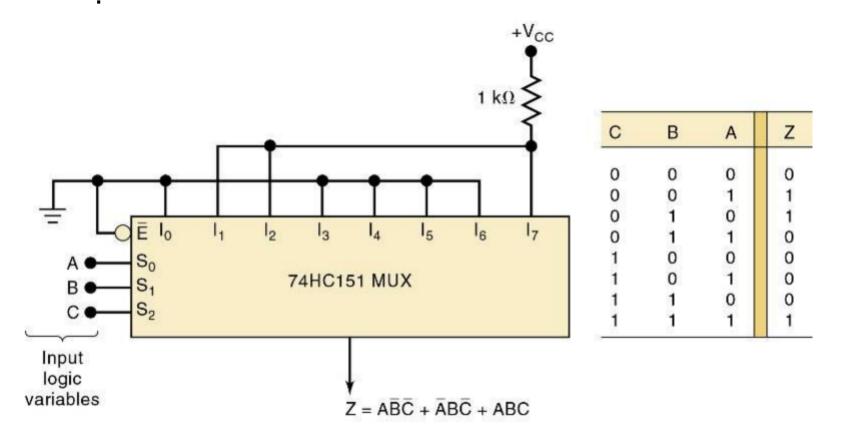


MUX - 74157



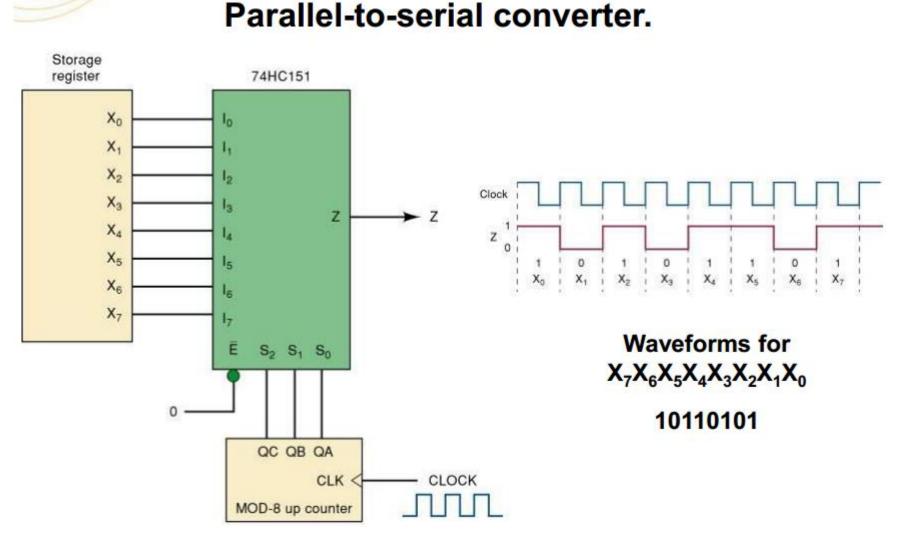
MUX – Ứng dụng

 Một mạch MUX có thể được sử dụng hiện thực một hàm luận lý được mô tả bằng bảng sự thật hoặc biểu thức đại số

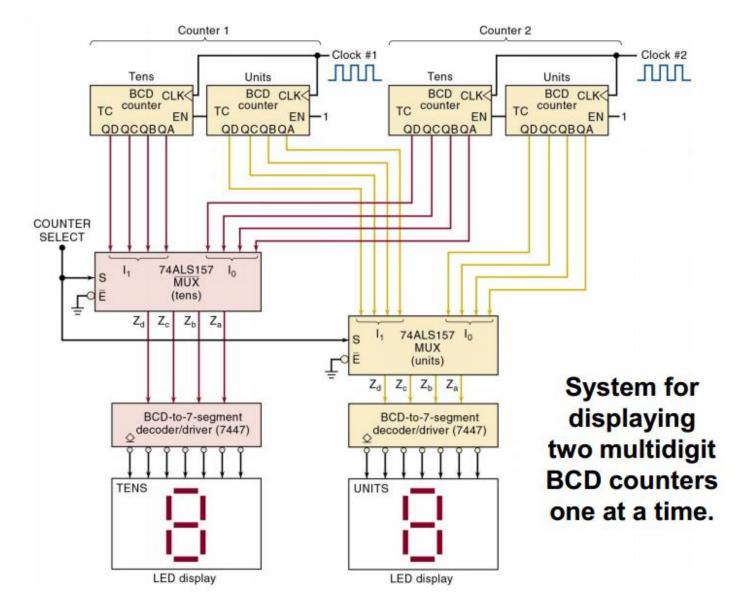


MUX – Ung dung



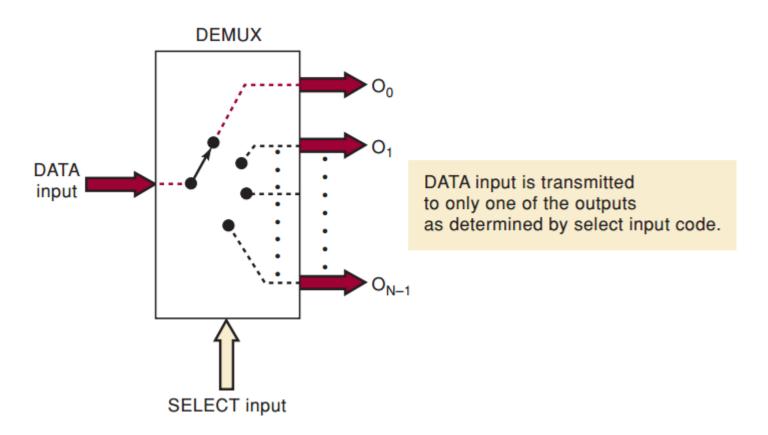


MUX – Úng dụng

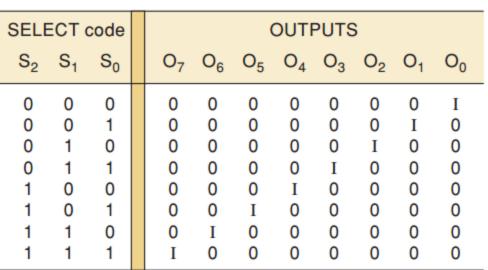


Demultiplexer (DEMUX)

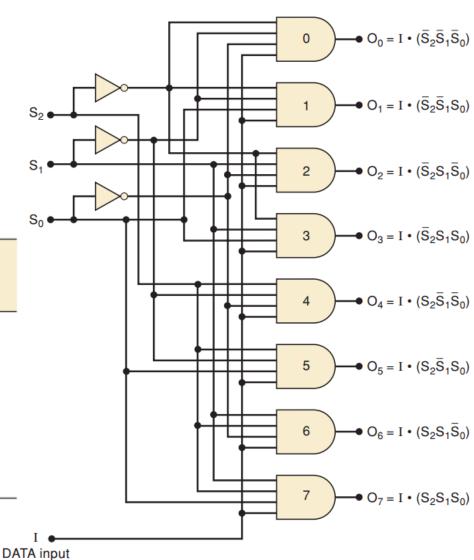
• Một bộ DEMUX bao gồm 1 ngõ nhập và N tín ngõ xuất. Tại một thời điểm, chỉ duy nhất một ngõ xuất sẽ được chọn để kết nối với tín hiệu ngõ nhập.



1-Line-to-8-Line DEMUX



Note: I is the data input



DEMUX

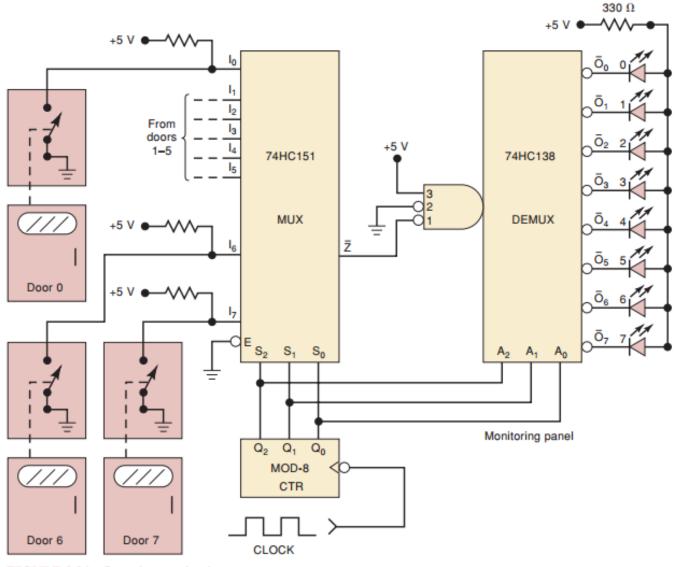
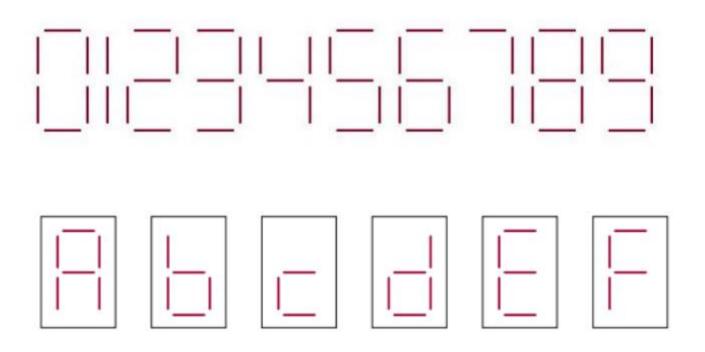


FIGURE 9-31 Security monitoring system.

Bài tập

 Thiết kế mạch luận lý tổ hợp để hiện thực mạch giải mã HEX thành đèn LED 7-đoạn



Bài tập

- Thiết kế mạch khóa số điện tử với 3 ký số và 10 phím nhấn tương ứng 0..9.
- Tìm hiểu IC 74HC85 và thiết kế bộ so sánh 2 số nhị phân 8-bit.