2. Основні параметри інтегральних схем

Для порівняння різних типів мікросхем використовують такий параметр, як добуток затримки перемикання на потужність. Чим менша ця величина, тим вища якість ІС. Чим менший цей параметр, тим більш чутлива ІС до вихідного навантаження.

До основних параметрів інтегральних схем відносяться наступні:

Параметри за напругою:

 $\it M$ аксимальна вхідна напруга $\it U_{\rm вх. \it MARC}$ — найбільше значення вхідної напруги ІС, при якій вихідна напруга відповідає заданому значенню.

Mінімальна вхідна напруга $U_{_{\rm ex\,{\tiny MiH}}}$ — найменше значення вхідної напруги IC, при якій вихідна напруга відповідає заданому значенню.

Діапазон вхідних напруг $\Delta U_{_{\rm ex}}$ — інтервал значень напруг від мінімальної вхідної напруги до максимальної.

Bхідна напруга $U_{_{\rm ex}}$ — значення напруги на вході IC в заданому режимі.

Hапруга зміщення $U_{_{_{3M}}}$ — значення напруги постійного струму на вході IC, при якому вихідна напруга рівна нулю.

 $\it Maксимальна вихідна напруга U_{\it вих макс}$ — найбільше значення вихідної напруги, при якій зміни параметрів IC відповідають заданим значенням.

 $\it M$ інімальна $\it вихідна$ напруга $\it U_{\it вих.мін}$ — найменше значення вихідної напруги, при якій зміни параметрів IC відповідають заданим значенням.

Buxiдна напруга балансу $U_{_{\mathit{вих}\, бал}}$ — значення напруги постійного струму на кожному виході ІС відносно загального виводу, коли напруга між виходами рівна нулю.

 $\it Hanpyra\ cnpaцьовування\ U_{\it cnp}$ — найменше значення напруги постійного струму на вході, при якому відбувається перехід IC з одного стійкого стану в інший.

 ${\it Hanpyra}\ {\it відпуску}\ {\it U}_{{\it відп}}$ — найбільше значення напруги постійного струму на вході, при якому відбувається перехід IC з одного стійкого стану в інший.

Mінімальна пряма напруга на переходах $U_{_{np\ Min}}$ — найменше значення спаду напруги на переходах IC, при якій забезпечується задане значення електричних параметрів IC.

 $\it Maксимальна$ зворотна напруга на переходах $\it U_{_{\it 36-Makc}}$ — найбільше значення спаду напруги на переходах IC при протіканні зворотного струму.

 $Hanpyra\ логічної\ одиниці\ U^{\scriptscriptstyle 1}\ -\$ значення високого рівня напруги для "додатної логіки" і значення низького рівня напруги для "від'ємної логіки".

 $Hanpyra\ логічного\ нуля\ U^{\,0}\ -\$ значення низького рівня напруги для "додатної логіки" і значення високого рівня напруги для "від'ємної логіки".

Порогова напруга логічної одиниці $U^{\,_{nop}}_{\,_{nop}}$ — найменше значення високого рівня напруги для "додатної логіки" або найбільше значення низького рівня напруги для "від'ємної логіки" на вході ІС, при якому відбувається перехід ІС з одного стійкого стану в інший.

Порогова напруга логічного нуля U_{nop}^{0} — найбільше значення низького рівня напруги для "додатної логіки" або найменше значення високого рівня напруги для "від'ємної логіки" на вході ІС, при якому відбувається перехід ІС з одного стійкого стану в інший.

Параметри за струмом:

Bхідний струм $I_{_{\rm ex}}$ — значення струму, який протікає у вхідному колі ІС в заданому режимі.

 $Buxiдний \ cmpy M \ I_{_{\it sux}} \ - \$ значення струму, який протікає в колі навантаження IC в заданому режимі.

 $\it Mаксимальний вихідний струм <math>\it I_{\it вих макс}$ — найбільше значення вихідного струму, при якому забезпечуються задані параметри IC.

Mінімальний вихідний струм $I_{\text{вих мін}}$ — найменше значення вихідного струму, при якому забезпечуються задані параметри IC.

Bхідний cтрум логічної одиниці $I^{\scriptscriptstyle 1}$ — вхідний струм, що забезпечує формування логічної одиниці.

Bхідний струм логічного нуля I^{0} — вхідний струм, що забезпечує формування логічного нуля.

Вихідний струм логічної одиниці $I^{\scriptscriptstyle 1}_{\scriptscriptstyle \it sux}$ — вихідний струм, що забезпечує формування логічної одиниці.

Вихідний струм логічного нуля I_{sux}^{0} — вихідний струм, що забезпечує формування логічного нуля.

Струм втрат на вході $I_{\text{втр вх}}$ — значення струму у вхідному колі ІС при закритому стані входу і заданих режимах на інших виводах.

Струм втрат на виході $I_{\rm втр \, вих}$ — значення струму у вихідному колі ІС при закритому стані виходу і заданих режимах на інших виводах.

Струм споживання I_{cnose} — значення струму, який споживається IC, від джерел живлення в заданому режимі.

Струм короткого замикання I_{κ_3} — значення струму, який споживається IC при закороченому виході.

Струм холостого ходу I_{xx} — значення струму, який споживається IC при відключеному навантаженні.

Параметри за потужністю:

Споживана потужність P_{cnow} — значення потужності, яка споживається ІС, що працює в заданому режимі, від джерел живлення.

 $\it M$ аксимальна споживана потужність $\it P_{\it cnox make}$ — значення споживаної потужності IC в граничному режимі споживання.

Споживана потужність в стані логічної одиниці P_{cnox}^1 — споживана потужність, що забезпечує формування логічної одиниці.

Споживана потужність в стані логічного нуля P^0_{cnox} — споживана потужність, що забезпечує формування логічного нуля.

Cepeдня споживана потужність $P_{cnoж cep}$ — значення потужності, рівне півсумі потужностей, які споживаються логічною ІС від джерел живлення в двох різних стійких станах.

 $Buxi\partial$ на потужність $P_{_{\mathit{sux}}}$ — значення потужності сигналу, яка виділяється на навантаженні IC в заданому режимі.

Pозсіювана потужність P_{posc} — значення потужності, яка розсіюється IC, що працює в заданому режимі.

Параметри за частотою:

Hижня гранична частота смуги пропускання $f_{_{\scriptscriptstyle H}}$ — найменше значення частоти, на якій коефіцієнт підсилення ІС зменшується на 3 дБ при заданій частоті.

Верхня гранична частота смуги пропускання $f_{_{\it e}}$ — найбільше значення частоти, на якій коефіцієнт підсилення ІС зменшується на 3 дБ від значення на заданій частоті.

Смуга пропускання Δf — діапазон частот між верхньою і нижньою граничними частотами смуги пропускання.

Параметри за часом:

Час наростання вихідної напруги $t_{_{\it нар}}$ — інтервал часу, протягом якого вихідна напруга ІС змінюється з першого досягнення рівня 0,1 до першого досягнення рівня 0,9 встановленого значення.

Час встановлення вихідної напруги $t_{\rm scm}$ — інтервал часу, протягом якого вихідна напруга ІС змінюється з першого досягнення рівня 0,1 до останнього досягнення рівня 0,9 встановленого значення.

Час переходу із стану логічної одиниці в стан логічного нуля $t^{0,1}$ — інтервал часу, протягом якого напруга на виході ІС переходить від напруги логічної одиниці до напруги логічного нуля, виміряний на рівнях 0,1 і 0,9 або на заданих значеннях напруги.

Середній час затримки поширення сигналу логічної інтегральної мікросхеми $t_{\text{затр ср}}$ — інтервал часу, рівний півсумі часів затримки поширення сигналу при включенні і виключенні логічної ІС.

Час зберігання інформації при відключенні напруги живлення $t_{_{36}}$ — інтервал часу з моменту відключення джерела живлення ІС, протягом якого записана інформація зберігається із заданими параметрами.

Час зчитування інформації t_{34} — інтервал часу між фронтами адресного і зчитаного сигналів ІС, виміряний на заданих рівнях в заданому режимі.

Час запису інформації $t_{_{3an}}$ — інтервал часу між початком адресного сигналу і появою записаної інформації на виході ІС, виміряний на заданих рівнях.

Коефіцієнти:

Коефіцієнт підсилення напруги $K_{\scriptscriptstyle U}$ – відношення вихідної напруги ІС до вхідної напруги.

Коефіцієнт підсилення струму $K_{_{I}}$ — відношення вихідного струму ІС до вхідного струму.

 $Koe \phi$ іцієнт підсилення потужності $K_{_{P}}$ — відношення вихідної потужності IC до вхідної потужності.

Коефіцієнт нелінійності амплітудної характеристики $K_{_{\text{нел ампл}}}$ – найбільше відхилення значення крутизни амплітудної характеристики ІС відносно значення крутизни амплітудної характеристики, яка змінюється за лінійним законом.

Коефіцієнт об'єднання за входом K_{ob} — число входів ІС, по яких реалізується логічна функція.

Коефіцієнт розгалуження за виходом K_{pos} — число одиничних навантажень, яке можна одночасно підключити до виходу ІС.

Параметри за опором:

 $Bxi\partial ний \ onip \ R_{_{ex}}$ — величина, яка рівна відношенню приросту вхідної напруги ІС до приросту активної складової вхідного струму при заданому значенні частоти сигналу.

 $Buxi\partial huй onip \ R_{_{oux}}$ — величина, яка рівна відношенню приросту вихідної напруги IC до активної складової вихідного постійного або синусоїдального струму, що викликав приріст напруги, при заданому значенні частоти сигналу.

Параметри за ємністю:

 $Bxi\partial ha$ ємність C_{ex} — величина, яка рівна відношенню ємнісної реактивної складової вхідного струму ІС до добутку колової частоти на синусоїдальну вхідну напругу схеми при заданому значенні частоти сигналу.

 $Buxi\partial ha$ ємність $C_{\text{вих}}$ — величина, яка рівна відношенню ємнісної реактивної складової вихідного струму ІС до добутку колової частоти на викликану ним вихідну напругу при заданому значенні частоти сигналу.