

Анотация на дисертационна тема:

"Методи и средства за изграждане на ОС в реално време базирана на RISC-V асемблер за безпилотни въздухоплавателни средства"

Дисертант: маг. инж. Веселин Станчев

Поставеният проблем е актуален с оглед на нарастващата необходимост на военно-въздушните сили от програмно осигуряване на безпилотни летателни апарати. Също така делът на вградените системи, базирани на RISC-V архитектурата, непрекъснато се увеличава. Благодарение на отвореният стандарт на архитектурата, възможните сфери на приложение са различни. Целта на дисертационния труд е **да бъдат изследвани възможностите на RISC-V архитектурата чрез изграждането на операционна система в реално време, базирана на RISC-V асемблер**. Системата ще бъде в помощ на гражданската и военна авиация. Чрез използването ѝ ще може да бъде подпомогната една от основните задачи пред военно-въздушните сили, а именно задачите свързани с операциите по търсене и спасяване. Очакваните резултати са свързани с дефинирането на подход за изграждане на подобен тип системи както и с пряко приложение на операционната система както за изпълнение на граждански задачи така и за учебни цели при обучение по дисциплини свързани с вградени системи и компютърни архитектури.

Професионално направление: 5.3 Комуникационна и компютърна техника

Докторска програма: Компютърни системи, комплекси и мрежи

Форма на обучение: самостоятелна

Първично звено: катедра Компютърни системи и технологии, ФЕА ТУ-Пловдив

дата:

Изготвил: